Carte Digilent Nexys 3 FPGA Xilinx Spartan 6 Enable ➤ Enable_RAM **Arbitre** CPU ➤ Enable_BP de bus ► RW ➤ Enable_DISP ADDR_BUS DATABUS_CPU2P DATABUS_P2CPU Enable_RAM MUX P2CPU Enable_BP RW -RW → RW → Gestion Gestion RAMAffichage **Boutons** Enable_DISP → Enable_RAM -Enable_BP → Boutons **VGA** poussoir