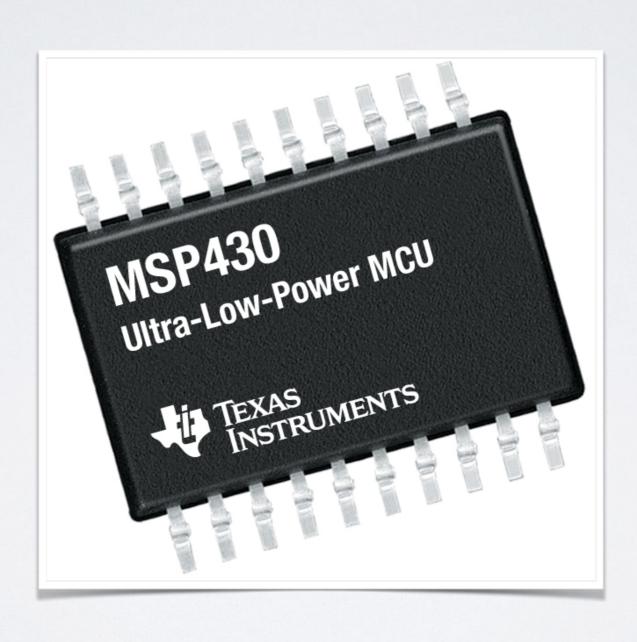
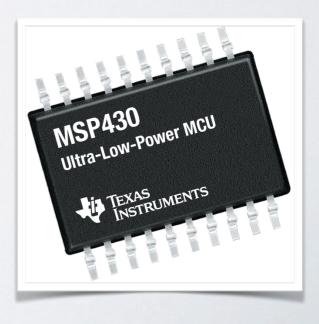
MICROPROCESSADORES E MICROCONTROLADORES

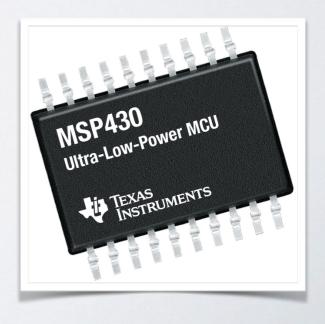


Microprocessador + memória + relógio + ...



Microprocessador + memória + relógio + ...

Computer on a chip















Quantos produtos na sua casa

possuem "con Electronic control units: Módulos de controle automotivo

> Airbag Portas, janelas, assentos e uzes Motor **Transmissão** Freios



Quantos produtos na sua casa



"Invisíveis"

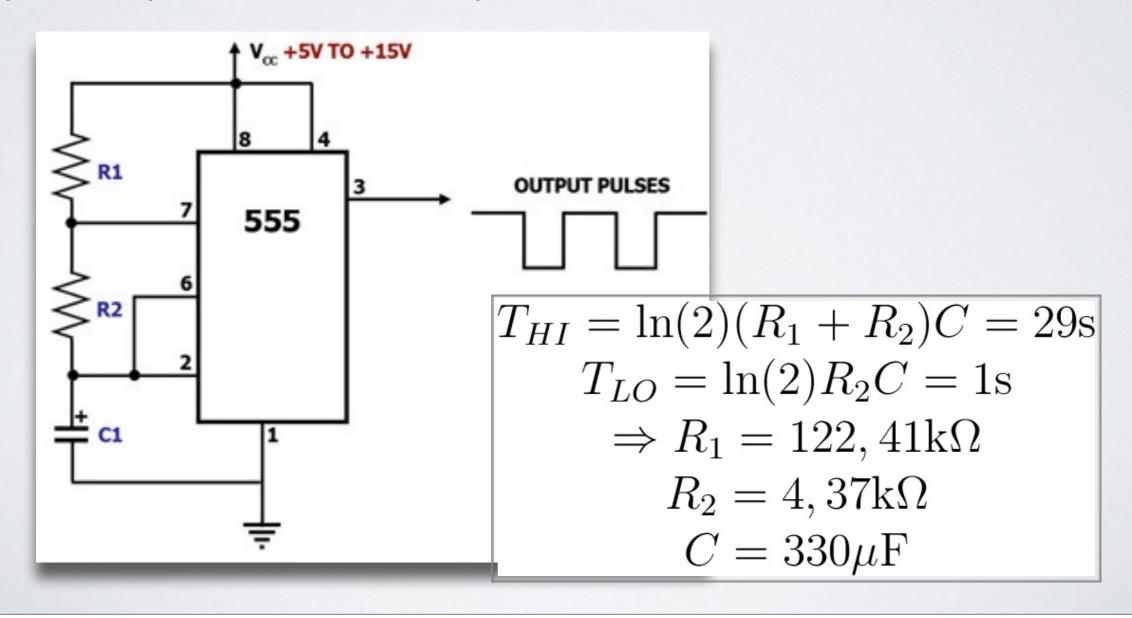
rol units: ontrole ivo

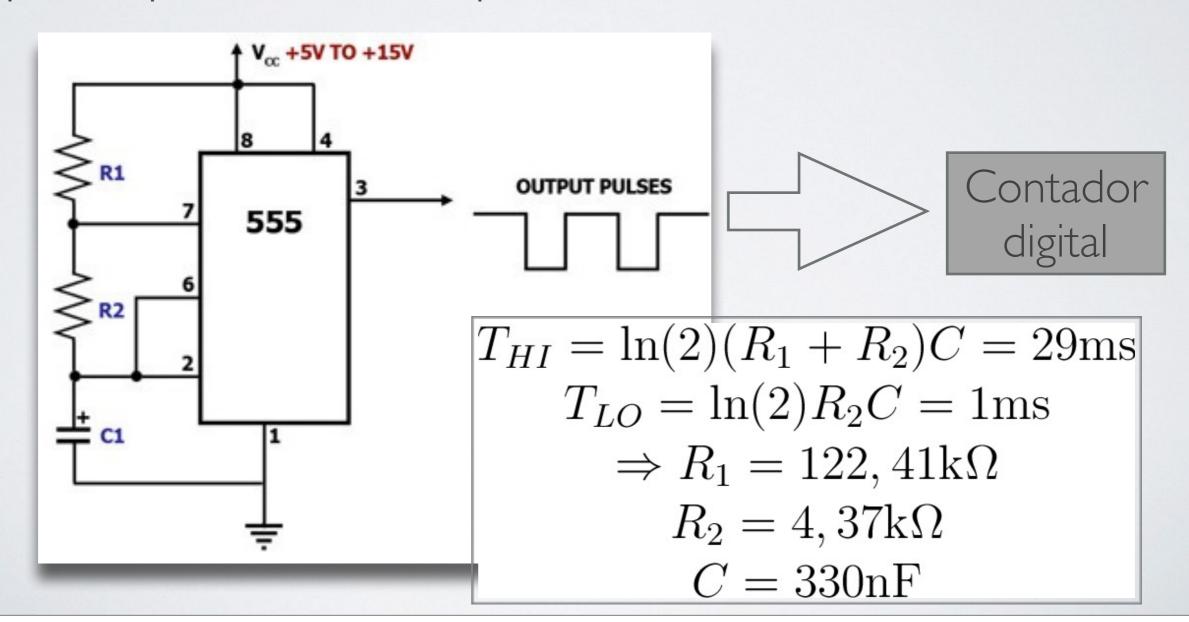


Spally

Portas, janelas, assentos e

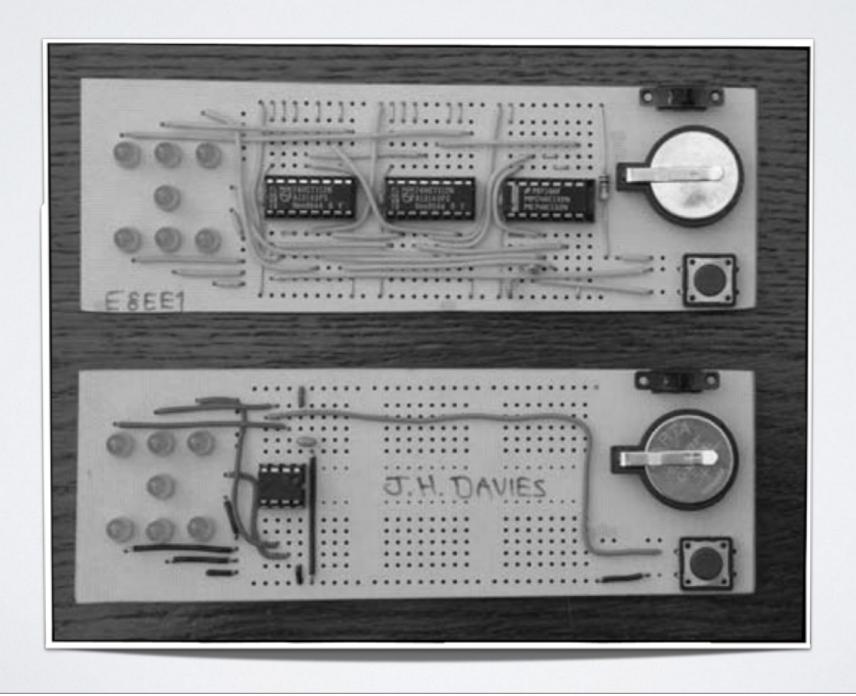
luzes Motor Transmissão Freios







Exemplo: "dado" digital



Como desenvolver sistemas embarcados?

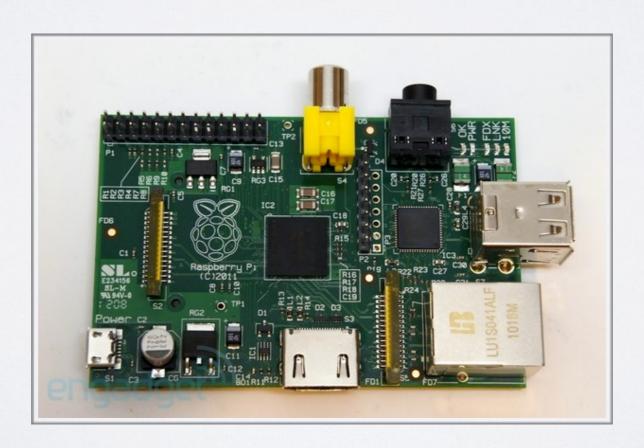
Como desenvolver sistemas embarcados?

Computadores completos - hardware e software facilmente disponíveis



Como desenvolver sistemas embarcados?

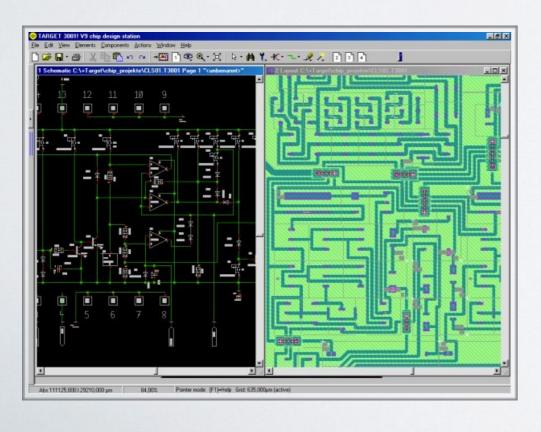
Computadores completos - hardware e software facilmente disponíveis



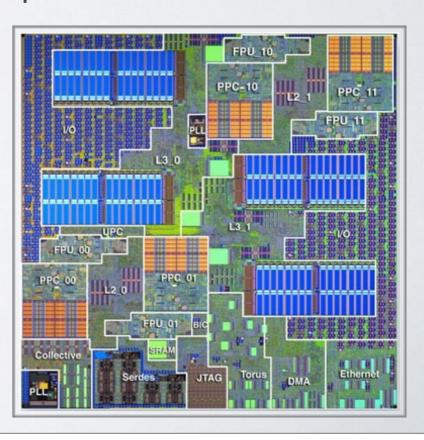
Como desenvolver sistemas embarcados?

ASICs - application-specific integrated circuits

Cls feitos sob medida para a aplicação





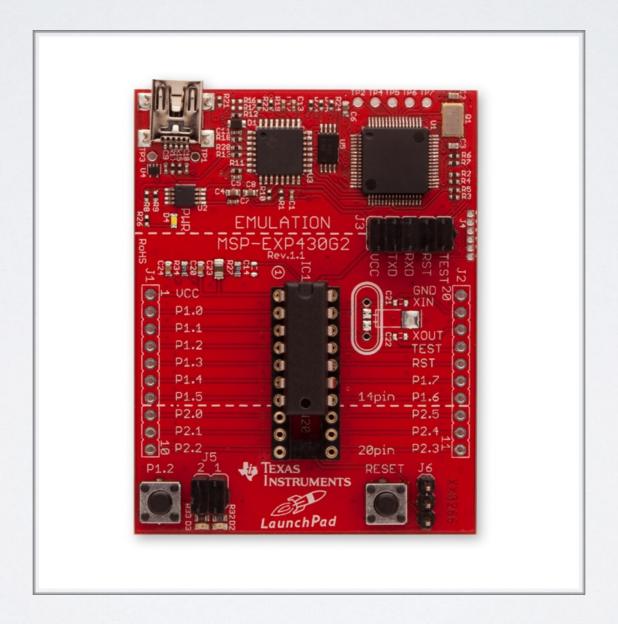


Como desenvolver sistemas embarcados?

FPGAs - portas lógicas e flip-flops conectados por linguagem de hardware (VHDL etc.)



Como desenvolver sistemas embarcados?



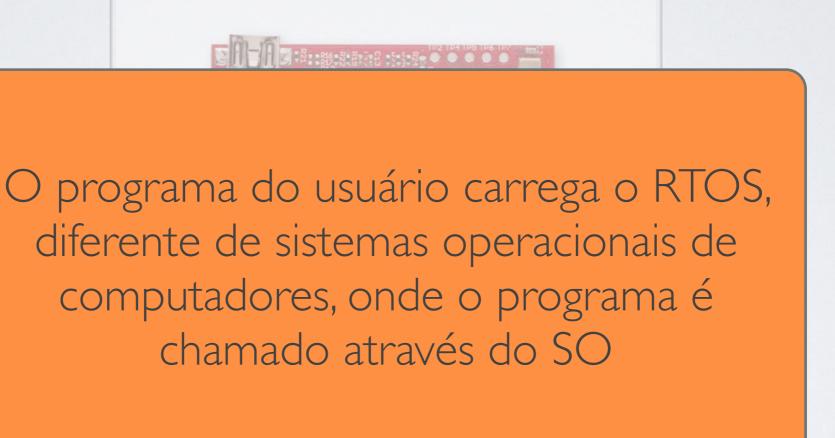
Como desenvolver sistemas embarcados?



Não utiliza sistema operacional, somente um software específico para a aplicação

Ou então utiliza-se um RTOS (real-time operating system), geralmente menor que um kilobyte

Como desenvolver sistemas embarcados?



LaunchPad

Memória RAM (random-access), para dados

Processador digital (unidade lógico-aritmética, registradores, decodificador de instruçõesetc.)

Memória ROM (read-only), para o programa Barramentos de dados e de endereços

Entradas e saídas digitais

Relógio, para sincronismo do sistema

Como desenvo

Interfaces de comunicação: SPI, 12C, RS-232, USB, CAN, ethernet etc.

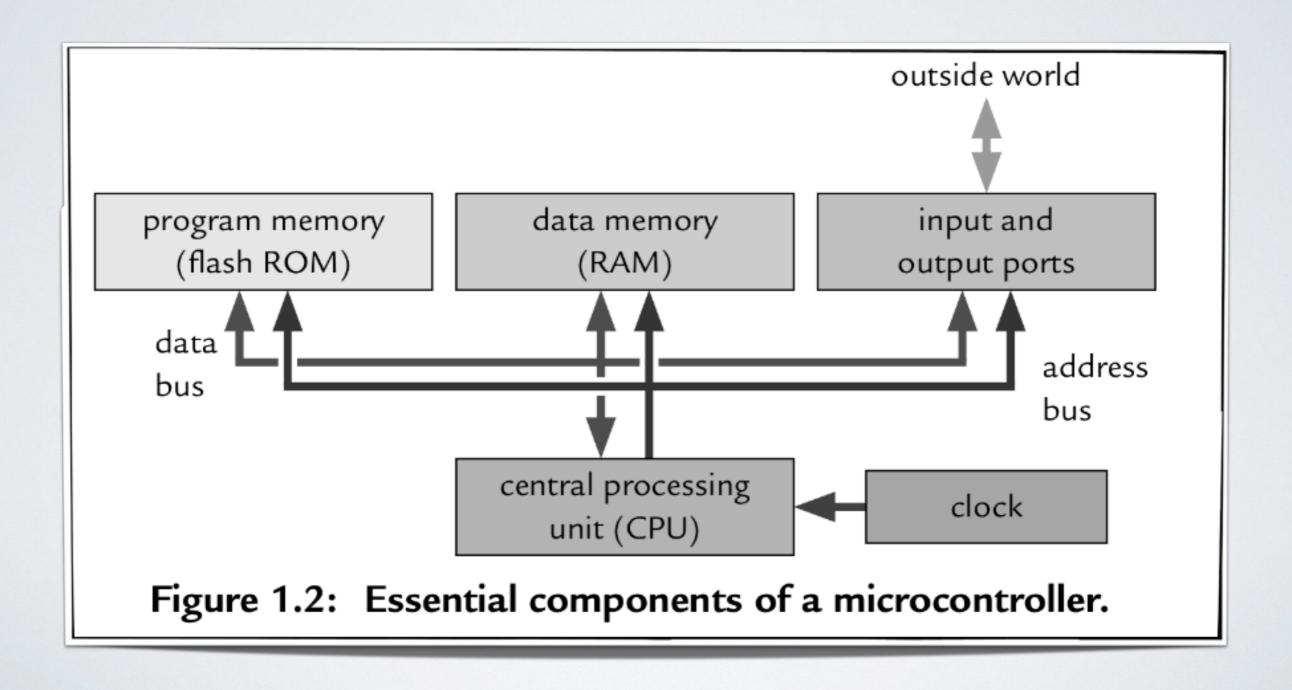
Temporizadores, para contar tempo em si, a duração de transições, gerar sinais periódicos etc.

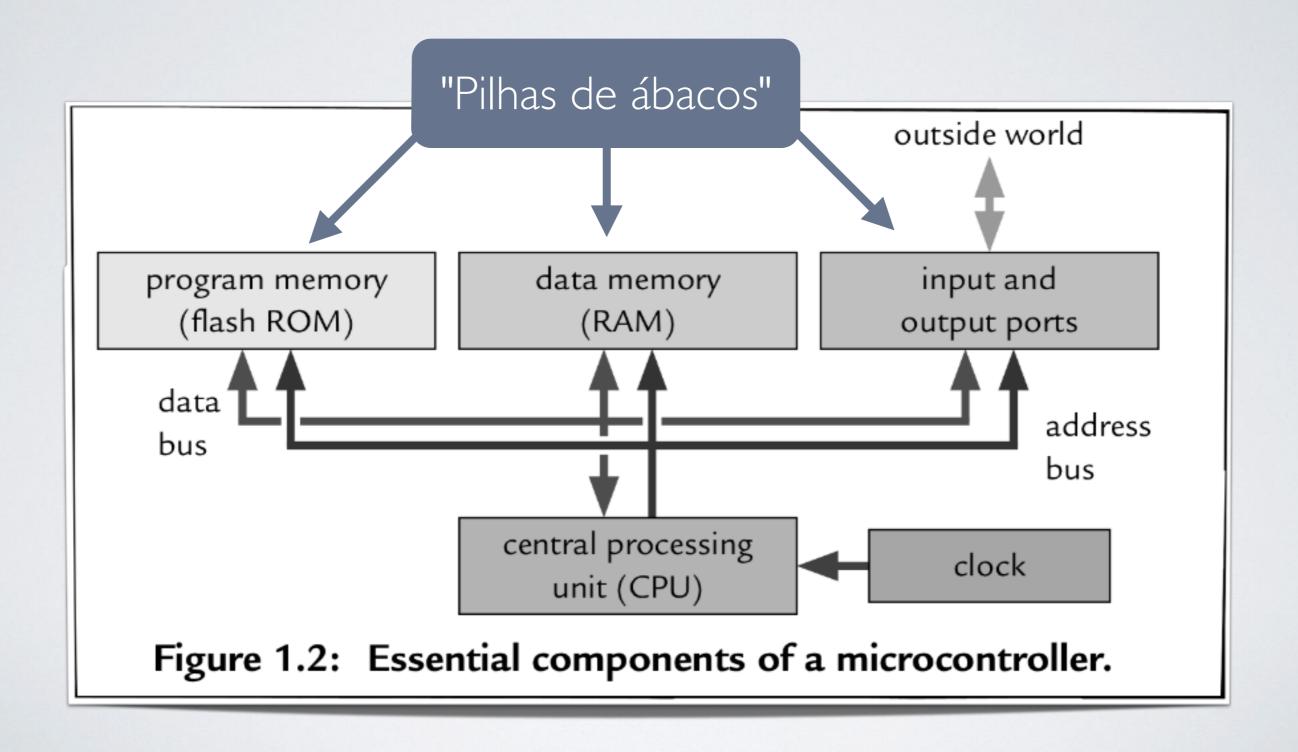
Memória não-volátil para dados permanentes, como números de série e endereços de rede

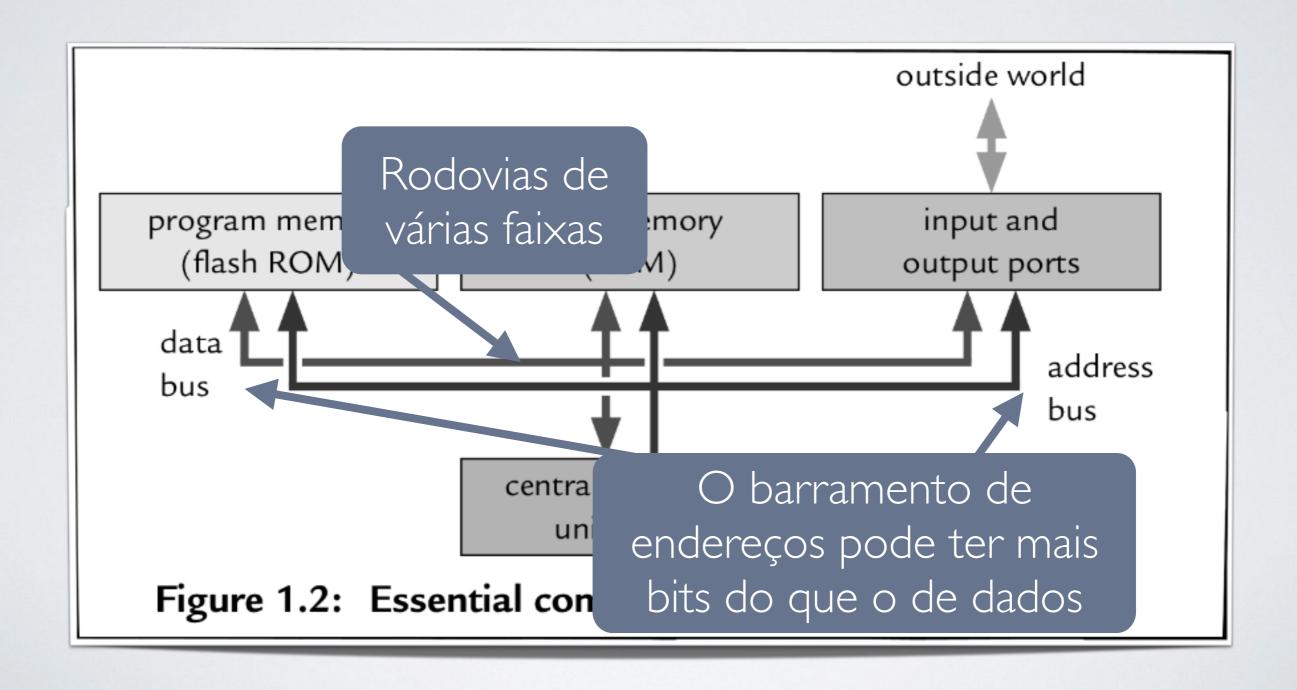
Entradas e saídas analógicas

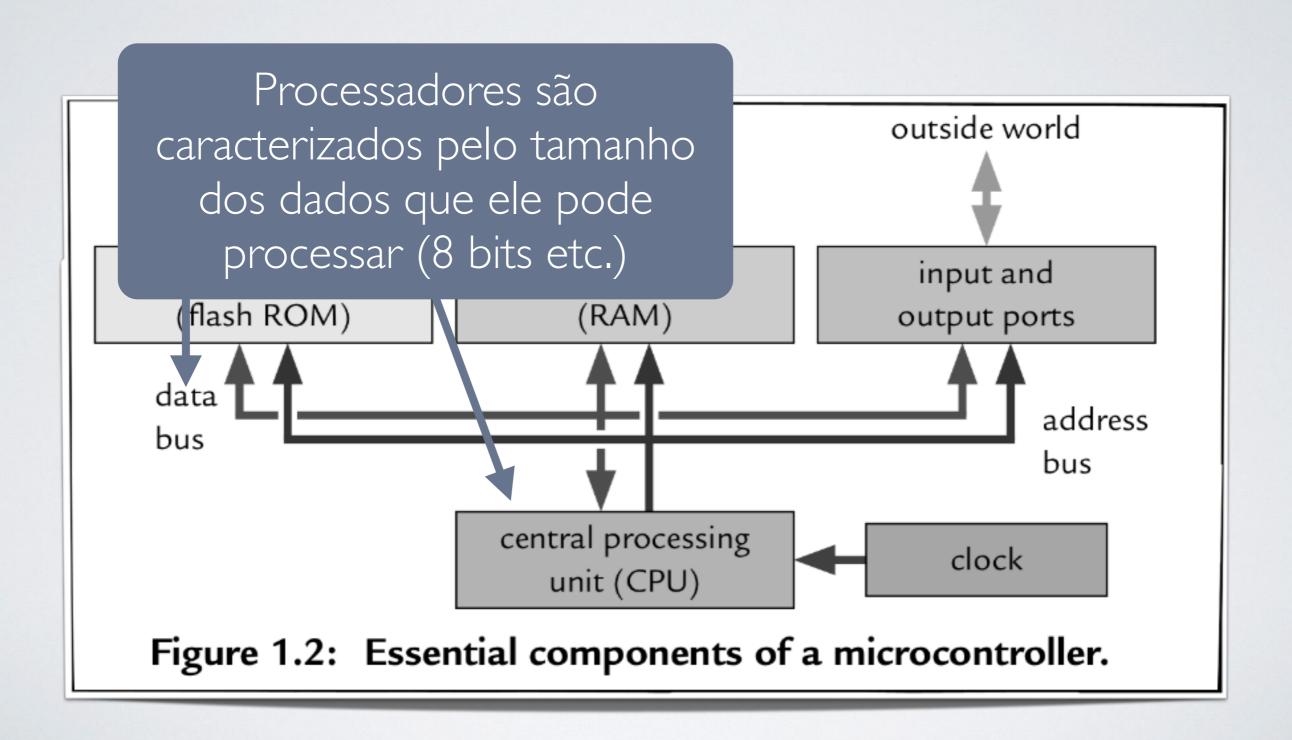
Watchdog timer, para reiniciar o sistema em caso de falha

Relógio em "tempo real" (hora, dia, mês, ano)



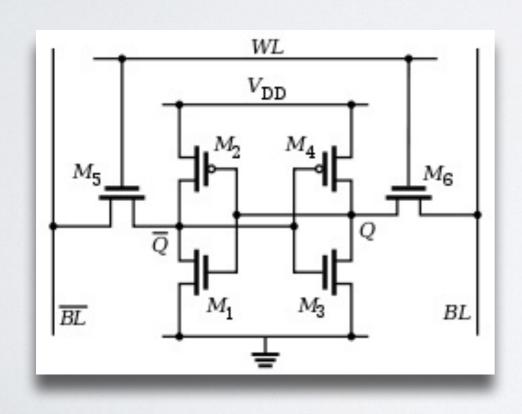






RAM (random-access memory): volátil, perde o conteúdo quando acaba a energia

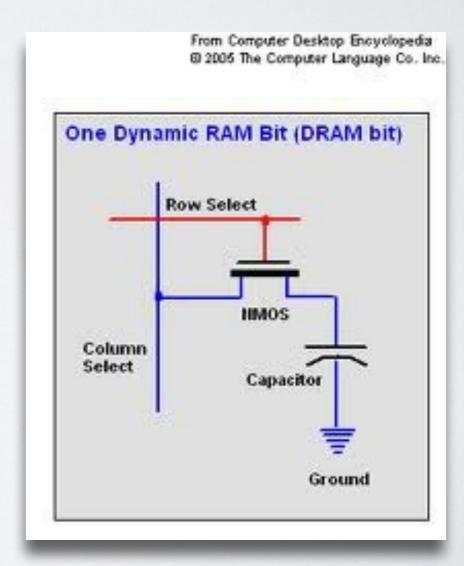
RAM (random-access memory): volátil, perde o conteúdo quando acaba a energia



Estática - mantém os dados mesmo quando o clock foi parado. Precisa de 6 transistores

RAM (random-access memory): volátil, perde o conteúdo quando acaba a energia

Dinâmica - precisa ser atualizada regularmente.
Precisa de 1 transistor, ocupando menos espaço



ROM (read-only memory): não-volátil, mantém o conteúdo quando acaba a energia. A escrita é bem mais lenta do que para a memória RAM

ROM (read-only memory): não-volátil, mantém o conteúdo quando acaba a energia. A escrita é bem mais lenta do que para a memória RAM

Masked ROM - dados são escritos durante a manufatura do Cl, utilizando uma máscara fotolitográfica.

ROM (read-only memory): não-volátil, mantém o conteúdo quando acaba a energia. A escrita é bem mais lenta do que para a memória RAM

EPROM (electrically programmable ROM) - programável eletricamente, apagada com luz ultravioleta por cerca de 10 minutos

ROM (read-only memory): não-volátil, mantém o conteúdo quando acaba a energia. A escrita é bem mais lenta do que para a memória RAM

OTP (one-time programmable memory) - EPROM sem a "janela" para luz ultravioleta

MEMÓRIA

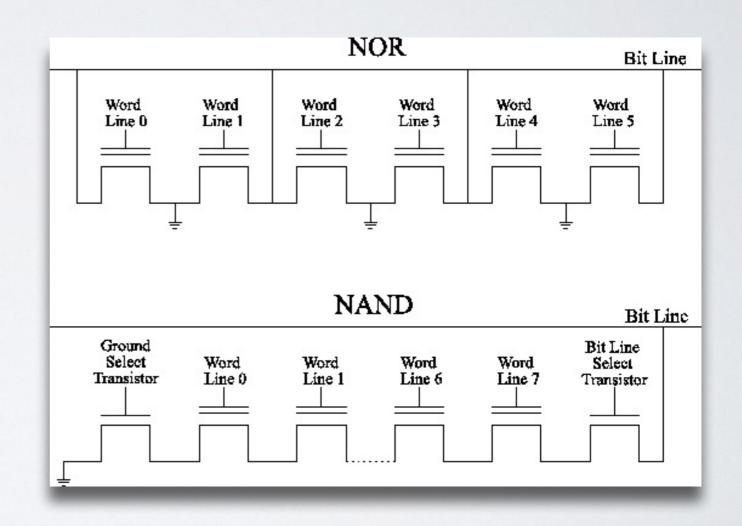
ROM (read-only memory): não-volátil, mantém o conteúdo quando acaba a energia. A escrita é bem mais lenta do que para a memória RAM

Flash - permite a leitura e escrita eletricamente, assim como a EEPROM. A memória flash só pode ser apagada em blocos, e a EEPROM, byte a byte.

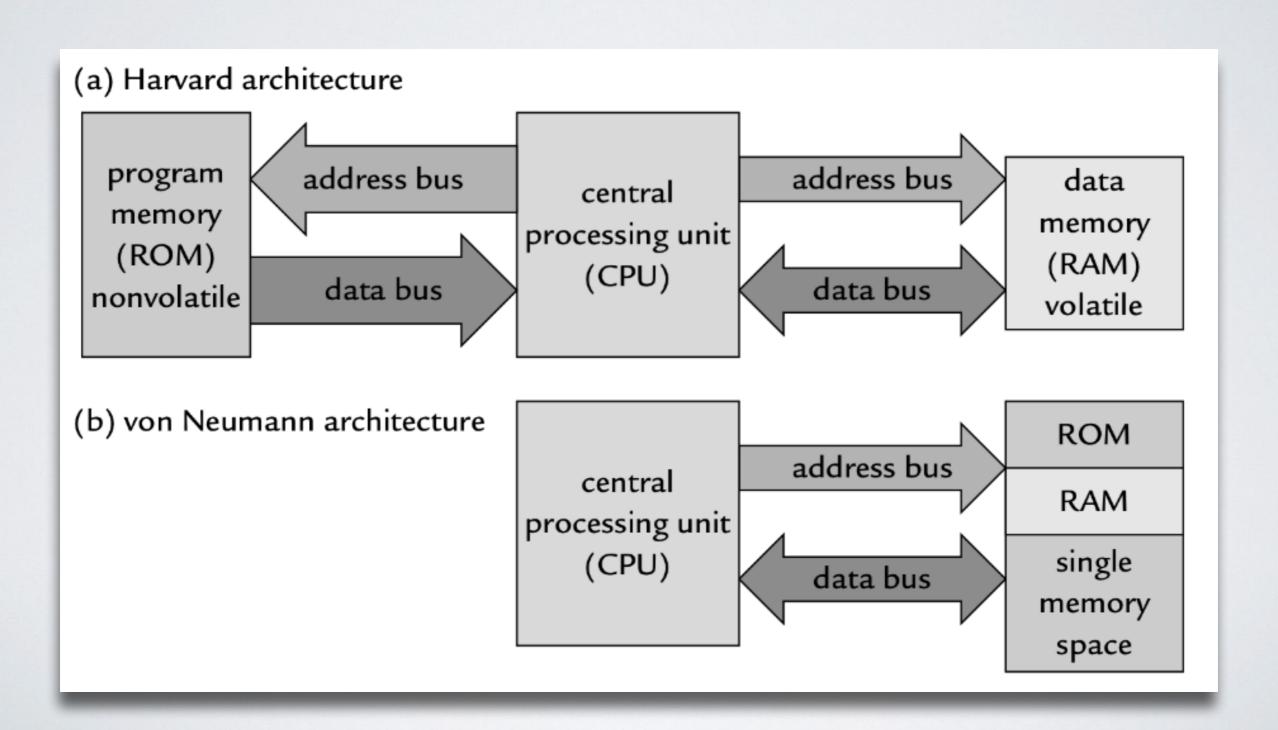
MEMÓRIA

Os MSP430 com a letra F no seu part number vêm com memória flash.

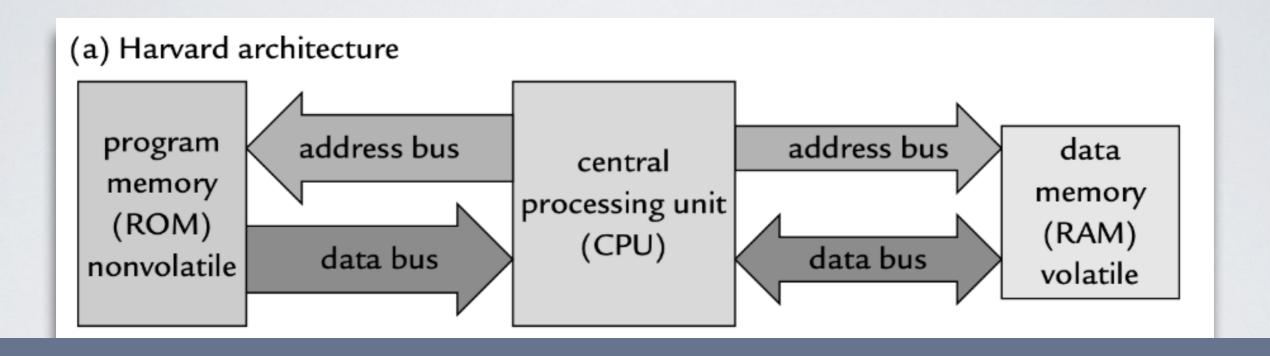
Microcontroladores usam memória flash do tipo NOR, que permite acesso aleatório. Flash NAND só pode ser acessada em blocos.



ARQUITETURAS PARA MEMÓRIA



ARQUITETURAS PARA MEMÓRIA



PICs, Intel 8051, ARM9

Permite leitura simultânea de dados e do programa Permite barramentos de dados e programa separadamente otimizados Guarda dados constantes (look-up tables etc.) na memória de programa, o que requer instruções específicas

ARQUITETURAS PARA MEMÓRIA

MSP430, Freescale HCS08, ARM7

Também conhecida como arquitetura Princeton

Mais simples que a arquitetura Harvard

Menos eficiente

(b) von Neumann architecture

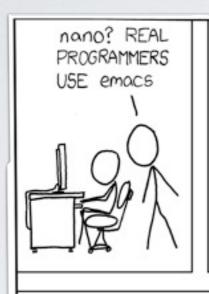
central processing unit (CPU)

data bus

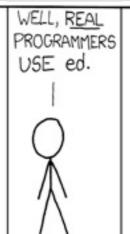
ROM

RAM

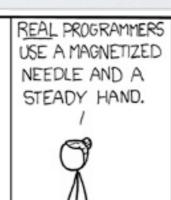
single memory space

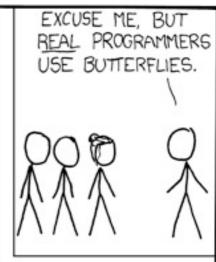












THEY OPEN THEIR HANDS AND LET THE DELICATE WINGS FLAP ONCE.



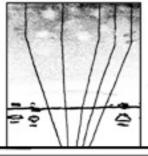
THE DISTURBANCE RIPPLES
OUTWARD, CHANGING THE FLOW
OF THE EDDY CURRENTS
IN THE UPPER ATMOSPHERE.





THESE CAUSE MOMENTARY POCKETS OF HIGHER-PRESSURE AIR TO FORM.

WHICH ACT AS LENSES THAT DEFLECT INCOMING COSMIC RAYS, FOCUSING THEM TO STRIKE THE DRIVE PLATTER AND FLIP THE DESIRED BIT.





NICE.
'COURSE, THERE'S AN EMACS
COMMAND TO DO THAT.
OH YEAH! GOOD OL'
C-x M-c M-butterfly...

DAMMIT, EMACS.

Microcontroladores não possuem sistema operacional

CPU passa boa parte do tempo interagindo com periféricos

Linguagens de programação disponíveis:

Linguagens de programação disponíveis:

Assembly: opcodes traduzidos para o inglês

Depende do processador

Algumas operações não existem em C (rotação bit-a-bit, por exemplo)

Linguagens de programação disponíveis:

C: hoje em dia, a compilação para Assembly é bastante eficiente

Permite o uso de funções, estruturas, conversão de tipos de variáveis etc.

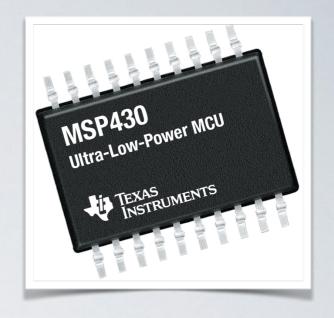
Linguagens de programação disponíveis:

C++: C orientado a objetos

Microcontroladores geralmente trabalham com uma versão simplificada, que mesmo assim pode gerar código ineficiente (Embedded C++)

Linguagens de programação disponíveis:

BASIC: disponível para alguns processadores



Processador de 16 bits

Arquitetura von Neumann

Aplicações de baixo consumo de energia

Barramento de dados e de memória de 16 bits

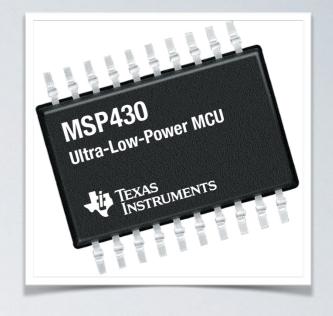
Registradores de 16 bits



Registradores podem ser usados para variáveis locais, parâmetros para sub-rotinas, endereços etc.

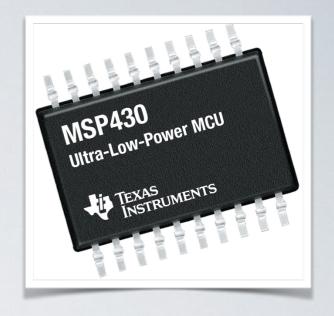
Processador do MSP430 permite aritmética diretamente com valores da memória

CPU pequena e eficiente, muitos registradores



Vários modos de baixo consumo (liga/desliga periféricos, retorno rápido/devagar ao modo de consumo completo)

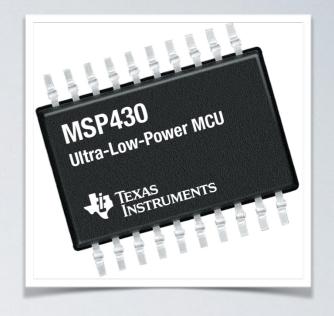
Facilmente colocado em modo de baixo consumo, através de bits no registrador de estado (status register)



Várias opções de clocks: cristal de 32 KHz, DCO (digitally controlled oscillator), cristal externo etc.

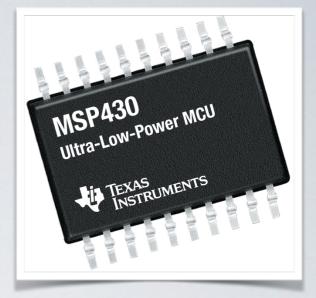
Vários periféricos, sendo que alguns podem funcionar sem a CPU

Alguns MSP430 possuem hardware analógico para aplicações específicas



A letra após o nome MSP430 indica o tipo de memória: F para flash, C para ROM

A segunda letra indica MSPs para aplicações específicas: E para eletricidade, W para água e G para sinais que requerem um estágio de ganho



MSP430x1xx: amplo conjunto

MSP430F2xx: CPU pode trabalhar em 16MHz (o dobro dos anteriores), não necessita de cristal para o clock de baixa frequência, oferece resistores de pull-up e pull-down, oferece várias entradas analógicas

MSP430x3xx: obsoleto