

논리회로 설계 및 실험

텀프로젝트 소개

텀프로젝트 수행 과정

텀프로젝트 수행 과정

1. 주제 선정

- 자유 주제이며 디지털 논리 회로로 구현하여 FPGA 보드로 표현할 수 있는 주제로 선정
- 주제 선정이 어려울 시, 예시 주제 중 선택

2. 제안서 작성

- 주어진 양식에 맞춰 제안서 작성
- 동작 및 기능, 입출력, 데이터패스, 컨트롤 유닛 등의 설계서 포함

3. 주제 발표

- 제안서 내용을 바탕으로 5분 내외로 발표

4. 텀프로젝트 수행

- 검사일까지 텀프로젝트 수행
- 정확한 검사일은 추후 공지(12/23 월 or 12/24 화)

텀프로젝트 예시 주제

텀프로젝트 예시 주제

1. 전자시계

- 시간 표시, 시간 수정, 스톱워치, 타이머, 알람 등

2. 전자계산기

- 사칙연산(우선순위 고려), 괄호, 정수 및 실수 연산 등

3. 암호호화기

- 암호 알고리즘 구현 (DES 또는 제안)

4. 전자피아노

- 연주, 녹음, 쥬크박스 기능 등

5. 메모장

- 작성, 수정, 삭제, 파일 저장, 파일 불러오기 등

텀프로젝트 평가 방법

텀프로젝트 평가 방법

- **평가 항목**

- 제안서 및 발표
- 텀프로젝트 결과물
- 최종 보고서

- **제안서 및 발표**

- 선정한 주제의 기능 및 요구사항 정의에 대한 완성도

- **텀프로젝트 결과물**

- 선정한 주제의 난이도 및 완성도에 따른 상대평가
- 설계 효율 및 설계 접근 방법 등 고려

- **최종 보고서**

- 실제 설계를 하며 제안서 기획 단계에서 발견하지 못했던 내용들에 대한 보고 등