

Data de Nascimento:
10/Junho/1996

Endereço:
Rua Floresta Azul, nº 369;
Complemento: Casa 13;
Bairro Cacuia;
Cidade do Rio de Janeiro.

Formação Acadêmica

Intercâmbio Acadêmico em Engenharia Electrotécnica e de Computadores

Instituto Superior Técnico - Universidade de Lisboa | Período: Setembro de 2019 à Julho de 2020.

Graduação em Engenharia Elétrica

Universidade Federal do Rio de Janeiro - UFRJ | Previsão de Conclusão: Julho/2022.

Técnico em Eletrotécnica

Instituto Federal de Educação, Ciência e Tecnologia do Rio de Janeiro - IFRJ | Concluído em: Dezembro/2014.

Idiomas

- **Inglês:** Intermediário (Nível B2 pelo *Toefl ITP* em Dezembro de 2018).
- **Alemão:** Iniciante (Nível A2).

Experiência Profissional

Iniciação Científica no Laboratório de Eletrônica de Potência e Média Tensão - LEMT UFRJ (Desde dezembro de 2016).

Atividades: Como aluno de Iniciação Científica, os seguintes trabalhos já foram exercidos por mim no laboratório :

- Acompanhamento do projeto de desenvolvimento do Static Synchronous Compensator (STATCOM) - BR.
- Desenvolvimento de modelos de Conversores de Eletrônica de Potência para implementação em FPGA no grupo de Simulação em Tempo Real do próprio laboratório..

Estagiário de Manutenção na SCHOTT Brasil (De Março de 2014 à Fevereiro de 2015).

Atividades: Auxiliar técnico em serviços de eletricidade em todo o complexo industrial da fábrica. Além disso, também realizei trabalhos de automação industrial, como programação de Controladores Lógico Programáveis (CLP) e programação de *Soft-Starters* para partida de motores trifásicos.

Iniciação Científica no projeto PFRH (Programa Petrobras de Formação de Recursos Humanos) (De 2012 à 2014).

Atividades: Estudos relacionados ao desenvolvimento e aplicação de Energias Alternativas. Realizei estudos e apresentei trabalhos sobre o uso da Tecnologia de Células Combustíveis a Hidrogênio e suas aplicações.

Monitor da disciplina Fundamentos de Eletricidade. (2019)

Atividades: Realizar aulas de reforço para as três turmas da disciplina. Tirar dúvidas pontuais dos alunos de forma individual. Correção de listas de exercícios e auxílio ao professor na divulgação das atividades da disciplina.

Organização da Semana de Engenharia Elétrica da UFRJ (SENEL UFRJ) como Coordenador Geral da equipe. (2018)

Atividades: Gerenciamento da equipe organizadora da Semana Acadêmica de Engenharia Elétrica. A Semana reuniu atividades voltadas para o assunto de Engenharia Elétrica, como minicursos, workshops e palestras. Tornando-se a maior Semana Acadêmica do curso, em comparação com as edições anteriores, nesta edição em que exerci a função de coordenador geral foram realizadas parcerias com empresas privadas que foram essenciais para a realização das diversas atividades.

Representante Discente do curso de Engenharia Elétrica. (2016 a 2018)

Atividades: Levantamento de pautas de amplo interesse dos discentes às discussões realizadas em reuniões com o colegiado do curso, envolvendo discentes, docentes e funcionários do Departamento de Engenharia Elétrica da Escola Politécnica. Acompanhamento de alunos na Comissão de Orientação e Acompanhamento Acadêmico.

Diretor de Extensão do Ramo estudantil do IEEE- UFRJ. (2015/16)

Atividades: Planejamento de Visitas Técnicas para alunos de graduação. Organização de processo seletivo para a equipe.

Cursos e Atividades Complementares

- **Liderança na Prática.**
 - Instituição: Fundação Estudar.
 - Carga Horária: 32 horas.
- **Autoconhecimento na Prática.**
 - Instituição: Fundação Estudar.
 - Carga Horária: 16 horas.
- **Inteligência Emocional na Prática.**
 - Instituição: Fundação Estudar.
 - Carga Horária: 16 horas.
- **Habilidades Socioemocionais.**
 - Instrutor: Gil Souza de Sant'Anna Junior
 - Carga Horária: 24 horas.
- **Apresentação de Trabalho na 8ª Semana de Integração Acadêmica da UFRJ.**
 - Tema: Avaliação de Evolução do STATCOM-BR.
- **Apresentação de Trabalho na 9ª Semana de Integração Acadêmica da UFRJ.**
 - Tema: Modelo Dinâmico de um Conversor Trifásico CC/CA para Simulação em Tempo Real de uma Microrrede de Corrente Contínua.
- **Apresentação de Trabalho na 16ª Jornada sobre Sistemas Reconfiguráveis (REC2020) no Instituto Superior Técnico.**
 - Tema: FPGA-Based Implementation of a Real-Time Boost Converter Simulator.

Habilidades

- Habilidade com Pacote básico Office (Word, Excel, Powerpoint);
- Conhecimento de linguagens de programação como Python e C/C++;
- Experiência com programação e modelagem de sistemas de Eletrônica de Potência em VHDL para implementação em FPGA.
- Estudos de casos em Sistemas de Potência com o software ANAREDE.
- Conhecimento de softwares como:
 - AutoCad;
 - Matlab;
 - MultiSim;
 - Pscad;
 - ATP;
 - Wolfram Mathematica.