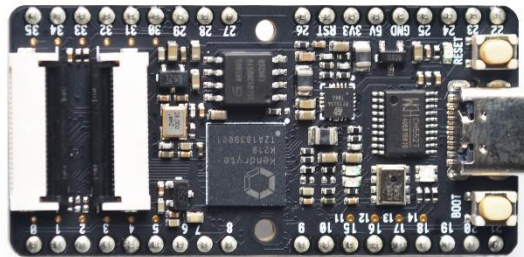


Sipeed MaixBit 规格书

V2.0



特性:

- CPU : RISC-V 双核 64bit、内置 FPU、400Mhz 标准频率(可超频),内置神经网络处理器
- 24P DVP 连接器 24P 8bit MCU LCD 连接器
- MEMS 麦克风 :MSM261S4030H0
- 灵敏度 : -26(dB,dBFS @1kHz 1Pa)
- 小巧体积:53.3*25.4mm 可以直接连接到面包板
- 下载电路:只需要连接 USB typeC 线即可完成下载
- 板载元件:RGB LED \ RST 按键 and BOOT 按键 \ MicroSD (TF card) 插槽

本文档更新记录

V1.0	编辑时间：2019 年 2 月 28 日；原始文档
V2.0 (PCB 有更改)	1、增加 MEMS 麦克风 2、CH340 改变为 CH552 3、24P 连接器(前锁) 都更改为 24P 连接器(后锁) 4、增加 2 个 LED 灯显示串口状态 增加 Sipeed 模型商店的网址 更新 “总体描述” 更新外观信息里的图片

功能概述

CPU : RISC-V 双核 64bit, 400Mh 可变频	强大的双核 64-bit 开源架构处理器； 拥有丰富的社区资源
Debug 支持	UART 串口 和 JTAG 接口
GPIO 接口	所有 GPIO 都连接到 2.54mm 间距的排针和焊盘
Micro SD card (TF card) 插槽	支持自锁
一键下载电路	只需要连接 USB typeC 线即可完成下载 板 载 CH552T, 支持 以下 波特 率 : 1.5Mbps/750kbps/375kbps/187.5kbps/115200 bps 及以下
DVP 摄像头连接器	24P FPC 连接器 (兼容 OV2640/OV7740/OV5640 等摄像头)
LCD 连接器	8bit MCU LCD 24P 0.5mm FPC 连接器
按键	RST 按键 and BOOT 按键
板载 MEMS 麦克风	MSM261S4030H0 是一个全方位、底部端口、I 2 S 数字输出的 MEMS 麦克风。它具有高性能和可靠性。

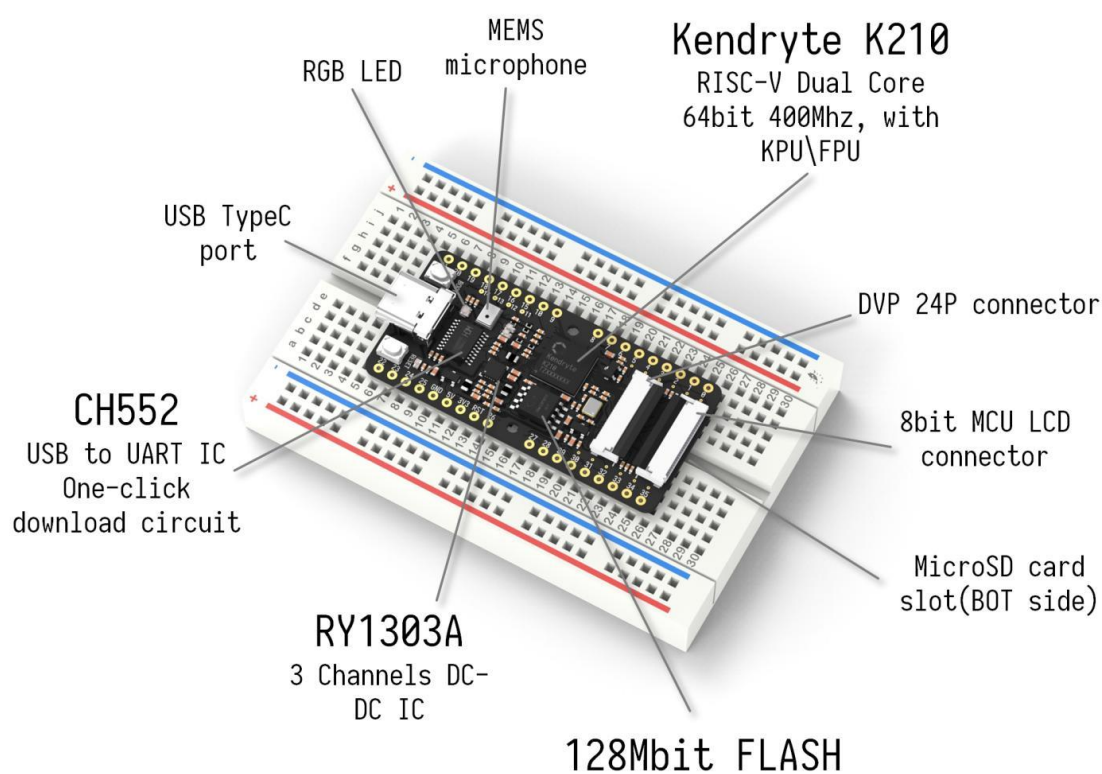
软件概述

FreeRtos & Standard SDK	支持 FreeRtos and Standrad development kit.
MicroPython Support	支持 MicroPython on M1
机器视觉	基于卷积神经网络的机器视觉
机器听觉	高性能麦克风阵列处理器

硬件概述

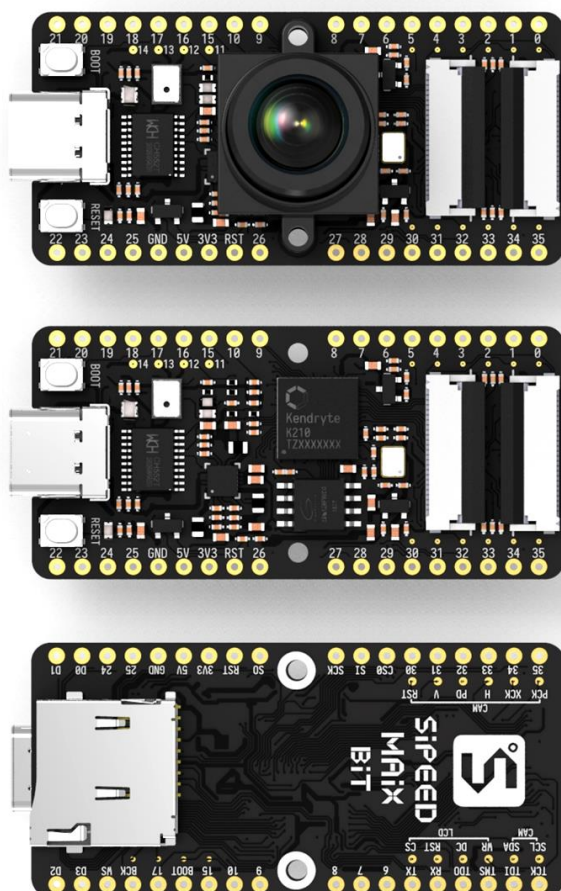
外部供电电压需求	4.8V ~ 5.2V
外部供电电流需求	>600mA
温升	<30K
工作温度范围	-30℃ ~ 85℃

总体描述



尺寸信息

长	53.3 mm
宽	25.4 mm
厚度	13.0 mm



MaixBit-V2.0(引脚分配表格)				
MaixBit V2.0 丝印	K210 IO	功能	备注	IO 电压
RST	特定引脚	K210_RST	10K 上拉	1.8V
0	IO0	JTAG_TCK		3.3V
1	IO1	JTAG_TDI		
2	IO2	JTAG_TMS		
3	IO3	JTAG_TDO		
4	IO4	K210_ISP_RX		
5	IO5	K210_ISP_TX		
6	IO6			
7	IO7			
8	IO8			
9	IO9			
10	IO10			
11	IO11			
12	IO12	LED_G		
13	IO13	LED_R		
14	IO14	LED_B		
15	IO15			
16	IO16	K210_BOOT	10K 上拉	
17	IO17			
18	IO18	MIC_BCK	MEMS 麦克风	
19	IO19	MIC_WS		
20	IO20	MIC_DAT3		
21	IO21			
22	IO22			
23	IO23			
24	IO24			
25	IO25			
26	IO26	SPI0_MISO	TF 卡	
27	IO27	SPI0_SCLK		
28	IO28	SPI0_MOSI		
29	IO29	SPI0_CS0		
30	IO30			
31	IO31			
32	IO32			
33	IO33			
34	IO34			
35	IO35			
	IO36	LCD_CS		1.8V
	IO37	LCD_RST		
	IO38	LCD_DC		
	IO39	LCD_WR		
	IO40	DVP_SDA	4.7K 上拉	
	IO41	DVP_SCL		
	IO42	DVP_RST		
	IO43	DVP_VSYNC		
	IO44	DVP_PWDN		
	IO45	DVP_HSYNC		
	IO46	DVP_XCLK		
	IO47	DVP_PCLK		

资源	
官网	www.sipeed.com
Github	https://github.com/Lichee-Pi
BBS	http://bbs.sipeed.com
Wiki	maixpy.sipeed.com
Sipeed 模型平台	https://maixhub.com/
SDK 相关信息	dl.sipeed.com/MAIX/SDK
HDK 相关信息	dl.sipeed.com/MAIX/HDK
E-mail(技术支持和商业合作)	support@sipeed.com
telgram link	https://t.me/sipeed
AI QQ 交流群	878189804



免责声明和版权声明

本文档中的信息（包括 URL 地址）如有更改，恕不另行通知。
该文档由 Sipeed 提供，不附带任何形式的担保，包括任何适销性担保，以及其他地方提及的任何提案，规范或样本。本文档不构成责任，包括使用本文档中的信息侵犯任何专利权。

Copyrights © 2019 Sipeed Limited. All rights reserved.