

#### Makefile simple

#### Exemple d'un makefile simple

Cet article présente un makefile qui peut être utilisé pour la création de petits projets en C : il n'y a pas de gestion de bibliothèque, ni de répertoire. Il est présenté section par section.

# 1 Configuration

Dans la partie configuration, il y a trois variables à renseigner. La première, nommée EXEC, correspond au nom de l'exécutable (pas d'extension sous *Linux*). S'il y a plusieurs exécutables, il faut spécifier les différents noms, séparés par un espace. La deuxième, nommée OBJETS, correspond aux objets créés (ils doivent être indiqués avec l'extension .o et doivent être séparés par des espaces). Chaque objet correspond à un fichier source (.c) et éventuellement à un fichier d'en-tête (.h). La troisième, nommée NOM\_PROJET, est utilisée pour identifier le nom du projet en cours et pour l'archivage du projet.



Dans la variable OBJETS, vous ne devez pas spécifier le nom de l'exécutable.

Par exemple, supposons que nous ayons un programme nommé exemple (nous supposons donc l'existence du fichier exemple.c qui contient le main) qui utilise différentes méthodes situées dans outils.c (avec un fichier outils.h associé). La configuration est donc la suivante :

```
EXEC = exemple
OBJETS = outils.o
```

Autre exemple, supposons que nous ayons deux programmes exemple1 et exemple2 (correspondant respectivement aux fichiers C exemple1.c et exemple2.c qui contiennent chacun un main), la configuration est la suivante :

```
EXEC = exemple1 exemple2
OBJETS =
```

La section ARGUMENTS ET COMPILATEUR correspond au compilateur utilisé et aux options passées en paramètres. La variable CC est le nom du compilateur. Par défaut, il s'agit de gcc. La variable CCFLAGS\_STD est la liste des options spécifiées au compilateur :

- -Wall: pour afficher tous les avertissements (warning).
- $\bullet$  -03 : pour optimiser la compilation (la compilation est plus longue mais la vitesse d'exécution est très rapide).
- -Werror : pour considérer tous les avertissements comme des erreurs (dès qu'un avertissement est indiqué, la compilation échoue).

Licence 3 Informatique version 12 décembre 2019

• -ansi -pedantic: pour forcer les vérifications du standard.

La variable CCFLAGS\_DEBUG correspond aux options spécifiées au compilateur dans le cas du mode "DEBUG". La variable CCLIBS peut être utilisée pour lier des bibliothèques. Par exemple, avec la bibliothèque mathématiques (math.h), on peut écrire CCLIBS = -lm.

# 2 Compilation

Une fois le makefile configuré, il est possible de compiler les programmes. Mais il est nécessaire au préalable de renseigner les dépendances entre fichiers. Plutôt que de les spécifier manuellement, une règle spécifique est proposée : depend. Toutes les dépendances sont détectées et ajoutées à la fin du makefile dans la section DEPENDANCES. Pour exécuter la règle, tapez simplement la commande suivante :

make depend



La règle depend doit être exécutée à chaque fois qu'un objet est ajoutée dans le makefile, ainsi qu'à chaque fois que de nouvelles inclusions sont ajoutées dans le projet (uniquement les inclusions de fichiers utilisateur).

Une fois les dépendances ajoutées, vous pouvez compiler les programmes en tapant la commande suivante :

make

# 3 Autres règles

Pour nettoyer le projet et supprimer tous les fichiers temporaires et les objets, vous pouvez utiliser la règle clean. Si le projet génère des fichiers spécifiques que l'on souhaite supprimer, il est possible de les ajouter à la suite. Pour exécuter la règle, tapez la commande suivante :

make clean



La règle clean a été proposée pour nettoyer tout le projet. Seuls les objets (fichiers .o) et les exécutables sont supprimés. Si les dépendances ont bien été faites (avec la règle depend), il ne faut pas utiliser cette règle systématiquement avant chaque compilation. Le cas échéant, le makefile ne servirait à rien.

Pour sauvegarder le projet, vous pouvez utiliser la règle archive. Une archive (au format .tar.gz) est créée contenant le contenu de tout le répertoire courant (à noter que cette règle appelle la règle clean au préalable). L'archive est placée dans le répertoire parent. Le nom de l'archive dépend du nom du projet et il est suivi de la date du jour. Pour exécuter la règle, tapez la commande suivante :

make archive

Licence 3 Informatique version 12 décembre 2019

#### 4 Débogage manuel

Lors du développement (en C), il est parfois nécessaire de mettre en place des parties qui devront disparaître dans la version finale du programme. Une solution consiste à définir une constante quelconque (ici, le choix a été fait d'utiliser \_DEBUG\_). Dans les sources, les parties à réaliser uniquement en mode débogage sont spécifiées comme suit :

```
#ifdef _DEBUG_

/* Code à réaliser en mode débug */

#endif
```

Lors du développement, il est possible de définir la constante directement dans les sources (#define \_DEBUG\_), ou bien de la définir en argument du compilateur. Pour compiler en mode débogage à l'aide du makefile, il suffit alors de taper la commande suivante :

```
make debug
```

Les options de compilation définies dans la variable CCFLAGS\_DEBUG du makefile seront ajoutées lors de la compilation. Avec gcc, il suffit d'ajouter -D \_DEBUG\_.



Si le programme a déjà été compilé et que vous souhaitez réaliser une compilation en mode débogage, il faudra d'abord faire appel à la règle clean.