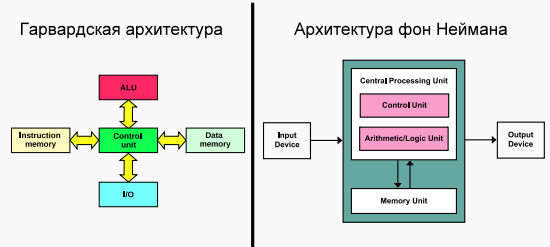
# **Лаба 2**

### 

### **АРХИТЕКТУРЫ:**



Память - 2048 ячеек

Ячейка - 16 разрядов

### **РЕГИСТРЫ:**

1) **AR** (регистр адреса) - 11 разрядов  
2) **DR** (регистр данных) - 16 р.  
 обращение к памяти  
3) **IP** (счетчик команд) - 11 р.  
 адрес следующей исполняемой команды  
4) **ALU** (арифм-лог устройство)  
 **сложение**, **лог умножение**, **инверсия**, **прибавление единицы**  
 Коммутатор  
 (хранится в **PS**)

* **N**-Negative отрицательное число
* **Z**-Zero содержит 0
* **V**-Overflow переполнение
* **C**-Carry перенос беззнаковых чисел

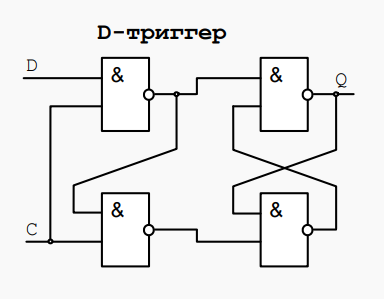
5) **BR** (буферный регистр) - 16 р.  
 промежуточное хранение данных во время работы  
6) **CR** (регистр команд) - 16 р.  
 хранение кода команды и декодирование операций  
7) **AC** (аккумулятор) – 16 р.  
 бэвм относится к эвм, где происходят вычисления с данными  
8) **SP** (указатель стека) - 11 р.  
 указ. на вершину стека, где хранятся адреса возвратов и параметров подпрограмм, прерываний  
9) **IR** (клавишный регистр) - 16 р.  
 состав пульта оператора эвм. ввод адреса программы, кодов, данных и запуска программы  
10) **PS** (регистр состояния) – 16 р.  
 хранит биты управляющие работой бэвм и признаки результата

### 

### **ТРИГГЕР:**

- устройство последовательного типа с двумя устойчивыми состояниями равновесия, предназначенных для записи и хранения информации

- ячейка информации хранящая один бит информации



### **ЦИКЛЫ КОМАНД:**

выборка команды (**IF**) instruction fetch  
выборка адреса (**AF**) address fetch  
выборка операнда (**OF**) operand fetch  
исполнение (**EX**) execution  
прерывание (**INT**) interruption

### **ЦИКЛЫ ПУЛЬТОВЫХ ОПЕРАЦИЙ:**

* **ввод адреса**
* **чтение**
* **запись**
* **пуск**

### **ДОП КОД:**

216 переводим в двоичную, делаем инверсию и прибавляем единицу  
снова переводим в 16-ричную, готово  
как проверить? Если прибавить, то будет 10000 в 16-ричной  
команда 0780  
разница: организация обращения к памяти

Гарвардская

фон Неймана

-центр устройств-Control Unit - всё в общей памяти

-память команд, данных, устройств - отдельно выделены устройства ввода-вывода

-ввода физически определены - устройство обращения к памяти едино для данных и инструкций

### **АДРЕСНЫЕ КОМАНДЫ:**

* предназначены для осуществления операция БЭВМ с использованием различных видов адресации. Вместе все 12 бит, задающие адресацию, составляют *адресную часть команды*

### 

### **БЕЗАДРЕСНЫЕ КОМАНДЫ:**

* предназначены для кодирования команд, которые не содержат адрес ячейки памяти для указания операнда или перехода. Код операции всегда равен 0000. Остальные разряды являются расширением кода операции, позволяя реализовать дополнительные безадресные команды.



### 

### **КОМАНДЫ ВЕТВЛЕНИЯ:**

* используются для организации переходов по заданному условию



### **ЛОГИЧЕСКИЕ ДЕЙСТВИЯ:**

* **дизъюнкция**
* **конъюнкция**
* **отрицание**
* **импликация**
* **эквиваленция**
* **исключающее ИЛИ**

### **ЛОГИЧЕСКИЕ ЭЛЕМЕНТЫ:**

### 

### **ДОП. КОД НА МАШИННОМ КОДЕ:** **001 0010** ищем доп код для значения 0010 **002 0200** очищаем аккумулятор **003 A001** загружаем значение 001 в аккумулятор **004 0280** инверсия аккумулятора **005 0700** инкремент +1 **006 E008** сохраняем полученное значение в ячейку 008 **007 0100** отключение **008 0001** (любое рандомное число кроме 0000)

### **КОМАНДЫ ДЛЯ НАХОЖДЕНИЯ ДОП. КОДА:**

* **Neg**
* **Not Inc**
* **Cla Sub**