Verificación de redundanch vertical (VRC) Es un metado de verificación de errorer que se se assunta un bit de paridad a cada bite de detes se procóa para determinar si la transmición es correcta. Je considera un metado de detección de errores poco confiable. Venficación de redundancia bigitudinal (LRC) Tecnica, de los bloques de bits se organica en forma de filas y columna a calcubr un bit de paridad acra cada concumna y se crea una næva fila de bits, que sera los bits de paridad de todo el Obque ese agrupoin en inidades de multiplos de 8-1 outerla función coloca octetas uno debojo de otro y calcula la parided Jenficacion de redundancia ciclica GRE De emplea para detector errores de las redes digitales se ejecuta en ciertos medios de almace namieno informatico. El objetivo principal de la che es garantieur que no se producea cambios accidentales de los dotos.