	Instrucciones de transferencia de datos						
Instrucción	Operando 1	Operando 2	Descripción	Observaciones			
mov	reg/mem	reg/mem/val	Transfiere el valor del Operando2 al Operando1				
Instrucciones aritméticas							
Instrucción	Operando 1	Operando 2	Descripción	Observaciones			
add	reg/mem	reg/mem/val	Suma el valor del Operando2 al Operando1				
sub	reg/mem	reg/mem/val	Resta el valor del Operando2 al Operando1				
inc	reg/mem	-	Incrementa el valor del Operando1 en 1				
dec	reg/mem	-	Decrementa el valor del Operando1 en 1				
mul	reg/mem	-	En 8 bits, multiplica el valor de AL con el valor del Operando1 (8 bits). En 16 bits, multiplica el valor de AX con el valor del Operando1 (16 bits). En 32 bits, multiplica el valor de EAX con el valor del Operando1 (32bits).	En 8 bits, el valor resultado es almacenado en AX. En 16 bits, el valor resultado es almacenado en dos registros, la parte superior en DX y la parte inferior en AX. En 32 bits , el valor resultado se es almacendao en dos registros, la parte superior en EDX y la parte inferior en EAX			
div	reg/mem	-	Siempre limpiar AH(8bits) ,DX(16bits) o EDX(32bits) antes de operar. En 8 bits, divide el valor de AL con el valor del Operando1. En 16 y 32 bits, divide el valor almacenado en dos registros: la parte superior en DX y la inferior en AX (16 bits) o la parte superior en EDX y la inferior en EAX(32 bits), con el valor del Operando1.	En 8 bits, el cociente es guardado en AL y el residuo en AH. En 16 bits, el cociente es almacenado en AX y el residuo en DX. En 32 bits , el cociente es almacenado en EAX y el residuo en EDX.			
Instrucciones lógicas							
Instrucción	Operando 1	Operando 2	Descripción	Observaciones			
and	reg	reg/mem	Opera la función AND bit a bit entre el Operando1 y el Operando2				
or	reg	reg/mem	Opera la función OR bit a bit entre el Operando1 y el Operando2				
xor	reg	reg/mem	Opera la función XOR bit a bit entre el Operando1 y el Operando2	Tambi'en utilizado para limpiar el valor de un registro operando entre sí mismo			
not	reg	-	Opera la función NOT bit a bit del Operando1				

	Instrucciones de control					
Instrucción	Operando 1	Operando 2	Descripción	Observaciones		
cmp	reg/mem	reg/mem	Compara el Operando1 con el Operando2	Se debe usar en conjunto con una instrucción de salto		
jmp	etiqueta	-	Dirige la ejecución del programa a la dirección de la etiqueta	No requiere comparación		
jz	etiqueta	-	Dirige la ejecución del programa a la dirección de la etiqueta	Cuando se ha activado la bandera de cero		
jnz	etiqueta	-	Dirige la ejecución del programa a la dirección de la etiqueta	Cuando no se ha activado la bandera de cero		
je	etiqueta	-	Dirige la ejecución del programa a la dirección de la etiqueta	Cuando el Operando1 es igual al Operando2 en cmp		
jne	etiqueta	-	Dirige la ejecución del programa a la dirección de la etiqueta	Cuando el Operando1 es diferente al Operando2 en cmp		
jl	etiqueta	-	Dirige la ejecución del programa a la dirección de la etiqueta	Cuando el Operando1 es menor al Operando2 en cmp		
jle	etiqueta	-	Dirige la ejecución del programa a la dirección de la etiqueta	Cuando el Operando1 es menor o igual al Operando2 en cmp		
jg	etiqueta	-	Dirige la ejecución del programa a la dirección de la etiqueta	Cuando el Operando1 es mayor al Operando2 en cmp		
jge	etiqueta	-	Dirige la ejecución del programa a la dirección de la etiqueta	Cuando el Operando1 es mayor o igual al Operando2 en cmp		