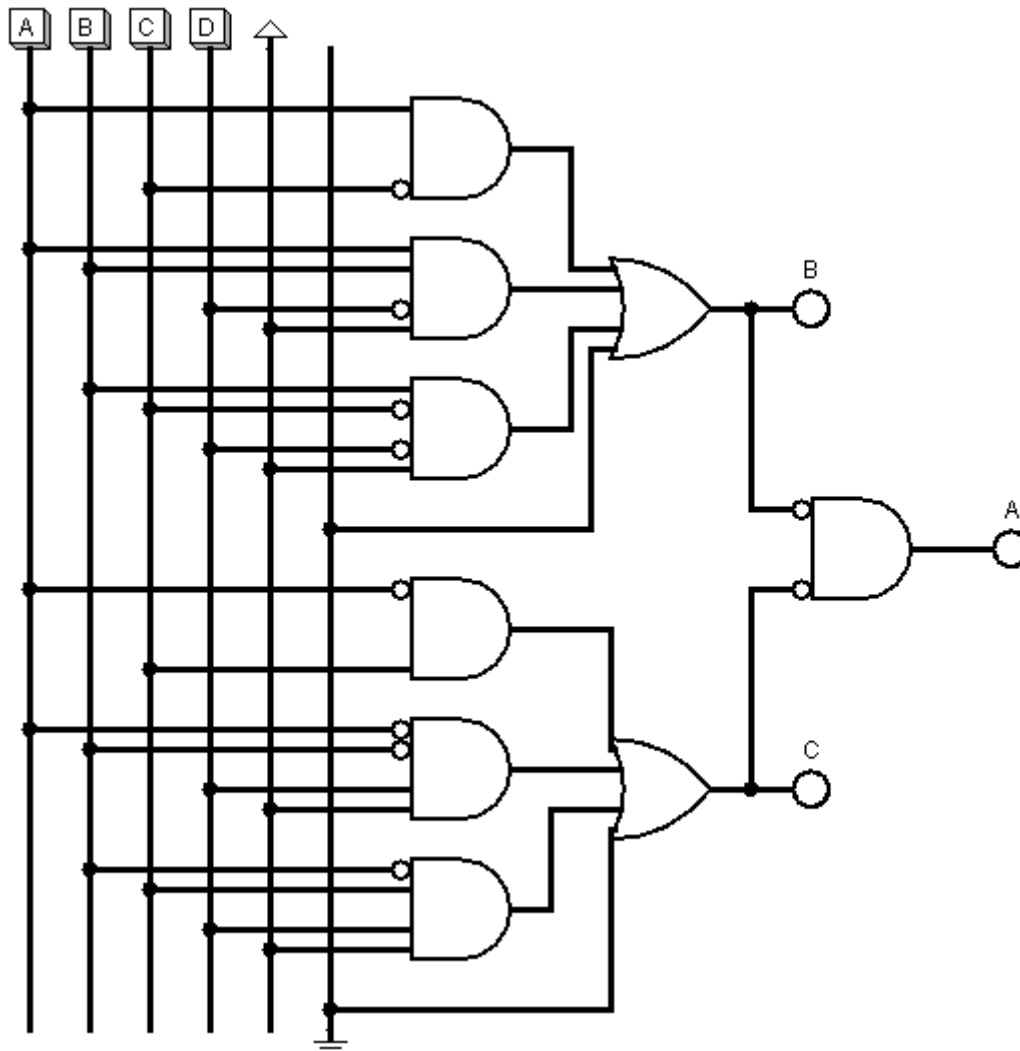


HardwareGrundlagen Versuch 3 Protokol

Aufgabe 1:

- 1) Der Ausgang A soll eine 1 ausgeben, wenn $z1 = z2$ ist.
Der Ausgang B soll eine 1 ausgeben, wenn $z1 > z2$ ist.
Der Ausgang C soll eine 1 ausgeben, wenn $z1 < z2$ ist.



Aufgabe 2:

Wir haben das Rs-Latch und das D-Latch angeschlossen und mit zwei Schaltern die zwei Eingänge geschaltet. Wenn en auf High gesetzt wird, wird der Wert in Q geschrieben, wenn en dann wieder LOW ist, bleibt der Wert gespeichert.

Aufgabe 3:

Wir haben die Clock durch einen Button Simuliert. Um ein erstes HIGH Signal zu bekommen, haben wir einmal die Verbindung zum ersten Gatter Ueberbrueckt und durch das Drucken des Tasters ein High Wert gesetzt.

Takt	Q1	Q2	Q3	Q4
1	1	0	0	0
2	0	1	0	0
3	0	0	1	0
4	1	0	0	1
5	1	1	0	0
6	0	1	1	0
7	1	0	1	1
8	0	1	0	1
9	1	0	1	0
10	1	1	0	1
11	1	1	1	0
12	1	1	1	1
13	0	1	1	1
14	0	0	1	1
15	0	0	0	1
16	1	0	0	0

Beim 16 Durchlauf beginnt der Durchlauf von Vorne.