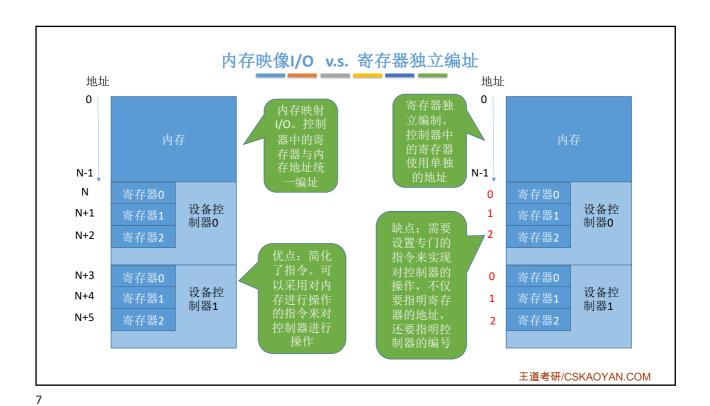


I/O控制器的组成 > 数据 数据总线 数据寄 存器 状态 ▶控制 控制寄 存器 状态寄 存器 14.11 •地址线 ◆数据 I/O逻辑 与设备 - 状态 控制线 ▶控制 1111 值得注意的小细节: ①一个I/O控制器可能会对应多个设备; ②数据寄存器、控制寄存器、状态寄存器可能有多个(如:每个控制/状态寄存器对应一个具体 的设备),且这些寄存器都要有相应的地址,才能方便CPU操作。有的计算机会让这些寄存器占 用内存地址的一部分,称为<mark>内存映像I/O</mark>;另一些计算机则采用I/O专用地址,即<mark>寄存器独立编址</mark>。 王道考研/CSKAOYAN.COM



知识点回顾与重要考点 接受和识别CPU发出的命令(要有控制寄存器) 向CPU报告设备的状态(要有状态寄存器) 主要功能 Θ 数据交换(要有数据寄存器,暂存输入/输出的数据) 用于实现 对I/O设备 的控制 地址识别(由I/O逻辑实现) CPU与控制器之间的接口(实现控制器与CPU之间的通信) 组成 I/O逻辑(负责识别CPU发出的命令,并向设备发出命令) I/O控制器 控制器与设备之间的接口(实现控制器与设备之间的通信) I/O设备由机 械部件和<u>电</u> <u>子部件</u>组成 控制器中的寄存器与内存统一编制 内存映射I/O 可以采用对内存进行操作的指令来对控制器进行操作 两种寄存器编址方式 Θ 控制器中的寄存器独立编制 寄存器独立编制 $\overline{-}$ 需要设置专门的指令来操作控制器 王道考研/CSKAOYAN.COM