



**Universidad Autónoma de Baja California**  
Facultad de Ingeniería Mexicali  
Ingeniería en Computación

---

**Reporte de Práctica: #XX**  
**Título de la Práctica**

---

Organización y Arquitectura de Computadoras  
Ing. Felix Arredondo Santamaria

Moya Monreal Erick Anselmo — 1110604

**Fecha de entrega:**  
DD/FEBRERO/2026

---

Mexicali, Baja California  
31 de enero de 2026

## Índice

<b>1. Introducción</b>	<b>2</b>
<b>2. Problemática</b>	<b>2</b>
<b>3. Justificación</b>	<b>2</b>
<b>4. Objetivos de la práctica</b>	<b>2</b>
<b>5. Marco teórico</b>	<b>2</b>
<b>6. Procedimiento</b>	<b>2</b>
6.1. Código Destacado . . . . .	2
<b>7. Resultados con pruebas</b>	<b>3</b>
<b>8. Conclusiones</b>	<b>3</b>

## 1. Introducción

Escribe aquí el contexto general de la práctica y un resumen de lo que se abordará.

## 2. Problemática

Describe el reto técnico o el problema específico que se busca resolver en esta sesión de laboratorio.

## 3. Justificación

Explica por qué es importante resolver esta problemática y cómo ayuda a entender la arquitectura de computadoras.

## 4. Objetivos de la práctica

- **General:** Diseñar e implementar...
- **Específicos:**
  - Manipular registros del procesador...
  - Implementar lógica en ensamblador inline...

## 5. Marco teórico

Conceptos clave como: Pila de registros, FPU, direccionamiento indirecto, etc. [1]

## 6. Procedimiento

Describe paso a paso lo realizado. Puedes incluir diagramas de flujo o bloques.  
[Image of a computer architecture flowchart]

### 6.1. Código Destacado

```
--asm {  
    mov eax, 1  
    add eax, ebx  
}
```

Listing 1: Integración de ensamblador en C

## 7. Resultados con pruebas

Inserta aquí capturas de pantalla de la ejecución, tablas de datos o fotos del hardware si aplica.

Figura 1: Captura de pantalla de la ejecución exitosa.

## 8. Conclusiones

Reflexiones finales sobre el aprendizaje obtenido y el cumplimiento de los objetivos.

## Referencias

- [1] Irvine, K. (2019). *Assembly Language for x86 Processors*. Pearson.