



Universidad Autónoma de Baja California
Facultad de Ingeniería Mexicali
Ingeniería en Computación

Reporte de Práctica: #XX
Título de la Práctica

Organización y Arquitectura de Computadoras
Dr. Omar Muñoz Urías

Moya Monreal Erick Anselmo — 1110604

Fecha de entrega:
DD/Mes/YYYY

Mexicali, Baja California
31 de enero de 2026

Índice

1. Introducción	2
2. Problemática	2
3. Justificación	2
4. Objetivos de la práctica	2
5. Marco teórico	2
6. Procedimiento	2
6.1. Código Destacado	2
7. Resultados con pruebas	3
8. Conclusiones	3

1. Introducción

Escribe aquí el contexto general de la práctica y un resumen de lo que se abordará.

2. Problemática

Describe el reto técnico o el problema específico que se busca resolver en esta sesión de laboratorio.

3. Justificación

Explica por qué es importante resolver esta problemática y cómo ayuda a entender la arquitectura de computadoras.

4. Objetivos de la práctica

- **General:** Diseñar e implementar...
- **Específicos:**
 - Manipular registros del procesador...
 - Implementar lógica en ensamblador inline...

5. Marco teórico

Conceptos clave como: Pila de registros, FPU, direccionamiento indirecto, etc. [1]

6. Procedimiento

Describe paso a paso lo realizado. Puedes incluir diagramas de flujo o bloques.
[Image of a computer architecture flowchart]

6.1. Código Destacado

```
--asm {  
    mov eax, 1  
    add eax, ebx  
}
```

Listing 1: Integración de ensamblador en C

7. Resultados con pruebas

Inserta aquí capturas de pantalla de la ejecución, tablas de datos o fotos del hardware si aplica.

Figura 1: Captura de pantalla de la ejecución exitosa.

8. Conclusiones

Reflexiones finales sobre el aprendizaje obtenido y el cumplimiento de los objetivos.

Referencias

- [1] Irvine, K. (2019). *Assembly Language for x86 Processors*. Pearson.