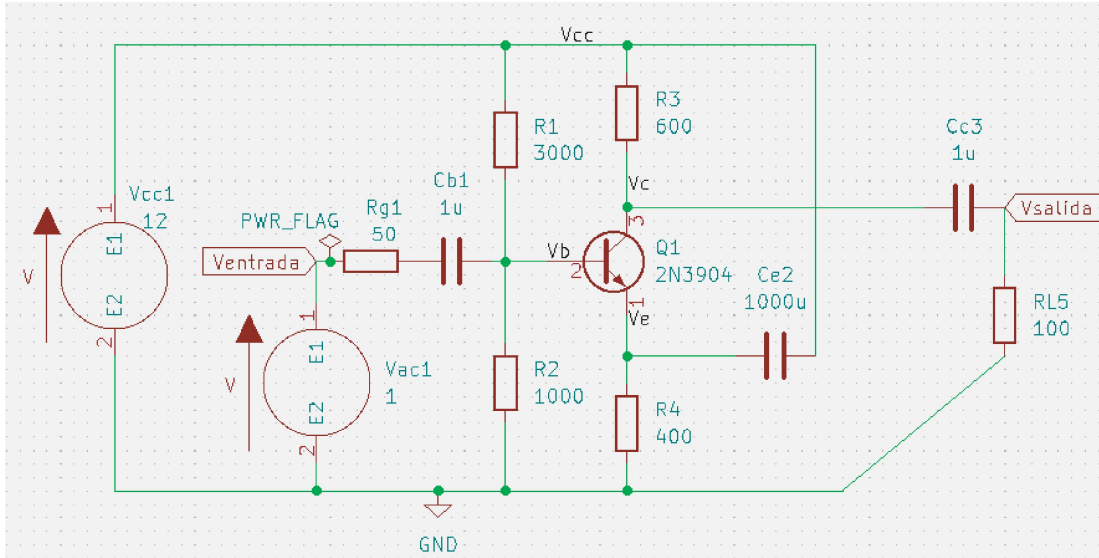


0.1.1. Esquemático:

Realizar el siguiente esquemático.



0.1.2. Simulaciones:

A partir del esquemático realizado en el punto anterior simular en los modos de simulación correspondientes los siguientes parámetros del circuito.

1. V_b : Tensión continua en la base.
2. V_c : Tensión continua en el colector.
3. V_e : Tensión continua en la emisor.
4. V_{ce} : Tensión continua entre el emisor y el colector.
5. f_{ci} : Frecuencia de corte inferior.
6. f_{cs} : Frecuencia de corte superior.
7. $AB(@ \pm 3dB)$: Ancho de banda con el criterio cuando se aparta de la respuesta plana $\pm 3dB$.
8. V_{oef} : Valor eficaz de la señal de salida cuando se ingresa en la entrada $V_i = 10mV \cdot \sin(2\pi \cdot 1,5MHz)$.

0.1.3. PCB:

Realizar el diseño de la placa de circuito impreso (PCB) con los siguientes requisitos:

1. Simple faz, solo la capa Bottom.
2. Componentes con encapsulado THD (*Thru-Hole Device*)
3. Ancho de pista 18mils
4. Incluir Borneras de conexiones al circuito.
5. Agujeros de fijación en las esquinas.
6. Incluir su Apellido en el mismo.

0.1.4. Diseño 3D:

Realizar el diseño 3D del PCB realizado en el punto anterior con los componentes disponibles en las librerías.

0.2. Entregar:

Se pide entregar (subir) el parcial en formato digital en la carpeta correspondiente. Se pide que contenga lo siguiente:

1. **MiParcial.kicad_pro** : Archivo del proyecto que contenga lo siguiente.
 - a) Esquemático.**kicad_sch**
 - b) Plaqueta.**Kicad_pcb**
 - c) Respuestas.**doc** *(O sea, Respuestas.doc debe completarlo y luego convertirlo a Respuestas.pdf)*