Ansteuerung von Industriestandard-Text-LC-Displays

Die Ansteuerung erfolgt über die Datenbus-Leitungen D0...D7 (bzw. D4...D7 bei 4-Bit Datenbusbreite) sowie die Leitungen RS, R/W und E.

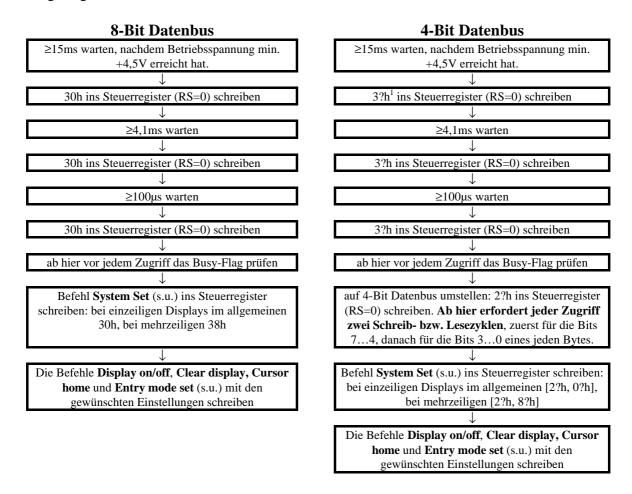
Das Signal RS dient zur Auswahl des Befehls- (RS=0) oder des Datenregisters (RS=1). R/W gibt an, ob gelesen (R/W=1) oder geschrieben (R/W=0) werden soll. Die Enable-Leitung dient zur Steuerung des Datentransfers. Im Ruhezustand ist E=0. Während eines Lesezugriffs stehen die zu lesenden Daten an, solange E=1 ist. Bei einem Schreibzugriff werden die Daten vom Display bei der fallenden Flanke von E übernommen.

Weitere Informationen insbesondere auch über das einzuhaltene Timing finden sich in den Datenblättern der einzelnen Displaycontroller.

Initialisierung

Es empfiehlt sich, das Display nach Einschalten der Betriebsspannung immer mit der nachfolgend angegebenen Befehlssequenz zu initialisieren. So ist ein definierter Zustand des Displays in jedem Fall sichergestellt.

Der Zustand des Busy-Flags kann nicht vor dem im Diagramm angegebenen Zeitpunkt abgefragt werden!



¹ 3?h soll bedeuten: Datenleitungen D7...D4 = 0011 = 3h, D3...D0 beliebig

Befehle

Befehl	RS	R/W	D7	D6	D5	D4	D3	D2	D 1	D 0	Funktion
Clear display	0	0	0	0	0	0	0	0	0	1	Anzeige löschen
Cursor home	0	0	0	0	0	0	0	0	1	*	Platziert den Cursor an DD-RAM-Adresse 0
Entry mode set	0	0	0	0	0	0	0	1	I/D	S	I/D=1: vorwärts/inkrementieren/rechts
											I/D=0: rückwärts/dekrementieren/links
											S=1: Die Anzeige wird nach dem Schreiben
											eines Zeichens jeweils um eine Stelle
											entsprechend I/D verschoben
											S=0: Der Cursor wird nach dem
											Schreiben eines Zeichens jeweils um eine
											Stelle entsprechend I/D verschoben
Display on/off	0	0	0	0	0	0	1	D	C	В	D=1/0: Display ein/aus
											C=1/0: Unterstrich-Cursor ein/aus
											B=1/0: Blinkender Cursor ein/aus
Cursor/display	0	0	0	0	0	1	S/C	R/L	*	*	Verschiebt die Anzeige (S/C=1) oder den
shift											Cursor (S/C=0) um eine Stelle nach rechts
											(R/L=1) oder nach links (R/L=0)
System set	0	0	0	0	1	DL	N	F	G	*	DL=0: 4-Bit Ansteuerung über D4D7
											DL=1: 8-Bit Ansteuerung
											N=1: 2 oder 4 Displayzeilen
											N=0: 1 Displayzeile
											F=1: 5×10-Zeichenbox oder 4-Zeilen-Display
											F=0: 5×7-Zeichenbox
											G=1: Spannungsinverter ein (Philips Contrl.)
Set CG-RAM	0	0	0	1	A5	A4	A3	A2	A 1	A0	Stellt die Schreibadresse (063) ins
address											Zeichengenerator(CG)-RAM ein. Die
											nachfolgenden Zugriffe auf das Datenregister
											greifen auf das CG-RAM zu.
Set DD-RAM	0	0	1	A6	A5	A4	A3	A2	A1	A0	Stellt die Schreibadresse (039, 64103) ins
address											Display(DD)-RAM ein. Die nachfolgenden
											Zugriffe auf das Datenregister greifen auf das
											DD-RAM zu.
Read busy	0	1	BF	A6	A5	A4	A3	A2	A 1	A0	BF=1: das Display ist beschäftigt/kein
flag/address											Schreib-/Lesezugriff möglich
counter											BF=0: Display bereit/Zugriff möglich
											A6A0: aktuelle Adresse im CG- oder DD-
											RAM
Write Data	1	0	D7	D6	D5	D4	D3	D2	D1	D0	Schreibt Daten in CG- oder DD-RAM
Read Data	1	1	D7	D6	D5	D4	D3	D2	D1	D0	Liest Daten aus dem CG- oder DD-RAM

Benutzerdefinierte Zeichen

Es können bis zu acht benutzerdefinierte Zeichen erstellt werden, die die Zeichencodes 0...7 erhalten. Die zugehörigen Bitmuster werden ins CG-RAM geschrieben. Zeichen 0 steht an Adresse 0...7, Zeichen 1 an 8...15, etc. Jedes Zeichen besteht aus acht Bytes entsprechend den acht Pixelzeilen eines Zeichens (die unterste Zeile ist normalerweise für den Cursor reserviert, kann aber auch verwendet werden). Die oberste Pixelzeile wird durch das erste Byte definiert, die zweitoberste durch das zweite Byte, etc. Die fünf niederwertigsten Bits jedes Bytes entsprechen den fünf horizontalen Pixeln jeder Zeile, D4 ist links, D0 rechts.

-

^{*} spielt keine Rolle/don't care (normalerweise auf 0 setzen)

Zeichensatz

Je nach Hersteller des Displaycontrollers können sich Abweichungen bei den Zeichen 128...255 ergeben.

			Higher 4bit (D4 to D7) of Character Code (Hexadecimal)														
<u> </u>		0	1	2	3	4	5	6	7	8	9	Α	В	С	D	Ε	F
	0	CG RAM (1)				1	} !	*•	1000						=		
	1	CG RAM (2)			1				-==				F		i!		• •
	2	CG RAM		ii			;;	!;	j .			100	••	1 5 1	.:: '	:	
	3	CG RAM (4)		#		<u> </u>	100A 100A	i	, bes				i-!-;	**************************************	7.		2
	4	CG RAM (5)		**	i				ł.,			•.		į.	† ;	<u>.</u>	:
	5	CG RAM (6)		**			!	<u>;</u>	.			11		;	<u> </u>	<u>:::</u> :	1
	6	CG RAM (7:				-	l.,i	₽.	i, i	,		-	ŢŢ	100	二	Ë	-
	7	CG RAM 8		P.			ļ.;		l,ı,i			`\$-		·····			ï
	8	CG RAM		¥.			•••	ļ	X						ij	.,1	•
	9	CG RAM (2)			!	ļ	!,! '	1	'i		-	ri.	- T-11-	į.	ĮĮ.	<u>!</u>	į.
(8)	A	CG RAM			#									1		-	
6	3	CG RAM (4)		-ţ	;		! !		•							X	
(CG RAM 5!				i						†	# # F	<u>2</u>	!	4.	
		CG RAM (6)			1450q Suppo	j:	"]	r:					••••	•*•.	 ;	.	701
E		CG RAM 17:		#			.•*•.	† ";					1		•,*•	-	
F		CG RAM (8)		••	•			<u></u> ;	·!···			:::	·	*:			7 7 7 7 7 7 7 7 7 7 7 7 7 7 7 7 7 7 7