实验报告

Me

姓名 马铭康

班級 电院2353 组 别 实验名称**爱加定理和戴续**题指导教师

实验日期 成绩

叠加定理 知 戴维宁定理

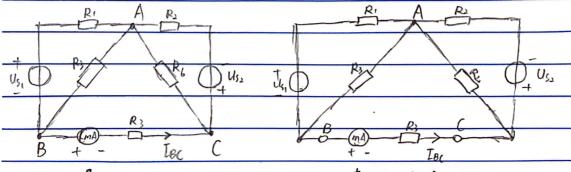
- 一. 实验目的
- ·加淬对线性网络中叠加定理和戴维与定理的理解
- ,学习一端口等效电路参数沟量方达
- ·学习使用直流电表和稳压电源

二.实验原理

整加定理:任何由线性电阻元件和独立电源组成的电路水,其中每一支路的响应(电压或电流)都等于各个独立源单独作用于电路水时在该支路中产生的响应的代数和

戴维宁定理: 任何线性含源电阻电路 N, 改其两个端钮而言,总可以用一个独立电压源 Uoc 与一个电阻 Req 的串联组合来等效。其中,电压源的电压 Uoc等于该电路 N的开路电压,即电路 N不接负载时两个端钮间的电压;电阻 Req 为 该电路 N中全部独立电源置零后所得电路 No的等效电阻

三、窈宝电路



叠加定理

戴维宁定理

R1=1000 , R2=510 , R3=3000 ,

将的人支路积为含源两端网络

Ry = 2000, Ry = 1500

元件参数与叠加定理一致第

页

Us, =16 V, Us, =10 V, 单独使用 其一时将另一个胃空

实验报告

组 别实验指导教师

实验日期 成绩

姓名

四, 实验内容与数据表格

班级

实验名称

1. 验证 叠加定理

在仅以,作用、仅以,作用如共同作用三种情况下次则量 UAB. UAC. UBC. IBC.

计算叠加误差

		UAB /V	UAC / V	UBC / V	IBC /mA				
	usi	8.59	1.84	-6.75	-45				
	Us	-2.25	-6.73	-4.48	- 29				
	Us, + Us,	6.34	-4.90	-11.23	- 74				
	叠加误差	0	0.01	0	0				

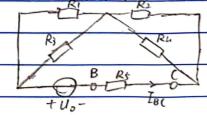
2. 浏量戴维宁等效电路

将BC支路取出,将其全部分积为含源二端网络,在端口次以下 路电压 Uoc 和短路电流 Isc, 本出入端等效电阻 Ri

3. 验证过维宁定理

Ri = 116 6752

按下图接线, RI、R、R3、R4的串并联作为 Ri, B、C端口接等效电势 Eo = Uoc, 测外部支路 R3的电流 Inc, 比较 Inc 与 1 中 Inc 是否相等



IBC = - 75 m A

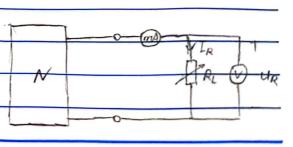
4. 测量含源网络的外特性

按去图接线,改变风值,测量端口电

流和端口电压并填表。经制含源 二端网

络的外特性曲线 ,并与 Uoc 及 Ri 串联电路

计算得到的外特性曲线相比较



实验报告

班级 实验名称

组 别 实验指导教师

实验

KL/Q	50	70	90	100	Ri	130	150	180	200	250	
URIV	-6.008	-7.505	-8-711	-9.229	-9.996	-10.534	-11.241	-12-124	-12.618	-13-619	
IR / VA	-0.120	_0-107	-0.096	-0.092	-0.085	-0.080	-0.074	-0.067	-0.062	-0.054	
PIW	0.721	0.803	0.836	0.849	0.850	0.843	0.832	0.812	0.782	0.735	

五. 注意事项

姓名

- 电流表串联 , 电压表并联
 - 注意电器元件的正负极和参考方向是否一致
 - 注意记录仪表的量程和内阻

实验报告

姓名

班级 实验名称

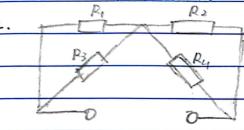
组 别 实验指导教师 实验日期 成绩

叠加定理和戴维宁定理

课后内容

报告部分

1. 见预习部分表格及数据



理论上 Ri = Ri//Ri + Rz// R4 ≈ 115Ω 次川得 Ri = 116.67Ω

祖文十误差分 = 1.45% , 认为两者相等

3. ← 戴维宁等效 ○ Isc = 0.171A | Peq =116.67Ω ← 诺顿等效

4. 见图表部分

思考部分

- 1. 直接将电压源支路短路会去除电压源的内阻,导致单电源测得的电流之和可能略大于同时作用的结果;电流表内阻全使测得电流偏小、
- 2. 截维宁定理仅活于线性非时变电路。
- 3. 可以将电源全部置塞,直接计算等效电阻

