


ch.innovazion.arionide.lang.avr.branch.
BranchIfCarrySet.isConditionMet



```
graph LR; A[ch.innovazion.arionide.lang.avr.branch.BranchIfCarrySet.isConditionMet] --> B[ch.innovazion.arionide.lang.peripherals.SRAM.get]
```

ch.innovazion.arionide.lang.peripherals.
SRAM.get