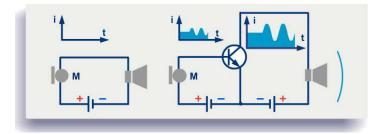


# Биполярни Транзистори

1

### Основни свойства



Транзисторът е **активен** полупроводников елемент. Той позволява с много **малък входен сигнал** да се управлява значително **по-голям по амплитуда и мощност изходен сигнал**.

Биполярният транзистор е полупроводников елемент, предназначен за **усилване**, **управление** и **генериране** на електрически сигнали.

# Откриване на транзистора

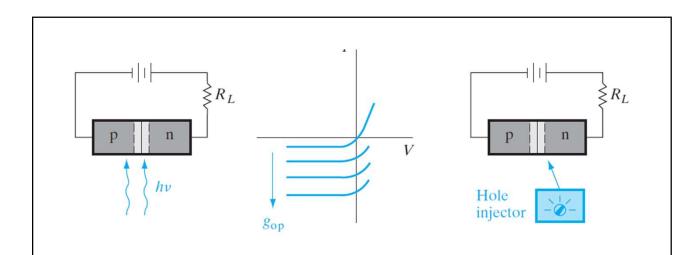


Първият транзистор (Ge с точков контакт) е открит в AT&T Bell Laboratories, 1947



The Nobel Prize in Physics 1956 was awarded jointly to William Bradford Shockley, John Bardeen and Walter Houser Brattain "for their researches on semiconductors and their discovery of the transistor effect."

3

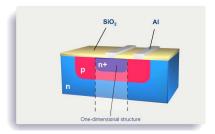


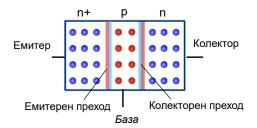
Обратният ток през p-n прехода зависи от генерирането на двойки електрон-дупка, но не и от приложеното напрежение.

Възможно ли е инжектиране на неосновни токоносители в близост до прехода електрически вместо оптически?

Ако е така, бихме могли да контролираме обратния ток на прехода просто чрез промяна скоростта на инжектиране на неосновни носители.

### Структура на транзистора





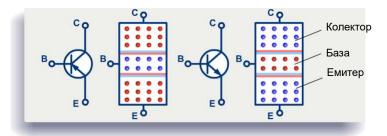
Биполяният транзистор има три области: емитер, база, и колектор, които формират два p-n прехода: емитер-база и база-колектор.

Емитерът е силно легиран и инжектира токоносители. Базата управлява потока на токоносители. Тя е слабо легирана и е много тънка. Колекторът събира токоносителите преминали през базата.

Вследствие на дифузията на свободни токоносители, в p-n преходите се образуват обеднени област с бариерен потенциал от около 0.7V при 25°C за Si.

5

### Типове и символи



Съществуват два типа транзистори - *NPN* и *PNP*. Те имат един и същ принцип на действие, но се различават по поляритет на приложените напрежения на преходите и по посока на токовете.

Фигурата илюстрира схемните означения на транзисторите и връзката между електродите и структурата на транзистора. Стрелката върху емитера показва посоката на тока през елемента.

# Режими на работа на транзистора

Според поляритета на напреженията, приложени към p-n преходите, се различават четири режима на работа:

### Активен режим

- емитерен преход право включване
- колекторен преход обратно включване

### Режим на отсечка

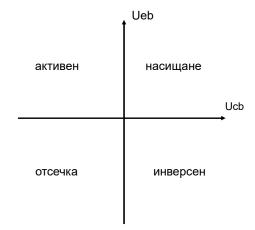
- емитерен преход обратно включване
- колекторен преход обратно включване

### Режим на насищане

- емитерен преход право включване
- колекторен преход право включване

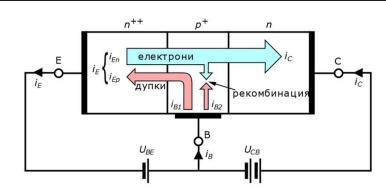
### Инверсен

- емитерен преход обратно включване
- колекторен преход право включване



7

### Активен режим

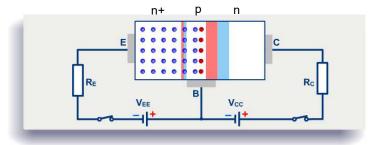


Биполярният транзистор нормално е запушен. За да започне да провежда ток, трябва на двата р-п прехода да се подадат постоянни напрежения.

В активен режим p-n преходът емитер-база е включен в права посока, а преходът база-колектор – в обратна.

За *PNP* транзистор, поляритетът на напреженията е противоположен.

# Физически процеси в емитера



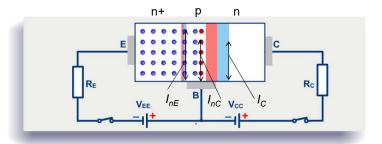
Ако  $V_{\it EE}$  е по-голям от потенциалната бариера на емитерния преход, започва явлението инжекция.

Тъй като емитерът е по-силно легиран от базата, инжекцията е едностранен процес и токът през прехода се състои **предимно от електрони**.

$$\gamma = rac{I_{\it nE}}{I_{\it E}} < 1$$
 Коефициент на инжекция

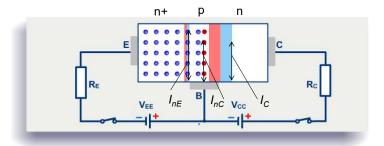
9

## Физически процеси в базата



Електроните, навлизайки в P базата, са неосновни токоносители там. Тъй като базата е много тънка, незначителен брой електрони **рекомбинират** с дупки в базата и **по-голяма част** от тях достигат до колекторния преход.

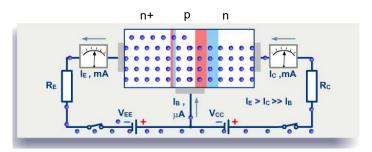
# Физически процеси в колектора



Електроните, достигнали до колектора, се екстрахират от обратно включения колекторен p-n преход в областта на колектора и преминават в колекторната верига. Ако настъпи лавинен пробив те се умножават в прехода. При липса на пробив M = 1.

11

## Колекторен ток



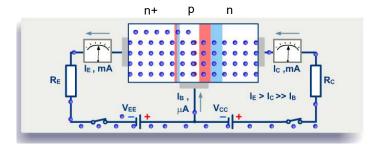
$$\gamma = rac{I_{nE}}{I_E} < 1$$
 Коефициент на инжекция  $\chi = rac{I_{nC}}{I_{nE}} < 1$  Коефициент на пренасяне

$$\chi = rac{I_{nE}}{I_{nE}} < 1$$
 Коефициент на пренасяне  $I_C = MI_{nC}$  коефициент на лавинно умножение

$$I_{C}=lpha I_{E}$$
 Коефициент на предаване по ток в схема ОБ

$$I_{\scriptscriptstyle C} = M I_{\scriptscriptstyle nC} = M \chi I_{\scriptscriptstyle nE} = M \chi \gamma I_{\scriptscriptstyle E} = \alpha I_{\scriptscriptstyle E}$$

# Токове в транзистора



В транзистора има три тока:

 $I_E > I_C >> I_B$ 

 $I_E = I_C + I_B$ 

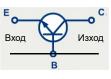
Емитерният ток е най-големият ток, защото емитерът е източник на свободни електрони.

Колекторният ток е приблизително равен на емитерния, но по-малък от него.

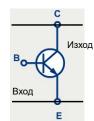
Базисният ток е най-малкият. I<sub>В</sub> се измерва в микроампери.

13

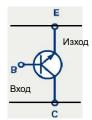
### Схеми на включване



Обща база



Общ емитер

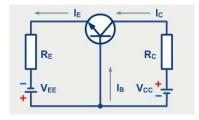


Общ колектор

В зависимост от това, кой от електродите в транзистора е общ между входната, и изходната верига се различават 3 схеми на свързване – обща база (ОБ), общ емитер (ОЕ) и общ колектор (ОК).

28.10.2022 до тук

## Токове в транзистора – връзка между колекторен и емитерен ток



$$I_E = I_C + I_B$$

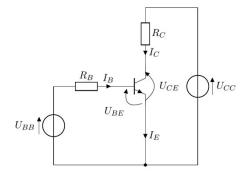
$$I_C = \alpha I_E + I_{CB0} \approx \alpha I_E$$

$$\alpha \approx \frac{I_C}{I_E} < 1$$

 $\alpha$  - коефициент на усилване по ток за схема "обща база"

15

### Токове в транзистора – връзка между колекторен и базов ток



$$I_C = \alpha I_E + I_{CB0} \approx \alpha I_E$$

$$I_E = I_C + I_B$$

$$I_C = \alpha (I_C + I_B) = \alpha I_C + \alpha I_B$$

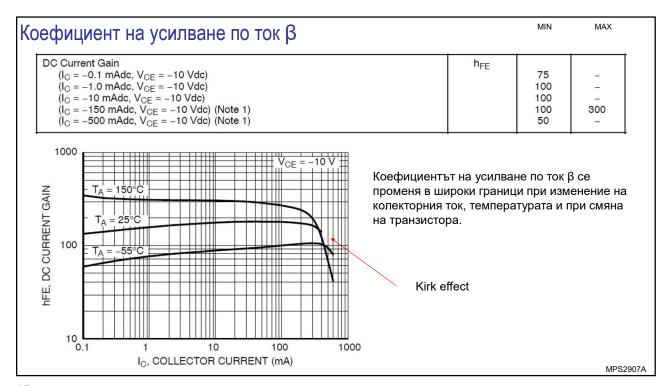
$$I_C = \frac{\alpha}{1 - \alpha} I_B$$

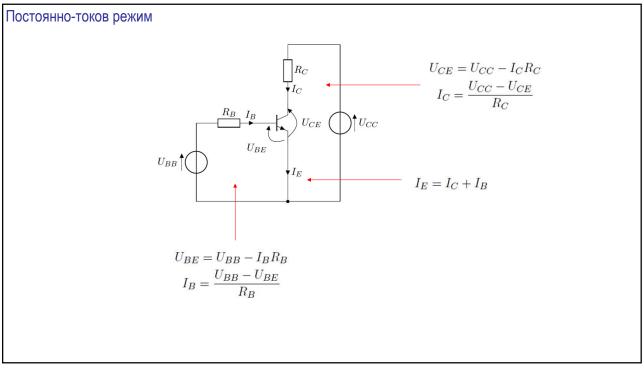
$$\beta = \frac{\alpha}{1 - \alpha}$$

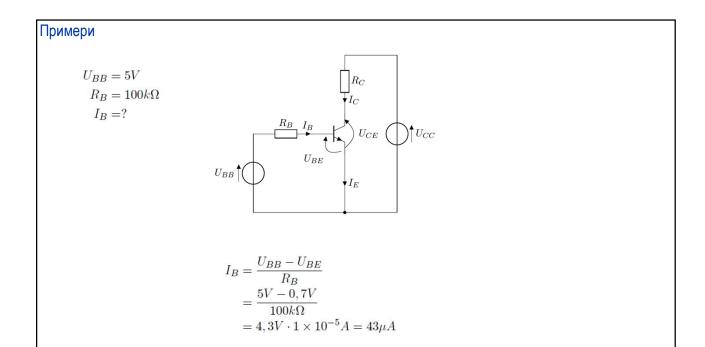
$$I_C = \beta I_B$$

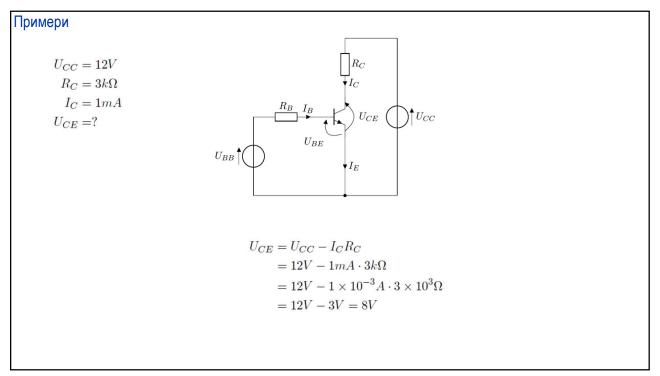
$$\beta = \frac{I_C}{I_B} \gg 1$$

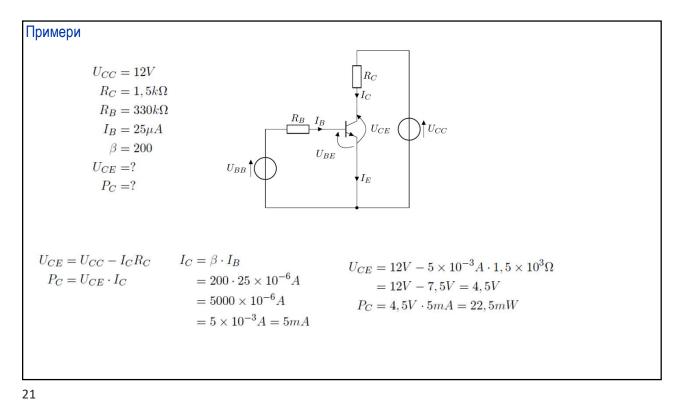
 $\beta$  - коефициент на усилване по ток за схема "общ емитер". Други означения:  $h_{21}, h_{FE}$ 

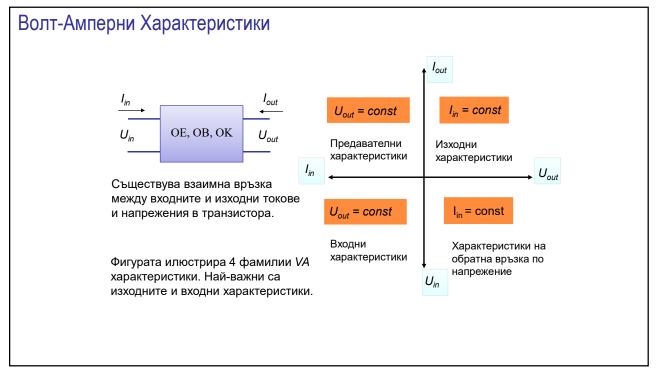


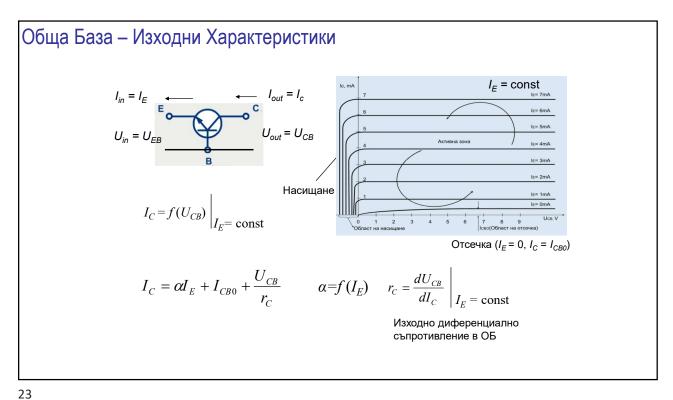


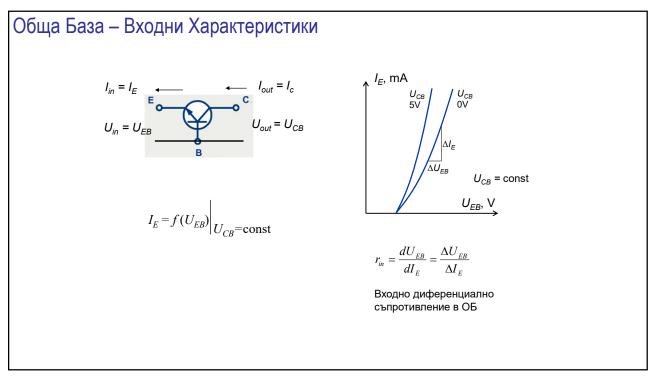


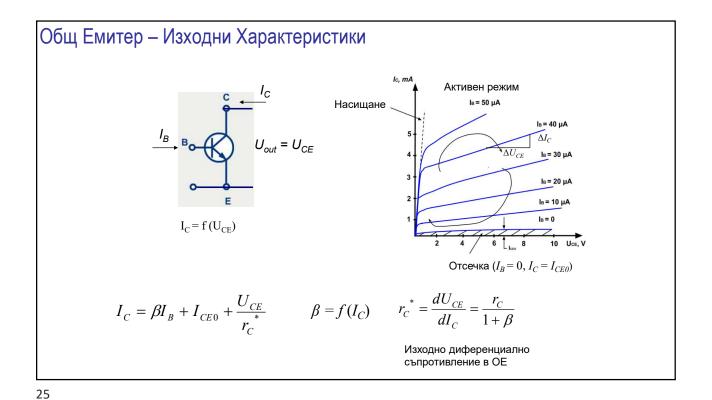


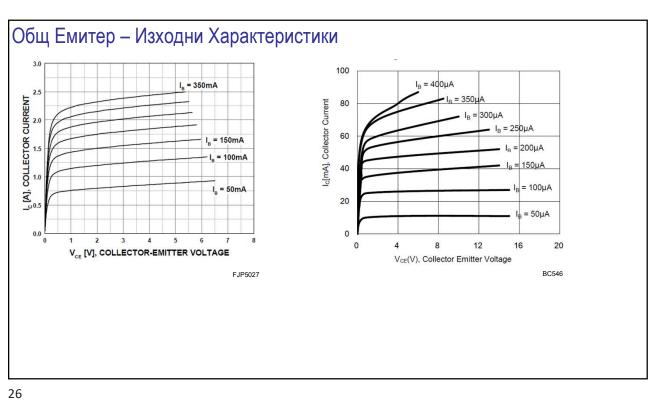








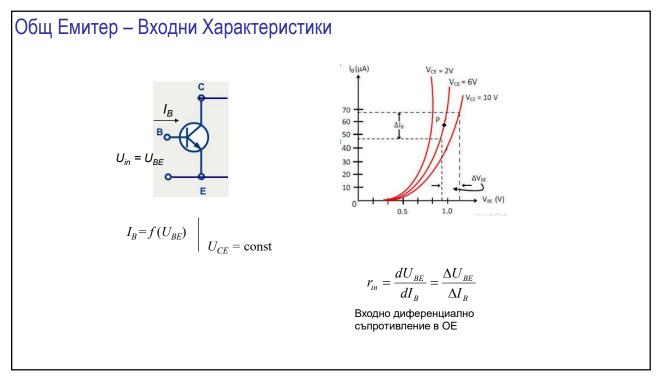


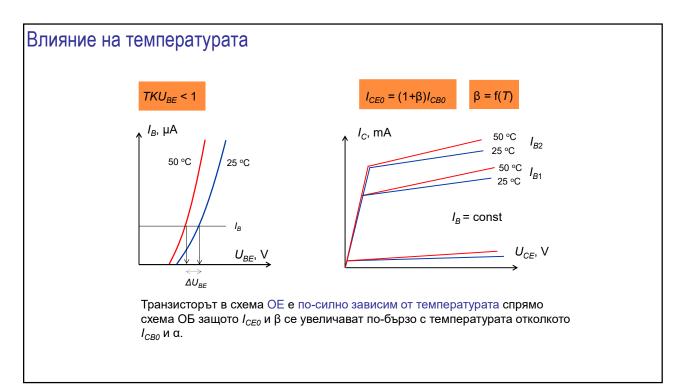


# Модулиране на Широчината на Базата $V_{\rm NE}$ В $V_{\rm DE}$ В $V_{\rm D$

C увеличаване на Uce се увеличава коефициента на усилване по ток  $\mathsf{h}_{\mathsf{FE}}$  Early effect

27





### Максимално допустими параметри







**Максимално допустимите параметри** определят границите на токове, напрежения, мощности и други величини в транзистора, които не трябва да се надвишават, за да се гарантира надеждна експлоатация. Те се задават в каталозите от фирмите производители за всеки тип транзистор.

Тези параметри определят нивата, над които елементът се разрушава. Те не би трябвало дори да се доближават за всички режими на работа. В противен случай елементът може да не функционира нормално или да се съкрати срокът му за експлоатация.

# Максимална Мощност

Мах температура на прехода  $T_{Cmax}$ 

Мах мощност в колектора  $P_{\mathit{Cmax}}$ 

$$P = U_{CE}I_{C}$$

Мощност, отделена в колекторния преход

$$P = \frac{T_C - T_a}{R_{th}}$$

Мощност, разсеяна в околната среда

$$P_{C\max} = \frac{T_{C\max} - T_a}{R_{th}}$$

Отделената мощност трябва винаги да е по-малка от тах допустимата  $P_{\mathsf{Cmax}}$ . В противен случай транзисторът изгаря.

31

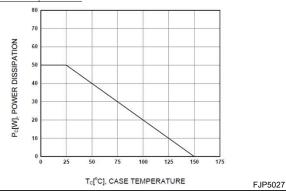
### Максимална Мощност

Absolute Maximum Ratings T<sub>C</sub>=25°C unless otherwise noted

Symbol	Parameter	Value	Units
V <sub>CBO</sub>	Collector-Base Voltage	1100	V
V <sub>CEO</sub>	Collector-Emitter Voltage	800	V
V <sub>EBO</sub>	Emitter-Base Voltage	7	V
c	Collector Current (DC)	3	А
I <sub>CP</sub>	Collector Current (Pulse)	10	Α
l <sub>B</sub>	Base Current	1.5	A
Pc	Collector Dissipation ( T <sub>C</sub> =25°C)	50	W
TJ	Junction Temperature	150	°C
T <sub>STG</sub>	Storage Temperature	- 55 ~ 150	°C

$$P = U_{CE}I_{C}$$

Мощност, отделена в колекторния преход

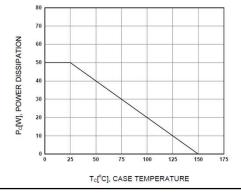


# Максимална Температура

### Absolute Maximum Ratings T<sub>C</sub>=25°C unless otherwise noted

Symbol	Parameter	Value	Units
V <sub>CBO</sub>	Collector-Base Voltage	1100	V
V <sub>CEO</sub>	Collector-Emitter Voltage	800	V
V <sub>EBO</sub>	Emitter-Base Voltage	7	V
Ic	Collector Current (DC)	3	A
I <sub>CP</sub>	Collector Current (Pulse)	10	A
IB	Base Current	1.5	A
P <sub>C</sub>	Collector Dissipation ( T <sub>C</sub> =25°C)	50	W
TJ	Junction Temperature	150	°C
T <sub>STG</sub>	Storage Temperature	- 55 ~ 150	°C

$$P_{C \max(T_{a})} = \frac{T_{j \max} - T_{a}}{R_{th(j-a)}} , \quad P_{C \max(T_{C})} = \frac{T_{j \max} - T_{C}}{R_{th(j-c)}}$$



Максимално допустимата мощност намалява с увеличаване на температурата.

FJP5027

33

# Отвеждане на топлината



Отделената в прехода топлина се отвежда през корпуса на транзистора.

Биполярните транзистори се срещат с пластмасови или метални корпуси според разсейваната от тях мощност.

Средномощните транзистори имат метална плоча до корпуса си. При мощните корпусът е метален за по-бързото разсейване на топлината.

### Топлинно съпротивление

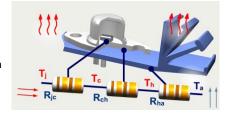
**Топлинното съпротивление**  $R_{th}$  показва ефективността при отделяне на топлината от транзистора и се измерва в K/W или в  ${^{\circ}}C/W$ .

$$R_{th} = R_{th_{jc}} + R_{th_{ca}} - R_{th_{ca}} >> R_{th_{jc}}$$
  $P_{C \max} = \frac{T_{C \max} - T_{a}}{R_{th}}$ 

Колкото **по-малко е топлинното съпротивление** толкова **по-голяма** е максимално допустимата мощност.

Радиатор

$$R_{\it{th}} = R_{\it{th}_{\it{jc}}} + R_{\it{th}_{\it{ch}}} + R_{\it{th}_{\it{ha}}}$$
 Преход- Корпус- Радиатор- корпус радиатор околна среда

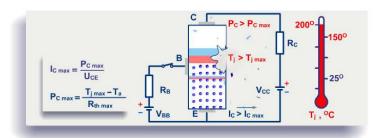


### THERMAL CHARACTERISTICS

Characteristic	Symbol	Max	Unit
Thermal Resistance, Junction-to-Case	өјс	0.584	°C/W
1			2N5684

35

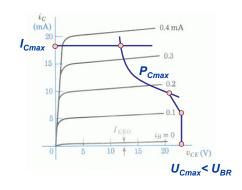
### Максимален колекторен ток



**Максималният колекторен ток**  $I_{\text{Cmax}}$  показва максималният ток, който може да протече през транзистора без да се надвиши  $P_{\text{Cmax}}$ .

$$U_{CE}I_{C\max} = P_{C\max} = \frac{T_{C\max} - T_a}{R_{th}}$$





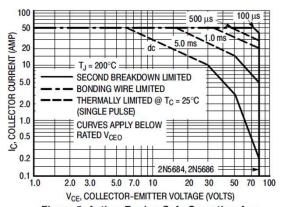
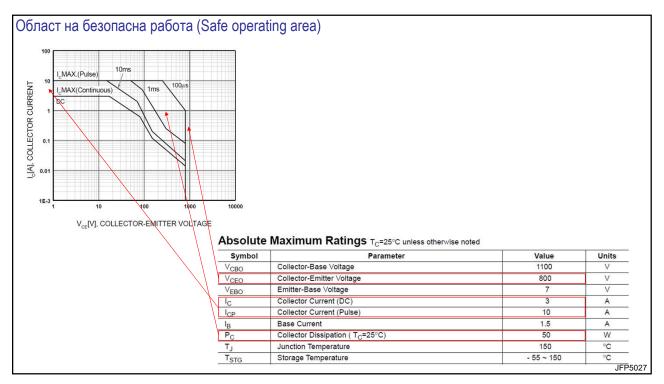
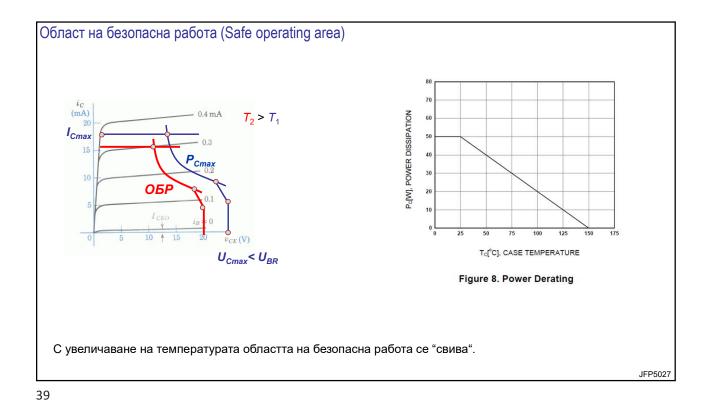


Figure 5. Active-Region Safe Operating Area

Ако работната точка е избрана в областта на безопасна работа, това гарантира, че по време на експлоатация няма да се надвишат максимално- допустимите параметри.

37





Пробиви в транзистора  $U_{(BR)CEO}$  $U_{(BR)CBO}$ V<sub>A</sub> = common-emitter avalanche V<sub>B</sub> = common-base breakdown avalanche breakdown voltage voltage VCE V<sub>(BR)CEO</sub> V(BR)CBO Collector-emitter breakdown voltage with base open - Това е пробивното напрежение в схема общ емитер Collector-base breakdown voltage with emitter open - Това е пробивното **MAXIMUM RATINGS** напрежение в схема обща база Rating **Symbol** Value Unit 40 Collector - Emitter Voltage V<sub>CEO</sub> Vdc Vdc Collector - Base Voltage **V**CBO 60 Emitter - Base Voltage **V**EBO 6.0 Vdc **OFF CHARACTERISTICS** Collector - Emitter Breakdown Voltage (Note 2) (I<sub>C</sub> = 1.0 mAdc, I<sub>B</sub> = 0) 40 Vdc V<sub>(BR)CEO</sub> Collector - Base Breakdown Voltage ( $I_C = 10 \mu Adc, I_E = 0$ ) 60 Vdc V<sub>(BR)CBO</sub> Emitter – Base Breakdown Voltage ( $I_E = 10 \mu Adc, I_C = 0$ ) 6.0 Vdc V<sub>(BR)EBO</sub>