

Line	I	T	H	S	V	N	Z	C
LDI R0,0x48	0	0	0	0	0	0	0	0
LSL	0	0	1	0	1	1	0	0
BST R0,4	0	1	1	0	1	1	0	0
ADD R0,0x80	0	1	0	1	1	0	0	1
SEI	1	1	0	1	1	0	0	1

توجه: دستورات فوق به همین ترتیب گفته شده روی ریزپردازنده Atmega16 قابل اجرا نیستند. فرض شده دستورات به دستورات قابل اجرا تغییر پیدا کرده اند. مثلاً از آنجا که LDI برای رجیسترهای با شماره 16 تا 31 معتبر است پس تمامی R0ها با R17 تعویض شده اند.