



دانشگاه صنعتی امیرکبیر
(پلی تکنیک تهران)
دانشکده مهندسی کامپیوتر و فناوری اطلاعات

گزارش تمرین دوم

درس طراحی سیستم های دیجیتال برنامه پذیر

استاد درس
دکتر صاحب الزمانی

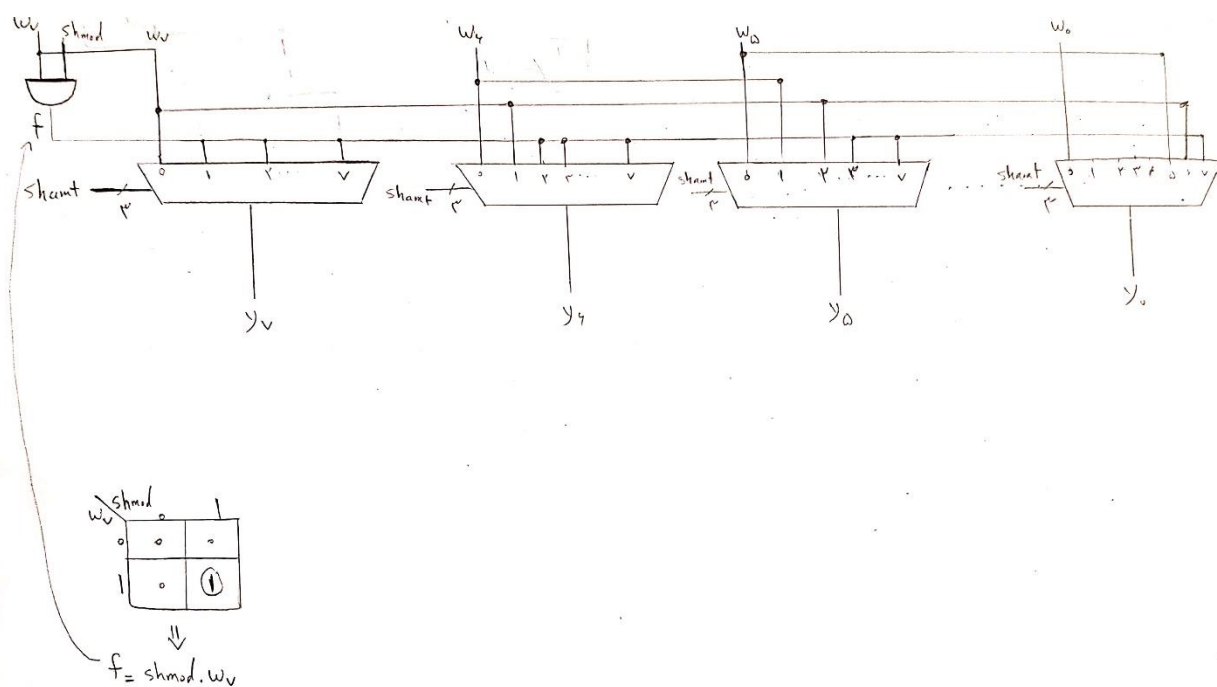
نگارش
آرش حاجی صفی - 9631019

اردیبهشت 1399

گزارش:

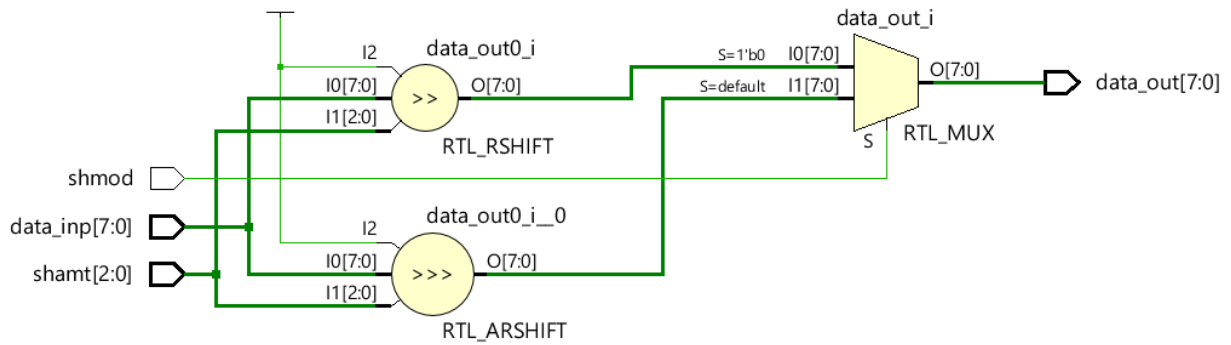
4-2:

مدار طراحی شده برای قسمت 2-4 الف:

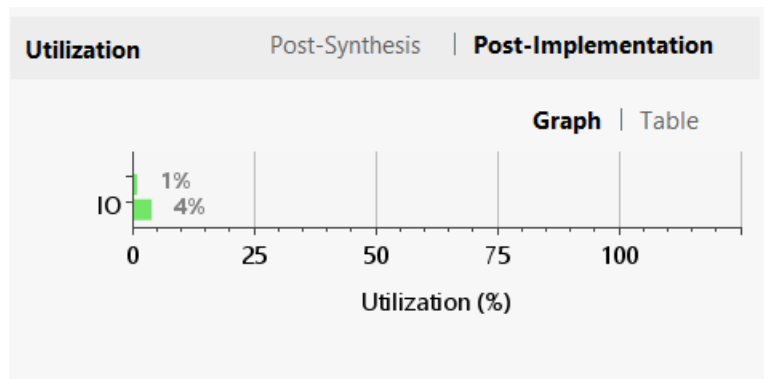


شماتیک و گزارشات مدار قسمت 2-3:

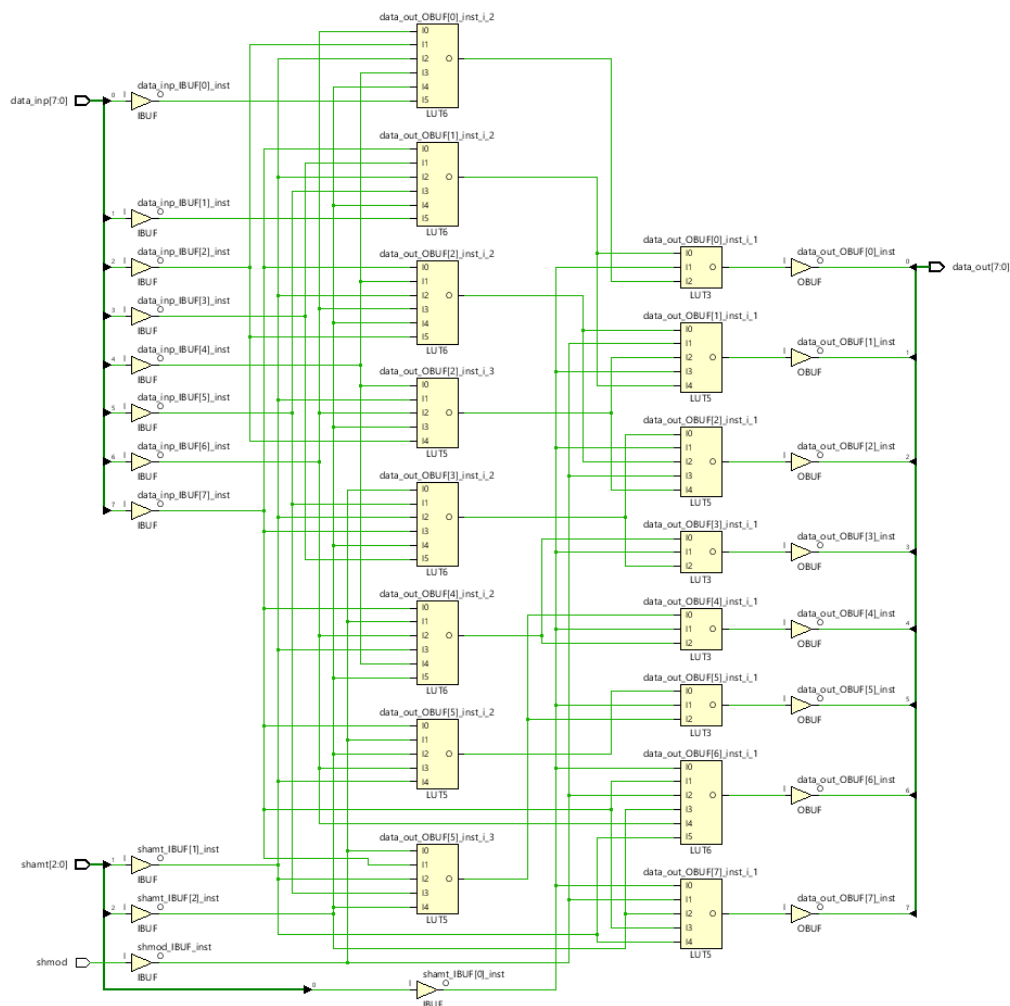
شماتیک RTL:



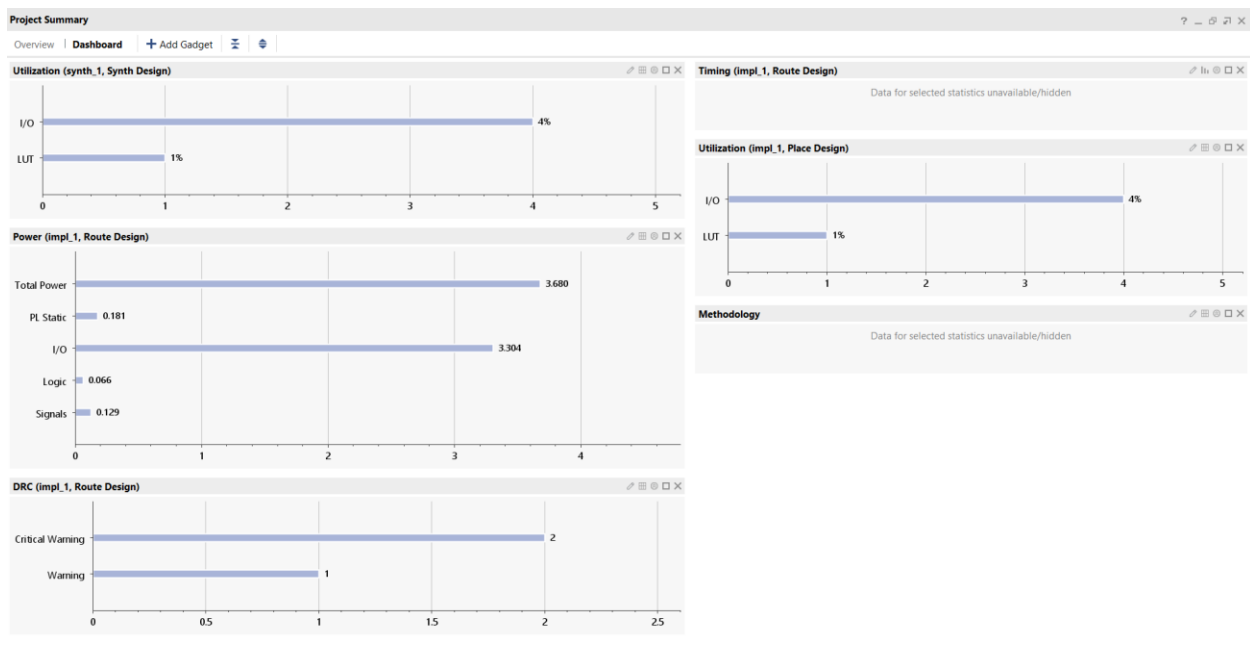
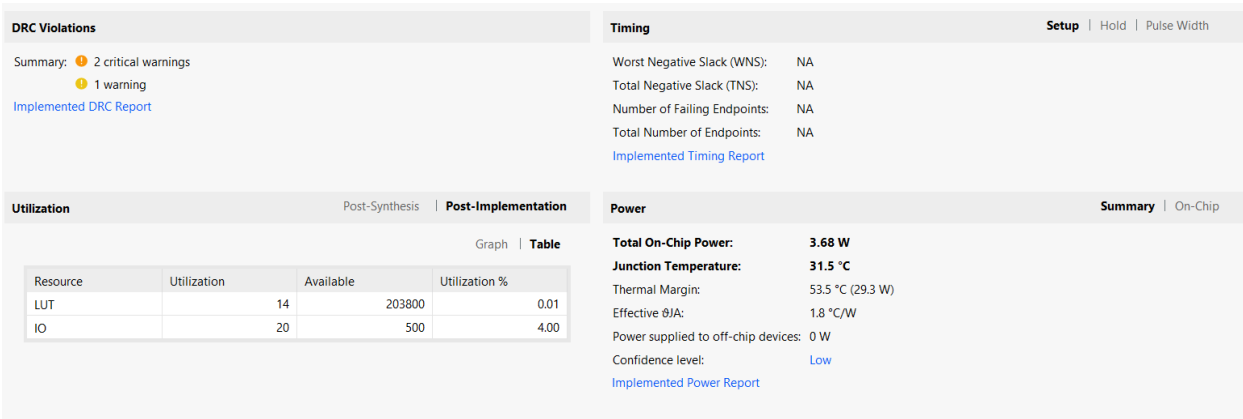
(فایل PDF کیفیت بالا در فولدر قرار گرفته)



شماتیک سنتز:

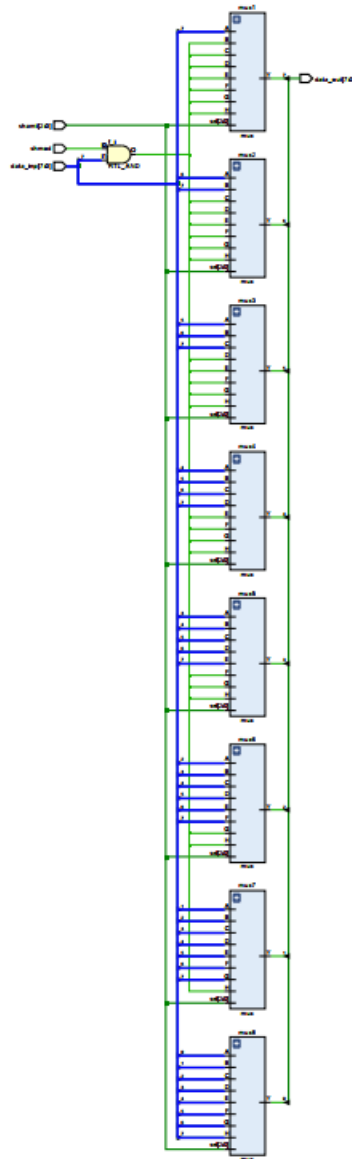


گزارشات سنتز در Project Summary:



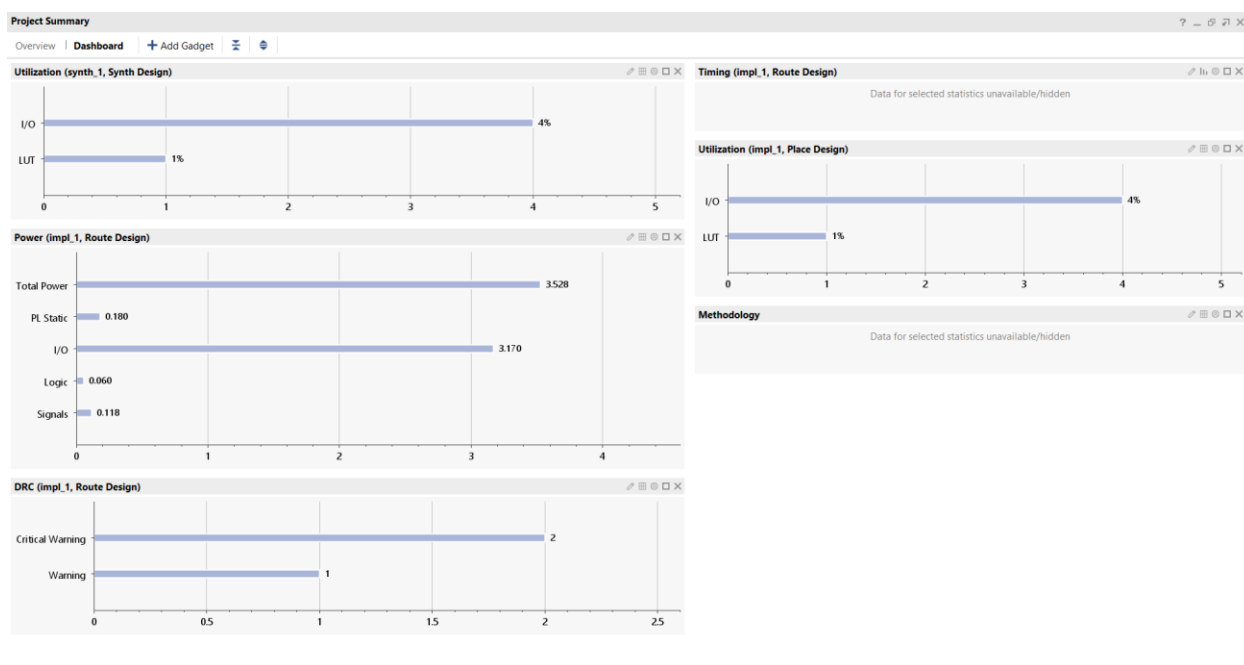
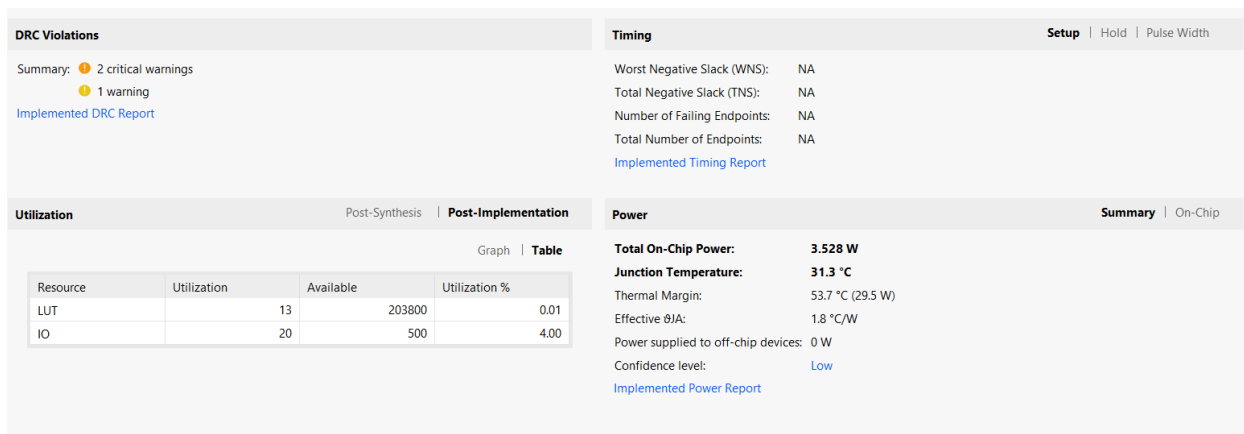
شماتیک و گزارشات مدار قسمت 2-4:

شماتیک RTL:



(فایل PDF کیفیت بالا در فولدر قرار گرفته)

گزارشات سنتز در Project Summary:



مقایسه:

نمودار شماتیک RTL برای 2_3 ساده تر از 2_4 است.

شماتیک سنتز آنها مشابه هم است.

مدار 2_4 یک LUT کمتر از 2_3 مصرف کرده.

توان مصرفی مدار 2_4 کمی کمتر از 2_3 شده.

باقی موارد خیلی مشابه است.

2-5:

شکل موج test bench:

