

计算机学院 并行程序设计

Gröbner 基计算中的高斯消元并行化改进

小组成员姓名:丁屹、卢麒萱

小组成员学号:2013280、2010519

专业:计算机科学与技术

目录

1	研究问题	2
2	背景知识	2
3	研究计划	2
4	参考文献	3

- 1 研究问题
- 2 背景知识
- 3 研究计划

参考文献 并行程序设计实验报告

4 参考文献

[1][3][2][5][6][4]

参考文献

- [1] Alexis Zhang. Apple m1 wikipedia. https://zh.wikipedia.org/wiki/Apple_M1, 2020.
- [2] Andrei Frumusanu. The 2020 mac mini unleashed: Putting apple silicon m1 to the test. https://www.anandtech.com/print/16252/mac-mini-apple-m1-tested, 2020.
- [3] Andrei Frumusanu. Apple announces the apple silicon m1: Ditching x86 what to expect, based on a14. https://www.anandtech.com/show/16226/apple-silicon-m1-a14-deep-dive, 2020.
- [4] Erik Engheim. Why is apple's m1 chip so fast? https://debugger.medium.com/why-is-apples-m1-chip-so-fast-3262b158cba2, 2020.
- [5] Veedrac. Measures microarchitectural details. https://github.com/Veedrac/microarchitecturometer, 2020.
- [6] 木头龙. 如何看待苹果 m1 芯片跑分超过 i9? . https://www.zhihu.com/question/429951450, 2020.