



南開大學
Nankai University

计算机学院
并行程序设计第 2.2 次作业

数组求和性能优化

姓名：丁屹
学号：2013280
专业：计算机科学与技术

2022 年 3 月 14 日

目录

1 问题	2
2 程序实现	2
3 实验平台配置	3
4 实验方案设计	4
4.1 测试脚本	4
4.2 测试数据	4
4.3 测试方法	4
5 实验结果及分析	5
6 参考文献	6

1 问题

计算 n 个数的和，考虑两种算法设计思路：

1. 逐个累加的平凡算法（链式）
2. 超标量优化算法（指令级并行），如最简单的两路链式累加；再如递归算法——两两相加、中间结果再两两相加，依次类推，直至只剩下最终结果

2 程序实现

源码链接：<https://github.com/ArcanusNEO/Parallel-Programming/tree/master/1/1>

头文件位于 inc/，源文件位于 src/

链式算法

```
1 for (int i = 0; i < n; ++i) ans += arr[i];
```

2 路链式算法

```
1 int sum0 = 0;
2 int sum1 = 0;
3 for (int i = 0; i < n; i += 2) {
4     sum0 += arr[i];
5     sum1 += arr[i | 1]; // i + 1
6 }
7 ans = sum0 + sum1;
```

4 路链式算法

```
1 int sum0 = 0;
2 int sum1 = 0;
3 int sum2 = 0;
4 int sum3 = 0;
5 for (int i = 0; i < n; i += 4) {
6     sum0 += arr[i];
7     sum1 += arr[i | 1]; // i + 1
8     sum2 += arr[i | 2]; // i + 2
9     sum3 += arr[i | 3]; // i + 3
10 }
11 ans = sum0 + sum1 + sum2 + sum3;
```

8 路链式算法

```
1 int sum0 = 0;
2 int sum1 = 0;
3 int sum2 = 0;
4 int sum3 = 0;
5 int sum4 = 0;
```

```

6  int sum5 = 0;
7  int sum6 = 0;
8  int sum7 = 0;
9  for (int i = 0; i < n; i += 8) {
10     sum0 += arr[i];
11     sum1 += arr[i | 1]; // i + 1
12     sum2 += arr[i | 2]; // i + 2
13     sum3 += arr[i | 3]; // i + 3
14     sum4 += arr[i | 4]; // i + 4
15     sum5 += arr[i | 5]; // i + 5
16     sum6 += arr[i | 6]; // i + 6
17     sum7 += arr[i | 7]; // i + 7
18 }
19 ans = sum0 + sum1 + sum2 + sum3 + sum4 + sum5 + sum6 + sum7;

```

递归算法

```

1  if (n <= 1) return;
2  int halfn = n >> 1;
3  for (int i = 0; i < halfn; ++i) arr[i] += arr[halfn + i];
4  recur(arr, halfn);

```

手动消去尾递归算法

```

1  BEGIN:
2      if (n <= 1) return;
3      int halfn = n >> 1;
4      for (int i = 0; i < halfn; ++i) arr[i] += arr[halfn + i];
5      n = halfn;
6      goto BEGIN;

```

- 使用 C++11 的 `chrono::high_resolution_clock` 高精度计时函数测量运行时间
- `ordinary` 采用链式求和的平凡算法
- `recursion` 采用递归求和的算法
- `recur-eliminate` 采用消除尾递归求和的算法
- `unroll-*` 采用循环展开的算法
- 使用 `cmake` 构建

3 实验平台配置

华为鲲鹏 arm 平台部分硬件参数如表 1 所示。arm 服务器系统环境为 4.14.0 内核的 openEuler, 本次实验使用基于 clang 的华为 bisheng 编译器构建。

本地 x86 平台部分硬件参数如表 2 所示。本地 x86 系统环境为 5.16.14 内核的 Arch Linux, 本次实验使用 GNU GCC 编译, 并且使用 perf 进行性能测试。

CPU Maximum Frequency	2600 MHz
CPU Minimum Frequency	200 MHz
L1d 缓存	64 KiB
L1i 缓存	64 KiB
L2 缓存	512 KiB
L3 缓存	49152 KiB
内存大小	191.3 GiB

表 1: 鲲鹏 arm 平台硬件配置信息

CPU 型号	AMD Ryzen 7 4800HS with Radeon Graphics
CPU Maximum Frequency	2900 MHz
CPU Minimum Frequency	1400 MHz
L1d 缓存	256 KiB
L1i 缓存	256 KiB
L2 缓存	4 MiB
L3 缓存	8 MiB
内存大小	16 GiB

表 2: 本地 x86 平台硬件配置信息

4 实验方案设计

4.1 测试脚本

测试脚本位于 bin/, ”run” 是 x86 架构下的脚本, ”run-pbs” 是鲲鹏服务器平台的脚本

4.2 测试数据

使用 gen-data 生成数据, 规模 n 作为第一个参数传入, 使用 mt19937 生成随机数。

生成了一组测试文件位于 res/, 文件名形如 n.in

使用 conf/in.conf 配置输入数据路径和重复测试次数, 其路径作为待测程序的第一个参数传入。

4.3 测试方法

分别测试 ordinary、recursion、recur-eliminate、unroll-2、unroll-4、unroll-8 共 6 个程序。读入定义测试输入文件路径和重复测试遍数的配置文件以便自动完成测试。程序会向标准输出打印测试结果。

重复测试代码

```

1  for (int _counter = 0; _counter < T; ++_counter) {
2      ans = 0;
3      memcpy(arr, bak, sizeof(int) * n);
4      auto t1 = chrono::high_resolution_clock::now();
5      func(ans, arr, n);
6      auto t2 = chrono::high_resolution_clock::now();
7      auto sec = chrono::duration_cast<chrono::duration<double>>(t2 - t1);
8      ret += sec.count() / T;
9  }
```

5 实验结果及分析

6 参考文献

[1][3][2][5][6][4]

参考文献

- [1] Alexis Zhang. Apple m1 wikipedia. https://zh.wikipedia.org/wiki/Apple_M1, 2020.
- [2] Andrei Frumusanu. The 2020 mac mini unleashed: Putting apple silicon m1 to the test. <https://www.anandtech.com/print/16252/mac-mini-apple-m1-tested>, 2020.
- [3] Andrei Frumusanu. Apple announces the apple silicon m1: Ditching x86 - what to expect, based on a14. <https://www.anandtech.com/show/16226/apple-silicon-m1-a14-deep-dive>, 2020.
- [4] Erik Engheim. Why is apple's m1 chip so fast? <https://debugger.medium.com/why-is-apples-m1-chip-so-fast-3262b158cba2>, 2020.
- [5] Veedrac. Measures microarchitectural details. <https://github.com/Veedrac/microarchitecturometer>, 2020.
- [6] 木头龙. 如何看待苹果 m1 芯片跑分超过 i9? . <https://www.zhihu.com/question/429951450>, 2020.