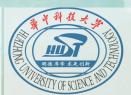
# 让我们试试RustSBI!

——2024年RustSBI项目简介

洛佳 2024年10月

华中科技大学网络空间安全学院







# 完整的安全引导解决方案

为什么要用Rust开发RISC-V SBI固件和引导程序?





### 裸机程序、支持平台与生态

让我们从上电启动开始,安全、高效地完成早期引导过程



### 启动与支持操作系统

Linux发行版和各类新型内核对引导程序环境有何要求?



#### 展望:可信环境与AI系统应用

RISC-V CoVE SBI的应用与RustSBI Agent项目





# 完整的安全引导解决方案

RISC-V的引导程序和固件环境与其它架构是不同的,它除了引导启动内核,还将常驻后台,不断提供内核所需的运行时功能。这对安全引导程序的实现方法给出了新的要求和挑战。

# Rust: 21世纪的编程语言新星

01

#### 安全、高效? 我全都要

编译型语言,借用与所有权检查,语言间互操作性好,安全边界清晰,开发效率高、调试成本小

03

#### 不再惧怕裸机开发

无畏并发,#[entry]宏,RTOS与embassy,原厂 支持的代码、文档和生态,开源合作便利 02

#### 小语法,大功能

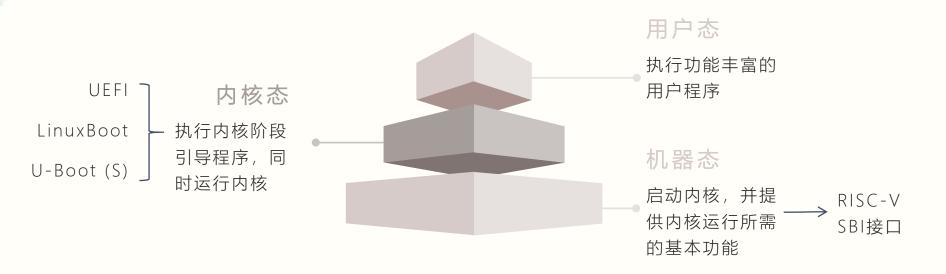
零开销抽象,过程宏、卫生宏,软件约束与泛型约束,模块与包管理语法,async/await异步编程

04

#### 完整的系统软件生态

多平台、多目标工具链,调试与烧录软件,适配系统开发的IDE,系统软件常用库和厂家软件等

# 什么是RISC-V SBI?



# 使用Rust实现SBI接口

起源于鹏城实验室与 rCore联合举办的开源 夏令营活动,前身是 MeowSBI



目前审核、贡献团队 合计约15人,横跨华 中科技大学等多个高 校,已举办线下开源 活动21次

运用安全、高效的语言,构造属于RISC-V的安全引导解决方案

# 今日的 RustSBI 架构概览

机器态环境 内核态环境 零阶段引导程序 RISC-V **Online** SyterKit RustSBI RustSBI-**Oreboot** 实 应 Prototyper QEMU 用 010-Editor 用 Bouffalo-Terminus 软 Scripts RustSBI-RustSBI-层 **HAL Boot** 件 Hypercraft Example HPMK210 RustSBI Agent 生态基础库 芯片裸机支持包 基 Allwinner-RustSBI sbi-spec Bouffalo-**HPMicro** 础 (Library) HPM-HAL HAL HAL 包 sbi-rt 层 Kendryte-RISCV-Sophgo-由RustSBI管理的项目 sbi-testing HAL HAL Decode

RustSBI完善的生态项目

# RustSBI原型设计与实现路径

#### 模拟器上支持发行版系统

QEMU上使用RustSBI作为机器态固件, 支 持Ubuntu、Arch Linux和Fedora等发行版

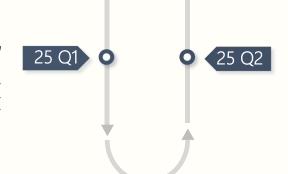
#### 获得更广阔的市场应用 ~2026 24 Q4)

与多个国内、国际芯片原厂建立合作,适

配Rust裸机开发和RustSBI引导方案

#### 支持真实硬件的统一支持包

基于SyterKit或Bouffalo-HAL Boot等前级 软件,启动RustSBI并支持S态各类内核



#### UEFI+RustSBI综合固件方案

完成内核态引导程序部分,与机器态 RustSBI结合,构成支持UEFI的引导方案; 生态引导软件支持启动多款RTOS系统



# 裸机程序、支持平台与生态

RISC-V的引导程序和固件环境与其它架构是不同的,它除了引导启动内核,还将常驻后台,不断提供内核所需的运行时功能。这对安全引导程序的实现方法给出了新的要求和挑战。

# 嵌入式 Rust 与引导程序的结合: 三个观点

01 02 03 引导程序和嵌入式软 件同属裸机应用 RTOS和M态引导程序 环境都可被零阶段引 序都依赖于网络与互 导程序启动 联软件栈



引导程序、嵌入式应用和操作系统共享同一个Rust生态!

# 执行环境

```
#[entry] // This macro would initiali
fn main(p: Peripherals, _c: Clocks) {
    // Display the bootLoader banner.
    show_banner();

    // Initialize the DRAM.
    let dram_size: usize = syterkit::
    println!("DRAM size: {}M *, ", dr.

    // Dump information about the sys clock_dump(&p.ccu);

    // Start boot command line.
    let (command_buffer: [u8; 128], h
```



#### 同步环境

基于循环和放松的阻塞 操作完成引导功能。简 单、稳定



#### 异步环境

合理调度任务, 错开设备初始化, 充分利用设备性能。高效、实用

```
#[embassy_executor::main(entry = "hpm_hal::
async fn main(spawner: Spawner) -> ! {
    let p = hal::init(Default::default());

    defmt::info!("Board init!");

    spawner.spawn(blink(p.PE14.degrade(), 1
    spawner.spawn(blink(p.PE15.degrade(), 2
    spawner.spawn(blink(p.PE04.degrade(), 3

    defmt::info!("Tasks init!");

loop {
        defmt::info!("tick");
}
```

# 零阶段引导程序--以SyterKit为例

#### 全志ROM引导程序

符合ROM eGON约定,可启动 多款不同架构的全志公司芯片



#### 底层调试功能

仅128KB SRAM下具有基础 调试功能,可调试底层驱动

#### 启动机器态应用

可从闪存、SD卡等依据DTB 启动M态Linux等操作系统

项目链接: https://github.com/YuzukiHD/SyterKit (请star! )

# 延长现有硬件的生命周期

使用satp/sptbr替换、sfence模拟和页错误模拟等软件功能,基于SBI固件实现(RustSBI), 实现旧特权级版本硬件运行新版本内核

硬件到硬件的兼容性

当文档开放,开源社区会激发出无限的生产力! RustSBI的发展得益于厂家对开源社区的大力支持,也为各个厂家的商业方案反哺力量

开放文档和手册



#### 软硬件结合的指令集架构

RISC-V的CSR寄存器一部分由软件实现,借助 SBI固件可提供指令集扩展模拟等功能<sup>1</sup>,良好 设计的SBI固件可提高系统的运行效率<sup>2</sup>

<sup>」</sup>如@dramforever的H扩展指令集模拟项目

<sup>2</sup>一个例子是: https://github.com/rustsbi/prototyper/pull/8



# 启动与支持操作系统

RISC-V的引导程序和固件环境与其它架构是不同的,它除了引导启动内核,还将常驻后台,不断提供内核所需的运行时功能。这对安全引导程序的实现方法给出了新的要求和挑战。

## 裸SBI、LinuxBoot和UEFI



#### 裸SBI启动

M态固件由hart\_id、opaque参数直接启动S态的各类内核。 这种途径的启动速度最快,可定制性最好。

#### LinuxBoot引导程序

是将前级Linux与SBI环境、定制rootfs共同打包到固件,由 kexec启动真正Linux的方法。可复用Linux的驱动,开发量小。

#### UEFI引导程序

成熟的商业化标准,可与ACPI、DT向内核提供完整的设备 列表和抽象方法。它的可移植性和产品化程度在三者中最好。

# 如何引导发行版

```
"可移植性"
                        镜像格式: itb (U-Boot定义)、EFI等
           a0: hart id
                                a0: hart id
            a1: dtb (opaque)
                                a1: dtb (opaque)
            a2: dynamic info
    U-Boot
                  → RustSBI (M) —————— U-Boot (S) ——
                                                               → 内核 (S)
    SPL (M)
                  RustSBI Prototyper (M)
                                          UEFI (S) (todo)
                                                                 Linux等
                  Oreboot RustSBI (M)
                                             -- RustSBI Prototyper 3bi-testing (test-
                                          LinuxBoot (S) -- Oreboot kernel)?
"闭环生态"
                         镜像格式: 种类繁多
           a0: hart id
                                a0: hart id
           a1: dtb (opaque)
                                a1: dtb (opaque)
            a2: dynamic info?
    启动环节
                    RustSBI (M)
                                                                 内核 (S)
     (M)
             平台: QEMU (-bios <文件名>)、真实硬件
                                                                 sbi-testing的实现
 Cache as RAM,
                    DDR or
 or SRAM
                    PSRAM
```

# SBI提升内核性能的实现方式



## 提升RISC-V内核性能

#### 页刷新优化1

当待刷新地址段 ≥4倍页长度时, 优先使用全局刷 新指令,减少对 性能的影响

#### 栅栏队列2

每核收到的远程 栅栏指令先进队 列后执行,使得 远程栅栏请求可 即时返回

#### 异步启动

HSM扩展具有状态查询功能,可作为异步启动的状态查询原语,降低等待时间

<sup>&</sup>lt;sup>1</sup> https://github.com/rustsbi/prototyper/pull/8 <sup>2</sup> https://github.com/rustsbi/prototyper/pull/16

# 操作系统的安全性需求

建立系统软件本身的可信性

#### 可信执行环境



快速加解密

密码学应用对系统的密码学算 力有独特要求,合理调度平台 专有硬件完成密码学需求

# 肆

# 展望:可信环境与AI系统应用

RISC-V的引导程序和固件环境与其它架构是不同的,它除了引导启动内核,还将常驻后台,不断提供内核所需的运行时功能。这对安全引导程序的实现方法给出了新的要求和挑战。



# RustSBI Agent 项目介绍

#### 开发者的AI助手

具有RustSBI、RISC-V和芯 片专业知识的对话机器人



#### 节省开发时间

RustSBI开发者3/5的时间用于 查询文档——可以省下来!

#### 涉及的AI领域

RAG、提示词工程等是 RustSBI Agent的主要技术

## 致谢

- 感谢华中科技大学网络空间安全学院对华科校内开源社区的大力支持;
- 感谢项目的指导老师们:周威老师、慕冬亮老师和王杰老师。感谢李明老师提供的演讲机会;
- 感谢参与项目的所有同学。参与项目的小组长有:硬件支持组朱俊星同学,发行版组邢志昂同学,Al组马铭芮同学。感谢无数的社区同伴,尤其是@andelf、@tkf2001、@cyrevolt (Daniel Maslowski)和@大佬鼠的小粉丝;
- 感谢以实际行动支持RustSBI项目的公司们,包括深圳矽速科技、南京博流、上海先楫半导体、 珠海全志科技和鹿仔科技(重庆)公司(排名不分先后);
- 感谢PLCT实验室的大力支持。



# 感谢观看

感谢老师们和同学们的支持!

"让我们试试RustSBI!" 洛佳 华中科技大学





