ESTRUCTURA DE COMPUTADORS Grau en Enginyeria Informàtica

Sessió de laboratori número 7

ARITMÈTICA DE COMA FLOTANT

Introducció

En esta pràctica es treballa amb l'aritmètica de coma flotant del MIPS R2000. La ferramenta de treball és el simulador del processador MIPS R2000 denominat PCSpim.

Objectius

- Entendre els fonaments del processament de nombres reals en un computador.
- Manipular nombres reals codificats per mitjà de l'estàndard IEEE 754 de simple i de doble precisió.
- Conéixer com llegir de la memòria principal els nombres reals.
- Entendre el funcionament de programes en assemblador que processen nombres reals.

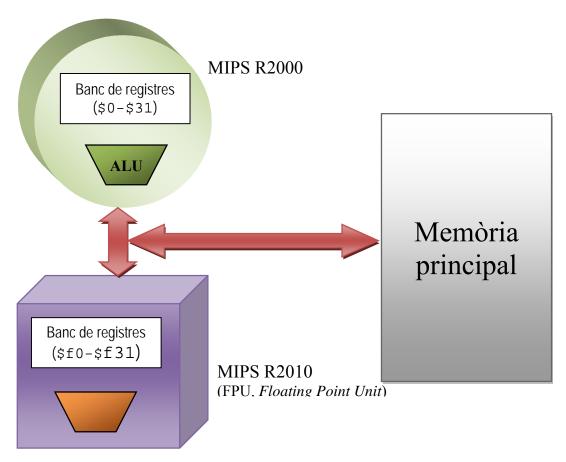
Material

El material es pot obtindre de la carpeta de recursos de PoliformaT.

- Simulador PCSpim del MIPS R2000.
- Arxius font (formatos.s, promedio.s, pi-leibniz.s).

L'aritmètica real en el processador MIPS R2000

El MIPS R2000 està dissenyat per a treballar amb una unitat de coma flotant (FPU, *floating point unit*) externa denominada MIPS R2010. La Il.lustració 1 mostra gràficament la connexió d'ambdós dispositius així com la seua relació amb la memòria.



Il.lustració 1. La unitat de coma flotant del processador MIPS R2000

La unitat de coma flotant té un banc de 32 registres de 32 bits anomenats \$f01, \$f1, \$f2,..., \$f31. No obstant això, des del punt de vista del programador, estos registres es veuen només com 16 registres, bé de 64 o de 32 bits; en tot cas, es fa ús exclusivament dels registres parells (\$f0, \$f2, \$f4,..., \$f30).

Els valors codificats en el format IEEE 754 de doble precisió (DP) s'emmagatzemen en una parella de registres, mentres que els valors de simple precisió (SP) s'ubiquen en un únic registre del banc. Si, per exemple, diem que el registre \$f0 conté un valor real de doble precisió, llavors els seus 32 bits de major pes s'emmagatzemen en \$f1 i els 32 de menor pes en \$f0. En definitiva i, com s'ha dit, quan es dissenyen programes només es fa ús explícit dels registres parells.

Com ocorre amb el banc de registres de la unitat aritmeticològica, el patró d'utilització dels registres de coma flotant per part del programador no és arbitrari i ve establit en la taula següent:

Nom del registre	Utilització
\$f0	Retorn de funció (part real)
\$f2	Retorn de funció (part imaginària)
\$f4,\$f6,\$f8,\$f10	Registres temporals
\$f12,\$f14	Pas de paràmetres a funcions
\$f16,\$f18	Registres temporals
\$f20,\$f22,\$f24,\$f26,\$f28,\$f30	Registres a preservar entre crides

El processador *MIPS R2000 disposa de les següents instruccions per llegir o escriure nombres reals en la memòria principal:

```
lwc1 FPdst, Despl (Rsrc)swc1 FPsrc, Despl (Rsrc)
```

On FPsrc i FPdst són registres del coprocessador de coma flotant (\$f0..\$f31) i Rsrc és un registre del processador base (\$0..\$31).

Per exemple, la instrucció 1 wc1 \$f4, 0(\$t0) llegeix el contingut de l'adreça de memòria [\$t0+0] i ho deixa en el registre \$f4, mentre que swc1 \$f8, 0(\$t0) escriu el contingut de \$f8 en memòria. Quan les variables són de doble precisió les operacions de lectura o escriptura necessiten utilitzar dues instruccions 1 wc1 o swc1, respectivament.

El llenguatge assemblador també permet usar pseudoinstrucciones que faciliten l'escriptura dels programes. Algunes d'aquestes pseudoinstruccions permeten introduir nombre reals directament en els registres de la *FPU:

Per exemple, la pseudoinstrucció 1i \$f4, 2.7539 carregarà en el registre \$f4 el valor 2.7539 codificat en simple precisió (32 bits). Altres pseudoinstruccions permeten llegir o escriure de la memòria principal:

```
    l.s FPdst, Address # Load float from memory Address to FPdst
    l.d FPdst, Address # Load double from memory Address to FPsrc|*FPsrc+1
    s.s FPsrc, Address # Store float (FPsrc) to memory Address
    s.d FPsrc, Address # Store double (FPsrc|FPsrc+1) to memory Address
```

Per exemple, la pseudoinstrucció l.d \$f4, A llegeix un nombre de doble precisió (8 bytes) de l'adreça de la variable en memòria 'A' i ho emmagatzema en el parell \$f4|\$f5. La variable 'A' haurà d'estar declarada com:

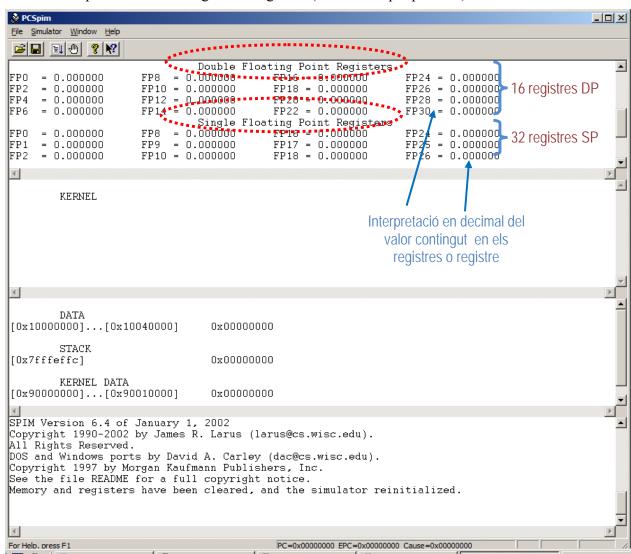
```
A: .double 2753.9I-3 # o qualsevol altre valor inicial
O també: A: .space 8
```

Però en aquest cas cal assegurar-se que la variable està correctament alineada en una adreça múltiple de 8.

Recordi que les pseudoinstruccions són traduïdes pel programa assemblador a instruccions executables pel processador.

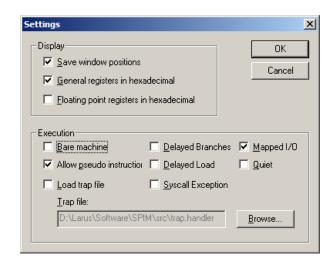
Configuració del simulador PCSpim

El simulador PCSpim permet l'execució de programes escrits en assemblador del processador MIPS R2000 per al tractament de números reals. Com es pot veure en la Il.lustració 2, en la part superior de la pantalla es mostra el contingut dels registres de la unitat de coma flotant. Es poden visualitzar com a números de doble precisió (64 bits) o números de simple precisió (32 bits). El que canvia d'un cas a un altre és la interpretació del contingut dels registres (doble o simple precisió).



Il.lustració 2. Els registres de la unitat de coma flotant

La forma en què es visualitza el contingut de cada registre es pot seleccionar en el menú *Simulator/Settings*. En este cas, segons s'aprecia en la Il.lustració 3, si es marca la casella assenyalada el contingut dels registres es mostra en hexadecimal. Si no es marca, com ocorre en el nostre cas, el contingut que es mostra és el seu valor d'acord amb la interpretació dels bits segons l'estàndard IEEE 754.



Il.lustració 3. Elecció de la visualització del contingut dels registres de coma flotant

Representació dels números en coma flotant

Començarem esta sessió pràctica amb un xicotet exemple per a il·lustrar la manera en què el simulador PCSpim visualitza els nombres de coma flotant. Considera el codi següent:

```
.qlobl
                      start
              .text 0x00400000
start:
              li.s $f0, -1.5
                                    # Constant -1.5
              li.d $f2, 8.75
                                     # Constant 8.75
              li $t0, 0xFF800000
                                    # Menys infinit (-∞)
              mtc1 $t0, $f12
                                    # Enviament a $f12
              li $t1, 0x7F8003A0
                                    # Not a Number (NaN)
              mtc1 $t1, $f20
                                     # Enviament a $f20
```

El programa prepara quatre constants reals. Les dos primeres constants, -1.5 i 8.75, s'especifiquen per mitjà de dos pseudoinstruccions (*load immediate* per a *simple* i per a *double*) i es codifiquen en simple i doble precisió, respectivament. La grandària de cada variable és important per a interpretar bé el que el simulador ens mostra en la pantalla. En tot cas, no oblides que el contingut dels registres és únic: el que canviarà serà la interpretació que fem del seu contingut.

Les dos últimes constants s'especifiquen directament, també per mitjà de pseudoinstruccions (*load immediate* per a enters), en la seua codificació directa en l'estàndard IEEE 754 i serveixen, respectivament, per a representar el valor infinit amb signe negatiu ($-\infty$) i un NaN (*Not a Number*) empleat per a posar de manifest situacions anòmales de càlcul (per exemple, indeterminacions del tipus $\pm 0/\pm 0, \pm 0 \times \pm \infty$, etc.).

La constant -1.5 es guarda en \$£0, però la constant 8.75 utilitza els registres \$£3 | \$£2. El simulador ens oferix dos vistes complementàries del banc de registres de la unitat de coma flotant. En primer lloc ens mostra la interpretació que fa suposant que les variables són de doble precisió i cada una d'elles ocupa dos registres; en conseqüència, només veurem 16 valors:

```
Double Floating Point Registers
                                                                                                •
FB10 = 0.000000
FP12 = 2.11785
                                FP16 = 0.000000
                                                              FP24 = 0.000000
 FR10 = 0.000000 FR18 = 0.000000
FP12 = 2.11785e-314 FP20 = 1.05685e-314
FP14 = 0.000000 FP22 = 0.000000
                                                              FP26 = 0.000000
                                                              FP28 = 0.000000
                                                              FP30 = 0.000000
```

En la figura veiem que, en efecte, 8.75 ocupa dos registres. No obstant això, la resta de valors emmagatzemats com a valors de simple precisió no s'interpreten correctament (veja els registres \$f0, \$f12 i \$f20).

Un poc més avall ens mostra la informació suposant que els registres contenen variables de simple precisió. Així doncs, veurem 32 valors:

4	Single	Floating Point Registers		_
FPO = -1.50000	FP8 = 0.000000	FP16 = 0.000000	FP24 = 0.000000	
FP1 = 0 000000	FP9 = 0.000000	FP17 = 0.000000	FP25 = 0.000000	
FP2 = 0.000000	FP10 = 0.000000	FP18 = 0.000000	FP26 = 0.000000	
FP3 = 2.52344	FP11 = 0.000000	FP19 = 0.000000	FP27 = 0.000000	
FP4 = 0.000000°	FP12 = -1.#INFO	FP20 = 1.#QNAN	FP28 = 0.000000	
FP5 = 0.000000	FP13 = 0.000000	FP21 = 0.000000	FP29 = 0.000000	
FP6 = 0.000000	FP14 = 0.000000	FP22 = 0.000000	FP30 = 0.000000	
FP7 = 0.000000	FP15 = 0.000000	FP23 = 0.000000	FP31 = 0.000000	_
4				. E

En este cas la interpretació del contingut dels registres \$f0, \$f12 i \$f20 és correcta: veiem que el primer conté -1.5, el segon $-\infty$ i el tercer NaN (*Not a Number*).

- ► Carrega el programa anterior (fitxer formats.s) i executa-ho en el simulador. Comprova que els resultats obtinguts coincideixen amb els mostrats en les figures anteriors.
- ▶ Per què apareix el valor 2.52344 com contingut del registre \$f3? Pots ajudar-te amb el simulador visualitzant el contingut dels registres en hexadecimal.
 per que el valor 8.73 ha signt guardat en doble precicio en 182 pobant ha utilitzat
 els dos registres el \$\frac{1}{2}\in i\text{ el periode en doble precicio en 182 pobant ha utilitzat
 els dos registres el \$\frac{1}{2}\in i\text{ el periode en doble precicio en 182 pobant ha utilitzat
- ▶ Quantes representacions possibles hi ha per al valor real 0.0 en l'estàndard IEEE 754 de simple precisió? Quines són eixes representacions? Expressa-les en hexadecimal.

▶ Quantes representacions hi ha per al valor infinit (∞) en l'estàndard IEEE 754 de simple precisió?

Quines són eixes representacions? Expressa-les en hexadecimal. hexa fox 7/200000 = INF amb el signe 0 : man hisa f soia or amb el signe d i man hisa f soia or amb el signe d i man hisa f seia - or liveral de seia - or l

► Indica en quines instruccions ha traduït el programa assemblador la pseudoinstrucció del programa li.d \$f2, 8.75. Interpreta el codi generat.

▶ Indica en hexadecimal la representació en simple i doble precisió de la constant 78.325. Ajuda't del simulador per a obtindre les dos representacions.

▶ Quantes paraules diferents existeixen en el format de l'estàndard IEEE 754 de simple precisió per a representar el valor NaN? > 7

▶ Per què no hi ha una instrucció de suma de nombres reals semblant a addi? porque necessitaria más de 32 sits para asignar el numero y el codiso de instruccion.

Càlcul de la mitjana aritmètica

A continuació es presenta un programa escrit en assemblador que calcula la mitjana aritmètica d'un conjunt de valors reals. Donats n nombres $a_0, a_1, \ldots, a_{n-1}$, la seva mitjana es defineix per mitjà de la fórmula:

$$\frac{1}{n} \sum_{i=0}^{n-1} a_i$$

Els nombres reals es codifiquen per mitjà de variables de simple precisió (float) i s'ubiquen en memòria a partir de l'etiqueta valors. El valor de la mitjana es calcula tant en simple precisió (mitjana_s) com en doble precisió (mitjana_d) i s'emmagatzema en el segment de dades.

> # Segment de dades

.data 0x10000000

.word 4 dimensió:

.float 2.3, 1.0, 3.5, 4.8 valors: .float 0.4, 0.3, 0.2, 0.1 pesos:

.float 0.0 mitjana s: mitjana_d: .double 0.0

```
# Segment de codi
              .globl
                      start
              .text 0x00400000
              la $t0, dimensió
                                  # Adreça de la dimensió
 start:
              lw $t0, 0($t0)
                                  # Lectura de la dimensió
              mtc1 $t0, $f4
                                  # Porta la dimensió a $f4
              la $t1, valors
                                  # Adreca dels valors
              mtc1 $zero, $f0
                                  # Porta 0.0 a $f0
bucle:
              lwc1 $f6, 0($t1)
                                  # Llig valor[i]
              add.s $f0, $f0, $f6
                                   # Suma del valor
              addiu $t1, $t1, 4
                                   # Adreça de valor[i+1]
              addiu $t0, $t0, -1
                                   # Decrementa comptador
              bgtz $t0, bucle
              cvt.s.w $f4, $f4
                                   # Convertix dimensió a real
              div.s $f0, $f0, $f4
                                   # Calcula mitjana aritmètica
              cvt.d.s $f2, $f0
                                  # Convertix a doble precisió
              la $t0, mitjana s
                                  # Adreça del resultat mitjana s
                                  # Escriu resultat simple precisió
              swc1 $f0, 0($t0)
              la $t0, mitjana_d
                                  # Adreça del resultat mitjana d
              swc1 $f2, 0($t0)
                                  # Escriu part baixa doble precisió
              swc1 $f3, 4($t0)
                                   # Escriu part alta doble precisió
              . end
```

► El programa anterior es troba en el fitxer mitjana.s. Carrega-ho i executa-ho en el simulador. La figura següent mostra l'estat del simulador després d'executar el programa. Comprova que els resultats que has obtingut coincideixen amb els mostrats en la figura.

```
_ 🗆 ×
                  File Simulator Window Help
                  •
                   P0 - 5 32364e-315
                                         FP8
                                               = 0.000000
                                                                                          FP24 = 0.000000
 Resultat SP
                 FP2 = 2.90000 .
FP4 = 5.34643e-315
                                                                                          FP26 = 0.000000
                                         FP10 = 0.000000
                                                  0.000000
                                                                  FP20 = 0.000000
                                                                                          FP28
                                                                                                = 0.000000
   en $f0
                                                    000000 FP22 = 0.000000
Single Floating Point Registers
.000000 FP16 = 0.000000
.000000 FP17 = 0.000000
                  FP6
                      = 5.35472e-315
                                         FP14 = 0.000000
                                                                                          FP30 = 0.000000
                      = 2.90000
= 0.00000
Resultat DP
                                                                                          FP24 = 0.000000
FP25 = 0.000000
                  FPO
                                          FP8
                                               = 0.000000
                 PP P
                                          FP9
en $f3 | $f2
                 FP2 = 2.00000
                                          FP10 = 0.000000
                                                                                          FP26 = 0.000000
                   0x00400000
                                    0x3c081000
                                                 lui $8, 4096 [dimension]
                                                                                          21: la $t0, dimensi
                                                  lw $8, 0($8)
mtc1 $8, $4
                  0x00400004
                                    0x8d080000
                                                                                          22: lw $t0, O($t0)
                                                                                         23: mtcl $t0,
                  0x00400008j
                                    0x44882000
                                                 mtc1 $8,
                  0x0040000c
                                    0x3c011000
0x34290004
                                                 lui $1, 4096 [valores]
ori $9, $1, 4 [valores
                                                                                       ; 24: la $t1, valores
                  0x00400010]
                                                                  [valores]
                  0x00400014
                                    0x46000006
                                                  mov.s $f0, $f0
                                                                                         27: lwc1 $f6, 0($t1)
28: add.s $f0, $f0, $f6
29: addiu $t1, $t1, 4
                                                 lwc1 $f6, 0($9)
add.s $f0, $f0, $f6
                  0x004000181
                                    0xc5260000
                   0x0040001c
                  0x004000201
                                    0x25290004
                                                 addiu $9, $9, 4
                           DATA
                  [0x100000000]
                                                      0x00000004 0x40133333
                                                                                  0x3f800000 0x40600000
                  ox 1000000101
                                                                    -Declected and
                                                      0x10000020
                                                                                               0x40073333
                  [0x10000030j...[0x10040000]
                           STACK
                                                      0x00000000 0x00000000
                  [0x7fffe938]
```

En la figura anterior s'ha destacat la ubicació del resultat en el banc de registres de la unitat de coma flotant, així com la seua localització en el segment de dades. Torna a examinar el codi i analitza el seu

funcionament, en especial la ubicació de les dades de partida en el segment de dades, la seua codificació, així com la localització dels resultats.

Explica per a què serveix la instrucció cvt.s.w que apareix en el codi.

► Indica en la taula següent la codificació IEEE 754 per a la mitjana calculat tant en simple com en doble precisió. En el cas de la variable de doble precisió: la part baixa s'emmagatzema en l'adreça de memòria més baixa, i la part alta en la més alta.

Variable	Valor decimal	Codificació IEEE 754
mitjana_s	2'9	0×4039999a
mitjana_d	2'9	0×400733334000000

▶ Indica quantes operacions aritmètiques de coma flotant i de quina classe (suma, resta, conversió de tipus, etc.) s'executen en el programa. 7 oper ciones

► Si el programa s'executa en un processador real en 0.5 microsegons, calcula el nombre d'operacions en coma flotant per segon aconseguits pel processador (FLOPS, floating point operations per second). Indica el resultat en milions d'operacions per segon (MFLOPS).

Càlcul del número π

El número π (pi) és la relació entre la longitud d'una circumferència i el seu diàmetre. És un número irracional i una de les constants matemàtiques més importants. S'empra sovint en matemàtiques, física i enginyeria. El valor numèric de π , truncat a les seues primeres xifres, és el següent:

$$\pi \approx 3{,}14159265358979323846...$$

El valor de π s'ha obtingut amb diverses aproximacions al llarg de la història, sent una de les constants matemàtiques que més apareix en les equacions de la física, junt amb el número e.

El matemàtic alemany Gottfried Leibniz va idear en 1682 un mètode per al càlcul del número π . El dit mètode realitza una aproximació a $\pi/4$ a través de la sèrie infinita següent:

$$\frac{\pi}{4} = \sum_{n=0}^{\infty} \frac{(-1)^n}{2n+1}$$

A continuació es presenta un programa que calcula el valor de π per mitjà de la sèrie anterior. El codi que presentem desenrotlla la sèrie fins al valor especificat per l'usuari per a la variable del programa n. El programa principal utilitza la subrutina leibniz per al dit càlcul. L'entrada i eixida de dades es du a terme per mitjà de crides al sistema.

```
# Segment de dades
       .data 0x10000000
       cad_entrada: .asciiz "\nDime el nombre d'iteracions: "
               .asciiz "El valor calculat de pi és: "
       cad eixida:
       # Segmento de codi
       .globl
            start
       .text 0 \times 000400000
start:
       # Lectura del nombre d'iteracions
       la $a0, cad_entrada  # Cadena a imprimir
       li $v0, 4
                    # Funció print string
       syscall
       li $v0, 5
                    # Funció read_int
       syscall
       move $a0, $v0
                     # Paràmetre de la subrutina
       jal leibniz
                     # Bot a la subrutina
       # Impresió del resultat
       la $a0, cad_eixida  # Cadena a imprimir
li $v0, 4  # Funció print_string
       syscall
       li $v0, 2
                    # Funció print float
       mfc1 $t0, $f0
                    # Valor a imprimir
       mtc1 $t0, $f12
       syscall
       # Finalització del programa
       # Croda al sistema denominada "exit"
       li $v0, 10
       syscall
       # Càlcul de pi amb el mètode de Leibniz
```



```
leibniz:
                li.s $f0, 0.0
                                        # Constant 0.0
                li.s $f4, 1.0
li.s $f6, 2.0
                                        # Constant 1.0
                                         # Constant 2.0
                move $t0, $a0
                                        # Comptador nombre d'iteracions
bucle:
                mtc1 $t0, $f8
                                        # Porta n a la FPU
                cvt.s.w $f8, $f8
                                        # Convertix n en número real
                mul.s $f8, $f8, $f6
                                        # Calcula 2.0*n
                add.s $f8, $f8, $f4
                                        # Calcula 2.0*n + 1.0
                div.s $f8, $f4, $f8
                                        # Calcula 1.0/(2.0*n + 1.0)
                andi $t1, $t0, 0x0001
                                        # Extrau bit LSB de n
                bne $t1, $zero, resta
                                        # Bota si és imparell (LSB==1)
                add.s $f0, $f0, $f8
                                        # El terme se suma
                j contínua
                sub.s $f0, $f0, $f8
resta:
                                        # El terme es resta
                addi $t0, $t0, -1
continua:
                                        # Decrementa nombre d'iteracions
                bgez $t0, bucle
                                        # Torna si queden iteracions
                li.s $f4, 4.0
                                        # Constant 4.0
                mul.s $f0, $f0, $f4
                                        # Torna en $f0 el càlcul de pi
                jr $ra
```

Analitza amb deteniment el codi anterior. Podràs comprovar que tot el càlcul de la sèrie es du a terme dins de la subrutina leibniz.

▶ Indica com fa el programa per a calcular si el terme de la sèrie se suma (n parell) o es resta (n senar).

- Expressa el nombre d'operacions de coma flotant que es duen a terme en el programa anterior en funció del nombre n d'iteracions.
- ► Carrega en el simulador el programa anterior (fitxer pi-leibniz.s) i executa-ho per als diferents desenrotllaments de la sèrie que s'especifiquen més avall. Completa la següent taula indicant els deu primers nombres decimals calculats del número π. Arrodoneix el valor del desé dígit.

Iteracions (n)	Valor calculat de π
10 ³	3.1425914764
104	
10 ⁵	
106	

L'arquitectura del MIPS R2000 ens ofereix instruccions de moviment de dades entre els bancs de registres enters i de coma flotant (mtcl, mfcl). També existeixen instruccions especifiques de

moviment entre registres de coma flotant: mov.s i mov.d. Per exemple, mov.s \$f4,\$f2 copia el contingut del registre \$f2 en \$f4.

▶ Imagineu per un moment que la instrucció mov.s no estiguera disponible en l'arquitectura del processador. Quines instruccions alternatives es podrien emprar per tal de moure el contingut del registre \$£2 a \$£4?

- ▶ Per tal de moure el contingut d'un registre enter a un altre es pot emprar la pseudoinstrucció move. Per exemple, move \$t0,\$t1 du el contingut de \$t1 a \$t0. Per què creieu que move no s'ha inclòs en el processador com a instrucció màquina?
- ► Adapta el programa a nombres reals codificats en l'estàndard IEEE 754 de doble precisió (variables reals de tipus *double*) i crida al fitxer pi-leibniz-d.s. Pren atenció amb el trasllat del resultat final ubicat en la parella de registres \$f1|\$f0 per a la seua impressió en la consola. Entre altres coses hauràs de modificar la crida al sistema que imprimeix aquest tipus de variables (l'índex de print_double és 3. Indica breument els canvis realitzats respecte de la versió original en simple precisió.

► Executa el programa i completa la taula següent:

Iteracions (n)	Valor calculat de π
10 ³	3.1425916543
104	
10 ⁵	
106	