

SVPP WiSe 17	Übung 2 - Teil 1 (Prüfungsvorleistung)	Prof. Dr. B. Buth 10.10.2017
-----------------	---	---------------------------------

1 CSP Modelle

1.1 Debugging bei CSP

In der Datei `ringbuffer-debugging.csp` finden Sie ein CSP Prozess-System, das eine Spezifikation für eine Producer-Consumer-Situation mit Ringpuffer modelliert.

Die Spezifikation in der Datei ist fehlerhaft und zwar sowohl bezüglich der Syntax und der statischen Semantik als auch bezüglich der Modellierung.

Finden Sie die Fehler mit FDR und dokumentieren und korrigieren Sie sie in der CSP-Datei. Bei der Dokumentation der Fehler geben Sie bitte an

- wo der Fehler ist - Zeile/n und
- wie sie den Fehler entdeckt haben
- wie sich der Fehler bemerkbar macht
- wie er behoben wurde

Hinweise:

- es sind ca 15 Fehler enthalten.
- in den assertions befinden sich keine Fehler, nach den Korrekturen sollten die Prüfungen erfolgreich sein.
- Allgemeine Information zu Ringpuffern findet sich unter [de.wikipedia.org/wiki/Warteschlange_\(Datenstruktur\)#Ringpuffer](http://de.wikipedia.org/wiki/Warteschlange_(Datenstruktur)#Ringpuffer)

Stellen Sie die 15 Fehler im Praktikum vor. Geben Sie die modifizierte CSP-Datei mit Ihren Kommentaren zusätzlich ab.

Abgabe: bis So, 12.11.2017, 24:00
per Email mit Kopie an alle Teammitglieder und Betreff
"[SVP] Lösung Übung 2".

Die Abgabe der Aufgaben soll in den Teams von 3-4 Personen erfolgen!