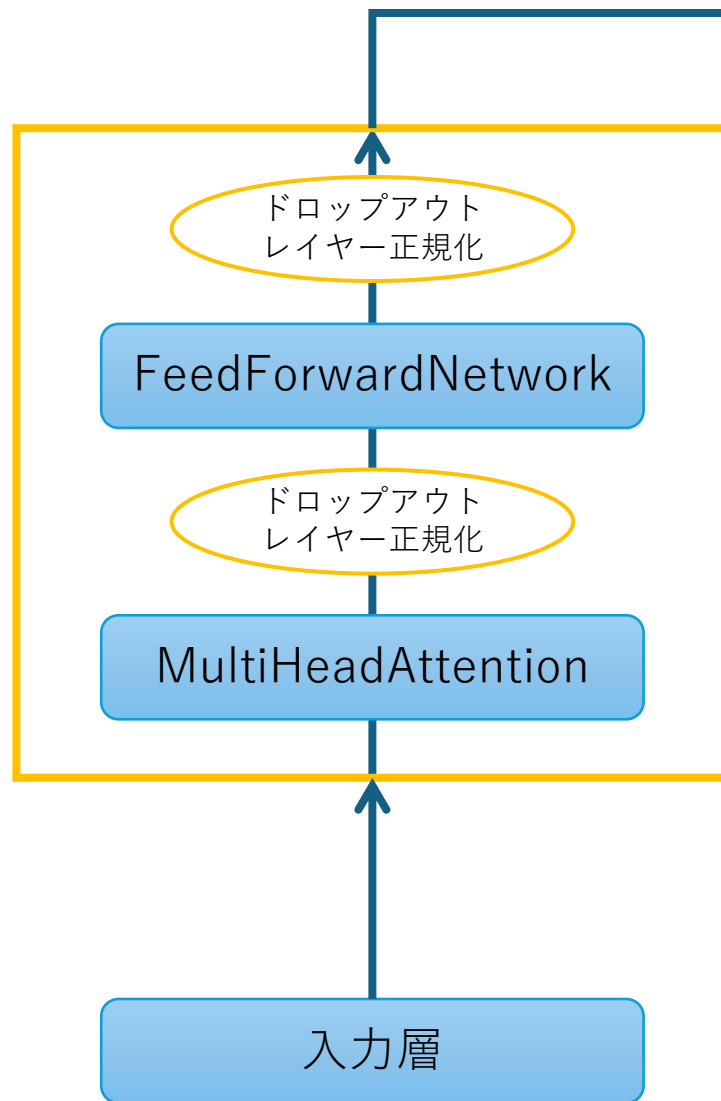


# Transformer Model

Transformer  
Block  
×  
N

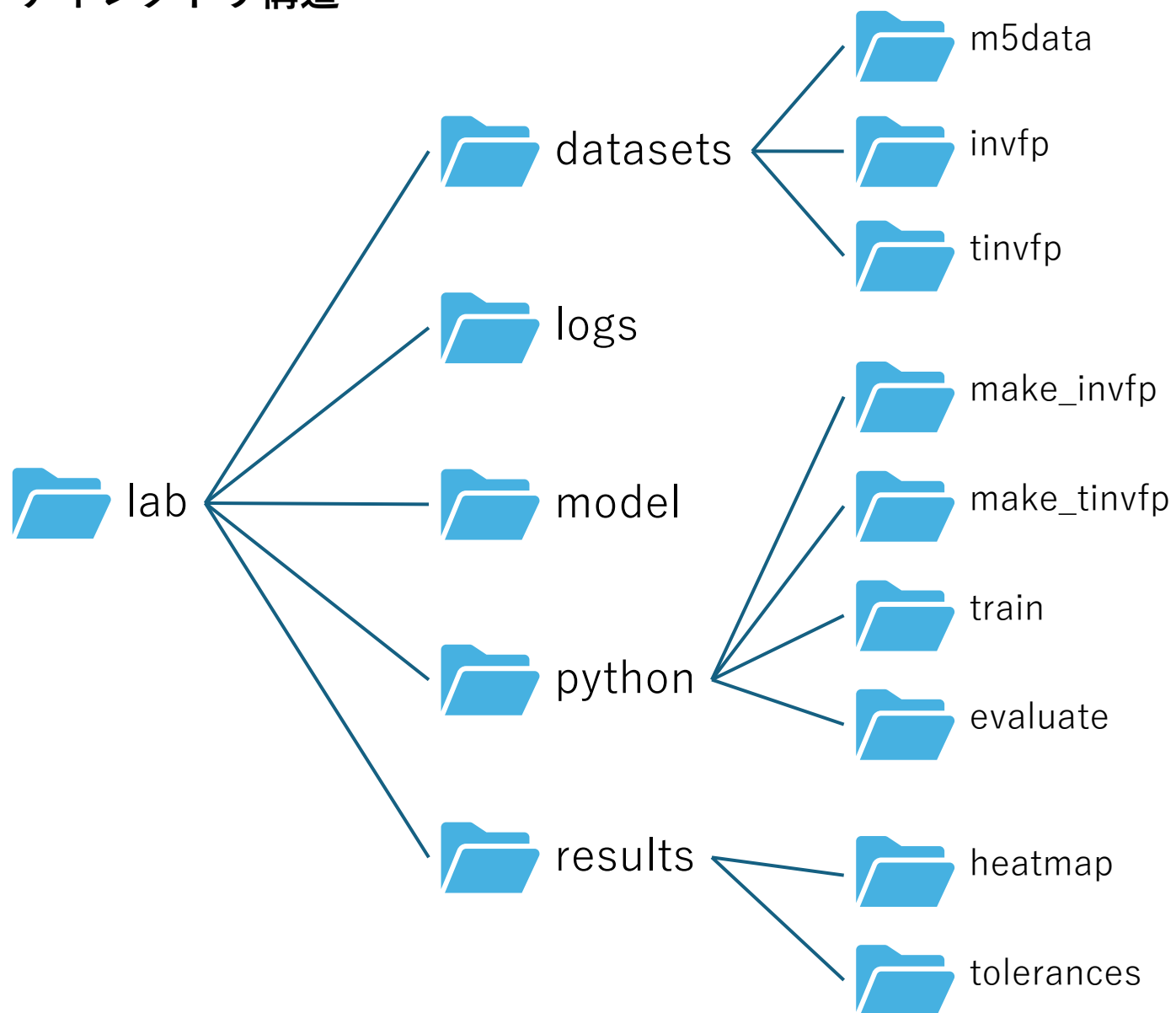


入力層

出力層

中間層

## ディレクトリ構造



## 流れ

