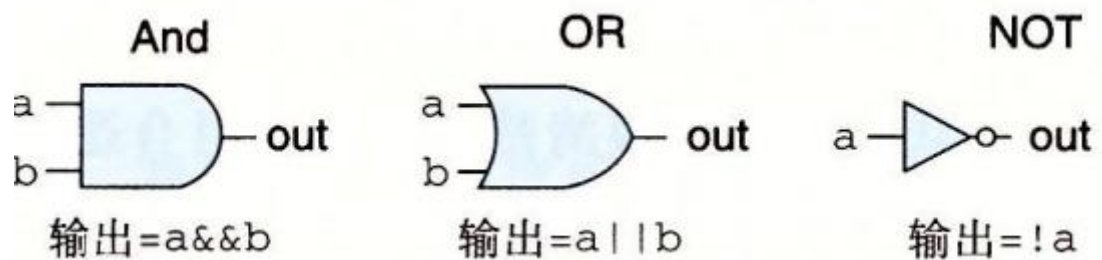


## P256-259

### 逻辑设计和硬件控制语言 HCL

硬件设计中，用电子电路来计算对位进行运算的函数，以及在各种存储器单元中存储。逻辑 1,0 分别对应 1.0 和 0.0v 的高低电压。因此对数字系统而言，需要有如下组成部分：

- 位运算函数的组合逻辑
- 存储器单元
- 控制存储器单元更新的时钟
- 逻辑门 and or not



- 组合电路和 hcl 布尔表达式
  - 多个逻辑门组成的一个网，即为组合电路，该组合电路必须是无环且输入输出明确
  -