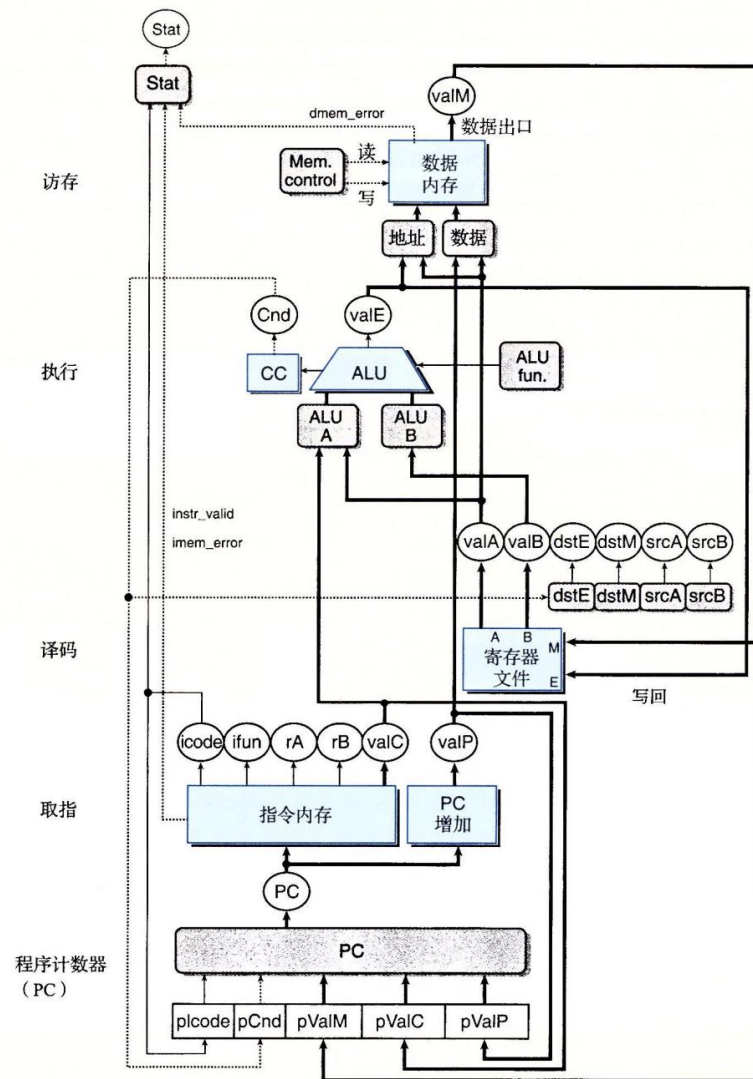


P289-293

- 插入流水线寄存器
 - SEQ+硬件结构:



- 流水线寄存器在图中用黑色方框表示，每个寄存器包括不同的字段，用白色方框表示
- 对信号进行重新排列和标号
 - 顺序是先 SEQ 和 SEQ+在一个时刻只处理一条指令；
 - 在流水线化的设计中，与各个指令相关的这些值由多个版本，会随着指令一起流过系统
 - 采用命名机制，存储在流水线寄存器中的信号可以唯一地被标识