Conflits LR(0), grammaire LR(0)

L'automate LR(0) construit peut ne pas être déterministe (2 cas).

État autorisant 2 réductions (ou plus) :

Ex:
$$\begin{bmatrix}
 A \to b \bullet \\
 [B \to b \bullet]
 \end{bmatrix}$$

État autorisant 1 réduction et 1 lecture (ou plus) :

Ex:
$$\begin{bmatrix}
 [A \to \bullet b] \\
 [B \to c \bullet]
 \end{bmatrix}$$

Conflits LR(0), grammaire LR(0)

Une grammaire est dite LR(0) si aucun de ses états ne contient de conflit LR(0) :

- ni shift-reduce
- ni reduce-reduce

Les conflits shift/shift n'existent pas (aucun sens).



Conflits shift/reduce au sens SLR(1)

Un état de LR-AFD provoque un conflit S/R au sens SLR(1) s'il contient à la fois :

- ▶ un item de la forme $[Y \rightarrow \cdots \bullet a \dots]$
- ▶ un item de la forme $[X \to \alpha \bullet]$ avec $a \in Suivant(X)$

Comparer avec LR(0) : conflit S/R au sens LR(0) si l'état contient les items [$Y \to \cdots \bullet a \dots$] et [$X \to \alpha \bullet$]

Conflits reduce/reduce au sens SLR(1)

Un état de LR-AFD provoque un conflit R/R au sens SLR(1) s'il contient à la fois :

- ▶ un item de la forme $[Y \to \beta \bullet]$
- un item de la forme $[X \to \alpha \bullet]$
- ▶ avec $Suivant(X) \cap Suivant(Y) \neq \emptyset$

Comparer avec LR(0) : conflit R/R au sens LR(0) si l'état contient les items $[Y \to \beta \bullet]$ et $[X \to \alpha \bullet]$