

## Microprocessor Homework3

Armaghan Sarvar 9531807

(1)

دستورالعمل	مد آدرس دهی آپرند اول	مد آدرس دهی آپرند دوم
CBR R1, K	آدرس دهی مستقیم ثبات	آدرس دهی بلا فصل (داده ثابت)
AND R0, R10	آدرس دهی مستقیم ثبات	آدرس دهی مستقیم ثبات
MUL R2, R6	آدرس دهی مستقیم ثبات	آدرس دهی مستقیم ثبات
RJMP 0x400	آدرس دهی نسبی حافظه برنامه	-
ICALL	آدرس دهی غیر مستقیم حافظه برنامه	-
EIJMP	آدرس دهی غیر مستقیم حافظه برنامه	-
CALL 0x2000	آدرس دهی مستقیم حافظه برنامه	-
CP R4, R2	آدرس دهی مستقیم ثبات	آدرس دهی مستقیم ثبات
BRBS 2, 0x400	آدرس دهی بلا فصل (داده ثابت)	آدرس دهی نسبی حافظه برنامه
BRHS 0x300	آدرس دهی نسبی حافظه برنامه	-
Mov R10, R11	آدرس دهی مستقیم ثبات	آدرس دهی مستقیم ثبات
LD R0, X+	آدرس دهی مستقیم ثبات	آدرس دهی غیر مستقیم داده با پس افزایش
LDS R0, 0x100	آدرس دهی مستقیم ثبات	آدرس دهی مستقیم داده
STD R20, Y+0x30	آدرس دهی مستقیم ثبات	آدرس دهی غیر مستقیم داده با جابه جایی
ST -X, R10	آدرس دهی غیر مستقیم داده با پیش کاهش	آدرس دهی مستقیم ثبات
ELPM R4, Z+	آدرس دهی مستقیم ثبات	آدرس دهی غیر مستقیم حافظه برنامه
IN R1, EEDR	آدرس دهی مستقیم ثبات	آدرس دهی مستقیم I/O

