

Universidade Federal do Rio de Janeiro

Escola Politécnica

Programa que analise circuitos lineares contendo transistores MOS, encontrando o ponto de operação e a resposta em frequência para pequenos sinais.

Nome: Diogo Nocera Magalhães

Nome: Felipe Claudio da Silva Santos

Professor: Antônio Carlos Moreirão de Queiroz

Comentários sobre o programa:

O programa analisa circuitos presentes em arquivos .net, nos quais há a descrição da conexão de cada elemento do mesmo. Foram utilizados como base os programas MNA1 e MNA1GR. O programa gera como saída um arquivo com a resposta em frequência do esquemático analisado. O trabalho pode ser divido em duas partes principais:

Ponto de operação

Capacitor: É modelado como uma condutância de valor muito pequeno (1e-9) e é calculada a tensão sobre o mesmo.

Indutor: É modelado como um resistor de valor muito pequeno (1e-9) e calculase a corrente que passa pelo mesmo. Um nó a mais é criado para que esta análise possa ser realizada. Este modelamento é feito para facilitar a posterior análise "AC" do transformador.

Transformador: Como o mesmo é formado por dois indutores acoplados, as correntes "DC" sobre os mesmos já são analisadas previamente.

Transistor MOS: As capacitâncias (entre o gate e a base, gate e o dreno, gate e source) são transformadas em condutâncias de valor muito pequeno (1e-9). As condutâncias "gm", "gmb" e "gds" também foram modeladas. A princípio o transistor NMOS foi modelado, e a partir dele foi o modelado o PMOS (invertendo a corrente) Alguns cuidados extra tiverem que ser tomados com relação o vbs (não pode ultrapassar phi/2) e a determinação dos terminais de dreno e source, já que o elemento é simétrico com relação à isto.

Algoritmo de Convergência do circuito: Foi utilizado o algoritmo de Newton-Raphson, para buscar o ponto de operação, e, assim, possibilitar a análise em frequência posterior. Cada elemento do vetor de resposta do circuito (tensões e correntes calculadas) é analisado com relação ao que foi calculado antes, buscando assim achar uma configuração em que o erro diminua a cada iteração do algoritmo. Caso uma das respostas não esteja convergindo, um valor randomizado é atribuído à mesma, tendo tirar a análise da uma região onde a resposta não converge.

Analise na frequência

Para este tipo de análise foi utilizada a biblioteca de números complexos do c++. O programa pode trabalhar frequências em Hz ou rad.

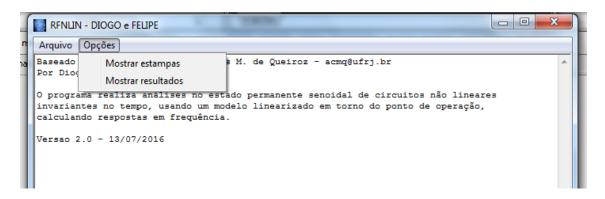
Capacitores e Indutores: estes elementos tem suas respectivas reatâncias varáveis com a frequência, sendo estes montados numa matriz complexa similar à encontrada no cálculo de ponto de operação.

Transformador: Para montar o transformador, é necessário descobrir quais linhas e colunas estão relacionadas aos acoplamentos dos indutores e adicionar o efeito do acoplamento.

Transistor MOS: As capacitâncias do transistor são tratadas como elementos uma capacitância normal, sendo estes os únicos componentes internos que vão variar com a frequência.

Comentários sobre a interface

A interface tem dois botões de opções:



A primeira "Mostrar estampas", mostra tudo que é feito pelo programa, inclusive os resultados do mesmo, a segunda "Mostrar resultados", mostra somente os valores das variáveis após cada iteração do programa (útil para análise de circuitos muito grandes). Caso nenhum dos dois seja marcado, o programa só gera o .tab e não mostra o que foi calculado.

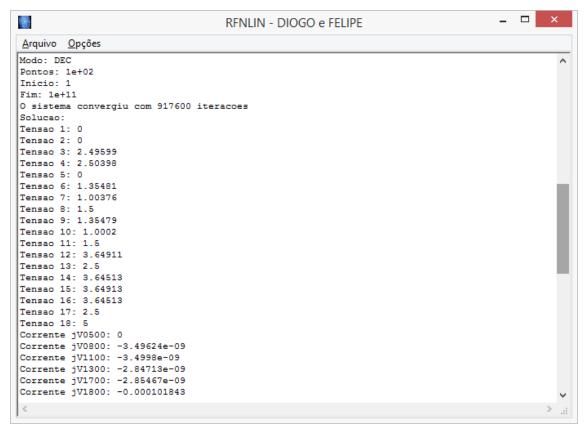
INTERFACE



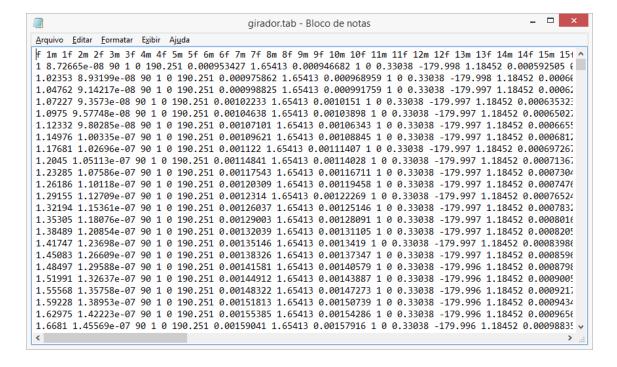
Exemplos de operação

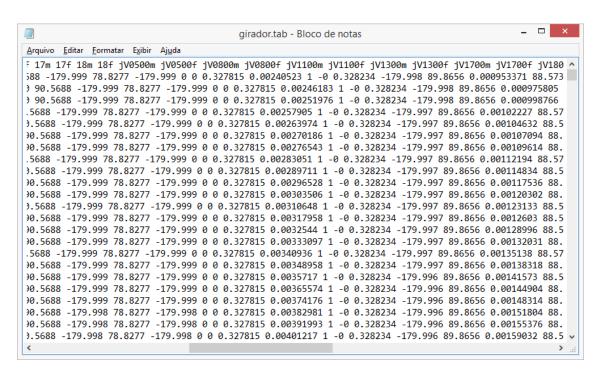
GIRADOR.NET

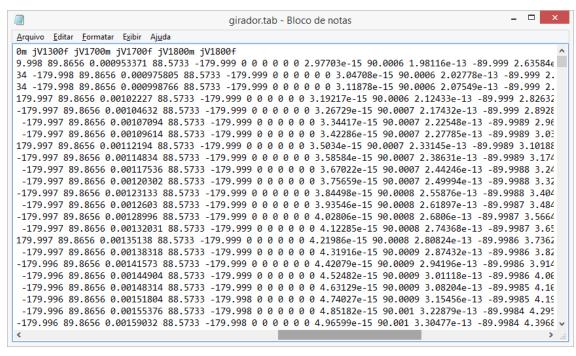
```
_ 🗆 X
RFNLIN - DIOGO e FELIPE
<u>A</u>rquivo <u>O</u>pções
C0100 1 0 1e-12
C0200 2 0 1e-12
C0300 3 0 1e-12
C0400 4 0 1e-12
G0001 0 1 5 2 7.2e-05
G0002 0 2 1 0 7.2e-05
M0606 6 6 0 0 NMOS
M0708 7 8 0 0 NMOS
M0306 3 6 0 0 NMOS
M0909 9 9 0 0 NMOS
M1011 10 11 0 0 NMOS
M0409 4 9 0 0 NMOS
M1213 12 13 7 0 NMOS
M1404 14 4 7 0 NMOS
M1003 10 3 15 0 NMOS
M1617 16 17 10 0 NMOS
M0612 6 12 18 18 PMOS
M1212 12 12 18 18 PMOS
M1414 14 14 18 18 PMOS
M0314 3 14 18 18 PMOS
M0915 9 15 18 18 PMOS
M1515 15 15 18 18 PMOS
M1616 16 16 18 18 PMOS
M1816 18 16 4 18 PMOS
V0500 5 0 1 0 0
V0800 8 0 0 0 1.5
V1100 11 0 0 0 1.5
V1300 13 0 1 0 2.5
V1700 17 0 0 0 2.5
V1800 18 0 0 0 5
```

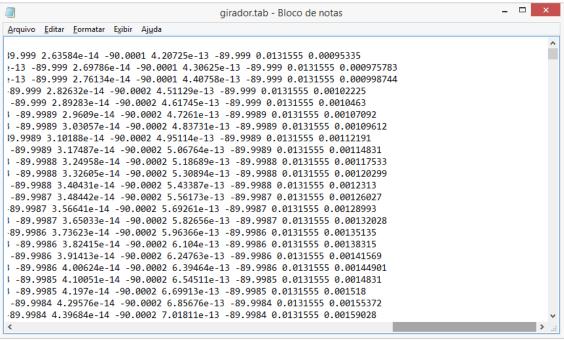






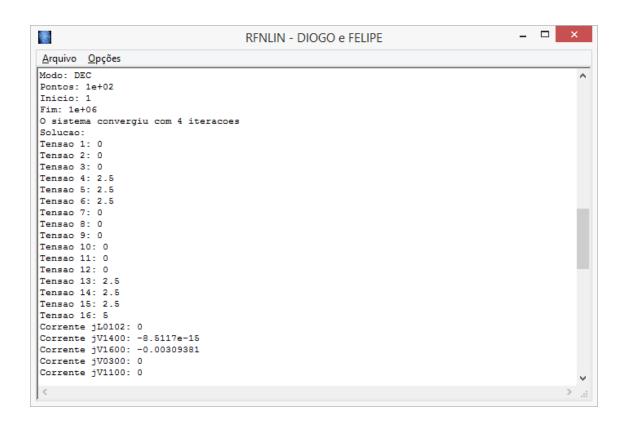




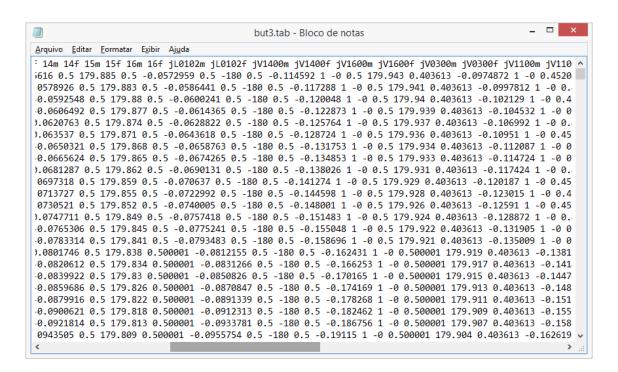


BUT3.NET

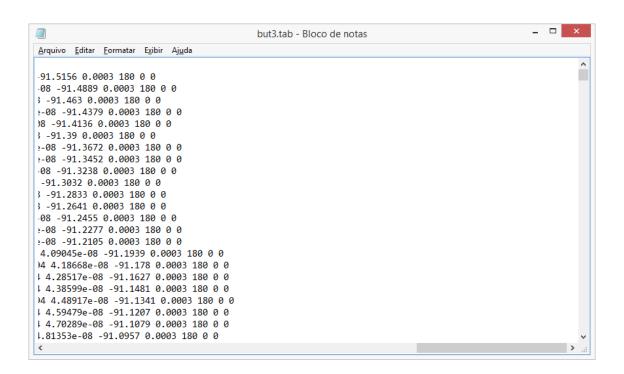
```
_ 🗆 🗙
RFNLIN - DIOGO e FELIPE
<u>A</u>rquivo <u>O</u>pções
R0100 1 0 1666.67
R0203 2 3 1666.67
L0102 1 2 0.530517
C0400 4 0 9.5493e-08
C0500 5 0 9.5493e-08
C0600 6 0 1.90986e-07
C0700 7 0 9.5493e-08
C0200 2 0 9.5493e-08
C0100 1 0 9.5493e-08
C0800 8 0 1.90986e-07
C0900 9 0 9.5493e-08
G0007 0 7 0 7 0.0006
G0007 0 7 0 8 0.0006
G0010 0 10 0 7 0.0006
G0010 0 10 0 10 0.0006
G0008 0 8 0 10 0.0006
G0009 0 9 0 11 0.0006
3000.0 e o e o e00006
G0008 0 8 0 9 0.0006
G0012 0 12 0 8 0.0006
G0012 0 12 0 12 0.0006
G0009 0 9 0 12 0.0006
M0404 4 4 0 0 NMOS
M0406 4 6 0 0 NMOS
M1304 13 4 0 0 NMOS
M1313 13 13 0 0 NMOS
M0613 6 13 0 0 NMOS
M0514 5 14 0 0 NMOS
M0505 5 5 0 0 NMOS
M0605 6 5 0 0 NMOS
M1506 15 6 0 0 NMOS
M1515 15 15 0 0 NMOS
M0515 5 15 0 0 NMOS
M0404 4 4 16 16 PMOS
M0406 4 6 16 16 PMOS
M1304 13 4 16 16 PMOS
M1313 13 13 16 16 PMOS
M0613 6 13 16 16 PMOS
M0514 5 14 16 16 PMOS
M0505 5 5 16 16 PMOS
M0605 6 5 16 16 PMOS
M1506 15 6 16 16 PMOS
M1515 15 15 16 16 PMOS
M0515 5 15 16 16 PMOS
V1400 14 0 1 0 2.5
V1600 16 0 0 0 5
V0300 3 0 1 0 0
V1100 11 0 1 0 0
```







_ 🗆 🗙 but3.tab - Bloco de notas Arquivo Editar Formatar Exibir Ajuda 00f jV1100m jV1100f 74872 1 -0 0.452046 179.943 0 0 0.0003 179.943 8.03208e-14 -89.9996 2.88611e-08 -91.5156 0.0003 180 0 0 3.0997812 1 -0 0.452046 179.942 0 0 0.0003 179.941 8.22108e-14 -89.9996 2.95398e-08 -91.4889 0.0003 180 0.102129 1 -0 0.452046 179.941 0 0 0.0003 179.94 8.41453e-14 -89.9996 3.02346e-08 -91.463 0.0003 180 0 -0.104532 1 -0 0.452046 179.939 0 0 0.0003 179.939 8.61253e-14 -89.9996 3.09457e-08 -91.4379 0.0003 18 0.106992 1 -0 0.452046 179.938 0 0 0.0003 179.937 8.8152e-14 -89.9996 3.16736e-08 -91.4136 0.0003 180 0.10951 1 -0 0.452046 179.936 0 0 0.0003 179.936 9.02263e-14 -89.9996 3.24186e-08 -91.39 0.0003 180 0 0 -0.112087 1 -0 0.452046 179.935 0 0 0.0003 179.934 9.23494e-14 -89.9995 3.31811e-08 -91.3672 0.0003 18 -0.114724 1 -0 0.452046 179.933 0 0 0.0003 179.933 9.45224e-14 -89.9995 3.39616e-08 -91.3452 0.0003 18 -0.117424 1 -0 0.452046 179.932 0 0 0.0003 179.931 9.67467e-14 -89.9995 3.47604e-08 -91.3238 0.0003 180 .120187 1 -0 0.452046 179.93 0 0 0.0003 179.929 9.90232e-14 -89.9995 3.55781e-08 -91.3032 0.0003 180 0 2.123015 1 -0 0.452046 179.929 0 0 0.0003 179.928 1.01353e-13 -89.9995 3.6415e-08 -91.2833 0.0003 180 € ∂.12591 1 -0 0.452046 179.927 0 0 0.0003 179.926 1.03738e-13 -89.9995 3.72716e-08 -91.2641 0.0003 180 € -0.128872 1 -0 0.452046 179.925 0 0 0.0003 179.924 1.06179e-13 -89.9995 3.81484e-08 -91.2455 0.0003 180 -0.131905 1 -0 0.452046 179.923 0 0 0.0003 179.922 1.08678e-13 -89.9995 3.90458e-08 -91.2277 0.0003 18 -0.135009 1 -0 0.452046 179.922 0 0 0.0003 179.921 1.11235e-13 -89.9994 3.99643e-08 -91.2105 0.0003 18 0.403613 -0.138186 1 -0 0.452046 179.92 0 0 0.0003 179.919 1.13853e-13 -89.9994 4.09045e-08 -91.1939 @ 7 0.403613 -0.141437 1 -0 0.452046 179.918 0 0 0.0003 179.917 1.16532e-13 -89.9994 4.18668e-08 -91.178 0.403613 -0.144765 1 -0 0.452046 179.916 0 0 0.0003 179.915 1.19274e-13 -89.9994 4.28517e-08 -91.1627 3 0.403613 -0.148172 1 -0 0.452046 179.914 0 0 0.0003 179.913 1.2208e-13 -89.9994 4.38599e-08 -91.1481 1 0.403613 -0.151659 1 -0 0.452046 179.912 0 0 0.0003 179.911 1.24953e-13 -89.9994 4.48917e-08 -91.1341 9 0.403613 -0.155227 1 -0 0.452046 179.91 0 0 0.0003 179.909 1.27893e-13 -89.9994 4.59479e-08 -91.1207 7 0.403613 -0.15888 1 -0 0.452046 179.908 0 0 0.0003 179.907 1.30903e-13 -89.9994 4.70289e-08 -91.1079 .403613 -0.162619 1 -0 0.452046 179.906 0 0 0.0003 179.904 1.33983e-13 -89.9993 4.81353e-08 -91.0957 0.



AMPCMOS.NET

