

Architecture des ordinateurs

Sovanna Tan
`sovanna.tan@u-pec.fr`

Licence 2 - Université Paris Est Créteil

Mode d'évaluation

- TP 50 %
 - Contrôle de TP lors de la dernière séance
- Contrôle continu 50 % : 3 contrôles en TD

Plan du cours

Ce semestre nous allons parler de :

- Représentation des nombres entiers, réels
- Architecture INTEL : assembleur 64 bits
 - le langage assembleur
 - structure d'un programme
- Représentation des nombres réels
- Calcul flottant en assembleur

Références bibliographiques

- Introduction to 64 Bit Intel Assembly Language Programming for Linux **Ray Seyfarth** <http://rayseyfarth.com>
- Mini Manuel d'Architecture de l'ordinateur, **J. Jorda, A. M'Zoughi**, Dunod.
- Organisation et architecture de l'ordinateur, **William Stallings**, Pearson.
- Architecture et technologie des ordinateurs **P. Zanella, Y. Ligier**, Dunod.
- Architecture des machines et des systèmes informatiques **A. Cazes, J. Delacroix**, Dunod
- The INTEL Microprocesssors **Barry B. Brey**, Prentice Hall.