



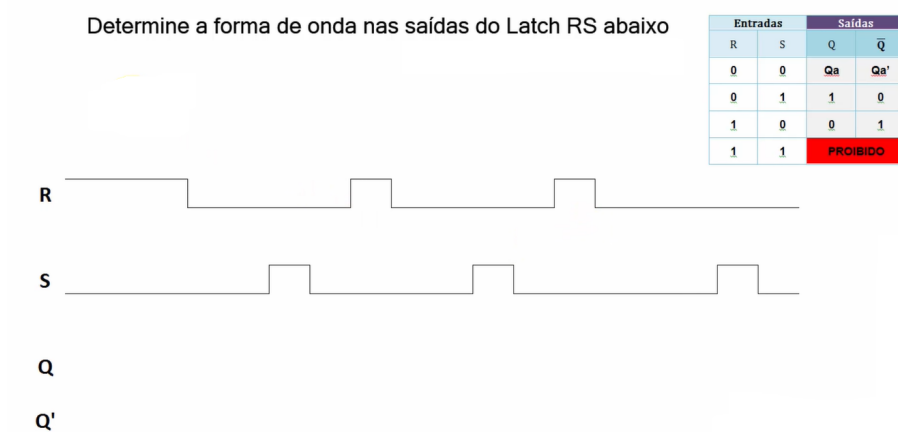
Professor: Erinaldo Pereira
Disciplina: Circuitos Digitais
Curso: Engenharia de Computação

PRÁTICA: Flip-Flops

Instruções - Os circuitos solicitados nessa prática devem ser desenvolvidos no simulador Logisim, as tabelas verdade, simplificações de circuitos e forma de onda solicitadas devem ser desenvolvidas de modo manuscrito e enviado o print legível via classroom

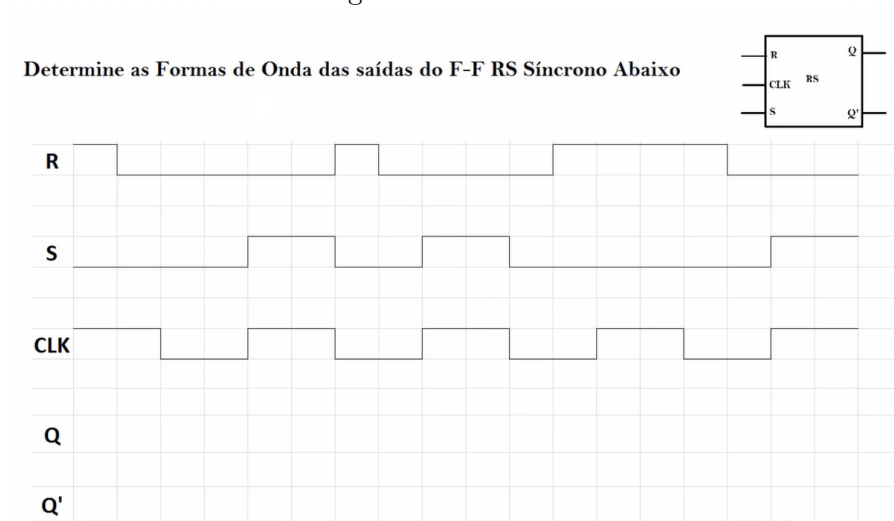
Atividade 01

Figura 1: Atividade 01



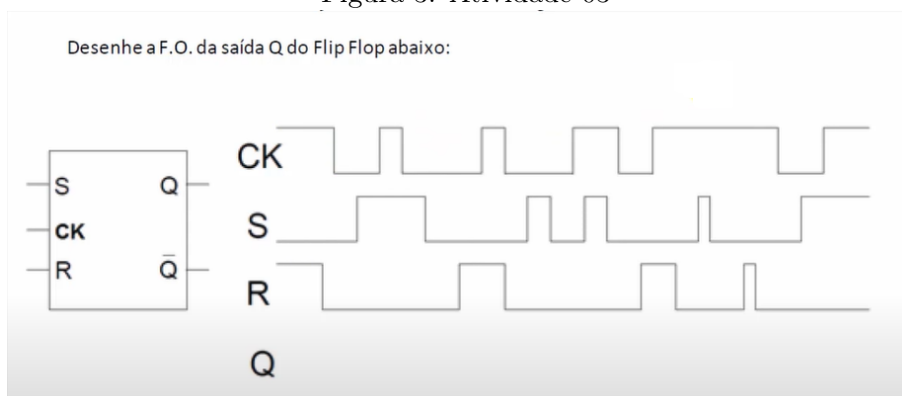
Atividade 02

Figura 2: Atividade 02



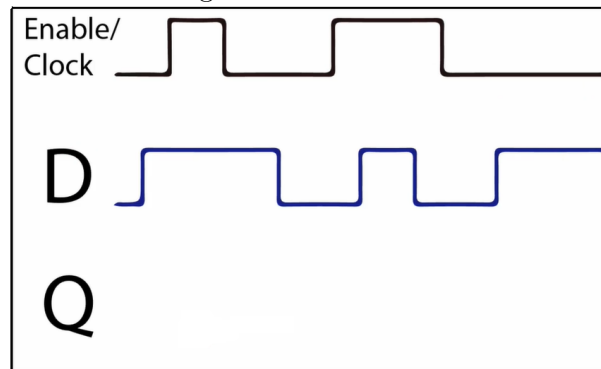
Atividade 03

Figura 3: Atividade 03



Atividade 04

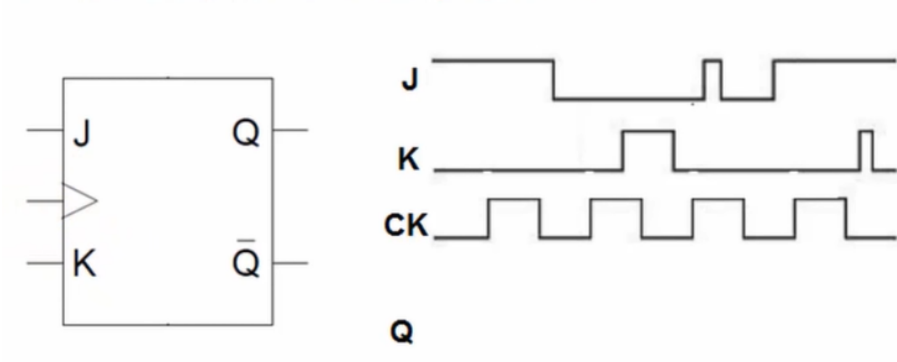
Figura 4: Atividade 04



Atividade 05

Figura 5: Atividade 05

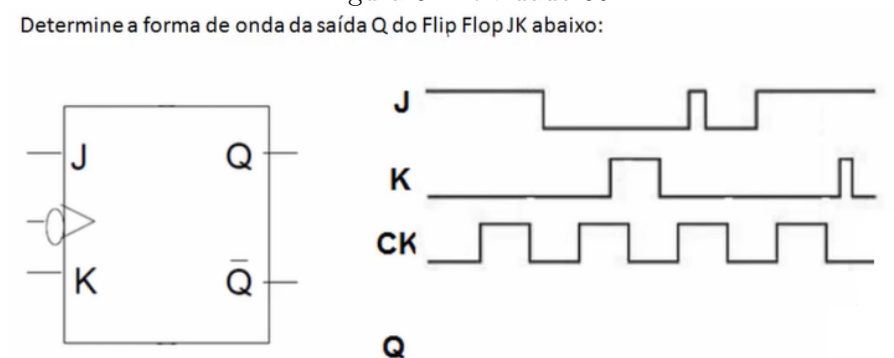
Determine a forma de onda da saída Q do Flip Flop JK abaixo:



Atividade 06

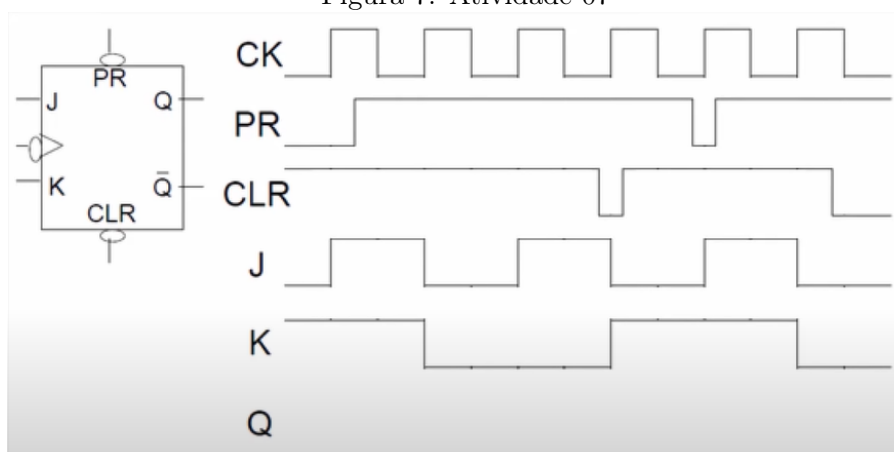
Figura 6: Atividade 06

Determine a forma de onda da saída Q do Flip Flop JK abaixo:



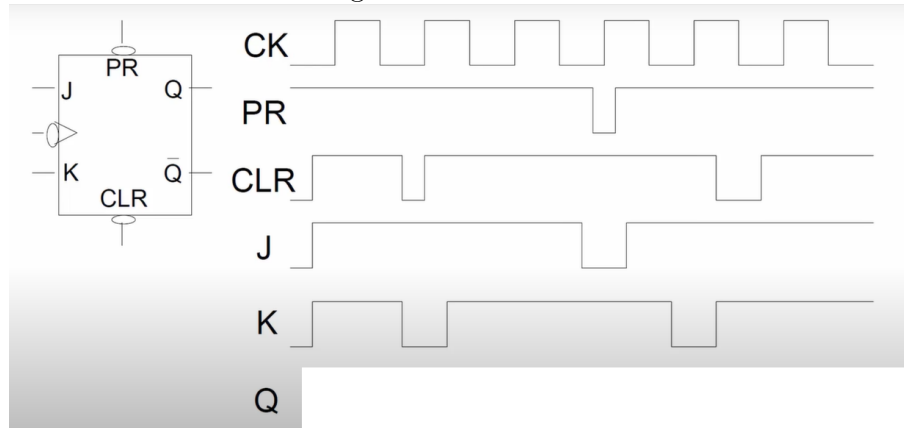
Atividade 07

Figura 7: Atividade 07



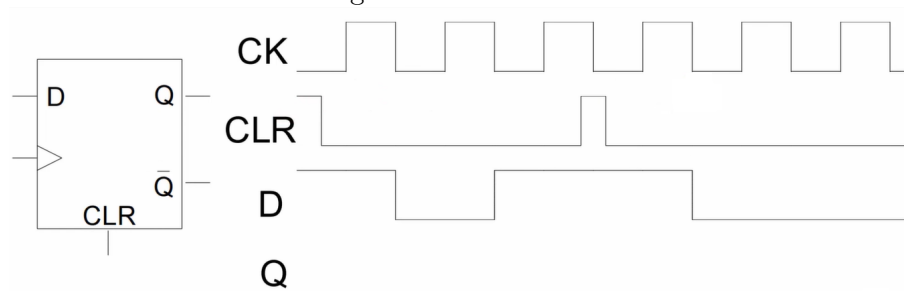
Atividade 08

Figura 8: Atividade 08



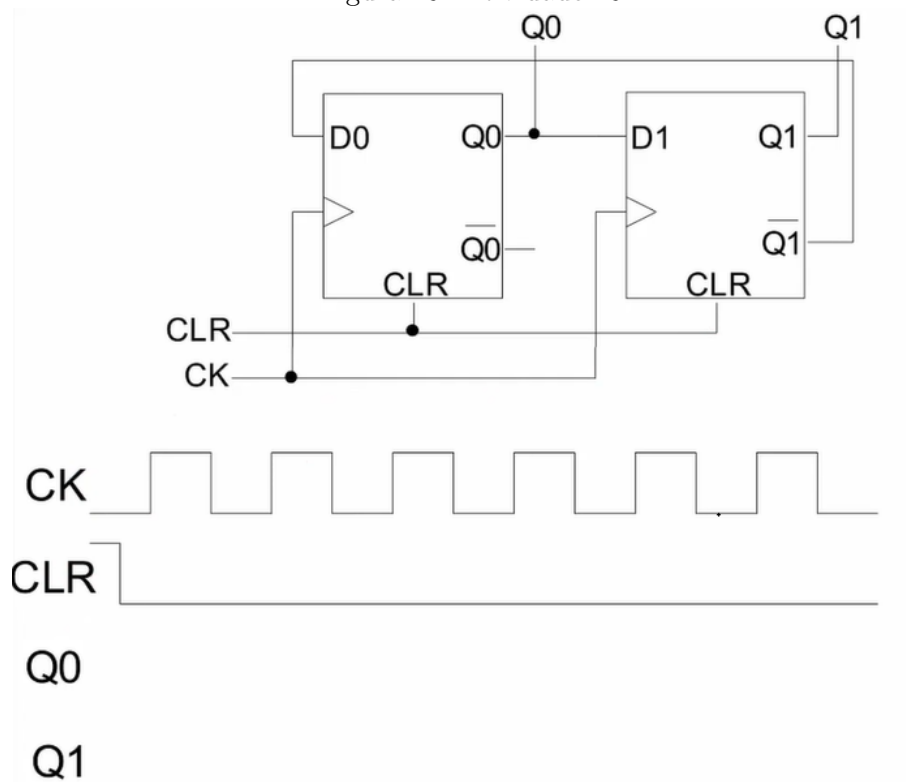
Atividade 09

Figura 9: Atividade 09



Atividade 10

Figura 10: Atividade 10



Obs.: Envie pelo ambiente classrom os arquivos gerados. Prazo para entrega: 02/08/2021.