



Professor: Erinaldo Pereira  
Disciplina: Circuitos Digitais  
Curso: Engenharia de Computação

ARNALDO

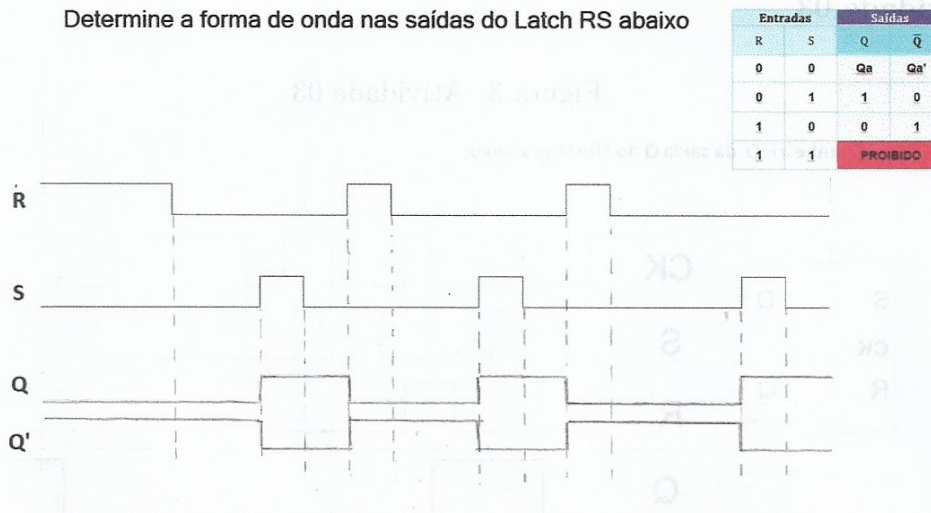
## PRÁTICA: Flip-Flops

**Instruções** - Os circuitos solicitados nessa prática devem ser desenvolvidos no simulador Logisim, as tabelas verdade, simplificações de circuitos e forma de onda solicitadas devem ser desenvolvidas de modo manuscrito e enviado o print legível via classroom

### Atividade 01

Figura 1: Atividade 01

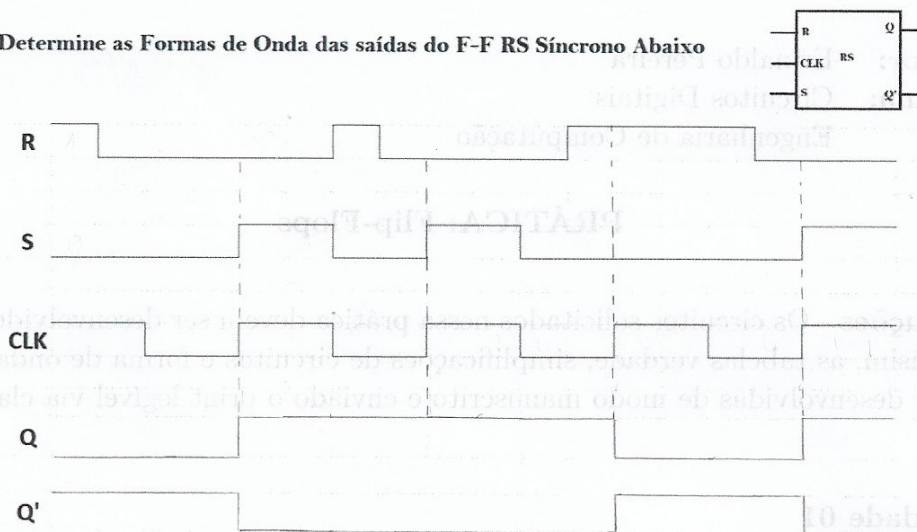
Determine a forma de onda nas saídas do Latch RS abaixo



## Atividade 02

Figura 2: Atividade 02

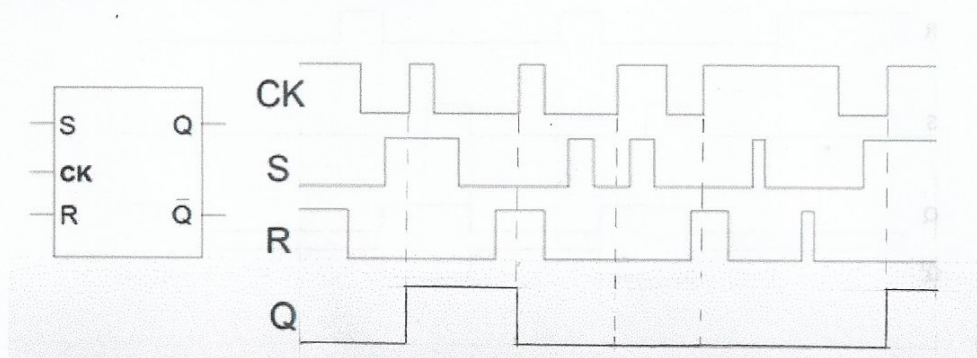
Determine as Formas de Onda das saídas do F-F RS Síncrono Abaixo



## Atividade 03

Figura 3: Atividade 03

Desenhe a F.O. da saída Q do Flip Flop abaixo:

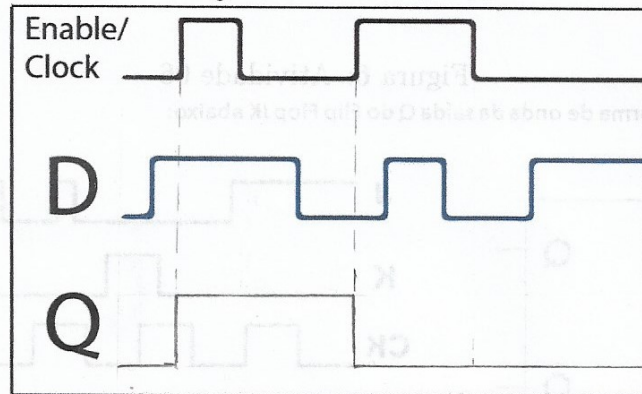


## Atividade 04

ARNALP

ARNALD

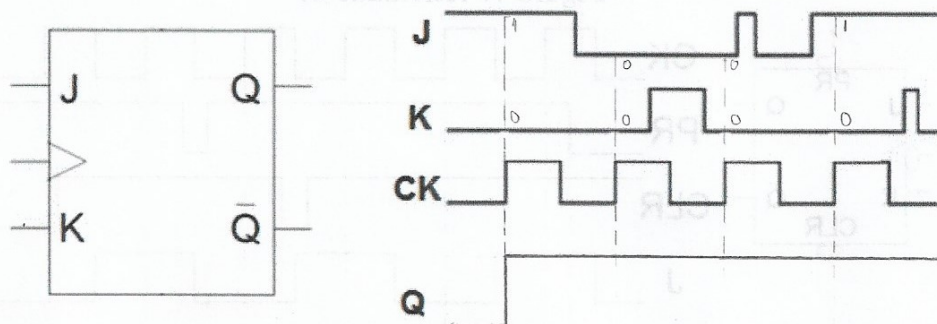
Figura 4: Atividade 04



### Atividade 05

Figura 5: Atividade 05

Determine a forma de onda da saída Q do Flip Flop JK abaixo:



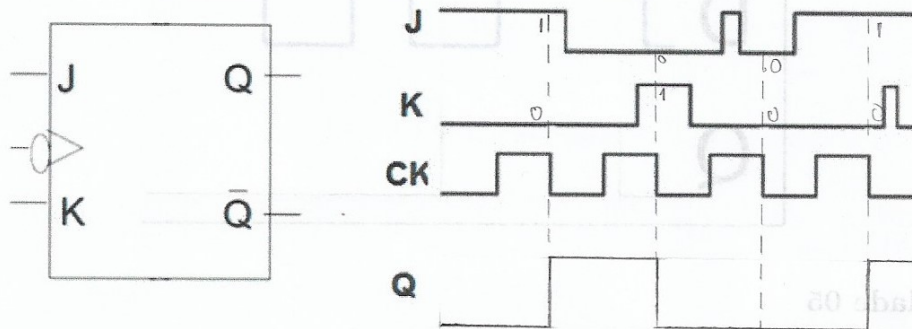


ARNALD

## Atividade 06

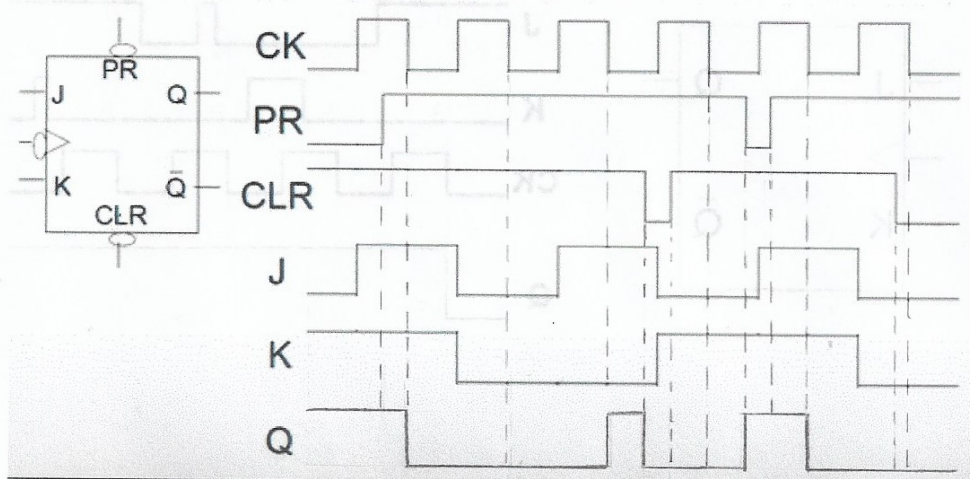
Figura 6: Atividade 06

Determine a forma de onda da saída Q do Flip Flop JK abaixo:



## Atividade 07

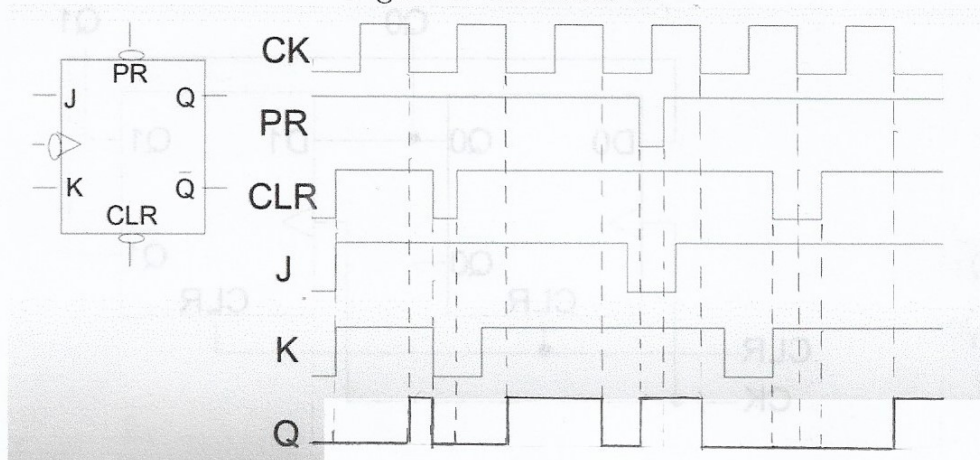
Figura 7: Atividade 07



ARNALD

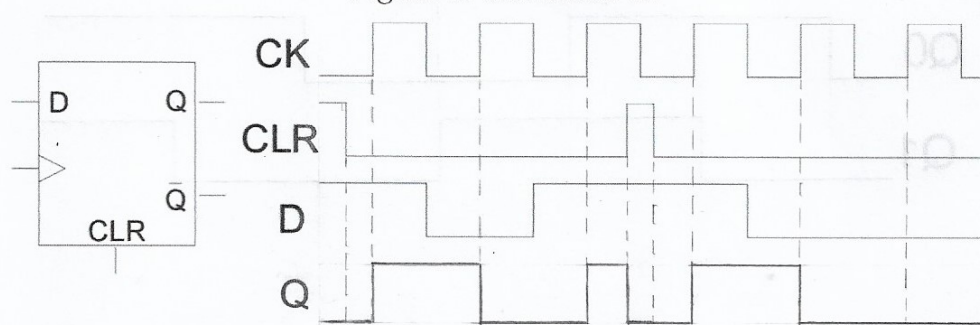
## Atividade 08

Figura 8: Atividade 08



## Atividade 09

Figura 9: Atividade 09

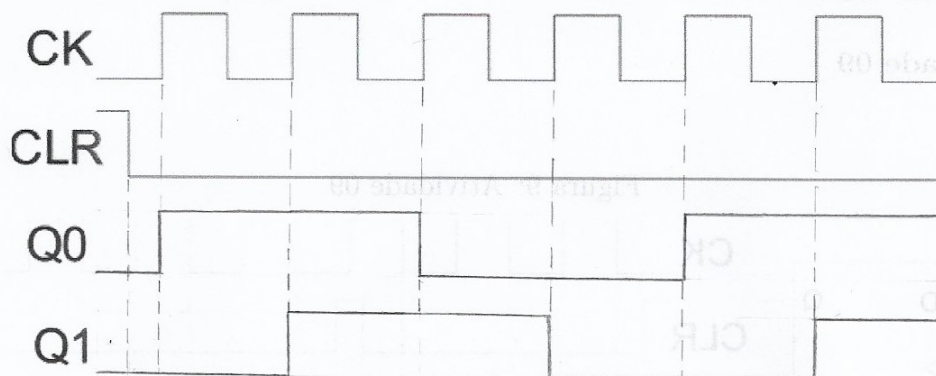
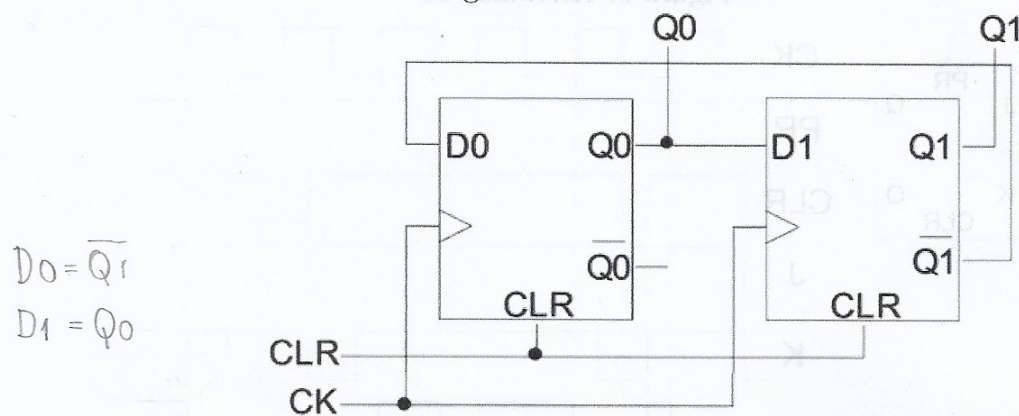


Obs.: Envie pelo ambiente classrom os arquivos gerados. Prazo para en-  
trega: 02/08/2021.

## Atividade 10

80 observatA

Figura 10: Atividade 10



ARNALD

Obs.: Envie pelo ambiente classrom os arquivos gerados. Prazo para entrega: 02/08/2021.