

Re-desenho: Felipe Sanches

Projeto: Edson Fregni

Sinais de Controle

Computador de Controle – Patinho Feio

EPUSP LSD

Sheet: /

File: patinhofeio.sch

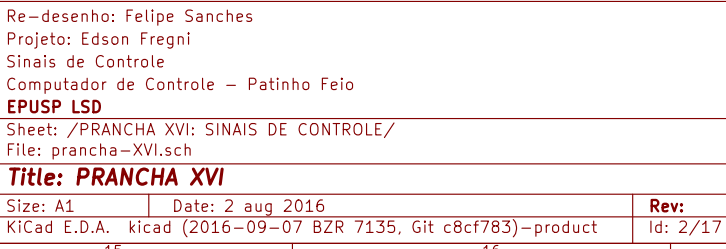
Title: PRANCHA XVI

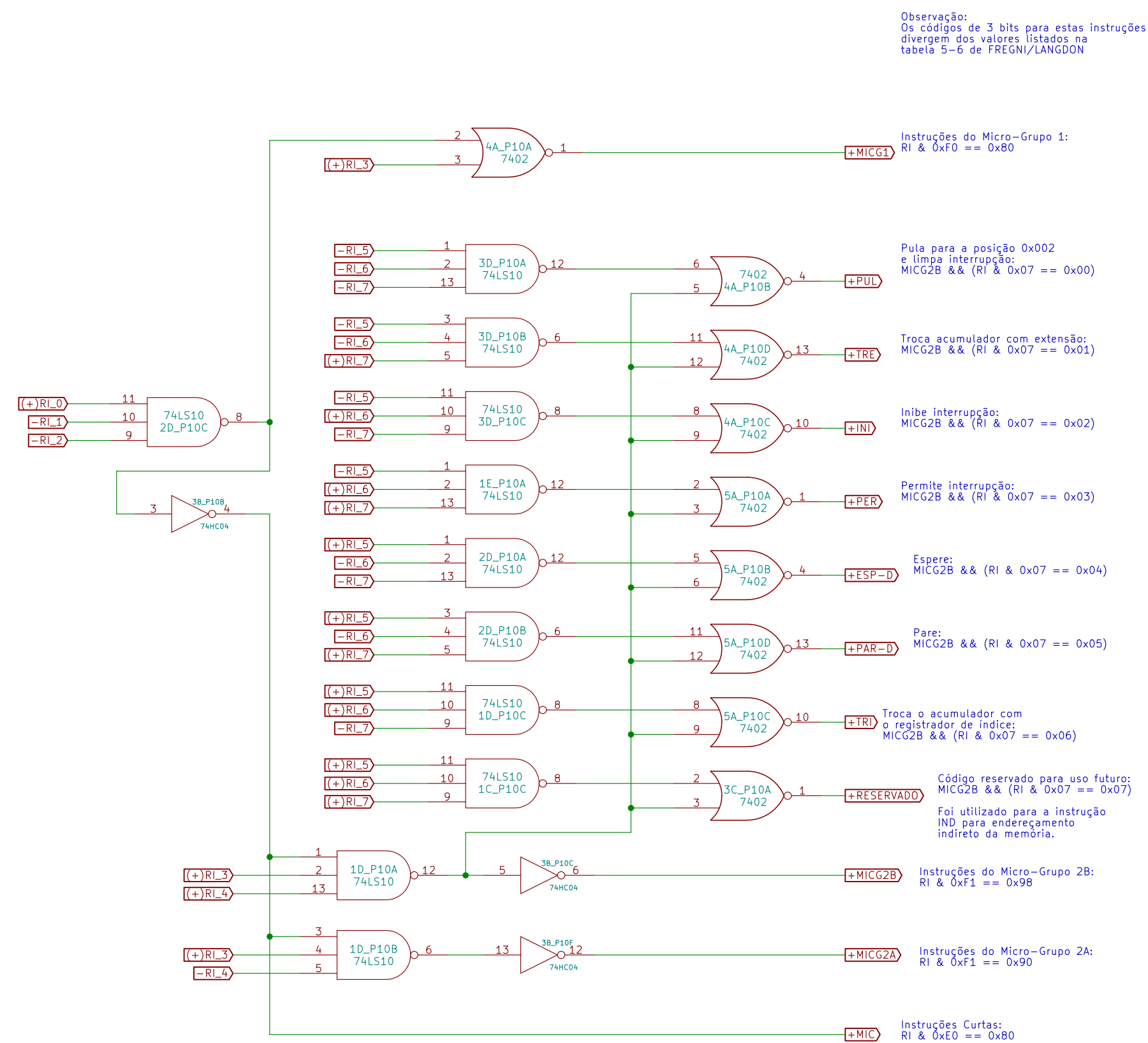
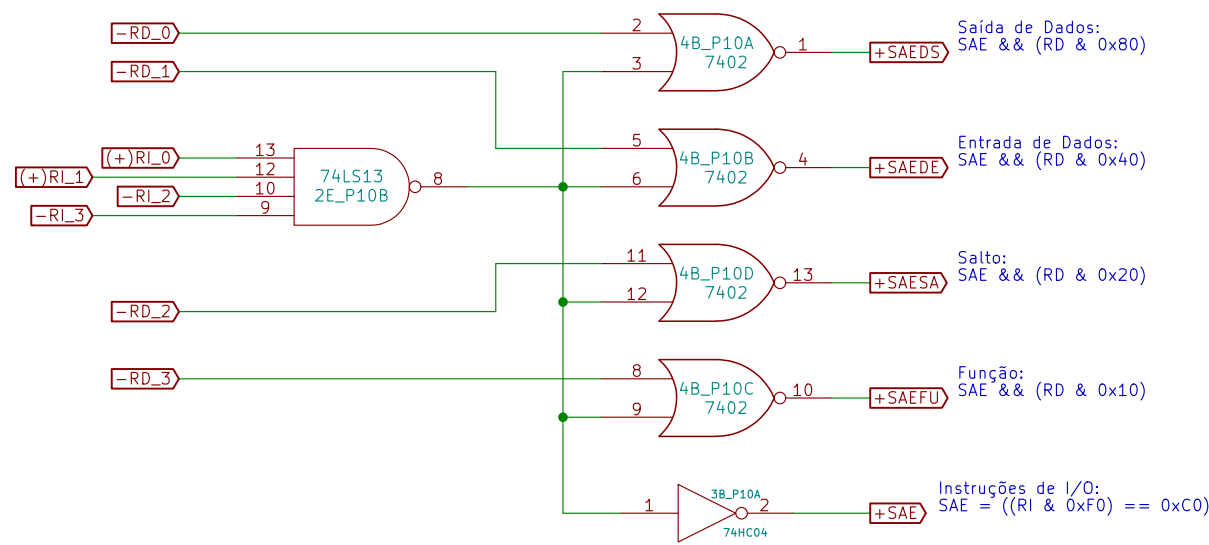
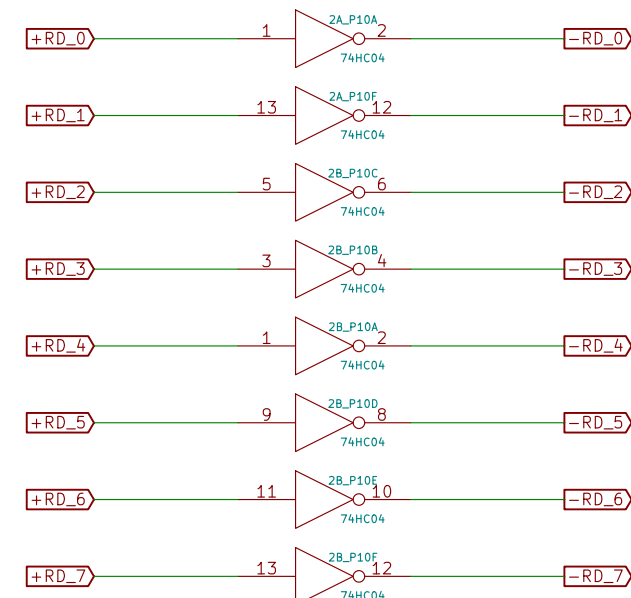
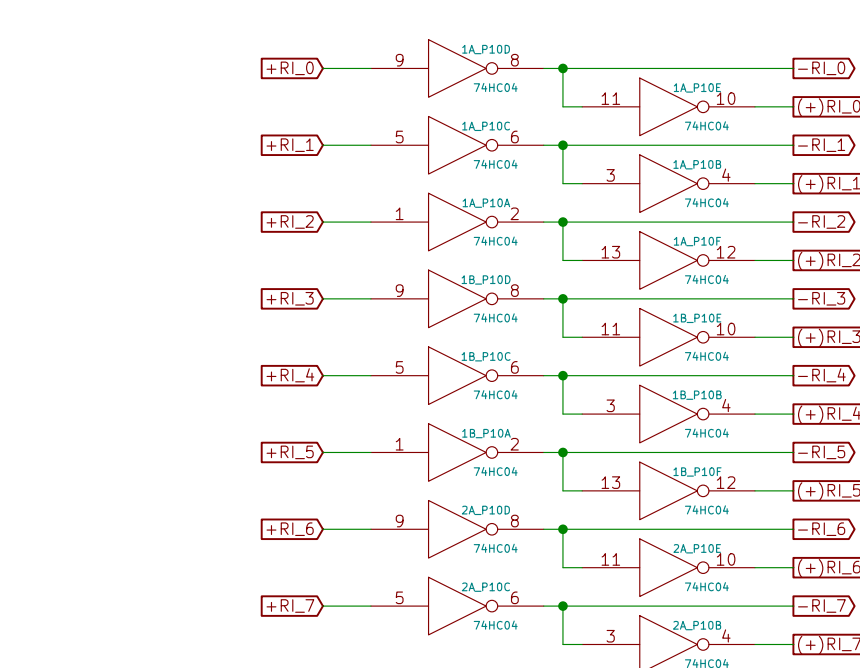
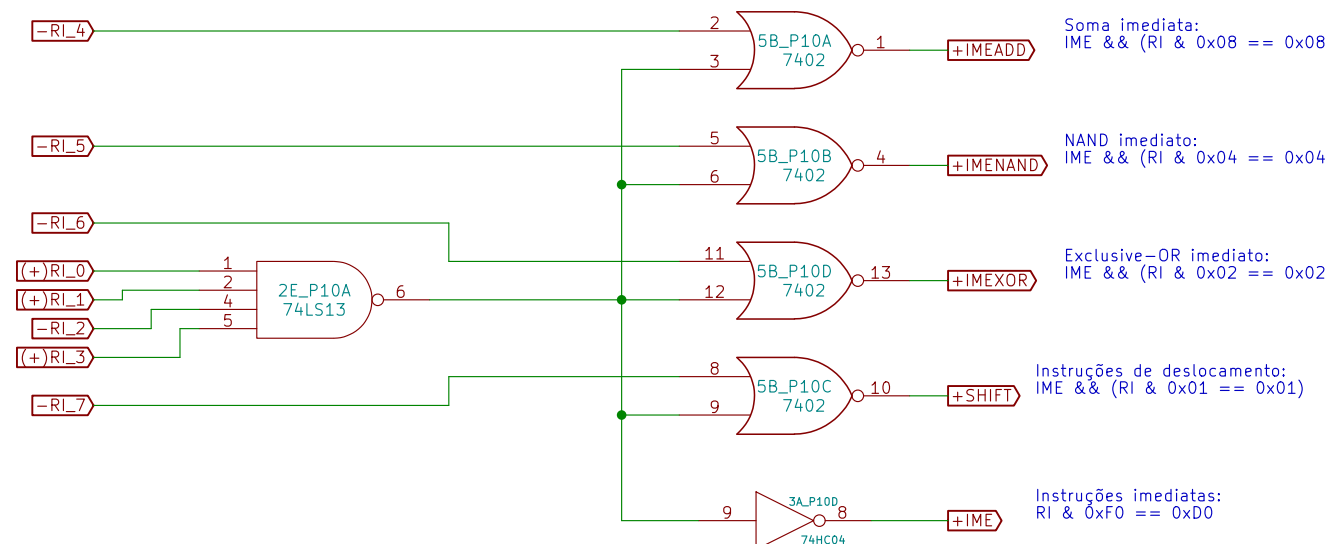
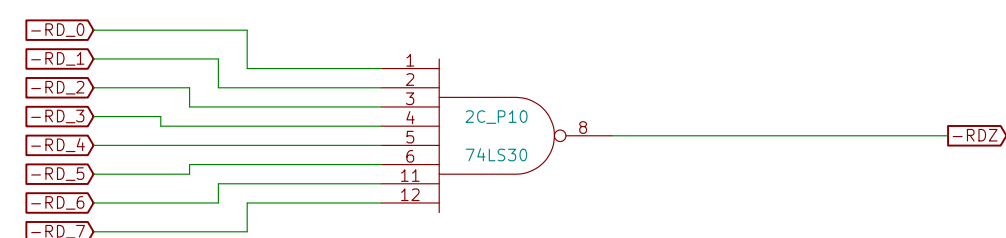
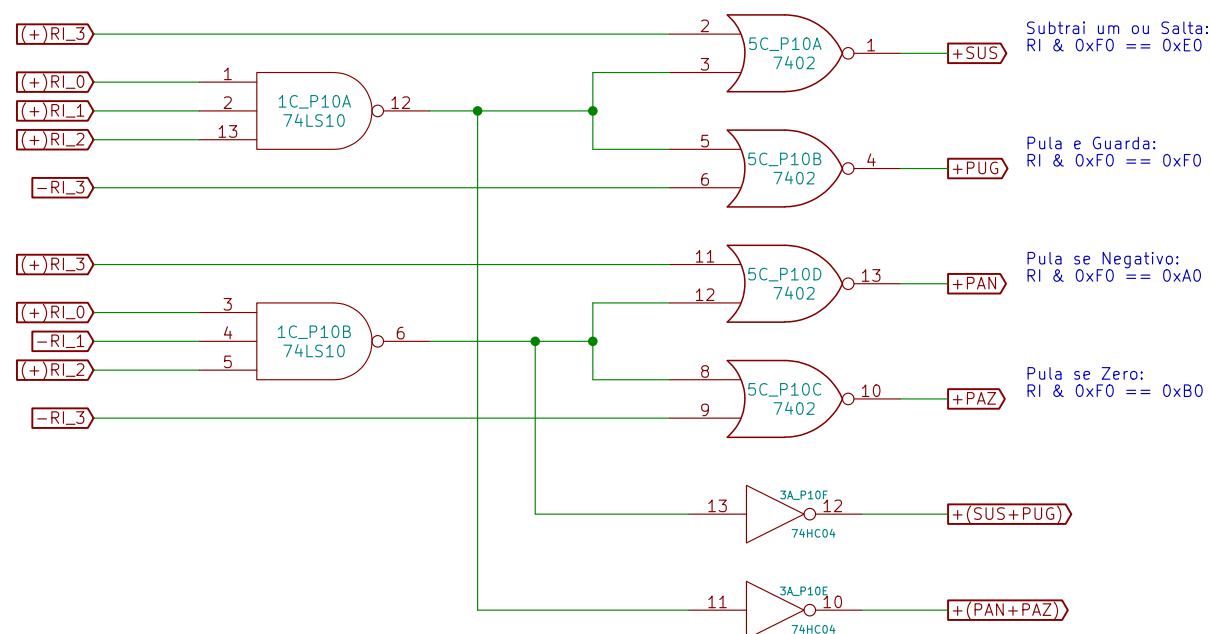
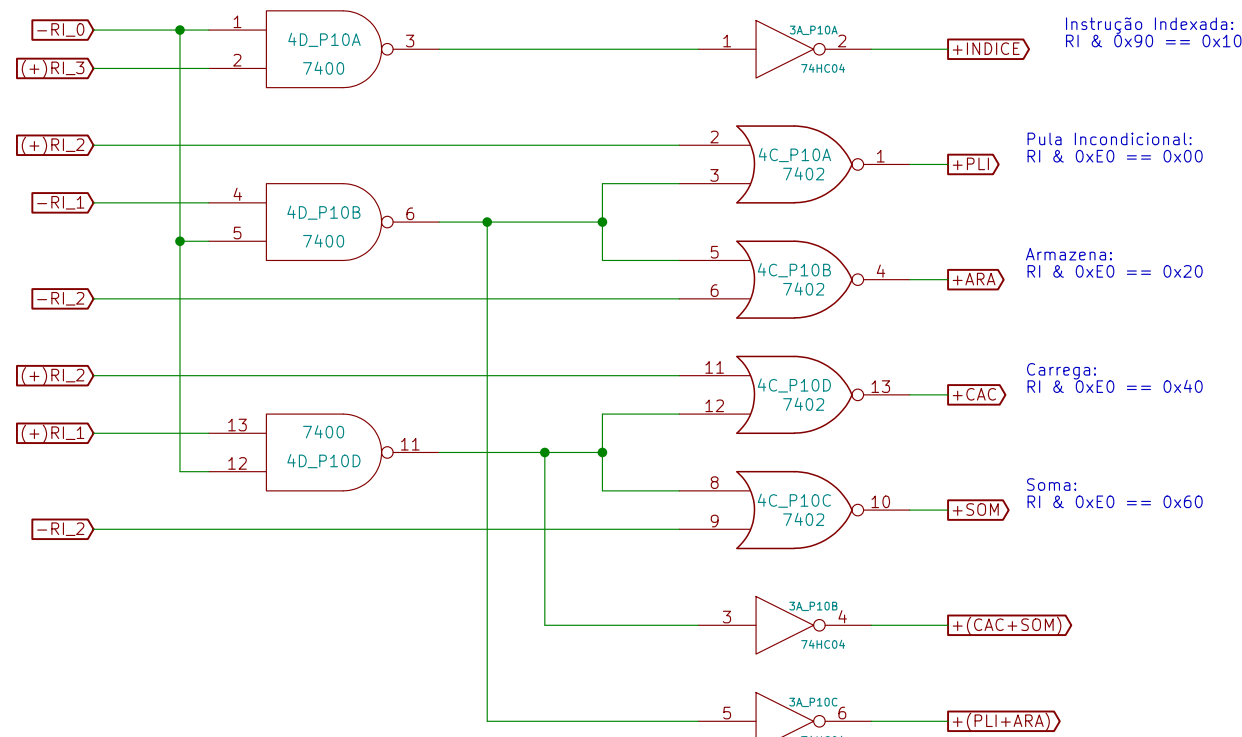
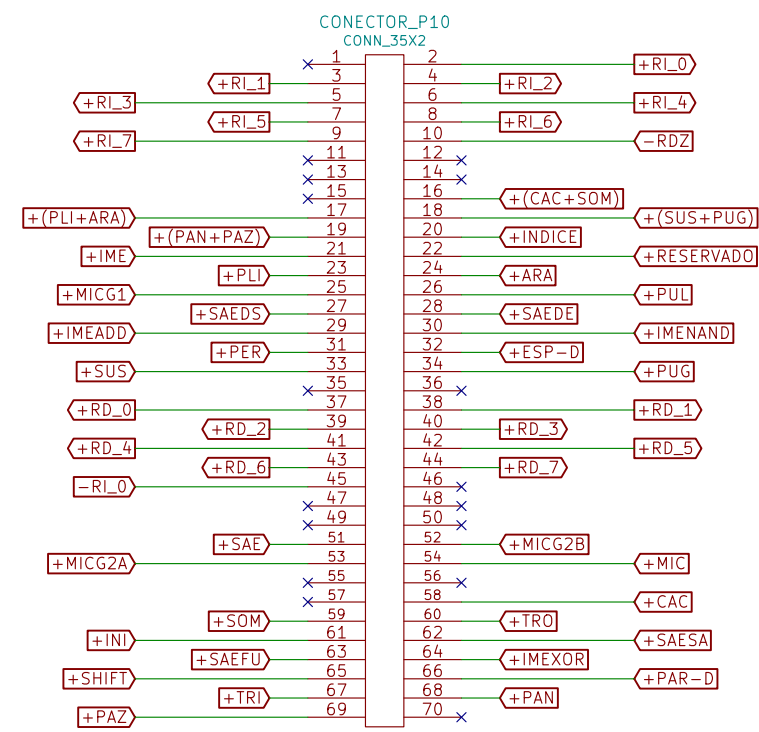
Size: A4

Date: 2 aug 2016

KiCad E.D.A. kicad (2016-09-07 BZR 7135, Git c8cf783)-product

Rev: Id: 1/17





Observação:
Os códigos de 3 bits para estas instruções divergem dos valores listados na tabela 5-6 de FREGNI/LANGDON

Instruções do Micro-Grupo 1:
RI & 0xF0 == 0x00

Pula para a posição 0x002
e limpa interrupção:
MICG2B && (RI & 0x07 == 0x00)

Troca acumulador com extensão:
MICG2B && (RI & 0x07 == 0x01)

Inicia interrupção:
MICG2B && (RI & 0x07 == 0x02)

Permite interrupção:
MICG2B && (RI & 0x07 == 0x03)

Espera:
MICG2B && (RI & 0x07 == 0x04)

Para:
MICG2B && (RI & 0x07 == 0x05)

Troca o acumulador com
o registrador de índice:
MICG2B && (RI & 0x07 == 0x06)

Código reservado para uso futuro:
MICG2B && (RI & 0x07 == 0x07)

Foi utilizado para a instrução
IND para endereçamento
indireto da memória.

Instruções do Micro-Grupo 2B:
RI & 0xF1 == 0x08

Instruções do Micro-Grupo 2A:
RI & 0xF1 == 0x09

Instruções Curtas:
RI & 0xF0 == 0x00

