LORA节点与网关配置

调试时，节点的配置为Node to Node，联调以及实际使用时为Node to Gateway

注意：由于引脚的复用，需要在setup增添这句代码：afio\_cfg\_debug\_ports(AFIO\_DEBUG\_SW\_ONLY);

串口的波特率调整为9600

第一步、将LORA的各个引脚设置为输出模式

pinMode(LORA\_PWR, OUTPUT);

pinMode(RESETN,OUTPUT );

pinMode(AT\_CMD, OUTPUT);

pinMode(LORA\_RX,OUTPUT);

pinMode(LORA\_TX,OUTPUT);

第二步、开启LORA的电源

digitalWrite(LORA\_PWR,HIGH);

第三步、防止进行LORA复位，去掉注释即为让LORA复位

digitalWrite(RESETN ,HIGH);

// delay(150);

// digitalWrite(RESETN,LOW);

第四步、AT给高电平进入AT模式配置

digitalWrite(AT\_CMD, HIGH);

第五步、进行LORA的配置

1.先将

节点的配置参数：

NET: Node to Node/Gateway

TFREQ: 475.5MHz //发送频点

RFREQ: 470.0MHz //接收频点

POW: 20dBm //发射功率

BW: 125kHz //调制带宽

TSF: 9 //发送扩频

RSF: 9 //接收扩频

CR: 4/5 //编码速率

MODE: LORA //调制方式

SYNC: 0x12 //同步字

PREM: 8,8 //前导码

CRC:ON //硬件CRC

TIQ: OFF //发送反转

RIQ: OFF //接收反转

SEQ:OFF //数据包编号

IP: ON //模块地址功能

AES:OFF //模块AES通信加密

ACK:OFF //数据包应答功能

LDR:AUTO //低速率优化

PAR:None //串口校验

LCP: 0 //

LFT: 0 //

网关的配置参数：

NET: Node to Node

TFREQ: 470.0MHz

RFREQ: 475.5MHz

POW: 20dBm

BW: 125kHz

TSF: 9

RSF: 9

CR: 4/5

MODE: LORA

SYNC: 0x12

PREM: 8,8

CRC: ON

TIQ: OFF

RIQ: OFF

SEQ: OFF

IP: OFF

AES: OFF

ACK: OFF

LDR: AUTO

PAR: None

LCP: 0

LFT: 0