

Архитектура GPU

АЛУ	
L1 кэш данных	L1 кэш инструкций
Логика выборки инструкций	
L2 кэш	

АЛУ	
L1 кэш данных	L1 кэш инструкций
Логика выборки инструкций	
L2 кэш	

АЛУ	
L1 кэш данных	L1 кэш инструкций
Логика выборки инструкций	
L2 кэш	

АЛУ	
L1 кэш данных	L1 кэш инструкций
Логика выборки инструкций	
L2 кэш	

КЭШ L3

ОР
IMC
GRAPHICS

ЦП

Мост

Оперативная память

Блок
выборки
текстур
(TPC)

Блок
выборки
текстур
(TPC)

Блок
выборки
текстур
(TPC)

Блок
выборки
текстур
(TPC)

Блок
выборки
текстур
(TPC)

Блок
выборки
текстур
(TPC)

Внутренняя сеть взаимодействий

ROP

L2

ROP

L2

ROP

L2

ROP

L2

ROP

L2

ROP

L2

ОП(DRAM)

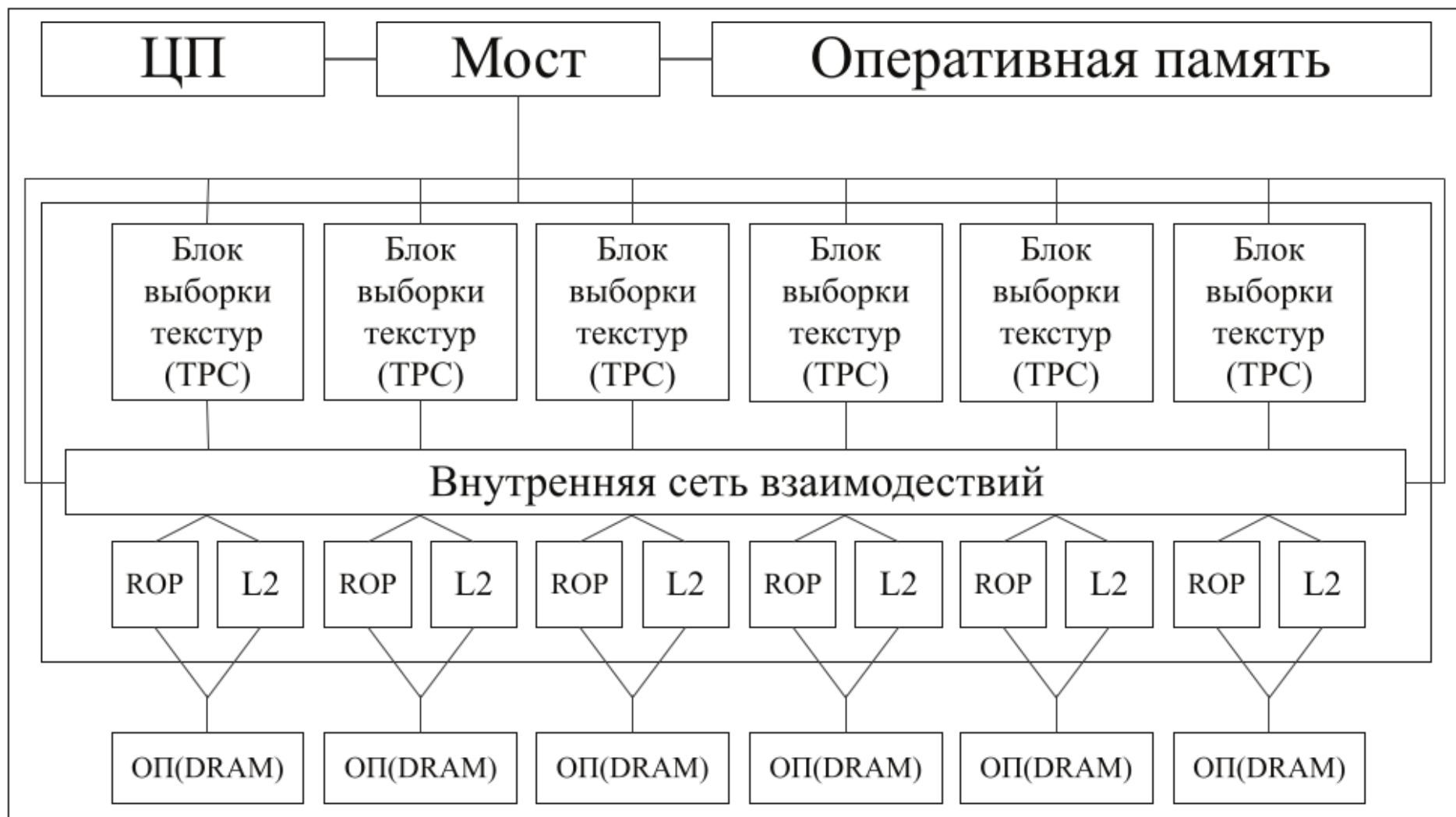
ОП(DRAM)

ОП(DRAM)

ОП(DRAM)

ОП(DRAM)

ОП(DRAM)



Блок выборки текстур (TPC)

Логика
работы с
текстурами
(TEX)

Потоковый
мультипроцессор
(SM)

Потоковый
мультипроцессор
(SM)

Потоковый
мультипроцессор
(SM)

Потоковый мультипроцессор (SM)

Кэш инструкций

Кэш констант

Блок выборки инструкций

Разделяемая память

SP	Блок сложных мат. операций (SFU)	SP	Блок сложных мат. операций (SFU)
SP		SP	
SP		SP	
SP		SP	

SP	Блок сложных мат. операций (SFU)	SP	Блок сложных мат. операций (SFU)
SP		SP	
SP		SP	
SP		SP	

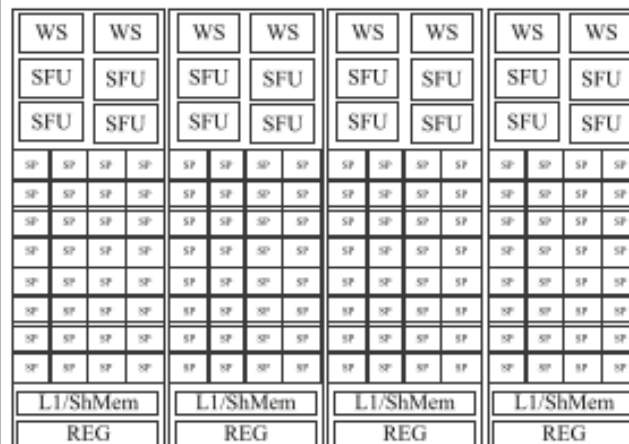
Регистровый файл

Работа с двойной точностью

GigaThread Engine



Блок работы с графикой (GPC)



K_{93H} L2

Блок работы с графикой (GPC)

