	B20 - GND	A50 - GND	
AES	B46 - GND	A49 - GND	AES
0,	B48 - 4MB	A48 - PORT ADRS	0,
ш	B47 - SDR OE	A47 - SDP OE	ш
	B46 - SDR MPX	A46 - SDP MPX	
Q	B45 - SDR A23	A45 - SDP MFX	Q
	B44 - SDR A22	A44 - SDP A10	· 1
	B43 - SDR A21	A43 - SDP A10	
	B42 - SDR A20	A42 - SDP A8	
	B41 - SDR A9	A41 - SDP AD7	
	84 ADS - 048	A40 - SDP AD6	
	B39 - SDR AD7	A39 - SDP AD5	
	B38 - SDR AD6	A39 - SDP AD5 A38 - SDP AD4	
	B37 - SDR AD5	A36 - SDP AD4 A37 - SDP AD3	
ш	B36 - SDR AD4	A37 - SDP AD3 A36 - SDP AD2	ш
$\overline{}$	B32 - 2DK VD3	A36 - SDP AD2	$\overline{}$
ш	B34 - SDR AD2		$\Box$
	B33 - SDR AD1	A34 - SDP AD0	_
(N)		A33 - RESET	$\alpha$
0,	B32 - SDR AD0	A32 - 68K CLK B	0)
$\sim$	B31 - PDTACK	A31 - PORT WE L	
ш	B30 - PWAIT0	A30 - PORT WE U	7
	171AW9 - 828	A29 - PORT OE L	
•	TIAW MOR - 828	A28 - PORT OE U	•
	B27 - VCC	A27 - VCC	<b>—</b>
	B56 - VCC	A26 - VCC	<b>'</b>
PROG SLOT - B SIDE	BZ5 - VCC	A25 - VCC	PROG SLOT - A SIDE
<u> </u>	B24 - R IN	A24 - L IN	
	B23 - R OUT	A23 - L OUT	
m	B22 - ROM OE	A22 - ROM OE L	CD
0,	B21 - A19	A21 - ROM OE U	•
<b>(</b> D	B20 - A18	A20 - AS	
$\cdot$	F19-A17	A19 - R/W	$\cdot$
$\tilde{}$	B18-A16	A18 - D15	
$\cup$	B17 - A15	A17 - D14	$\cup$
$\tilde{\sim}$	B16-A14	A16 - D13	$\sim$
ഥ	B15-A13	A15 - D12	ш
$\cap$	B14-A12	A14 - D11	$\cap$
ш_	11A - E18	A13 - D10	
	B12-A10	A12 - D9	
	B11 - A9	A11 - D8	
	B10-A8	A10 - D7	
	7A - 9B	A9 - D6	
	9A - 8B	A8 - D5	
	8A - YB	A7 - D4	
	B6 - A4	A6 - D3	
	B5 - A3	A5 - D2	
	B4 - A2	A4 - D1	
WYC	FA - EB	A3 - D0	WYCH
700	B5 - GND	A2 - GND	700
	B1 - GND	A1 - GND	

980 - 0.08   0.00   0.0	A50 - GND A49 - GND A48 - 24M A47 - SDROM A46 - SDMRD A45 - SD A15 A44 - SD A14 A43 - SD A13 A42 - SD A12	AES
848 - 848 848 - 80 [ 848 - 848 [ 848 ] [ 848 - 848 [ 848 ] [ 848 - 848 [ 848 ]	A48 - 24M A47 - SDROM A46 - SDMRD A45 - SD A15 A44 - SD A14 A43 - SD A13	AES
844 - 20 [ 846 - 20 [ 847 - 20 [ 843 - 20 [ 843 - 20 [	A47 - SDROM A46 - SDMRD A45 - SD A15 A44 - SD A14 A43 - SD A13	AE
845 - 3D I 843 - 3D I 843 - 3D I 843 - 3D I	A46 - SDMRD A45 - SD A15 A44 - SD A14 A43 - SD A13	A
842 - 20 I 843 - 20 I 843 - 20 I 845 - 20 I	A45 - SD A15 A44 - SD A14 A43 - SD A13	4
B44 - 2D [ B43 - 2D [ B45 - 2D [	A44 - SD A14 A43 - SD A13	
B43 - 2D I	A43 - SD A13	1
B45 - 2D [		
	A42 - SD A12	
B41 - SD [		
	A41 - SD A11	
B40 - 2D [	A40 - SD A10	1
B39 - GB I	A39 - SD A9	1
B38 - CB I	A38 - SD A8	
B37 - GB I	A37 - SD A7	
B39 - GB I	A36 - SD A6	111
B32 - GV	A35 - SD A5	ш
B34 - CV	A34 - SD A4	
B33 - CV	A33 - SD A3	ш
	A32 - SD A2	4
B31 - DO1	A31 - SD A1	( <i>U</i> )
B30 - DOJ		
BS6 - NC		
BS8 - NC		
		1
BS9 - ACC		CHA SLOT - A SIDE
B54 - K IN	A24 - L IN	
B23 - R O	A23 - L OUT	
B22 - P23	A22 - P22	
129 - P21	A21 - P20	$\overline{\alpha}$
B20 - P19	A20 - P18	U)
719 - P17	A19 - P16	
B18 - P15	A18 - P14	
B17 - P13	A17 - P12	<b>1</b> →
B16 - P11	A16 - P10	
812 - P9	A15 - P8	()
14 - P7	A14 - P6	
B13 - P5	A13 - P4	
B12 - P3	A12 - P2	
14-118	A11 - P0	
B10 - FIX	A10 - CA4	1
XI - 68	A9 - LOAD	
B8 - FIX	A8 - H	1
BY - FIX	A7 - EVEN	1
Be - FIX	A6 - 2H1	1
	A5 - 12M	
	A4 - PCK2B	
	A3 - PCK1B	W. S
	A2 - GND	-
BJ - CND	A1 - GND	
	829 - CB   829 - CB	89 - 668