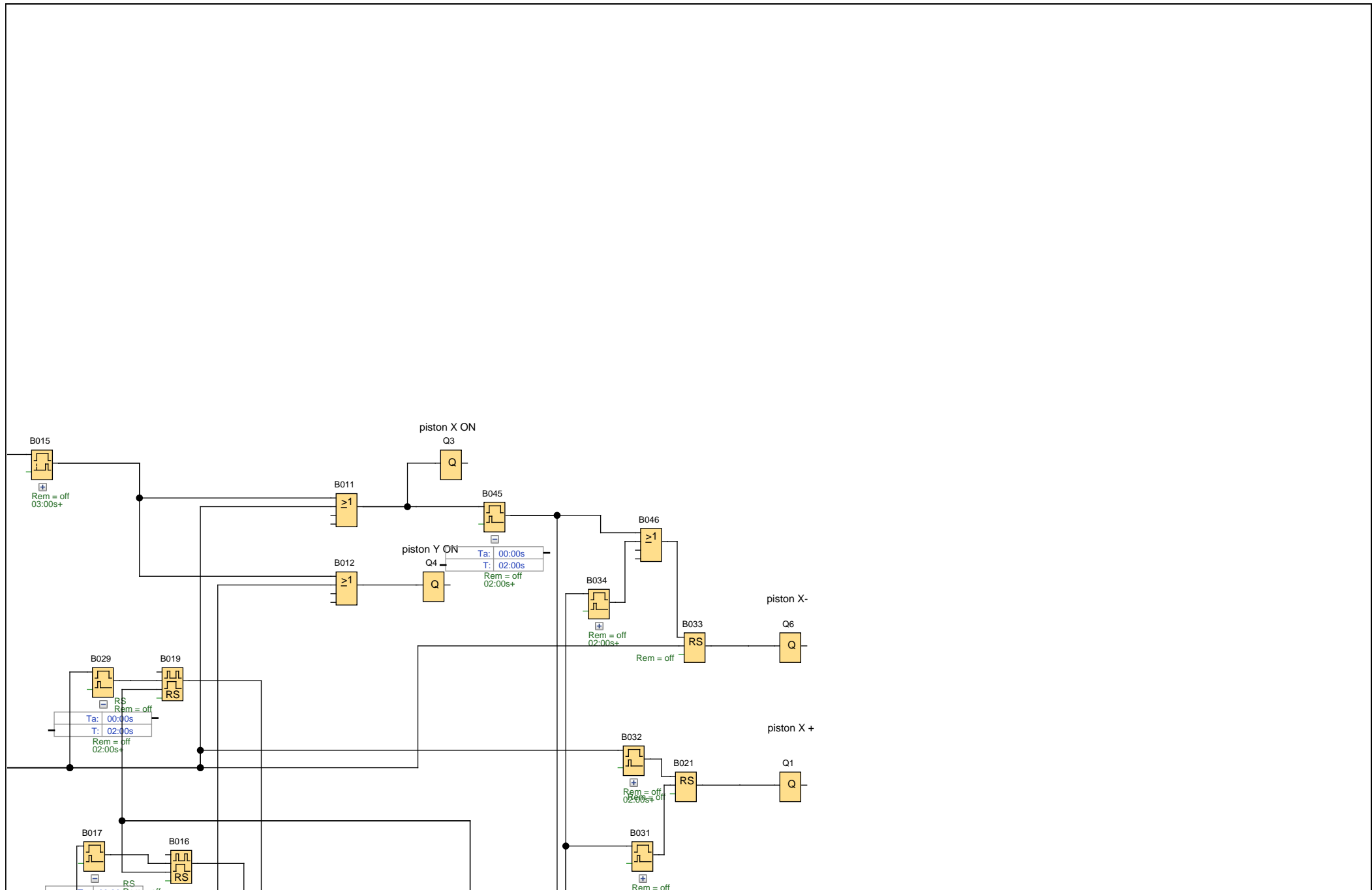
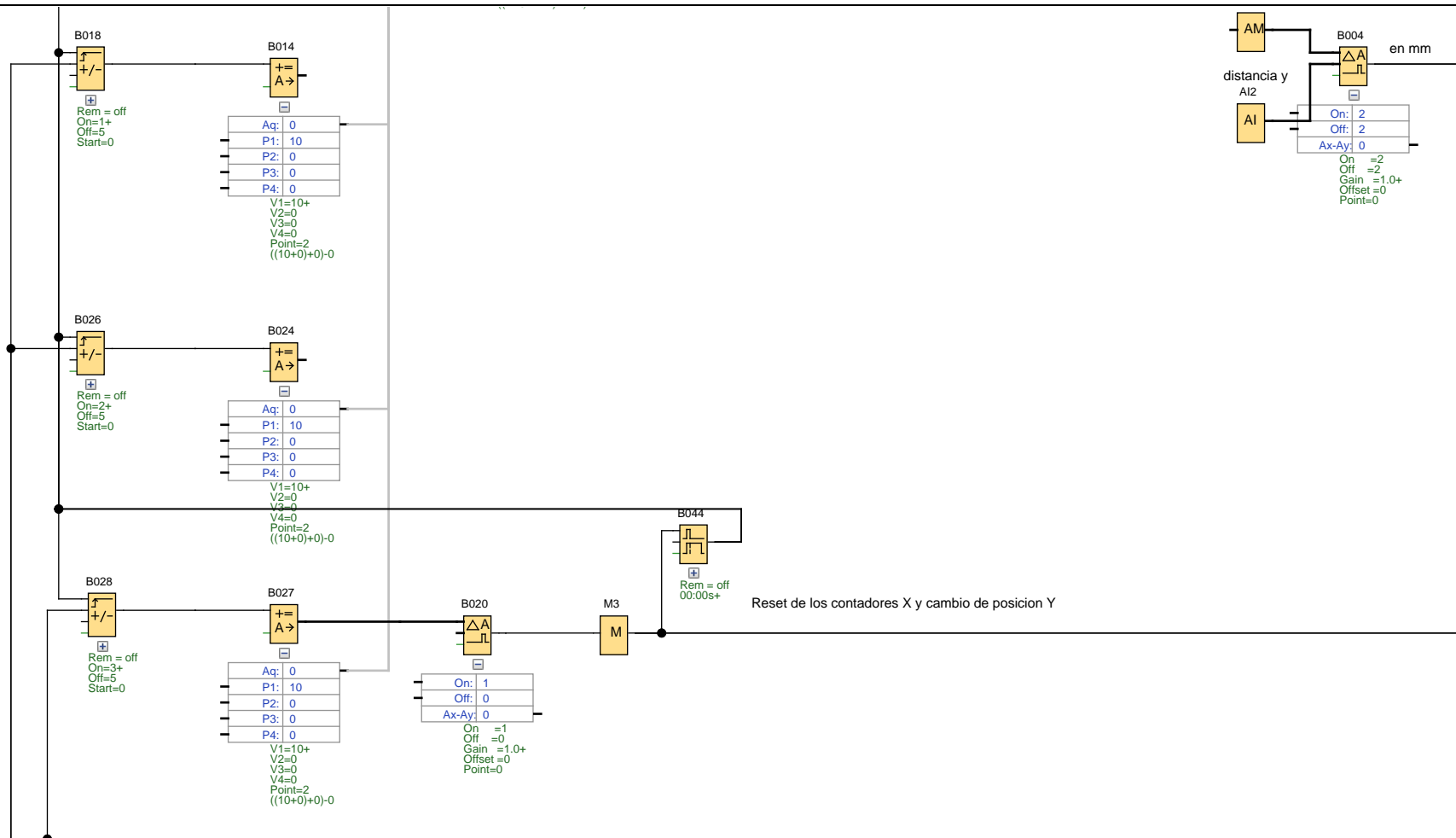


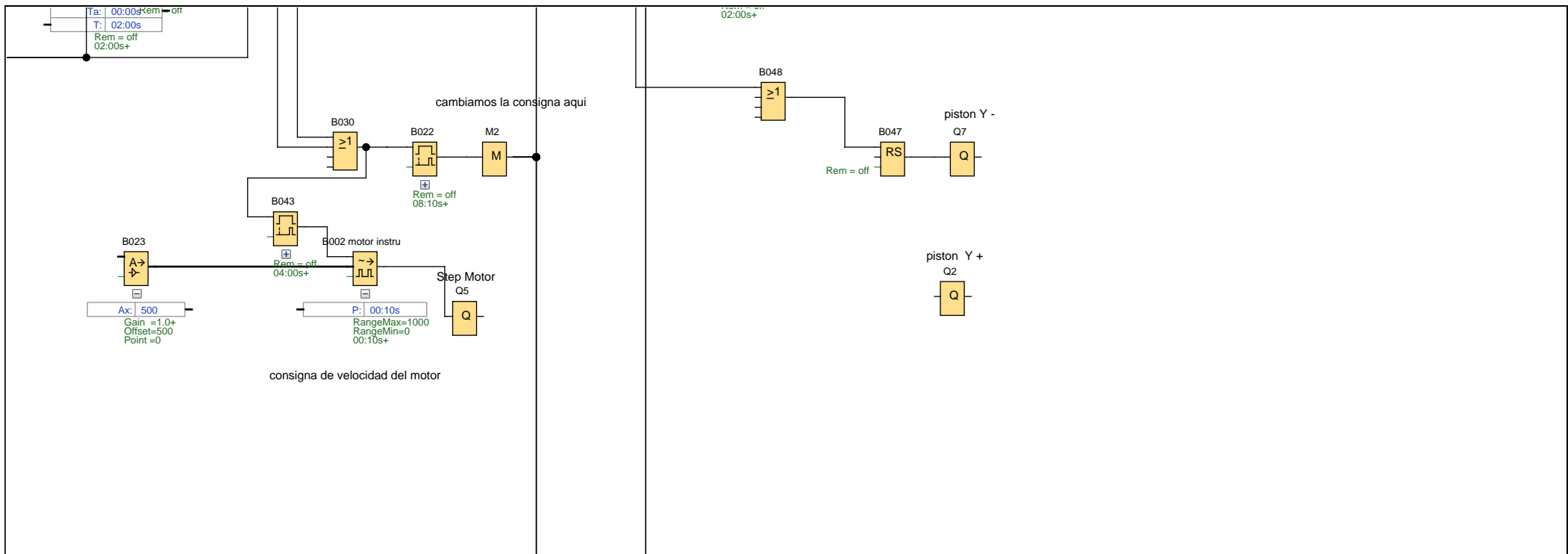
Autor:	Arthur	Proyecto:		Ciente:	
Comprobado:		Instalación:		Nº diagrama:	
Fecha de creación/modificación:	10/11/22 17:38/4/03/23 19:57	archivo:	Schéma des connexions PLC.lsc	Página:	1 / 9



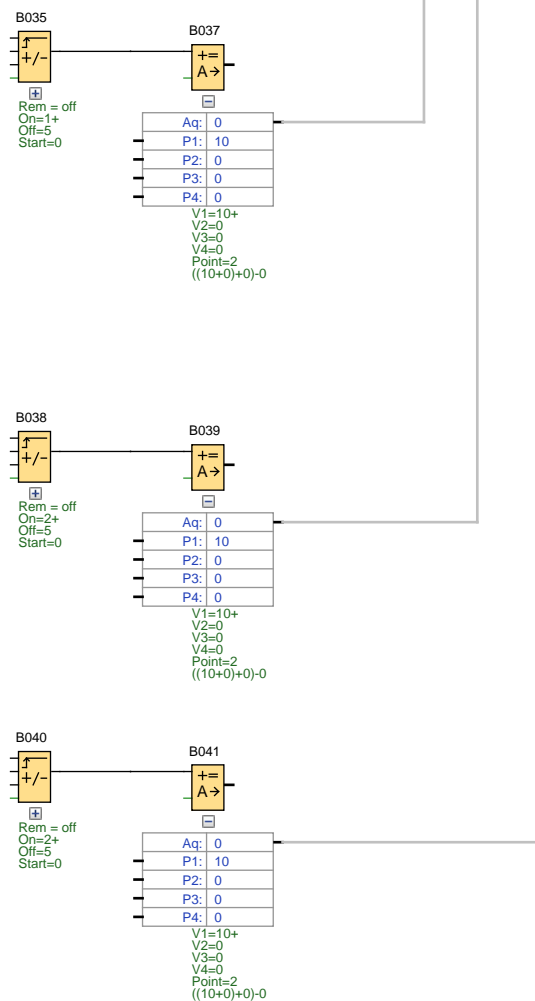
Autor:	Arthur	Proyecto:		Ciente:	
Comprobado:		Instalación:		Nº diagrama:	
Fecha de creación/modificación:	10/11/22 17:38/4/03/23 19:57	archivo:	Schéma des connexions PLC.lsc	Página:	2 / 9



Autor:	Arthur	Proyecto:		Ciente:	
Comprobado:		Instalación:		Nº diagrama:	
Fecha de creación/modificación:	10/11/22 17:38/4/03/23 19:57	archivo:	Schéma des connexions PLC.lsc	Página:	3 / 9



Autor:	Arthur	Proyecto:		Ciente:	
Comprobado:		Instalación:		Nº diagrama:	
Fecha de creación/modificación:	10/11/22 17:38/4/03/23 19:57	archivo:	Schéma des connexions PLC.Isc	Página:	4 / 9



Autor:	Arthur	Proyecto:		Ciente:	
Comprobado:		Instalación:		Nº diagrama:	
Fecha de creación/modificación:	10/11/22 17:38/4/03/23 19:57	archivo:	Schéma des connexions PLC.lsc	Página:	5 / 9

Número de bloque (tipo)		Parámetro			
AI1(Entrada analógica) : distancia x					
AI2(Entrada analógica) : distancia y					
AM1(Marca analógica) : Consigna X					
AM3(Marca analógica) : Consigna Y					
B002 motor instru(PWM) :		RangeMax=1000 RangeMin=0 00:10s+			
B004(Comparador analógico) :		On =2 Off =2 Gain =1.0+ Offset=0 Point=0			
B006(Comparador analógico) :		On =3 Off =3 Gain =1.0+ Offset=0 Point=0			
B007(Retardo a la conexión) :		Rem = off 00:10s+			
B008(Relé de impulsos) :		RS Rem = off			
B010(Amplificador analógico) :		Gain =0,1+ Offset=10 Point =0			
B013(Instrucción aritmética) :		V1=B10+ V2=B14 V3=B24 V4=B27 Point=2 ((B10+B14)+B24)+B27			
B014(Instrucción aritmética) :		V1=10+ V2=0 V3=0 V4=0 Point=2 ((10+0)+0)-0			
B015(Retardo a la conexión) :		Rem = off 03:00s+			
B016(Relé de impulsos) :		RS Rem = off			
B017(Relé de barrido (Salida de impulsos)) :		Rem = off 02:00s+			
B018(Contador adelante/atrás) :		Rem = off On=1+ Off=5 Start=0			
B019(Relé de impulsos) :		RS Rem = off			
B020(Comparador analógico) :		On =1 Off =0 Gain =1.0+ Offset=0 Point=0			
B021(Relé autoenclavador) :		Rem = off			
B022(Retardo a la conexión) :		Rem = off 08:10s+			
B023(Amplificador analógico) :		Gain =1.0+ Offset=500 Point =0			
Autor: Arthur		Proyecto:		Cliente:	
Comprobado:		Instalación:		Nº diagrama:	
Fecha de creación/modificación: 10/03/2022 17:38/4/03/23 19:57		archivo: Schéma des connexions PLC.Isc		Página: 6 / 9	

Número de bloque (tipo)	Parámetro
B024(Instrucción aritmética) :	V1=10+ V2=0 V3=0 V4=0 Point=2 ((10+0)+0)-0
B025(Amplificador analógico) :	Gain =0.1+ Offset=10 Point =0
B026(Contador adelante/atrás) :	Rem = off On=2+ Off=5 Start=0
B027(Instrucción aritmética) :	V1=10+ V2=0 V3=0 V4=0 Point=2 ((10+0)+0)-0
B028(Contador adelante/atrás) :	Rem = off On=3+ Off=5 Start=0
B029(Relé de barrido (Salida de impulsos)) :	Rem = off 02:00s+
B031(Relé de barrido (Salida de impulsos)) :	Rem = off 02:00s+
B032(Relé de barrido (Salida de impulsos)) :	Rem = off 02:00s+
B033(Relé autoenclavador) :	Rem = off
B034(Relé de barrido (Salida de impulsos)) :	Rem = off 02:00s+
B035(Contador adelante/atrás) :	Rem = off On=1+ Off=5 Start=0
B036(Instrucción aritmética) :	V1=B25+ V2=B37 V3=B39 V4=B41 Point=2 ((B25+B37)+B39)-B41
B037(Instrucción aritmética) :	V1=10+ V2=0 V3=0 V4=0 Point=2 ((10+0)+0)-0
B038(Contador adelante/atrás) :	Rem = off On=2+ Off=5 Start=0
B039(Instrucción aritmética) :	V1=10+ V2=0 V3=0 V4=0 Point=2 ((10+0)+0)-0
B040(Contador adelante/atrás) :	Rem = off On=2+ Off=5 Start=0
B041(Instrucción aritmética) :	V1=10+ V2=0 V3=0 V4=0 Point=2 ((10+0)+0)-0
B042(Relé autoenclavador) :	Rem = off

Número de bloque (tipo)	Parámetro
B043(Retardo a la conexión) :	Rem = off 04:00s+
B044(Retardo a la desconexión) :	Rem = off 00:00s+
B045(Relé de barrido (Salida de impulsos)) :	Rem = off 02:00s+
B047(Relé autoenclavador) :	Rem = off
B049(Retardo a la conexión) :	Rem = off 00:00s+
I1(Entrada) : ON	
I2(Entrada) : OFF	
Q2(Salida) : piston Y +	
Q3(Salida) : piston X ON	
Q4(Salida) : piston Y ON	
Q5(Salida) : Step Motor	

Conector	Rotulación
AI1	
AI2	
I1	
I2	
AM1	
AM3	
M1	
M2	
M3	
Q1	
Q2	
Q3	
Q4	
Q5	
Q6	
Q7	