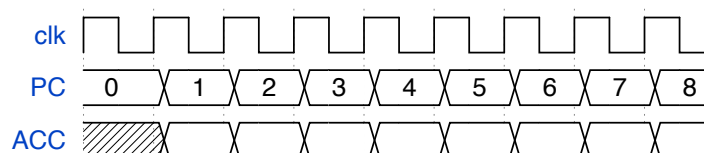




Memória e RUDI

1. Qual o tamanho do barramento de endereço de uma memória com 1024 palavras? Por quê?
2. Qual o tamanho do barramento de dados de uma memória com 1024 bytes?
3. Além de barramentos de endereço e de dados, o que mais compõe a interface de uma memória?
4. Quais os tamanhos dos barramentos de endereço e dados para uma Memória de 1024x16 bits?
5. Se uma memória com o seguinte conteúdo for ligado ao Rudi, qual é o valor do acumulador (ACC) a cada borda de subida do *clock*?

Endereço	Conteúdo	Operação	OpCode
0x00	0100000111	CPU_out \leftarrow ACC	00
0x01	1100000011	ACC \leftarrow Operando	01
0x02	1000001000	ACC \leftarrow ACC + Operando	10
0x03	1100001010	ACC \leftarrow ACC – Operando	11
0x04	1000000101		
0x05	1000000010		
0x06	1100000001		
0x07	00XXXXXXXX		



6. Considerando as instruções disponíveis no RUDI e o formato na memória, faça:
 - a) Desenvolva um programa para implementar a seguinte equação: $8+4-2+10-5+2+3-1$
 - b) Monte o programa desenvolvido no item anterior.