

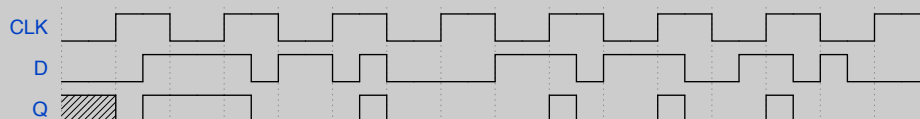


Circuitos Sequenciais

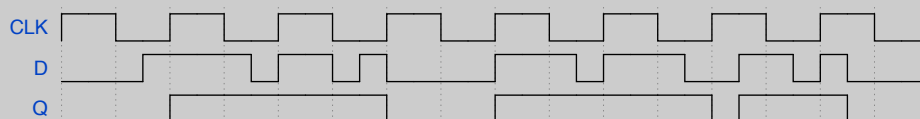
1. A partir das formas de onda abaixo, esboçar a saída Q de um *Latch D*.

Resposta:

a)



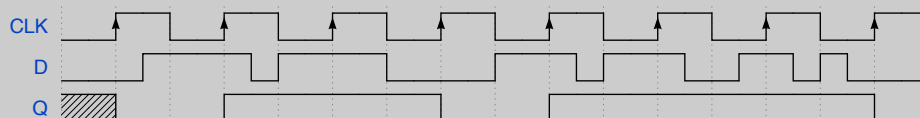
b)



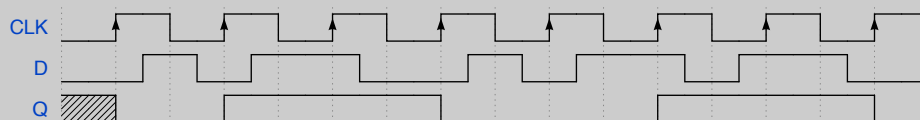
2. A partir das formas de onda abaixo, esboçar a saída Q de *Flip-flop D* sensível à **borda de subida**.

Resposta:

a)



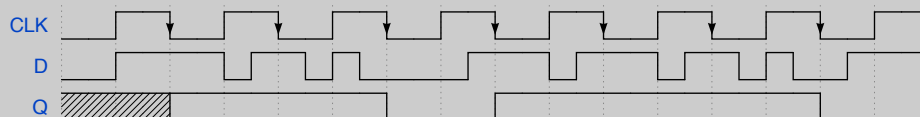
b)



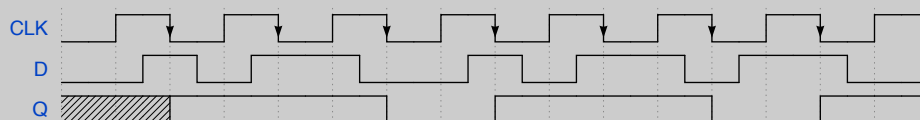
3. A partir das formas de onda abaixo, esboçar a saída Q de *Flip-flop D* sensível à **borda de descida**.

Resposta:

a)

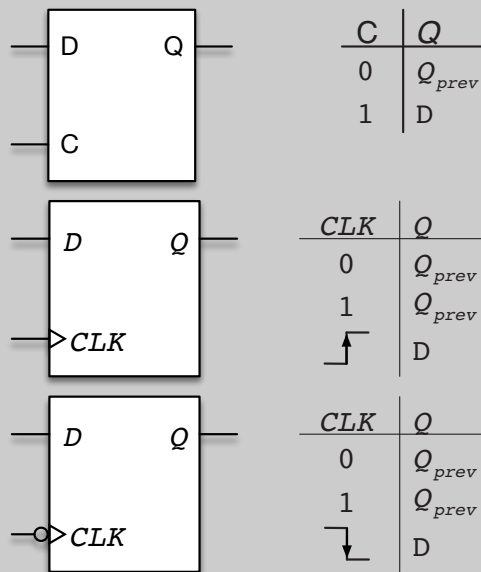


b)



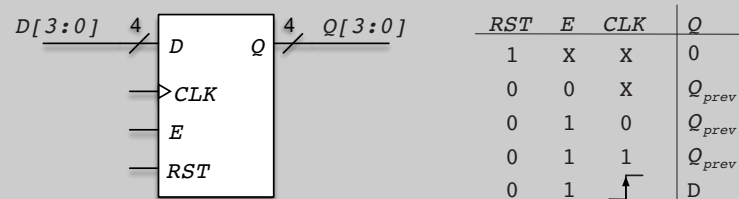
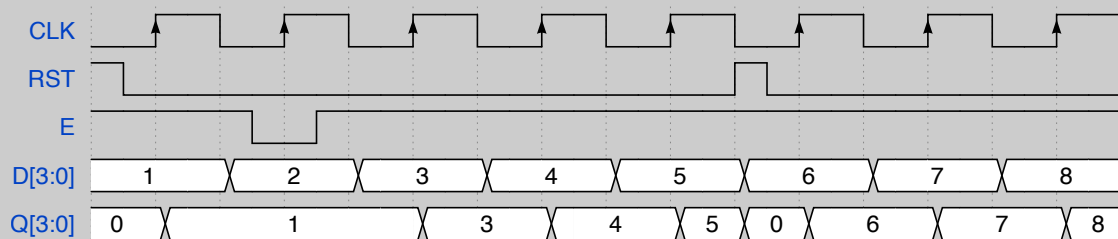
4. Apresente o símbolo e a tabela verdade de cada um dos componentes das questões anteriores.

Resposta:

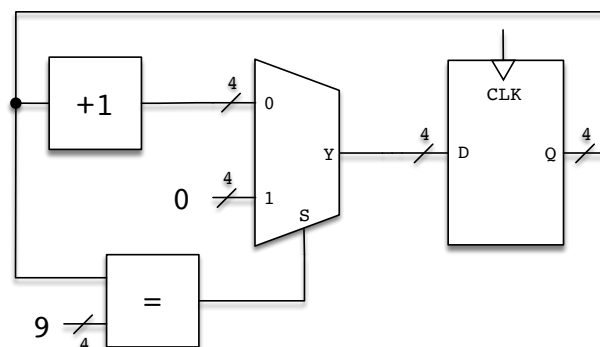


5. A partir das formas de onda abaixo, apresentar o valor da saída Q de um registrador sensível à borda de subida, com *enable* ativo em alto e *reset* assíncrono. Desenhe o símbolo e a tabela verdade.

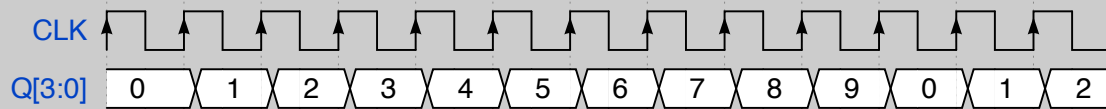
Resposta:



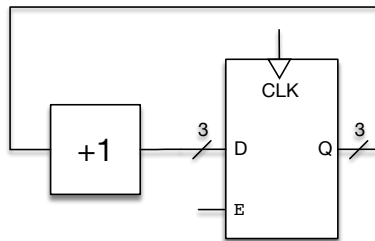
6. A partir do circuito abaixo, apresente os valores da saída (Q) do registrador ao longo do tempo.



Resposta:



7. A partir do circuito abaixo, apresente os valores da saída (Q) do registrador ao longo do tempo.



Resposta:

