A memória é organizada como um conjunto de N partes iguais, com cada parte possuindo um conteúdo fixo de M bits.	
IVI DIES.	
A denominação específica para cada parte é:	
 X Célula □ Partição □ Capacidade □ Endereço □ Largura 	
2^a Questão (Ref.: 202308128597)	
Algumas instruções de máquina são corriqueiras, por exemplo, operações de desvio de controle de execução e movimentação de dados. Analisando a instrução de máquina a seguir:	
ADD A, B, C	
Podemos concluir que ela possui:	
☐ Um operando, três operadores.	
☐ Quatro operadores. ☐ Dois operadores, dois operandos.	
☑ Um operador, três operandos.	
☐ Três operadores, três operandos.	
3 ^a Questão (Ref.: 202306979921) Para realizar as conversões e operações necessárias, considere:	
Os valores como potências da base 10;	
 Os resultados expressos com os números escritos por extenso (não usar notação científica, como, por exemplo, 1 x 10³). 	
exemplo, 1 x 10 ³).	
exemplo, 1 x 10 ³). Dica: calcular usando a unidade de medida padrão como base de cálculo (<i>bits</i> ou <i>Bytes</i>). A operação 64 MB + 400 KB é igual a:	
exemplo, 1 x 10 ³). Dica: calcular usando a unidade de medida padrão como base de cálculo (<i>bits</i> ou <i>Bytes</i>). A operação 64 MB + 400 KB é igual a: 1. 0,0644 GB 1. 0,000644 GB	
exemplo, 1 x 10 ³). Dica: calcular usando a unidade de medida padrão como base de cálculo (<i>bits</i> ou <i>Bytes</i>). A operação 64 MB + 400 KB é igual a:	
exemplo, 1 x 10 ³). Dica: calcular usando a unidade de medida padrão como base de cálculo (<i>bits</i> ou <i>Bytes</i>). A operação 64 MB + 400 KB é igual a: 1 0,0644 GB 0,000644 GB 64400 GB	

4 Questão (Ref.: 202307031947)

Suponha que, para efeitos de aprendizagem em arquitetura de computadores (ignorando vários detalhes de implementação), você decidiu criar uma representação de conjunto de instruções hipotético muito simples e

limitado para operações aritméticas de inteiros positivos com dois operandos, de um processador de 4 bits, cuja palavra de dados é de 4 bits.

É gasto 1 ciclo de instrução para cada palavra, e a quantidade de ciclos para execução de uma determinada instrução (operadores e operandos) é igual à quantidade de palavras dessa instrução.

O conjunto de instruções está representado a seguir:

Código	Instrução
0000	Número 0
0001	Número 1
0010	Número 2
0011	Número 3
0100	Número 4
0101	Número 5
0110	Número 6
0111	Número 7
1000	Número 8
1001	Número 9
1010	Somar
1011	Subtrair
1100	Multiplicar
1101	Divisão inteira
1110	Resto da divisão
1111	Notificação de erro

Qual é o resultado em binário da operação 1101 1001 0100?

□ 0100
□ 0011
X 0010
□ 0001
□ 0101

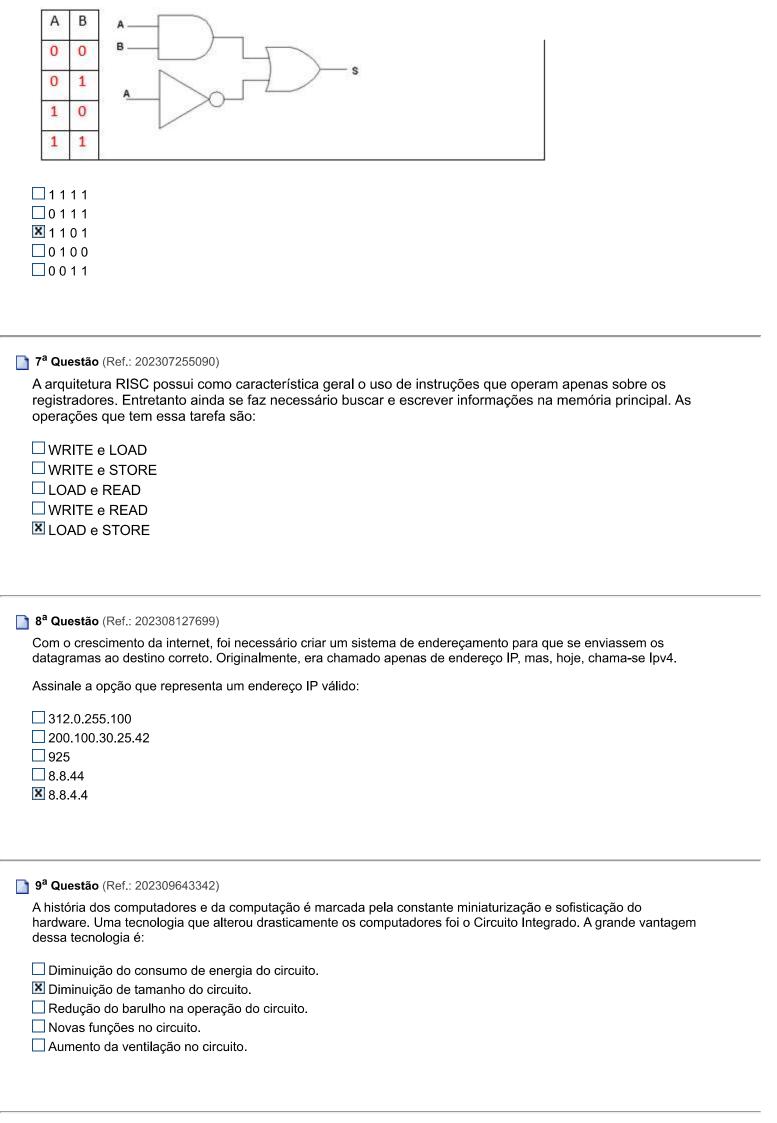
	ςа	Questão	(Pof·	20230	7305080	a١
-40	5	Questao	(Rei.:	ZUZ3U	ころいついめ	9

João foi à lanchonete e solicitou ao balconista um hamburguer (X) ou uma batata frita (Y) e um refrigerante (Z). Qual expressão simboliza este pedido?

$\square X + (Y . Z)$
$\square X + Y + Z$
□ X . Y . Z
区 (X + Y) . Z
\square Y V + 7

6^a Questão (Ref.: 202307296311)

Assinale a alternativa que apresenta a sequência correta da saída (S) da Tabela Verdade para o circuito lógico, conforme a seguinte entrada de dados:



à	10 ^a Questão (Ref.: 202307296439)
	A tecnologia que permite processamento paralelo em nível instruções, isto é, que possui vários <i>pipelines</i> em um mesmo processador para processamento de mais de uma instrução simultaneamente é a:
	□ SMP □ NUMA □ Clusters □ Superescalar □ Superpipeline