1.	Depois de buscarem os dados na memória, os processadores interpretam o que fazer, por exemplo, que a operação
	a ser executada é a de somar, e depois executam a operação propriamente dita. Cada operação a ser executada é
	identificada e definida por um conjunto de bits denominado:

(Ref.: 202308602954)

	trução		

Dígito binário.

Operador.

O Ciclo de Instrução.

Microcódigo.

1 pont

2. O parâmetro para análise de memórias eletrônicas que indica o tempo entre duas operações sucessivas de leitura ou escrita é conhecido como:

(Ref.: 202308589020)

- Capacidade.
- Temporariedade.
- Custo.
- Ciclo de Memória.
- Volatilidade.

1 pont

3. Suponha que, para efeitos de aprendizagem em arquitetura de computadores (ignorando vários detalhes de implementação), você decidiu criar uma representação de conjunto de instruções hipotético muito simples e limitado para operações aritméticas de inteiros positivos com dois operandos, de um processador de 4 bits, cuja palavra de dados é de 4 bits.

É gasto 1 ciclo de instrução para cada palavra, e a quantidade de ciclos para execução de uma determinada instrução (operadores e operandos) é igual à quantidade de palavras dessa instrução.

O conjunto de instruções está representado a seguir:

Código	Instrução
0000	Número 0
0001	Número 1
0010	Número 2
0011	Número 3
0100	Número 4
0101	Número 5
0110	Número 6
0111	Número 7
1000	Número 8
1001	Número 9
1010	Somar
1011	Subtrair
1100	Multiplicar
1101	Divisão inteira
1110	Resto da divisão
1111	Notificação de erro

	308359838)
_	1110 1001 1000 1010 0111 0111
_	1110 0110 0101
()	0011 0100 0101
0 1	1100 0011 0011
	1 ponto
4.	A estrutura de informações nas linguagens dos humanos segue esta ordem de formação:
	$CARACTERE \to PALAVRA \to FRASES$
	Da mesma forma, a estrutura de informações nas linguagens dos computadores segue, respectivamente equivalente ordem de formação:
	(Ref: 202308359834)
	○ Registro → Arquivo → Byte
	O Banco de Dados → Arquivo → Registro
	 Palavra → Bit → Byte Bit → Byte → Palavra
	O Byte → Bit → Arquivo
	1 ponto
∄ Us	ando as regras da álgebra booleana, selecione a alternativa que apresenta corretamente a simplificação da expressão a
	guir:
(A.	~B) + (B.(A+C))
(Ref	E: 202309464362)
	A+(B.C)
Ö	A.(B+A).C
0	A+B
0	A.B A.B+C
	A.B.C
	1 ponto
Joã	ão foi à lanchonete e solicitou ao balconista um hamburguer (X) ou uma batata frita (Y) e um refrigerante (Z). Qual
	pressão simboliza este pedido?
	±-202308638979)
	(X + Y) . Z X + (Y . Z)
	X.Y+Z
	X+Y+Z
0	X.Y.Z

(Ref.: 2	J2308577642)
0	
	Muitas instruções e muitos registradores.
0	Endereçamento múltiplo e poucos registradores de uso geral.
0	Poucas instruções e poucos registradores.
Ö	Muitos registradores e pipeline eficiente para as instruções comuns.
0	Variadas instruções e pipeline eficiente para as instruções mais comuns.
	1po
	tória dos computadores e da computação é marcada pela constante miniaturização e sofisticação do hardware. Ur ologia que alterou drasticamente os computadores foi o Circuito Integrado. A grande vantagem dessa tecnologia é
(Ref.: 2	023109777232)
\circ	Redução do barulho na operação do circuito.
0	Diminuição do consumo de energia do circuito.
_	Aumento da ventilação no circuito.
0	Novas funções no circuito. Diminuição de tamanho do circuito.
comun	stria dos microcomputadores surgiu na década de 1970 e modificou nossa rotina com a presença cada vez mais n de computadores pessoais em casas e mesas de escritório. O avanço tão pujante dessa indústria foi possível pe amento e pela miniaturização de seus componentes.
Os trê:	s principais componentes de hardware de um computador pessoal são:
(Ref.: 202:	109461595)
O F	rocessador, Sistema Operacional e disco rígido.
	rocessador, memória RAM e Browser.
N	Memória RAM, processador e placa-mãe.
_	rocessador, placa de vídeo e placa de rede.
0 [Disco rígido, Sistema Operacional e placa de rede.



Relacione as colunas:

- I Multicore
- II Superpipeline
- III Superescalar
- IV Pipeline dinâmico
- V Multiprocessadores

Com

- A Múltiplos pipelines que operam em paralelo.
- $\ensuremath{\mathsf{B}}$ Execução de instruções fora de ordem em um pipeline.
- C Pipelines com grande número de estágios.
- $\label{eq:defD} D\text{ -} \text{M\'ultiplos} \text{ processadores compartilhando um espaço de endereços.}$
- E Múltiplos processadores em um único encapsulamento.

Assinale a alternativa que contém a associação correta:

(Ref.: 202308619721)

O I-D, II-E, III-B, IV-A, V-C.

- I-E, II-C, III-A, IV-B, V-D.
- O I-C, II-A, III-B, IV-D, V-E.
- I-B, II-A, III-C, IV-E, V-D.
- I-E, II-C, III-A, IV-D, V-B.