MATHEUS PRESTES GARCIA

202303891652 POLO CENTRO - TRAMANDAÍ - R





Avaliação AV

avalie seus conhecimentos

Disc.: DGT0281 - ARQUITETURA DE COMPUTADORES

Aluno: MATHEUS PRESTES GARCIA

Data: 19/03/2023 23:02:44

Período: 2023.1 EAD (GT) / AV

Matrícula: 202303891652

Turma: 9006







🔨 Atenção

- 1. Veja abaixo, todas as suas respostas gravadas no nosso banco de dados.
- 2. Caso você queira voltar à prova clique no botão "Retornar à Avaliação".
- Não esqueça de finalizar a avaliação colocando o código verificador no campo no final da página.

1ª Questão (Ref.: 202309231202)

A memória é organizada como um conjunto de N partes iguais, com cada parte possuindo um conteúdo fixo de M bits.

A denominação específica para cada parte é:

- Largura
- ☐ Partição
- Célula
- ☐ Endereço
- ☐ Capacidade

2^a Questão (Ref.: 202310089507)

O tipo de transmissão na qual o periférico é conectado ao dispositivo controlador ou interface de E/S por várias linhas de transmissão de dados, de modo que a transferência de dados é realizada um bit em cada linha, com todos os bits alinhados dentro do mesmo intervalo de tempo de transmissão é denominado:

- Direta.
- ☐ Pulsar.
- Purga.
- X Paralela.
- Serial.