



Meus Simulados

Teste seu conhecimento acumulado

Disc.: ARQUITETURA DE COMPUTADORES

Aluno(a): KATIA REJANE RABELO SILVA

Acertos: 10,0 de 10,0

202305362843

06/06/2023



Acerto: 1,0 / 1,0

O número 1F2 na base 16 é representado por qual número na base 2?

- 10000001101
- 110000001110
- **⊠** ✓ 000111110010
- 111100100001
- O01111110001

Respondido em 21/06/2023 10:51:39

Explicação:

A resposta correta é: 000111110010



Acerto: 1,0 / 1,0

Para realizar as conversões e operações necessárias, considere:

- Os valores como potências da base 10;
- Os resultados expressos com os números escritos por extenso (não usar notação científica, como, por exemplo, 1 x 10³).

Dica: calcular usando a unidade de medida padrão como base de cálculo (bits ou Bytes).

A operação 128 Mbits - 2MBytes é igual a:

 □ 2128 KB ▼ 14.000 KB □ 1282 KB □ 130 KB □ 126 KB 	
	Respondido em 21/06/2023 11:03:58
Explicação: A resposta correta é: 14.000 KB	
Questão Uma determinada porta lógica possui duas entradas, X e Y. Quando X e Y sã	Acerto: 1,0 / 1,0
saída também é 0. Qual é a porta lógica que possui esta tabela verdade?	io o a saida e o. Qualido X e 1 sao 1 a
 NOR NAND AND X ✓ XOR OR 	
	Respondido em 21/06/2023 10:48:28
Explicação: A resposta correta é: XOR ABXOR O O O O 1 1 1 0 1 1 1 0	
4 ^a Questão	Acerto: 1,0 / 1,0
A partir da expressão: A + (B . C). Escolha a única alternativa que representa	a uma expressão equivalente.
 □ A + B ▼ (A + B) . (A + C) □ (A . B) + (A . C) □ A + C □ A 	
	Respondido em 21/06/2023 10:52:06
Explicação:	

https://simulado.estacio.br/alunos/

A resposta correta é: (A + B) . (A + C)

Α	В	С	A∨(B∧C)	(A∨B)∧(A∨C)
1	1	1	1	1
1	1	0	1	1
1	0	1	1	1
0	1	1	1	1
0	0	1	0	0
0	1	0	0	0
1	0	0	1	1
0	0	0	0	0



Acerto: 1,0 / 1,0

Em relação à classificação das arquiteturas paralelas definida como Taxonomia de Flynn, em uma delas é tratada a execução síncrona de instrução para todos os dados, correspondendo ao caso das arquiteturas vetoriais. A afirmação acima está relacionada a qual das classes definidas por Flynn?

- ☐ MISD
- 🗷 🥓 SIMD
- ☐ SISD ☐ DISM

Respondido em 21/06/2023 11:01:16

Explicação:

A resposta correta é: SIMD



Acerto: 1,0 / 1,0

Selecione o processador que segue a arquitetura RISC dentre os processadores teóricos cujas especificações técnicas são apresentadas a seguir:

- Processador D: 16 registradores, 30 instruções de 4 bytes de tamanho.
- Processador B: 8 registradores, 128 instruções de 4 a 7 bytes de tamanho.
- Processador C: 8 registradores, 32 instruções de 2 a 5 bytes de tamanho.
- Processador A: 16 registradores, 30 instruções de 2 a 4 bytes de tamanho.
- Processador E: 4 registradores, 64 instruções de 2 a 4 bytes de tamanho.

Respondido em 21/06/2023 11:04:51

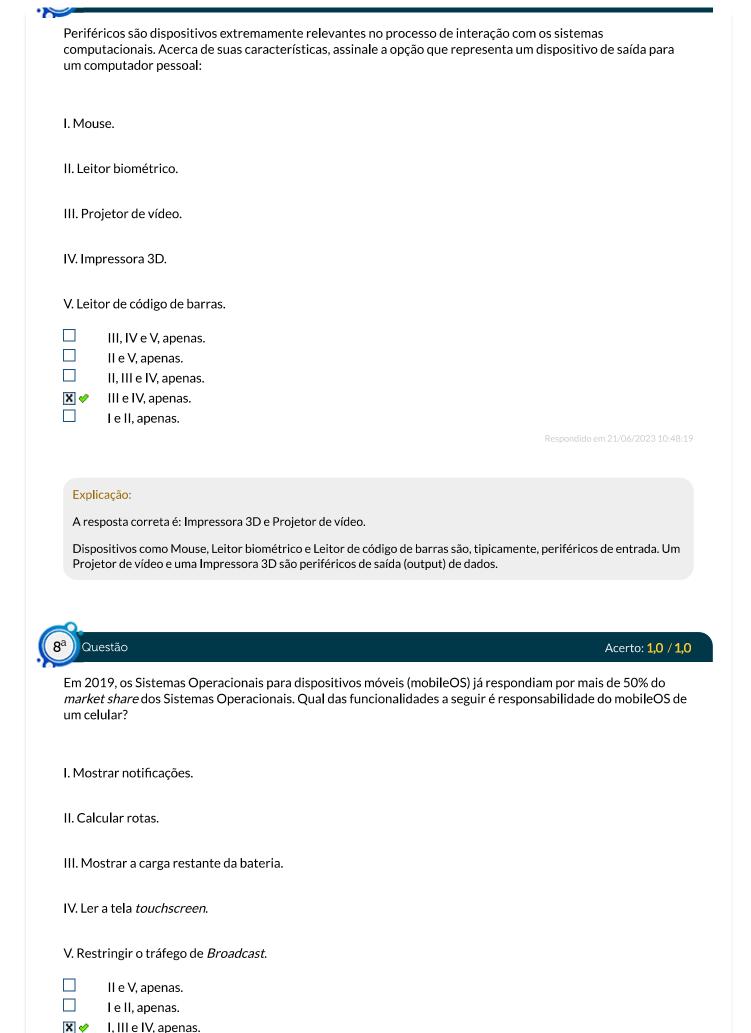
Explicação:

A resposta correta é: Processador D: 16 registradores, 30 instruções de 4 bytes de tamanho.

As abordagens RISC utilizam tamanho fixo de instrução de 4 bytes.



Acerto: 1,0 / 1,0



I, II e IV, apenas.

III, IV e V, apenas.

Respondido em 21/06/2023 10:52:35

Explicação:

A resposta correta é: I, III e IV, apenas. O cálculo de rotas é feito através de uma tabela de roteamento, característica comum aos roteadores. O uso de VLANS (Rede de Área Local Virtual) visa restringir o tráfego de Broadcast de uma rede.



Acerto: 1,0 / 1,0

Em um sistema operacional, o conjunto de rotinas que oferece serviços aos usuários, às suas aplicações e também ao próprio sistema é denominado especificamente como:

☐ Aplicativo de usuário.

☐ Microcódigo.

Núcleo.

□ Binário.

□ Setup.

X 🛷

Respondido em 21/06/2023 10:52:54

Explicação:

A resposta correta é: Núcleo. O Sistema Operacional é o único programa executado em modo Núcleo (kernel), possuindo acesso completo ao hardware e execução de qualquer instrução possível.



Acerto: 1,0 / 1,0

Os processadores funcionam através de ordens simples e básicas, tais como:

- Efetuar a soma de dois números.
- Mover um dado de um local para outro.
- Adicionar 1 ao valor do número.
- Transferir 1 byte de dados da memória para uma porta de saída.

Essas ordens são transmitidas ao *hardware* para serem interpretadas e executadas por meio de sinais elétricos que representam o bit 0 ou o bit 1, que chamamos formalmente de:

☐ Atuação

▼ Instrução

☐ Arrumação

☐ Junção

Combinação

Respondido em 21/06/2023 10:47:12

Explicação:

A resposta correta é: Instrução. Podemos entender uma instrução de máquina como um comando que identifica uma determinada operação primitiva a ser realizada diretamente pelo hardware. Por exemplo, instruções para a realização de operações aritméticas e lógicas.