19/04/2023, 14:53 Estácio: Alunos







Meus Simulados

Teste seu conhecimento acumulado

Disc.: ARQUITETURA DE COMPUTADORES

Aluno(a): PAULO RICARDO TORRES MARQUES MARTINS MOURA E SILVA

202303714629

19/04/2023

Acertos: 10,0 de 10,0

Questão

Acerto: 1,0 / 1,0

O número 1F2 na base 16 é representado por qual número na base 2?

- 10000001101
- 111100100001
- **⊠** ✓ 000111110010
- 001111110001
- 110000001110

Respondido em 19/04/2023 14:45:17

Explicação:

A resposta correta é: 000111110010



Acerto: 1,0 / 1,0

Para realizar as conversões e operações necessárias, considere:

- Os valores como potências da base 10;
- Os resultados expressos com os números escritos por extenso (não usar notação científica, como, por exemplo, 1 x 10³).

Dica: calcular usando a unidade de medida padrão como base de cálculo (bits ou Bytes).

A operação 128 Mbits - 2MBytes é igual a:

04/2023, 14:5	3	Estácio: Alunos	
	126 KB		
X 🛷	14.000 KB		
	130 KB		
	2128 KB		
	1282 KB		
	1202 KB		
			Respondido em 19/04/2023 14:46:46
Evoli	cação:		
Ехріі	Caçao.		
Are	sposta correta é: 14.000 l	⟨B	
~			
3 a Qu	estão		Acerto: 1,0 / 1,0
			1 7 - 7 - 7 - 7
Uma c	leterminada porta lógica po	ssui duas entradas, X e Y. Quando X e Y são 0 a s	aída é 0. Quando X e Y são 1 a
saída	cambém é 0. Qual é a porta l	ógica que possui esta tabela verdade?	
	OR		
Ш	NOR		
	NAND		
	AND		
X	XOR		
			Respondido em 19/04/2023 14:47:24
Expli	cação:		
A roc	posta correta é: XOR		
AB	XOR		
00			
0 1	1		
10	1		
1 1	0		
<u></u>			
(4 ^a) Qu	estão		Acerto: 1,0 / 1,0
			· · · · · · · · · · · · · · · · · · ·
A part	ir da expressão: A + (B . C). I	Escolha a única alternativa que representa uma	expressão equivalente.
_		·	
	(A . B) + (A . C)		
	A + B		
	Α		
X 🛷	(A + B) . (A + C)		
	A+C		
	-		Respondido em 19/04/2023 14:48:26

Explicação:

A resposta correta é: (A + B) . (A + C)

19/04/2023, 14:53 Estácio: Alunos

Α	В	С	A∨(B∧C)	(AvB)\(AvC)
1	1	1	1	1
1	1	0	1	1
1	0	1	1	1
0	1	1	1	1
0	0	1	0	0
0	1	0	0	0
1	0	0	1	1
0	0	0	0	0



Acerto: 1,0 / 1,0

Em relação à classificação das arquiteturas paralelas definida como Taxonomia de Flynn, em uma delas é tratada a execução síncrona de instrução para todos os dados, correspondendo ao caso das arquiteturas vetoriais. A afirmação acima está relacionada a qual das classes definidas por Flynn?

DISM

X 🛷

SIMD SISD

MIMD

MISD

Explicação:

A resposta correta é: SIMD



Acerto: 1,0 / 1,0

Selecione o processador que segue a arquitetura RISC dentre os processadores teóricos cujas especificações técnicas são apresentadas a seguir:

Processador A: 16 registradores, 30 instruções de 2 a 4 bytes de tamanho.

Processador E: 4 registradores, 64 instruções de 2 a 4 bytes de tamanho.

X 🛷 Processador D: 16 registradores, 30 instruções de 4 bytes de tamanho.

Processador B: 8 registradores, 128 instruções de 4 a 7 bytes de tamanho.

Processador C: 8 registradores, 32 instruções de 2 a 5 bytes de tamanho.

Explicação:

A resposta correta é: Processador D: 16 registradores, 30 instruções de 4 bytes de tamanho.

As abordagens RISC utilizam tamanho fixo de instrução de 4 bytes.



Acerto: 1,0 / 1,0

19/04/2023, 14:53 Estácio: Alunos

	imponentes que formam o cerne da infraestrutura da internet, responsáveis por cobrir as enormes ncias intercontinentais e transportar os datagramas pelo mundo, são chamados de:
X 🛷	Roteadores.
	Infraestrutura de circuitos virtuais.
	World Wide Web.
$\overline{\Box}$	Servidores.
	Modems.
	Respondido em 19/04/2023 14:50:10
Frank	·
	icação:
Are	sposta correta é: Roteadores.
	sistemas Autônomos e os roteadores de Backbone são responsáveis por permitir a interconexão e a troca de otes (também chamados de datagramas) no ambiente de roteamento global.
8 ^a Qı	uestão Acerto: 1,0 / 1,0
	nologia de SSD veio para substituir os discos rígidos. Sem partes móveis, é menos propensa a falhas, além r mais rápida que seus antecessores.
	scos rígidos e os SSD não são fundamentais, de forma conceitual, para os computadores. Entretanto, são muito importantes, na prática, para os computadores pessoais. Isso se deve ao fato de:
	O processador não possuir armazenamento para os programas.
$\overline{\Box}$	O disco ser responsável por receber os dados do teclado e do mouse.
	A energia consumida pelo disco ser muito menor que a consumida pela memória RAM.
□ •	O barramento entre o processador e a memória RAM ser muito lento.
X	A memória RAM ser volátil.
	Respondido em 19/04/2023 14:50:51
Expl	icação:
	emória RAM é uma memória do tipo volátil, ou seja, todos os dados são imediatamente apagados quando o ema fica sem energia.
Qu Qu	uestão Acerto: 1,0 / 1,0
-	rocessador possui resumidamente duas funções principais: Processamento e controle. Nesse contexto, em rea da UCP (processador) se realiza a movimentação de dados e de instruções de E/S para o processador?
7554	
Ш	Registrador de Endereço - REM.
X	Unidade de Controle - UC.
	Registrador de Dados de Memória - RDM.
	Registrador de instrução - RI.

Respondido em 19/04/2023 14:51:53

Registrador de instrução - RI.

Contador de Instrução - CI.

19/04/2023, 14:53 Estácio: Alunos

Explicação:

A resposta correta é: Unidade de Controle - UC. A unidade de controle é responsável pelo Ciclo de Busca, Decodificação e Execução de Instruções.



Acerto: 1,0 / 1,0

A parte do estudo da ciência da computação que trata dos aspectos relativos às partes do computador que são mais conhecidas pelos especialistas que o construíram, e cujo entendimento é desnecessário para o programador é denominada especificamente de:

Criação de Computadores.

Características de Computadores.

Concepção de Computadores.

Arquitetura de Computadores.

▼ Implementação de Computadores.

Respondido em 19/04/2023 14:49:43

Explicação:

A resposta correta é: Implementação de Computadores. A área conhecida como implementação de computadores está tipicamente relacionada à abordagem de questões que são desnecessárias ao conhecimento do programador.