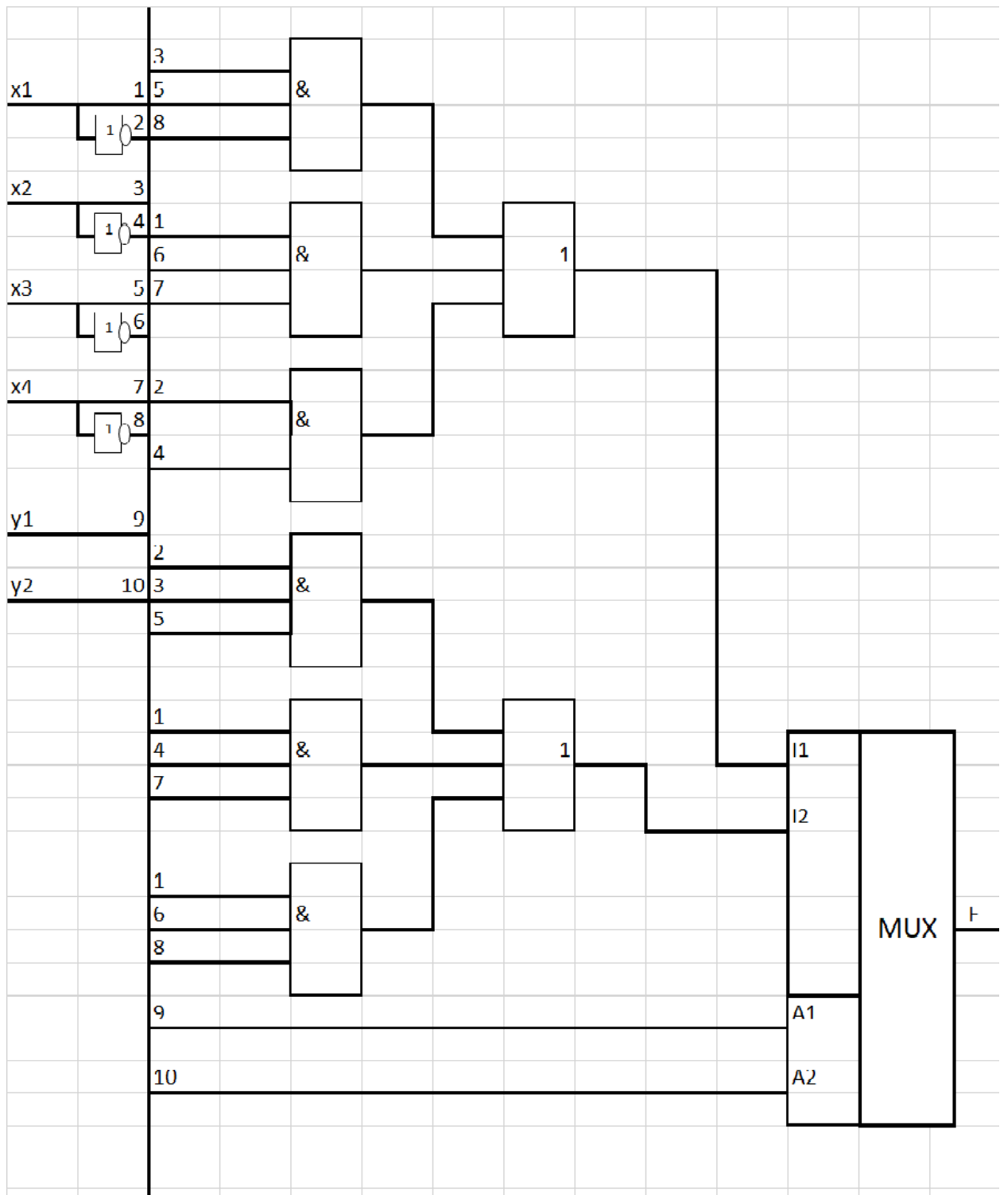


[illegible]

В данной таблице () означают логический оператор “Не”



ВАРИАНТ Г - ПОЛХОВСКИЙ

Схема для трёх адресных и восьми информационных полей будет аналогична схеме для двух и шести соответственно, НО у схемы для 3-ёх адресных входов, на входе в MUX будет

поступать не только входы A1 и A2, но и A3. Также прибавиться 4 входа на “общую шину”, но они использоваться не будут, и, по факту, будут не нужны.