

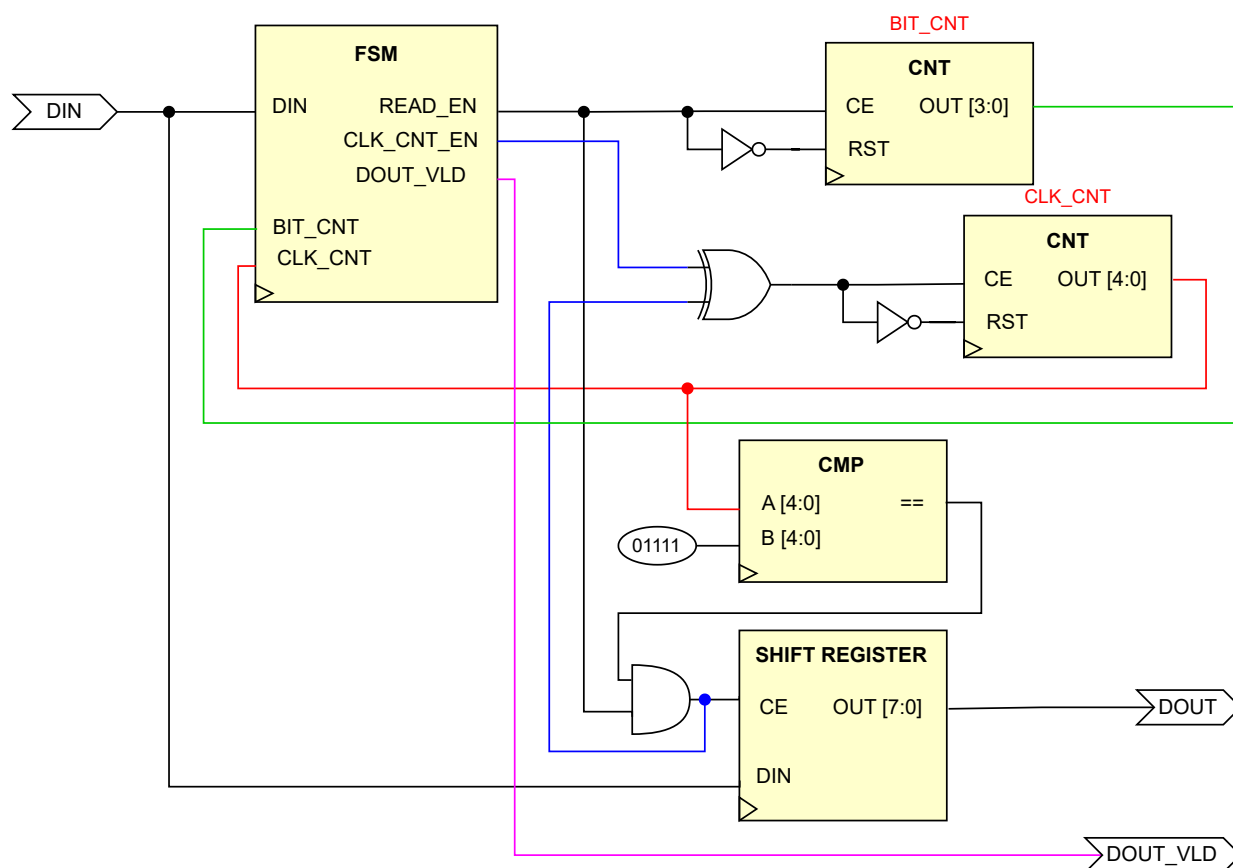
VÝSTUPNÍ ZPRÁVÁ PROJEKTU PŘEDMETU INC

Jmeno: Artur Sultanov

xlogin: xsulta01

1 Architektura navrženého obvodu (na úrovni RTL)

1.1 Schéma obvodu



1.2 Popis funkce

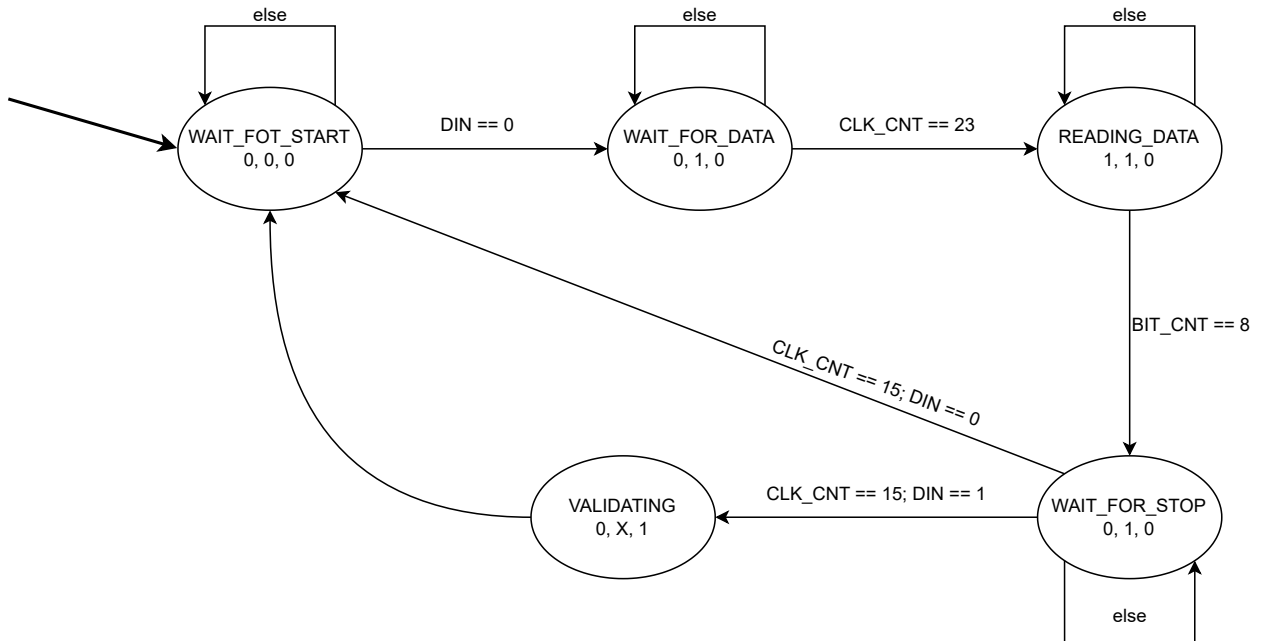
Schéma představuje architektonický návrh obvodu UART_RX.

2 Návrh automatu

2.1 Schéma automatu

Legenda

- Stavy automatu: WAIT_START, WAIT_READ, DATA_READ, WAIT_STOP, DATA_VALID
- Vstupní signály: D:=DAT, B:= DAT_CNT, C:=CLK_CNT
- Moorovy výstupy: CLK_CNT_EN, DAT_CNT_EN, READ_EN, VALID



2.2 Popis funkce

Práce automatu se začíná stavem WAIT_START.

3 Snímek obrazovky ze simulací