### GESTIÓN DE MEMORIA

### **OBJETIVOS**

- Organización y administración: Explorar las formas de organizar la memoria.
- Técnicas de gestión: Incluir paginación y segmentación.
- Compatibilidad con procesadores: Descripción de los procesadores Intel Pentium y sus métodos de segmentación.

## FUNDAMENTOS DE LA MEMORIA

La memoria es un componente clave en los sistemas de cómputo, ya que permite el almacenamiento temporal de datos e instrucciones que la CPU necesita para ejecutar programas. Su gestión adecuada es fundamental para garantizar que los procesos puedan acceder a los recursos necesarios sin demoras, maximizando el rendimiento del sistema.

### HARDWARE BÁSICO

El hardware de memoria incluye componentes físicos como la memoria principal y registros en la CPU, que permiten el almacenamiento y acceso rápido a los datos necesarios para ejecutar instrucciones.

Memoria como recurso crítico:

 La memoria es esencial para el funcionamiento del sistema, ya que almacena las instrucciones y datos de los programas. Acceso a memoria:

La CPU accede directamente a la memoria principal para ejecutar instrucciones, lo que permite el procesamiento de tareas.

Velocidad y caché:

Para resolver la
diferencia de
velocidad entre la
CPU y la memoria, se
utiliza una memoria
caché que acelera el
acceso a los datos.

Estructura de memoria:

- La memoria principal y los registros permiten que la CPU acceda rápidamente a los datos. Problemas de velocidad y caché:
- La diferencia de velocidad entre la CPU y la memoria se resuelve usando memoria caché, que almacena datos frecuentes para un acceso más rápido.

### GESTIÓN DE MEMORIA

# PROTECCIÓN DEL ESPACIO DE MEMORIA

La protección de memoria es crucial para evitar que los procesos interfieran entre sí, garantizando la seguridad y estabilidad del sistema operativo.

# REASIGNACIÓN DE DIRECCIONES

La reasignación de direcciones permite que el sistema operativo maneje eficientemente la ubicación de programas en memoria, facilitando el uso dinámico de los recursos.

### CARGA DINÁMICA

La carga dinámica permite cargar solo las partes necesarias de un programa en el momento en que se requieren, reduciendo el uso de memoria y mejorando el rendimiento.

#### Registro base y límite:

 Definen el rango de direcciones que un proceso puede usar, evitando accesos no autorizados. Prevención de errores:

 El sistema operativo restringe el acceso a la memoria para proteger los datos y prevenir errores críticos. Ubicación de programas:

Los programas se cargan en cualquier parte de la memoria disponible, sin necesidad de ubicarse en direcciones específicas.

Cola de entrada:

• Los programas que esperan ser cargados en memoria forman una cola, lo que permite un uso eficiente del espacio de memoria.

- Definición: Método que permite cargar solo las partes de un programa cuando son necesarias. Esto ayuda a optimizar el uso de la memoria.
- Ventaja: Reduce la memoria ocupada por el programa, ya que las rutinas no usadas no se cargan hasta ser invocadas.
- Aplicación: Común en sistemas donde es crucial la eficiencia en el uso de memoria.

### GESTIÓN DE MEMORIA

### MONTAJE DINÁMICO Y BIBLIOTECAS COMPARTIDAS

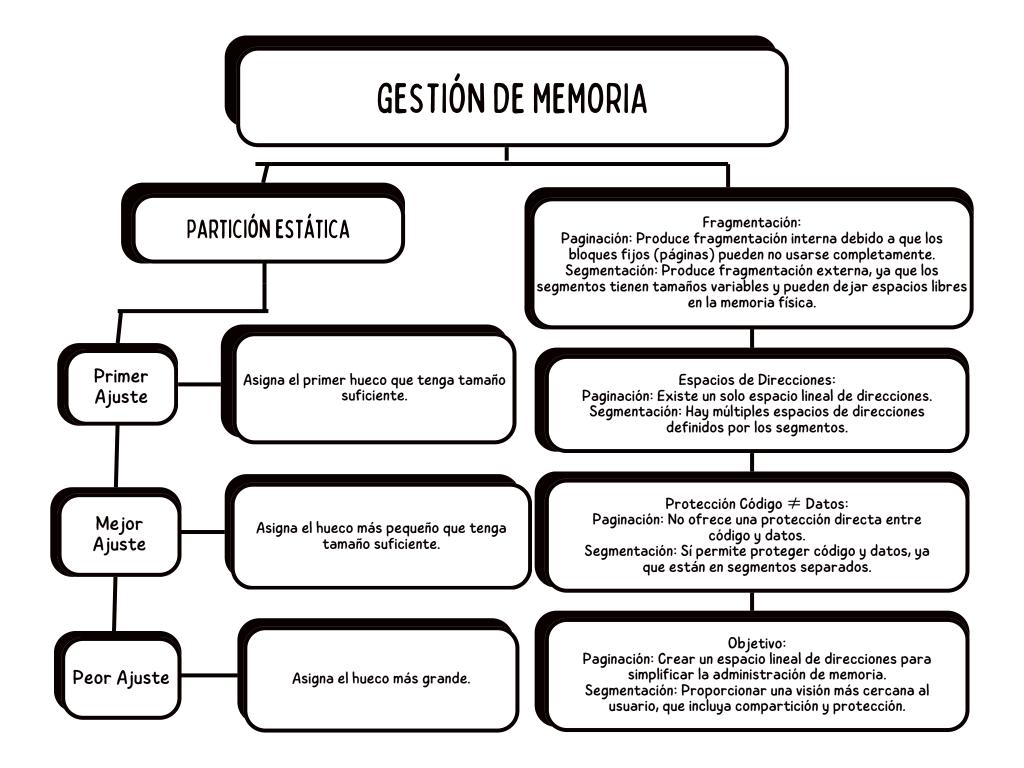
El montaje dinámico carga bibliotecas solo cuando se necesitan, ahorrando memoria y permitiendo que las actualizaciones de bibliotecas se reflejen en los programas sin necesidad de recompilarlos.

- Montaje Dinámico: Consiste en cargar en tiempo de ejecución las bibliotecas necesarias. Se utiliza un "stub" para identificar y cargar la rutina cuando se requiere.
- Beneficios: Permite la actualización de bibliotecas sin necesidad de recompilar los programas que las usan.
- Consideraciones: Evita duplicación de código en memoria y facilita la reutilización y actualización de bibliotecas.

### ESPACIOS DE DIRECCIONES LÓGICO Y FÍSICO

Las direcciones lógicas (usadas por programas) y las físicas (ubicaciones reales en memoria) están separadas para mejorar la seguridad y eficiencia, permitiendo que el sistema administre mejor la memoria.

- Dirección Lógica: Generada por la CPU y vista por el programa de usuario. Se le llama también "dirección virtual".
- Dirección Física: Es la dirección que usa la unidad de memoria para acceder a una posición física en la memoria.
- Reasignación de Direcciones: El esquema de reasignación de direcciones permite que las direcciones lógicas y físicas difieran para optimizar la gestión de la memoria.
- Unidad de Gestión de Memoria (MMU): Hardware que ayuda a transformar direcciones lógicas a físicas en tiempo de ejecución.



### ASIGNACIÓN DE MEMORIA CONTIGUA

La memoria principal debe albergar tanto al SO como los diversos procesos de usuario.

La memoria está dividida en dos particiones,una para el SO residente y otra para los procesos de usurios. En este esquema cada proceso está contenido en una única sección contigua de memoria

### SOLUCIÓN A LA FRAGMENTACIÓN INTERNA

Descomponer la memoria física en bloques de tamaño fijo y asignar la memoria en unidades basadas en el tamaño del bloque. Con esta técnica, la memoria asignada a un proceso puede ser ligeramente superior a la memoria solicitada.

### SOLUCIÓN A LA FRAGMENTACIÓN EXTERNA

**Compactación:** Es una solución a la fragmentación externa que reorganiza el contenido de la memoria para agrupar toda la memoria libre en un solo bloque grande. Esto solo es posible con reubicación dinámica durante la ejecución.

**Otra solución:** Permitir que las direcciones lógicas de los procesos no sean contiguas, lo que posibilita asignar memoria física a un proceso sin importar su ubicación.

### MAPEO DE MEMORIA Y PROTECCIÓN

Es la conversión de memoria y la protección. Una manera de proporcionarlo, es utilizando un registro de reubicación y un registro limíte. El registro de reubicación contiene el valor de la dirección fisíca más pequeña, mientras que el registro límite contiene el rango de las direcciones lógicas. Debido a los registros anteriores, cada dirección lógica debe ser inferior al valor contenido en el registro límite.

### ABSTRACCIÓN DE MEMORIA

#### FRAGMENTACIÓN

Fragmentación externa: ocurre cuando hay suficiente memoria total, pero está fragmentada en varios pequeños agujeros, impidiendo satisfacer una solicitud.

**Fragmentación interna:** El espacio de memoria necesario para gestionar un agujero restante después de solicitar un bloque puede ser más grande que el agujero en sí.

#### **FUNCIONALIDAD**

La MMU convierte la dirección lógica en una física sumando dinámicamente el valor del registro de reubicación y luego envía la dirección física a la memoria.

Las direcciones generadas por la CPU se comparan con registros para proteger el sistema operativo, programas y datos de modificaciones por otros procesos.

Este esquema basado en registro de reubicación constituye una forma efectiva de permitir que el tamaño del sistema operativo cambie dinámicamente.

#### CÓDIGO TRANSITORIO

El SO incluye código y búfer para controladores, pero si un controlador no se usa con frecuencia, es mejor no mantener su código y datos en memoria. Este tipo de código se denomina, **código transitorio** del SO, ya que se carga y descarga según sea necesario. Al usar este tipo de código, modifica el tamaño del SO durante la ejecución del programa

#### ASIGNACIÓN DE MEMORIA

**Particiones múltiples:**La memoria se divide en particiones de tamaño fijo, cada una para un proceso. Cuando una partición queda libre, se carga un proceso de la cola de entrada.

Este procedimiento **aborda la asignación dinámica de memoria**, buscando satisfacer una solicitud de tamaño n usando una lista de agujeros libres.

### **INTERCAMBIO**

Consiste en traer a la memoria cada proceso en su totalidad, ejecutarlo durante un tiempo, y después colocarlo en el disco.

Todos los procesos deben estar cargados en memoria para ser ejecutados, aunque estos pueden ser intercambiados temporalmente al sacarlos de la memoria y alojarlos en un almacen de respaldo.

### ADMINISTRACIÓN DE MEMORIA CON MAPA DE BITS

Con un mapa de bits, la memoria se divide en unidades de asignación. A cada una de ellas corresponde un bit del mapa de bits; este es 0 si la unidad esta libre y es 1 si se encuentra ocupada (o viceversa). Cuanto menor sea el tamaño de la unidad de asignacion, mayor sera el mapa de bits.

Un tamaño excesivo origna desperdicio de memoria en la última unidad si el tamaño del proceso no es multiplo exacto de la unidad de asignación. El tamaño del mapa de bits depende del tamaño de memoria y del tamaño de la unidad de asignación, por lo que al traer un proceso de k unidades, el administrador de memoria debe buscar en el mapa una serie de k bits consecutivos con valor 0.

### ALMACÉN DE RESPALDO

El almacén de respaldo debe ser un disco rápido y lo suficientemente grande como para almacenar copias de todas las imágenes de memoria para todos los usuarios, proporcionando un acceso directo a estas. El sistema mantiene una cola de procesos preparados, formada por todos los procesos cuyas imágenes se encuentran en el almacén o en la memoria y están listos para ejecutarse.

### FACTORES DE RESTRICCIÓN

- El proceso al cambiar debe estar inactivo.
- El usuario debe informar al sistema de todo cambio acerca de los requisitos de memoria.
- El tiempo de ejecución de cada proceso debe ser largo en relación con el tiempo de intercambio.
- Rapidez y tamaño adecuados del disco del almacén de respaldo.

# ABSTRACCIÓN DE MEMORIA

**Mejor ajuste**. Examina toda la lista y toma el agujero más pequeño en el que pueda alojarse un proceso.

Trata de encontrar un agujero con un tamaño cercano al necesario.

**Peor ajuste**. Este algoritmo busca tomar siempre el agujero más grande disponible, de modo que se genere la mayor fragmentación de memoria posible.

### ADMINISTRACIÓN DE MEMORIA CON LISTAS ENLAZADAS

Consiste en mantener una lista enlazada de segmentos de memoria libres y asignados; un segmento es un proceso o bien un agujero entre dos procesos. SI los procesos y agujeros se mantienen en una lista ordenada por dirección, se pueden usar algunos algoritmos para asginar memoria a un proceso recién creado o cargado a la misma.

### ALGORITMOS DE ASIGNACIÓN

Primer ajuste. El administrador examina la lista de segmentos hasta encontrar un agujero con el tamaño suficiente, reanundando la búsqueda desde el inicio.
Siguiente ajuste. Funciona como el algoritmo de primer ajuste, con la diferencia de que en este caso se toma nota de la posición en la que se encuentra un agujero apropiado, reanudando la búsqueda desde este punto.