مطابق test bench ضمیمه یک ماتریس به ماژول فوق داده شده و در زمانیکه پایه valid فعال می شود به ترتیب مشابه ورودی

اعداد یکی یکی خارج می شود و سیگنال شمارنده اندیس عدد در ماتریس را نشان می دهد

