

هدف از انجام این پروژه، مرور مطالب تدریس شده در طول ترم و نیز آشنایی بیشتر با امکانات نرم افزار Orcad میباشد. برای همین منظور مداری داده شده است که باید موارد مختلفی را از طریق شبیه سازی رسم کنید و رفتار مدار را مشاهده کنید. موارد خواسته شده به شرح زیر است:

١- رسم خروجي خواسته شده

خروجی خواسته شده از نوع ولتاژیا جریان می باشد. برای رسم خروجی مورد نظر، بعد از رسم مدار نوع تحلیل را Domain انتخاب کنید و با استفاده از پروبهای ولتاژو جریان خروجی موردنظر را تعیین کنید.

٢- محاسبه اميدانس معادل

برای محاسبه امپدانس معادل (امپدانس نسبت به فرکانسهای مختلف) از منبع تست استفاده کنید به این صورت که در دو سر مورد نظر یک منبع ولتاژ تست AC بگذارید و ولتاژ و جریان آن را رسم کنید و با تقسیم نمودار ولتاژ بر حسب جریان امپدانس معادل بد ست خواهد آمد. بعد از اجرای نمودار، منحنی تغییرات اندازه امپدانس برح سب فرکانس ر سم می شود. . برای بد ست آورن فاز امپدانس می توانید از Add Trace و قسمت Functions or Macros استفاده کنید. (تحلیل AC Sweep)

۳- محاسبه فرکانس تشدید

برای محاسبه فرکانس تشدید همانند بخش بالا، یک منبع ولتاژ تست AC در ورودی مدار قرار دهید و ولتاژ و جریان را برحسب فرکانس رسم کنید، سپس قسمت موهومی نسبت ولتاژ به جریان را رسم کنید ($IMG(V_t/I_t)$). فرکانسی که بازای آن قسمت موهومی امپدانس ورودی صفر می شود به عنوان فرکانس تشدید خواهد بود که با cursor می توان مقدار دقیق فرکانس تشدید را خواند. (تحلیل AC Sweep)

٤- تاثير اندازه المانها بر خروجي مدار

برای برر سی این تغییرات می توانید از تحلیل DC Sweep استفاده کنید. به این صورت که خروجی مدار را به ازای تغییرات اندازه المان خوا سته شده برر سی کرد. کافی ست اندازه المان را به صورت پارامتری تعریف کنید و با استفاده از تحلیل Sweep در بازه خواسته شده سوئیپ کنید و تغییرات خروجی مورد نظر را مشاهده کنید.

نکته: چون اندازه دو تا از المانها باید سوئیپ شود از سوئیپ Primary و Secondary استفاده کنید.

٥- بررسي رفتار فيلتري

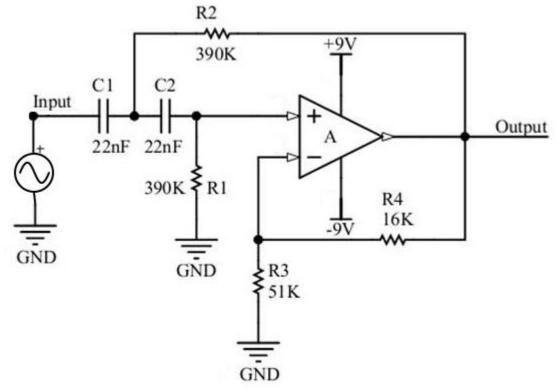
برای بد ست آوردن رفتار فیلتری مدار کافی ست فقط تابع تبدیل V_o/V_i را بد ست آورید. که این تابع تبدیل به صورت مختلط است. یعنی هم دارای اندازه ا ست هم فاز. برای شبیه سازی این قسمت بدین صورت عمل کنید که خروجی مدار را به ازای

 V_0/V_i فرکانسهای مختلف رسم کنید. نمودار رسم شده نشان دهنده اندازه خروجی خواهد بود. برای بدست آورن فاز و اندازه V_0/V_i می توانید از Add Trace و قسمت Functions or Macros استفاده کنید. (تحلیل AC Sweep)

٦- مدار معادل تونن از دید خروجی

مقاومت تونن دیده شده در خروجی را میتوانید مشابه قسمت محاسبه امپدانس معادل بدست آورید. برای ولتاژ تونن کافیست از دید خروجی ولتاژ مدار باز را رسم کنید (همراه با فاز ولتاژ).

شرح پروژه در مدار زیر موارد خواسته شده را بدست آورید.



- (Vi=0.01Sin(2t)) رسم خروجی v_{o} بر حسب زمان .۱
 - ۲. رسم امپدانس ورودی مدار (رسم اندازه و فاز امپدانس)
 - ۳. فرکانس تشدید مدار را بدست آوردید
- ۴. نمودار خروجی v_0 به ازای تغییرات اندازه خازن c_1 از 10 تا 100 نانوفاراد
 - مررسی رفتار فیلتری
 - ۶. معادل تونن از دید خروجی