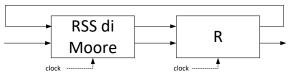
C'è **una sola risposta** corretta per ogni domanda Usare lo spazio bianco sul retro del foglio per appunti, se serve

- 1) $a \cdot b + \overline{a} \cdot b + a \cdot \overline{b} + \overline{a} \cdot \overline{b} =$
 - a) *a*
 - **b**) 1
 - c) 0
 - d) Nessuna delle precedenti
- 2) Nella divisione tra due *interi* a (dividendo) e b (divisore), la condizione che garantisce che il risultato (quoziente q e resto r) sia unico è
 - a) $0 \le r < b$
 - b) abs(r) < abs(b)
 - c) abs(r) < abs(b), sgn(r) = sgn(a)
 - d) Nessuna delle precedenti
- 3) Per riconoscere una sequenza di n stati di ingresso tramite RSS di Mealy sono sufficienti
 - a) n stati interni
 - b) n+1 stati interni
 - c) n-1 stati interni
 - d) Nessuna delle precedenti
- 4) Sia dato un latch SR, inizializzato a 1 al reset. La sequenza di ingressi è sr=10,11,00,01,00. Quanto vale l'uscita alla fine?
 - a) 0
 - b) 1
 - c) Un valore casuale non prevedibile a priori
 - d) Oscilla continuamente
- 5) La lista degli implicanti principali di una legge combinatoria:
 - a) È sempre una lista di copertura non ridondante
 - b) È sempre una lista di copertura, che però può essere ridondante
 - c) Non necessariamente è una lista di copertura
 - d) Nessuna delle precedenti

- 6) Nel calcolatore visto a lezione, durante un ciclo di scrittura ad una memoria RAM $1M \times 8$ connessa al bus, l'ingresso /mw va a zero:
 - a) Prima della stabilizzazione degli ingressi a_{19} _ a_0
 - b) Contemporaneamente alla stabilizzazione degli ingressi a_{19} _ a_0
 - c) Dopo la stabilizzazione degli ingressi a_{19} _ a_0
 - d) Nessuna delle precedenti



- 7) Data R rete sequenziale sincronizzata, il montaggio della figura può avere anelli combinatori se la rete R è:
 - a) di Moore
 - b) di Mealy
 - c) di Mealy ritardato
 - d) Nessuna delle precedenti
- 8) La conversione tra rappresentazione in traslazione e in complemento alla radice (entrambe su n cifre):
 - a) È sempre possibile
 - b) È possibile solo in base 2
 - c) È possibile solo per numeri positivi
 - d) Nessuna delle precedenti
- 9) Un consumatore che ha un handshake /dav-rfd con un produttore può prelevare il dato corretto quando:
 - a) /dav=1, rfd=1
 - b) /dav=1, rfd=0
 - c) /dav=0, rfd=1
 - d) /dav=0, rfd=0

IN (%DX), %AL

- 10) L'operando sorgente dell'istruzione Assembler scritta sopra si trova:
 - a) Nel registro DX
 - b) In memoria
 - c) Nello spazio di I/O
 - d) Nessuna delle precedenti



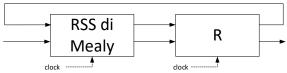
Domande di Reti Logiche – compito del 26/01/2024
Cognome e nome:
Matricola:
Link al form Google per le risposte (i due link sono equivalenti):
https://forms.gle/f4bb8AbFLYpSk4hz8
https://shorturl.at/vMSU7
♥ - cuori

Barrare una sola risposta per domanda

Il punteggio finale è -1 × (n. di risposte errate + n. domande lasciate in bianco) Usare lo spazio bianco sul retro del foglio per appunti, se serve

- 1) $a \cdot b + \overline{a} \cdot b + a \cdot \overline{b} + \overline{a} \cdot \overline{b} =$
 - a) *a*
 - **b**) 1
 - c) 0
 - d) Nessuna delle precedenti
- 2) Nella divisione tra due *interi* a (dividendo) e b (divisore), la condizione che garantisce che il risultato (quoziente q e resto r) sia unico è
 - a) $0 \le r < b$
 - b) abs(r) < abs(b)
 - c) abs(r) < abs(b), sgn(r) = sgn(b)
 - d) Nessuna delle precedenti
- 3) Per riconoscere una sequenza di *n* stati di ingresso tramite RSS di Moore sono sufficienti
 - a) n stati interni
 - b) n+1 stati interni
 - c) n-1 stati interni
 - d) Nessuna delle precedenti
- 4) Sia dato un latch SR, inizializzato a 1 al reset. La sequenza di ingressi è sr=10,01,00,11,00. Quanto vale l'uscita alla fine?
 - a) 0
 - b) 1
 - c) Un valore casuale non prevedibile a priori
 - d) Oscilla continuamente
- 5) La lista degli implicanti principali essenziali di una legge combinatoria:
 - a) È sempre una lista di copertura non ridondante
 - b) È sempre una lista di copertura, che però può essere ridondante
 - c) Non necessariamente è una lista di copertura
 - d) Nessuna delle precedenti

- 6) Nel calcolatore visto a lezione, durante un ciclo di lettura in una memoria RAM $1M \times 8$ connessa al bus, l'ingresso /mr va a zero:
 - a) Prima della stabilizzazione degli ingressi a_{19} a_0
 - b) Contemporaneamente alla stabilizzazione degli ingressi a_{19} _a₀
 - c) Dopo la stabilizzazione degli ingressi a_{19} _ a_0
 - d) Nessuna delle precedenti



- 7) Data R rete sequenziale sincronizzata, il montaggio della figura può avere anelli combinatori se la rete R è:
 - a) di Moore
 - b) di Mealy
 - c) di Mealy ritardato
 - d) Nessuna delle precedenti
- 8) La conversione tra rappresentazione in traslazione e in complemento alla radice (entrambe su n cifre):
 - a) È possibile solo in base 2
 - b) È possibile solo per numeri positivi
 - c) È sempre possibile
 - d) Nessuna delle precedenti
- 9) Un produttore che ha un handshake /dav-rfd con un consumatore può inviare un nuovo dato quando:
 - a) /dav=1, rfd=1
 - b) /dav=1, rfd=0
 - c) /dav=0, rfd=1
 - d) /dav=0, rfd=0

OUT %AL, (%DX)

- 10) L'operando destinatario dell'istruzione Assembler scritta sopra si trova:
 - a) Nel registro DX
 - b) In memoria
 - c) Nello spazio di I/O
 - d) nessuna delle precedenti



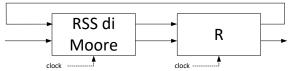
Domande di Reti Logiche – compito del 26/01/2024
Cognome e nome:
Matricola:
Link al form Google per le risposte (i due link sono equivalenti):
https://forms.gle/f4bb8AbFLYpSk4hz8
IIII DI III S. GIE/I I DUONDI LI DONA II ZO
https://shorturl.at/vMSU7
♦ - quadri

Barrare una sola risposta per domanda

Il punteggio finale è -1 \times (n. di risposte errate + n. domande lasciate in bianco) Usare lo spazio bianco sul retro del foglio per appunti, se serve

IN (%DX), %AL

- 1) L'operando sorgente dell'istruzione Assembler scritta sopra si trova:
 - a) In memoria
 - b) Nello spazio di I/O
 - c) Nel registro DX
 - d) Nessuna delle precedenti



- 2) Data R rete sequenziale sincronizzata, il montaggio della figura può avere anelli combinatori se la rete R è:
 - a) di Moore
 - b) di Mealy
 - c) di Mealy ritardato
 - d) Nessuna delle precedenti
- 3) La lista degli implicanti principali di una legge combinatoria:
 - a) Non necessariamente è una lista di copertura
 - b) È sempre una lista di copertura, che però può essere ridondante
 - c) È sempre una lista di copertura non ridondante
 - d) Nessuna delle precedenti
- 4) La conversione tra rappresentazione in traslazione e in complemento alla radice (entrambe su n cifre):
 - a) È possibile solo in base 2
 - b) È possibile solo per numeri positivi
 - c) È sempre possibile
 - d) Nessuna delle precedenti
- 5) Sia dato un latch SR, inizializzato a 1 al reset. La sequenza di ingressi è sr=10,11,00,01,00. Quanto vale l'uscita alla fine?
 - a) Un valore casuale non prevedibile a priori
 - b) Oscilla continuamente
 - c) 0
 - d) 1

- 6) Un consumatore che ha un handshake /dav-rfd con un produttore può prelevare il dato corretto quando:
 - a) /dav=1, rfd=1
 - b) /dav=0, rfd=1
 - c) /dav=0, rfd=0
 - d) /dav=1, rfd=0
- 7) Nel calcolatore visto a lezione, durante un ciclo di scrittura in una memoria RAM $1M \times 8$ connessa al bus, l'ingresso /mw va a zero:
 - a) Dopo la stabilizzazione degli ingressi a_{19} _ a_0
 - b) Contemporaneamente alla stabilizzazione degli ingressi a_{19} _ a_0
 - c) Prima della stabilizzazione degli ingressi a_{19} _ a_0
 - d) Nessuna delle precedenti
- 8) Per riconoscere una sequenza di n stati di ingresso tramite RSS di Mealy sono sufficienti
 - a) n-1 stati interni
 - b) n stati interni
 - c) n+1 stati interni
 - d) Nessuna delle precedenti
- 9) Nella divisione tra due *interi* a (dividendo) e b (divisore), la condizione che garantisce che il risultato (quoziente q e resto r) sia unico è
 - a) abs(r) < abs(b)
 - b) abs(r) < abs(b), sgn(r) = sgn(a)
 - c) $0 \le r < b$
 - d) Nessuna delle precedenti

10)
$$a \cdot b + \overline{a} \cdot b + a \cdot \overline{b} + \overline{a} \cdot \overline{b} =$$

- a) 0
- b) 1
- c) a
- d) Nessuna delle precedenti



	Domande di Reti Logiche – compito del 26/01/2024	
	Cognome e nome:	
	Matricola:	
	Link al form Google per le risposte (i due link sono equivalenti):	
	https://forms.gle/f4bb8AbFLYpSk4hz8	
	https://showt.url.at/v0/CL17	
	https://shorturl.at/vMSU7	
📤 - fiori		

Barrare una sola risposta per domanda

Il punteggio finale è -1 × (n. di risposte errate + n. domande lasciate in bianco) Usare lo spazio bianco sul retro del foglio per appunti, se serve

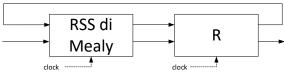
- 1) La conversione tra rappresentazione in traslazione e in complemento alla radice (entrambe su *n* cifre):
 - a) È possibile solo in base 2
 - b) È possibile solo per numeri positivi
 - c) È sempre possibile
 - d) Nessuna delle precedenti
- 2) Nel calcolatore visto a lezione, durante un ciclo di lettura in una memoria RAM $1M \times 8$ connessa al bus, l'ingresso /mr va a zero:
 - a) Prima della stabilizzazione degli ingressi a_{19} _ a_0
 - b) Contemporaneamente alla stabilizzazione degli ingressi a_{19} _ a_0
 - c) Dopo la stabilizzazione degli ingressi a_{19} _ a_0
 - d) Nessuna delle precedenti
- 3) Sia dato un latch SR, inizializzato a 1 al reset. La sequenza di ingressi è sr=10,01,00,11,00. Quanto vale l'uscita alla fine?
 - a) 0
 - b) 1
 - c) Un valore casuale non prevedibile a priori
 - d) Oscilla continuamente

4)
$$a \cdot b + \overline{a} \cdot b + a \cdot \overline{b} + \overline{a} \cdot \overline{b} =$$

- a) *a*
- **b**) 1
- c) 0
- d) Nessuna delle precedenti
- 5) Nella divisione tra due *interi* a (dividendo) e b (divisore), la condizione che garantisce che il risultato (quoziente q e resto r) sia unico è
 - a) $0 \le r < b$
 - b) abs(r) < abs(b)
 - c) abs(r) < abs(b), sgn(r) = sgn(b)
 - d) Nessuna delle precedenti

- 6) Un produttore che ha un handshake /dav-rfd con un consumatore può inviare un nuovo dato quando:
 - a) /dav=1, rfd=1
 - b) /dav=1, rfd=0
 - c) /dav=0, rfd=1
 - d) /dav=0, rfd=0

- 7) L'operando destinatario dell'istruzione Assembler scritta sopra si trova:
 - a) Nel registro DX
 - b) In memoria
 - c) Nello spazio di I/O
 - d) nessuna delle precedenti



- 8) Data R rete sequenziale sincronizzata, il montaggio della figura può avere anelli combinatori se la rete R è:
 - a) di Moore
 - b) di Mealy
 - c) di Mealy ritardato
 - d) Nessuna delle precedenti
- 9) La lista degli implicanti principali essenziali di una legge combinatoria:
 - a) È sempre una lista di copertura non ridondante
 - È sempre una lista di copertura, che però può essere ridondante
 - c) Non necessariamente è una lista di copertura
 - d) Nessuna delle precedenti
- 10) Per riconoscere una sequenza di *n* stati di ingresso tramite RSS di Moore sono sufficienti
 - a) n stati interni
 - b) n+1 stati interni
 - c) n-1 stati interni
 - d) Nessuna delle precedenti



Domande di Reti Logiche – compito del 26/01/2024	
Cognome e nome:	
Matricola:	
Link al form Google per le risposte (i due link sono equivalenti):	
https://forms.gle/f4bb8AbFLYpSk4hz8	
https://shorturl.at/vMSU7	
♠ - picche	