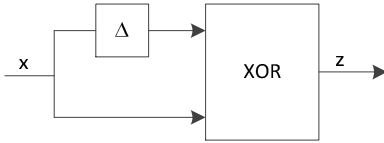




Barrare **una sola risposta** per ogni domanda

Il punteggio finale è $-1 \times (\text{n. di risposte errate} + \text{n. domande lasciate in bianco})$

Usare lo spazio bianco sul retro del foglio per appunti, se serve



Nel circuito di sopra, l'uscita z

- ☐ Vale sempre zero
- ☐ Insegue l'ingresso con un ritardo Δ
- ☐ **Genera un impulso di durata Δ ad ogni transizione di x**
- ☐ Nessuna delle precedenti

La lista degli implicant principali di una legge combinatoria

- ☐ Non può contenere mintermini
- ☐ È sempre una lista di copertura non ridondante
- ☐ **Non può avere un costo superiore a quello della forma canonica SP**
- ☐ Nessuna delle precedenti

La rappresentazione dell'intero -6 in complemento alla radice su una cifra in base 10, con codifica BCD, è:

- ☐ 1010
- ☐ 1110
- ☐ 1000
- ☐ **Non esiste**

Un comparatore per numeri interi rappresentati in traslazione

- ☐ È identico ad uno per numeri interi rappresentati in complemento alla radice
- ☐ È identico ad uno per numeri interi rappresentati in modulo e segno
- ☐ **È identico ad uno per numeri naturali**
- ☐ Nessuna delle precedenti

All'uscita di un sommatore

- ☐ **È possibile avere $Cout \neq Ow$**
- ☐ È sempre vero che $Cout = Ow$
- ☐ Nessuna delle precedenti

Data una tabella di flusso che descrive una rete sequenziale asincrona, la sintesi della rete combinatoria che produce l'uscita

- ☐ **Dipende soltanto dalla codifica degli stati interni**
- ☐ Dipende dalla codifica degli stati interni e dalla scelta del modello di sintesi (con elementi neutri di ritardo o latch SR)
- ☐ Dipende dalla codifica degli stati interni e dallo stato interno marcato al reset
- ☐ Nessuna delle precedenti

A parità di condizioni (tempi delle reti combinatorie e del mondo a monte e a valle), il periodo di clock di una rete di Moore ha un limite inferiore:

- ☐ Più alto che in una rete di Mealy
- ☐ **più basso che una rete di Mealy**
- ☐ identico ad una rete di Mealy
- ☐ Nessuna delle precedenti

L'istruzione STI

- ☐ Abilita le interfacce ad inviare richieste di interruzione al controllore
- ☐ Abilita il controllore ad inviare richieste di interruzione al processore
- ☐ **Abilita il processore a gestire richieste di interruzione**
- ☐ Nessuna delle precedenti

Quando il processore è in "modo utente" può eseguire:

- ☐ Sia l'istruzione INT sia l'istruzione IRET
- ☐ l'istruzione IRET, ma non la INT
- ☐ **l'istruzione INT, ma non la IRET**
- ☐ Nessuna delle precedenti

L'evento che segnala l'inizio di una trasmissione su una linea seriale è:

- ☐ Il fronte di discesa della linea /dav che va dal trasmettitore al ricevitore
- ☐ Il fronte di discesa della linea rfd che va dal ricevitore al trasmettitore
- ☐ **Il fronte di discesa della linea seriale stessa**
- ☐ Nessuna delle precedenti



Cognome e nome: _____

Matricola: _____

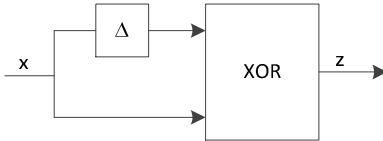
Consegna: Sì ☐ No ☐



Barrare **una sola risposta** per domanda

Il punteggio finale è $-1 \times (\text{n. di risposte errate} + \text{n. domande lasciate in bianco})$

Usare lo spazio bianco sul retro del foglio per appunti, se serve



Nel circuito di sopra, l'uscita z

- ☐ Vale sempre zero
- ☐ Insegue l'ingresso con un ritardo Δ
- ☐ Genera un impulso di durata Δ ad ogni transizione di x
- ☐ Nessuna delle precedenti

La lista degli implicant principali di una legge combinatoria

- ☐ Non può contenere mintermini
- ☐ È sempre una lista di copertura non ridondante
- ☐ Non può avere un costo superiore a quello della forma canonica SP
- ☐ Nessuna delle precedenti

La rappresentazione dell'intero -6 in complemento alla radice su una cifra in base 10, con codifica BCD, è:

- ☐ 1010
- ☐ 1110
- ☐ 1000
- ☐ Non esiste

Un comparatore per numeri interi rappresentati in traslazione

- ☐ È identico ad uno per numeri interi rappresentati in complemento alla radice
- ☐ È identico ad uno per numeri interi rappresentati in modulo e segno
- ☐ È identico ad uno per numeri naturali
- ☐ Nessuna delle precedenti

All'uscita di un sommatore

- ☐ È possibile avere $C_{out} \neq O_w$
- ☐ È sempre vero che $C_{out} = O_w$
- ☐ Nessuna delle precedenti

Data una tabella di flusso che descrive una rete sequenziale asincrona, la sintesi della rete combinatoria che produce l'uscita

- ☐ Dipende soltanto dalla codifica degli stati interni
- ☐ Dipende dalla codifica degli stati interni e dalla scelta del modello di sintesi (con elementi neutri di ritardo o latch SR)
- ☐ Dipende dalla codifica degli stati interni e dallo stato interno marcato al reset
- ☐ Nessuna delle precedenti

A parità di condizioni (tempi delle reti combinatorie e del mondo a monte e a valle), il periodo di clock di una rete di Moore ha un limite inferiore:

- ☐ Più alto che in una rete di Mealy
- ☐ più basso che una rete di Mealy
- ☐ identico ad una rete di Mealy
- ☐ Nessuna delle precedenti

L'istruzione STI

- ☐ Abilita le interfacce ad inviare richieste di interruzione al controllore
- ☐ Abilita il controllore ad inviare richieste di interruzione al processore
- ☐ Abilita il processore a gestire richieste di interruzione
- ☐ Nessuna delle precedenti

Quando il processore è in "modo utente" può eseguire:

- ☐ Sia l'istruzione INT sia l'istruzione IRET
- ☐ l'istruzione IRET, ma non la INT
- ☐ l'istruzione INT, ma non la IRET
- ☐ Nessuna delle precedenti

L'evento che segnala l'inizio di una trasmissione su una linea seriale è:

- ☐ Il fronte di discesa della linea /dav che va dal trasmettitore al ricevitore
- ☐ Il fronte di discesa della linea rfd che va dal ricevitore al trasmettitore
- ☐ Il fronte di discesa della linea seriale stessa
- ☐ Nessuna delle precedenti



Cognome e nome: _____

Matricola: _____

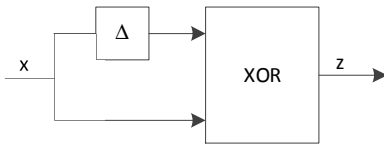
Consegna: Sì ☐ No ☐



Barrare **una sola risposta** per domanda

Il punteggio finale è $-1 \times (\text{n. di risposte errate} + \text{n. domande lasciate in bianco})$

Usare lo spazio bianco sul retro del foglio per appunti, se serve



Nel circuito di sopra, l'uscita z

- ☐ Vale sempre zero
- ☐ Insegue l'ingresso con un ritardo Δ
- ☐ Genera un impulso di durata Δ ad ogni transizione di x
- ☐ Nessuna delle precedenti

La lista degli implicant principali di una legge combinatoria

- ☐ Non può contenere mintermini
- ☐ È sempre una lista di copertura non ridondante
- ☐ Non può avere un costo superiore a quello della forma canonica SP
- ☐ Nessuna delle precedenti

La rappresentazione dell'intero -6 in complemento alla radice su una cifra in base 10, con codifica BCD, è:

- ☐ 1010
- ☐ 1110
- ☐ 1000
- ☐ Non esiste

Un comparatore per numeri interi rappresentati in traslazione

- ☐ È identico ad uno per numeri interi rappresentati in complemento alla radice
- ☐ È identico ad uno per numeri interi rappresentati in modulo e segno
- ☐ È identico ad uno per numeri naturali
- ☐ Nessuna delle precedenti

All'uscita di un sommatore

- ☐ È possibile avere $C_{out} \neq O_w$
- ☐ È sempre vero che $C_{out} = O_w$
- ☐ Nessuna delle precedenti

Data una tabella di flusso che descrive una rete sequenziale asincrona, la sintesi della rete combinatoria che produce l'uscita

- ☐ Dipende soltanto dalla codifica degli stati interni
- ☐ Dipende dalla codifica degli stati interni e dalla scelta del modello di sintesi (con elementi neutri di ritardo o latch SR)
- ☐ Dipende dalla codifica degli stati interni e dallo stato interno marcato al reset
- ☐ Nessuna delle precedenti

A parità di condizioni (tempi delle reti combinatorie e del mondo a monte e a valle), il periodo di clock di una rete di Moore ha un limite inferiore:

- ☐ Più alto che in una rete di Mealy
- ☐ più basso che una rete di Mealy
- ☐ identico ad una rete di Mealy
- ☐ Nessuna delle precedenti

L'istruzione STI

- ☐ Abilita le interfacce ad inviare richieste di interruzione al controllore
- ☐ Abilita il controllore ad inviare richieste di interruzione al processore
- ☐ Abilita il processore a gestire richieste di interruzione
- ☐ Nessuna delle precedenti

Quando il processore è in "modo utente" può eseguire:

- ☐ Sia l'istruzione INT sia l'istruzione IRET
- ☐ l'istruzione IRET, ma non la INT
- ☐ l'istruzione INT, ma non la IRET
- ☐ Nessuna delle precedenti

L'evento che segnala l'inizio di una trasmissione su una linea seriale è:

- ☐ Il fronte di discesa della linea /dav che va dal trasmettitore al ricevitore
- ☐ Il fronte di discesa della linea rfd che va dal ricevitore al trasmettitore
- ☐ Il fronte di discesa della linea seriale stessa
- ☐ Nessuna delle precedenti



Cognome e nome: _____

Matricola: _____

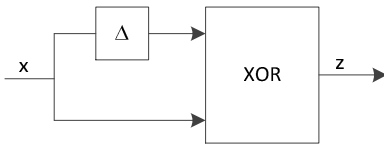
Consegna: Sì ☐ No ☐



Barrare **una sola risposta** per domanda

Il punteggio finale è $-1 \times (\text{n. di risposte errate} + \text{n. domande lasciate in bianco})$

Usare lo spazio bianco sul retro del foglio per appunti, se serve



Nel circuito di sopra, l'uscita z

- ☐ Vale sempre zero
- ☐ Insegue l'ingresso con un ritardo Δ
- ☐ Genera un impulso di durata Δ ad ogni transizione di x
- ☐ Nessuna delle precedenti

La lista degli implicant principali di una legge combinatoria

- ☐ Non può contenere mintermini
- ☐ È sempre una lista di copertura non ridondante
- ☐ Non può avere un costo superiore a quello della forma canonica SP
- ☐ Nessuna delle precedenti

La rappresentazione dell'intero -6 in complemento alla radice su una cifra in base 10, con codifica BCD, è:

- ☐ 1010
- ☐ 1110
- ☐ 1000
- ☐ Non esiste

Un comparatore per numeri interi rappresentati in traslazione

- ☐ È identico ad uno per numeri interi rappresentati in complemento alla radice
- ☐ È identico ad uno per numeri interi rappresentati in modulo e segno
- ☐ È identico ad uno per numeri naturali
- ☐ Nessuna delle precedenti

All'uscita di un sommatore

- ☐ È possibile avere $C_{out} \neq O_w$
- ☐ È sempre vero che $C_{out} = O_w$
- ☐ Nessuna delle precedenti

Data una tabella di flusso che descrive una rete sequenziale asincrona, la sintesi della rete combinatoria che produce l'uscita

- ☐ Dipende soltanto dalla codifica degli stati interni
- ☐ Dipende dalla codifica degli stati interni e dalla scelta del modello di sintesi (con elementi neutri di ritardo o latch SR)
- ☐ Dipende dalla codifica degli stati interni e dallo stato interno marcato al reset
- ☐ Nessuna delle precedenti

A parità di condizioni (tempi delle reti combinatorie e del mondo a monte e a valle), il periodo di clock di una rete di Moore ha un limite inferiore:

- ☐ Più alto che in una rete di Mealy
- ☐ più basso che una rete di Mealy
- ☐ identico ad una rete di Mealy
- ☐ Nessuna delle precedenti

L'istruzione STI

- ☐ Abilita le interfacce ad inviare richieste di interruzione al controllore
- ☐ Abilita il controllore ad inviare richieste di interruzione al processore
- ☐ Abilita il processore a gestire richieste di interruzione
- ☐ Nessuna delle precedenti

Quando il processore è in "modo utente" può eseguire:

- ☐ Sia l'istruzione INT sia l'istruzione IRET
- ☐ l'istruzione IRET, ma non la INT
- ☐ l'istruzione INT, ma non la IRET
- ☐ Nessuna delle precedenti

L'evento che segnala l'inizio di una trasmissione su una linea seriale è:

- ☐ Il fronte di discesa della linea /dav che va dal trasmettitore al ricevitore
- ☐ Il fronte di discesa della linea rfd che va dal ricevitore al trasmettitore
- ☐ Il fronte di discesa della linea seriale stessa
- ☐ Nessuna delle precedenti



Cognome e nome: _____

Matricola: _____

Consegna: Sì ☐ No ☐
