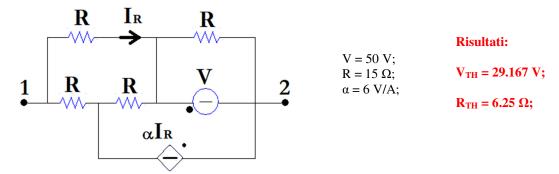
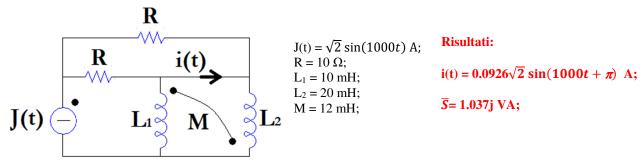
Prova scritta di Elettrotecnica

Corso di Laurea in Ingegneria Informatica

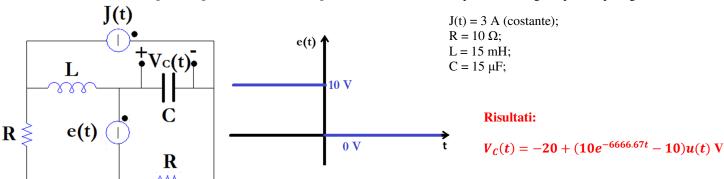
1) Determinare il circuito equivalente di Thevenin fra i punti 1 e 2 del circuito in figura.



2) Determinare l'andamento temporale della corrente i(t) e la potenza complessa complessivamente impegnata nei due induttori mutuamente accoppiati nel circuito in figura.



3) Determinare l'andamento temporale della tensione Vc(t) per $-\infty < t < +\infty$ ai capi del condensatore, data la tensione erogata dal generatore come da figura a destra. Il circuito è ipotizzato a regime per tempi negativi.



4) Determinare la rappresentazione a parametri \mathbf{h} della rete a due porte indicata in figura. Si ipotizzi che il circuito si trovi a regime periodico sinusoidale con pulsazione $\boldsymbol{\omega}$.

