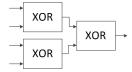


Barrare una sola risposta per ogni domanda

Il punteggio finale è $-1 \times$ (n. di risposte errate + n. domande lasciate in bianco) Usare lo spazio bianco sul retro del foglio per appunti, se serve



]	La rete s	opra	riportata	riconosce	tutti e	e soli	gli	stati	di
j	ingresso	in cu	ıi:						

- □ tutti gli ingressi hanno lo stesso valore
- due ingressi hanno lo stesso valore
- □ uno o tre ingressi hanno lo stesso valore
- ☐ Nessuna delle precedenti

Dato il pezzo di descrizione riportato sopra, quanto deve valere la costante k affinché la rete cicli in S1 per 10 clock?

- □ 10
- □ 11
- ☐ Nessuna delle precedenti

La lista degli implicanti principali di una legge combinatoria:

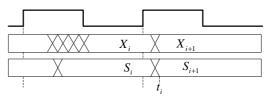
- ☐ È sempre una lista di copertura non ridondante
- ☐ È sempre una lista di copertura, che però può essere ridondante
- □ Non necessariamente è una lista di copertura
- ☐ Nessuna delle precedenti

Sia x un numero intero, ed X la sua rappresentazione in complemento alla radice su n cifre in base β . Si supponga di voler rappresentare su n+1 cifre il complemento di x. Si ottiene il risultato corretto:

- ☐ Soltanto se si esegue prima il complemento, poi l'estensione
- ☐ Soltanto se si esegue prima l'estensione, poi il complemento
- ☐ Eseguendo estensione e complemento in un ordine qualunque
- ☐ In nessun caso

$$||32|_5 + |-12|_5|_5 =$$

- \Box 4
- □ Non si può fare, perché -12 non è naturale
- ☐ Nessuna delle precedenti



In una rete di Mealy ritardato, dopo l'istante t_i l'uscita vale:

- \square $\mathbf{Z} = \mathbf{B}(\mathbf{X}_i, \mathbf{S}_i)$
- $\square \qquad Z = B(X_{i+1}, S_{i+1})$
- $\square \qquad Z = B(X_{i+1}, S_i)$
- □ Nessuna delle precedenti

Cosa succede all'uscita di un latch SR quando lo stato di ingresso passa da 01 a 10?

- ☐ Si genera una situazione di instabilità, con oscillazioni dell'uscita
- ☐ Dipende da quale delle due variabili di ingresso transisce per prima
- ☐ L'uscita transisce comunque da 0 ad 1
- ☐ L'uscita transisce comunque da 1 a 0

Un trasmettitore seriale è collegato al ricevitore con:

- □ tre linee: /dav (ingresso), rfd (uscita), d (dati)
- ☐ tre linee: soc (uscita), eoc (ingresso), d (dati)
- ☐ Una sola linea, d (dati)
- ☐ Nessuna delle precedenti

Quando il processore è in "modo utente" può eseguire:

- ☐ Sia l'istruzione INT sia l'istruzione IRET
- ☐ l'istruzione IRET, ma non la INT
- ☐ l'istruzione INT, ma non la IRET
- ☐ Nessuna delle precedenti

La generazione di una interruzione per "codice operativo non valido" viene provocata:

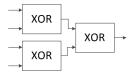
- ☐ Durante la fase di esecuzione
- ☐ Durante la fase di chiamata
- ☐ Durante l'esecuzione di un apposito microsottoprogramma di lettura in memoria
- ☐ Nessuna delle precedenti

	Cognome e nome:
V	Matricola:
	Consegna: Sì No No



Barrare una sola risposta per domanda

Il punteggio finale è -1 × (n. di risposte errate + n. domande lasciate in bianco) Usare lo spazio bianco sul retro del foglio per appunti, se serve



La rete	sopra	riportata	riconosce	tutti e	e soli	gli	stati	di
ingress	o in cu	ıi:						

dua	ingressi	hanna	10	etacca	voloro
uue	mgressi	пашно	Ю	stesso	valore

uno o tre ingressi hanno lo stesso valore

- □ tutti gli ingressi hanno lo stesso valore
- ☐ Nessuna delle precedenti

reg	[3:0]	RR;			
[]					
S0:	begin	RR<=1;	STAR<=S1;	end	
S1:	begin	RR<=RR-	+1 <i>;</i>		
		STAR<=	(RR==k)?S2	:S1;	end
S2:	begin				

Dato il pezzo di descrizione riportato sopra, quanto deve valere la costante *k* affinché la rete cicli in S1 per 10 clock?

- □ **10**
- □ 11
- ☐ Nessuna delle precedenti

La lista degli implicanti principali essenziali di una legge combinatoria:

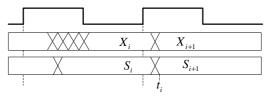
- ☐ È sempre una lista di copertura non ridondante
- ☐ È sempre una lista di copertura, che però può essere ridondante
- □ Non necessariamente è una lista di copertura
- ☐ Nessuna delle precedenti

Sia x un numero intero, ed X la sua rappresentazione in complemento alla radice su n cifre in base β . Si supponga di voler rappresentare su n+1 cifre il complemento di x. Si ottiene il risultato corretto:

- ☐ Eseguendo estensione e complemento in un ordine qualunque
- ☐ Soltanto se si esegue prima l'estensione, poi il complemento
- ☐ Soltanto se si esegue prima il complemento, poi l'estensione
- ☐ In nessun caso

$$||33|_5 + |-12|_5|_5 =$$

- \Box 0
- \sqcap 4
- □ Non si può fare, perché -12 non è naturale
- ☐ Nessuna delle precedenti



In una rete di Mealy, dopo l'istante t_i l'uscita vale:

- \square $Z = B(X_i, S_i)$
- $\square \qquad \mathbf{Z} = \mathbf{B}(\mathbf{X}_{i+1}, \mathbf{S}_{i+1})$
- $\square \qquad Z = B(X_{i+1}, S_i)$
- ☐ Nessuna delle precedenti

Cosa succede all'uscita di un latch SR quando lo stato di ingresso passa da 01 a 10?

- L'uscita transisce comunque da 0 ad 1
- ☐ L'uscita transisce comunque da 1 a 0
- ☐ Si genera una situazione di instabilità, con oscillazioni dell'uscita
- ☐ Dipende da quale delle due variabili di ingresso transisce per prima

Un trasmettitore seriale è collegato al ricevitore con:

- ☐ tre linee: soc (uscita), eoc (ingresso), d (dati)
- ☐ tre linee: /dav (ingresso), rfd (uscita), d (dati)
- ☐ Una sola linea, d (dati)
- ☐ Nessuna delle precedenti

Quando il processore è in "modo utente" può eseguire:

- ☐ l'istruzione INT, ma non la IRET
- ☐ 1'istruzione IRET, ma non la INT
- ☐ Sia l'istruzione INT sia l'istruzione IRET
- ☐ Nessuna delle precedenti

La generazione di una interruzione per "codice operativo non valido" viene provocata:

- ☐ Durante l'esecuzione di un apposito microsottoprogramma di lettura in memoria
- ☐ Durante la fase di chiamata
- ☐ Durante la fase di esecuzione
- □ Nessuna delle precedenti

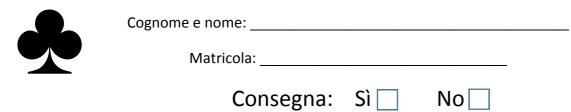
	Cognome e nome:			
	Matricola:			
•	Consegna:	Sì 🗌	No 🗌	



Barrare **una sola risposta** per domanda

Il punteggio finale è -1 \times (n. di risposte errate + n. domande lasciate in bianco) Usare lo spazio bianco sul retro del foglio per appunti, se serve

reg [3:0] RR; []	XOR XOR
S0: begin RR<=0; STAR<=S1; end S1: begin RR<=RR+1;	XOR
STAR<=(RR==k)?S2:S1; end	La rete sopra riportata riconosce tutti e soli gli stati di
S2: begin	ingresso in cui: ☐ tutti gli ingressi hanno lo stesso valore
Dato il pezzo di descrizione riportato sopra, quanto deve valere la costante <i>k</i> affinché la rete cicli in S1 per 10 clock?	 □ tutti gli ingressi hanno lo stesso valore □ due ingressi hanno lo stesso valore □ uno o tre ingressi hanno lo stesso valore □ Nessuna delle precedenti
□ 11 □ 9	
□ Nessuna delle precedenti	X_i X_{i+1}
Quando il processore è in "modo utente" può eseguire:	$S_i \setminus S_{i+1}$
☐ Sia l'istruzione INT sia l'istruzione IRET	In una nota di Maalu nitandata dana Piatanta 4 Pusaita
☐ l'istruzione IRET, ma non la INT☐ l'istruzione INT, ma non la IRET☐	In una rete di Mealy ritardato, dopo l'istante t_i l'uscita vale:
□ Nessuna delle precedenti	vale. $\Box \mathbf{Z} = \mathbf{B}(\mathbf{X}_i, \mathbf{S}_i)$
•	· · · · · · · · · · · · · · · · · · ·
La generazione di una interruzione per "codice operati-	$\Box \qquad Z = B(X_{i+1}, S_{i+1})$
vo non valido" viene provocata:	$\Box \qquad Z = B(X_{i+1}, S_i)$
□ Durante la fase di esecuzione□ Durante la fase di chiamata	□ Nessuna delle precedenti
 □ Durante la fase di chiamata □ Durante l'esecuzione di un apposito microsottopro- 	To the double multiplies of minimals discussions.
gramma di lettura in memoria	La lista degli implicanti principali di una legge combi- natoria:
□ Nessuna delle precedenti	☐ È sempre una lista di copertura non ridondante
	☐ È sempre una lista di copertura, che però può
Un trasmettitore seriale è collegato al ricevitore con:	essere ridondante
tre linee: /dav (ingresso), rfd (uscita), d (dati)	Non necessariamente è una lista di copertura
□ tre linee: soc (uscita), eoc (ingresso), d (dati)□ Una sola linea, d (dati)	□ Nessuna delle precedenti
□ Nessuna delle precedenti	Cosa succede all'uscita di un latch SR quando lo stato di ingresso passa da 01 a 10?
Sia x un numero intero, ed X la sua rappresentazione in complemento alla radice su n cifre in base β . Si sup-	☐ Si genera una situazione di instabilità, con oscillazioni dell'uscita
ponga di voler rappresentare su $n+1$ cifre il complemento di x . Si ottiene il risultato corretto:	☐ Dipende da quale delle due variabili di ingresso transisce per prima
□ Soltanto se si esegue prima il complemento, poi	 □ L'uscita transisce comunque da 0 ad 1 □ L'uscita transisce comunque da 1 a 0
l'estensione ☐ Soltanto se si esegue prima l'estensione, poi il	= 2 docum damonoco vormanque da 1 d o
complemento	
☐ Eseguendo estensione e complemento in un ordine qualunque	
☐ In nessun caso	
$ 32 _{5} + -12 _{5} _{5} =$	
□ 0 □ 4	
□ Non si può fare, perché -12 non è naturale	
□ Nessuna delle precedenti	



Barrare una sola risposta per domanda

Il punteggio finale è $-1 \times (n. di risposte errate + n. domande lasciate in bianco)$ Usare lo spazio bianco sul retro del foglio per appunti, se serve

reg [3:0] RR;	La generazione di una interruzione per "codice operati-
[] S0: begin RR<=1; STAR<=S1; end	vo non valido" viene provocata: Durante l'esecuzione di un apposito microsottopro-
S1: begin RR<=RR+1;	gramma di lettura in memoria
STAR <= (RR == k)?S2:S1; end	☐ Durante la fase di chiamata
S2: begin	☐ Durante la fase di esecuzione
D. H.	☐ Nessuna delle precedenti
Dato il pezzo di descrizione riportato sopra, quanto deve valere la costante <i>k</i> affinché la rete cicli in S1 per 10	
clock?	Cosa succede all'uscita di un latch SR quando lo stato
□ 10	di ingresso passa da 01 a 10? □ L'uscita transisce comunque da 0 ad 1
	☐ L'uscita transisce comunque da 1 a 0
□ 9	☐ Si genera una situazione di instabilità, con oscil-
□ Nessuna delle precedenti	lazioni dell'uscita
	☐ Dipende da quale delle due variabili di ingresso
$ 33 _5 + -12 _5 _5 =$	transisce per prima
□ 4	Un trasmettitore seriale è collegato al ricevitore con:
□ Non si può fare, perché -12 non è naturale	tre linee: soc (uscita), eoc (ingresso), d (dati)
☐ Nessuna delle precedenti	tre linee: /dav (ingresso), rfd (uscita), d (dati)
	☐ Una sola linea, d (dati)☐ Nessuna delle precedenti
La lista degli implicanti principali essenziali di una	l Nessuna dene precedenti
legge combinatoria:	Quando il processore è in "modo utente" può eseguire:
È sempre una lista di copertura non ridondante	l'istruzione INT, ma non la IRET
☐ È sempre una lista di copertura, che però può es- sere ridondante	☐ l'istruzione IRET, ma non la INT
□ Non necessariamente è una lista di copertura	☐ Sia l'istruzione INT sia l'istruzione IRET
□ Nessuna delle precedenti	☐ Nessuna delle precedenti
•	
→ <u>,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,</u>	_
XOR	X_i X_{i+1}
→ XOR →	
XOR	$S_i \times S_{i+1}$
La rete sopra riportata riconosce tutti e soli gli stati di	t_i
ingresso in cui:	In una rete di Mealy, dopo l'istante t_i l'uscita vale:
due ingressi hanno lo stesso valore	$\Box \qquad Z = B(X_i, S_i)$
□ uno o tre ingressi hanno lo stesso valore	$\Box \qquad \mathbf{Z} = \mathbf{B} \left(\mathbf{X}_{i+1}, \mathbf{S}_{i+1} \right)$
□ tutti gli ingressi hanno lo stesso valore	
□ Nessuna delle precedenti	$\Box \qquad Z = B\left(X_{i+1}, S_i\right)$
Sign was numero interested V.I. and representations in	□ Nessuna delle precedenti
Sia x un numero intero, ed X la sua rappresentazione in	
complemento alla radice su n cifre in base β . Si sup-	
ponga di voler rappresentare su $n+1$ cifre il complemento di x . Si ottiene il risultato corretto:	
memo ai x. 3i oliene ii fisultato cottetto:	

☐ Eseguendo estensione e complemento in un or-

□ Soltanto se si esegue prima l'estensione, poi il

Soltanto se si esegue prima il complemento, poi

dine qualunque

complemento

l'estensione
☐ In nessun caso

A	Cognome e nome:			
	Matricola:		·	
	Consegna:	Sì 🗌	No	