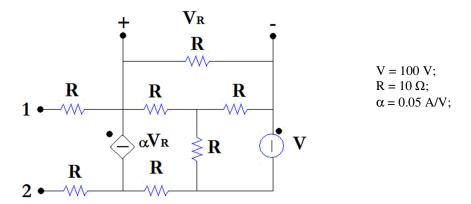
Prova scritta di Elettrotecnica

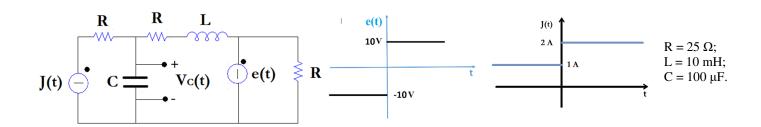
Corso di Laurea in Ingegneria Informatica

Pisa	22/7/2020	Allievo:	Matricola:

1) Determinare il circuito equivalente di Thevenin fra i punti 1 e 2 del circuito in figura.



2) Determinare l'andamento temporale della tensione Vc(t) ai capi del condensatore per $-\infty < t < +\infty$, considerando l'andamento della tensione e(t) e della corrente J(t) come in figura. Il circuito è ipotizzato a regime per tempi negativi



3) Determinare la rappresentazione a parametri \mathbf{h} della rete a due porte indicata in figura. Si ipotizzi che il circuito si trovi a regime periodico sinusoidale con pulsazione ω . Supponendo poi di misurare la tensione sia alla porta 1 che alla porta 2, e di trovare che $v_1(t) = 50\sqrt{2}$ sin (1000 t)V e $v_2(t) = v_1(t)$, determinare l'andamento nel tempo di $\mathbf{lc(t)}$.

