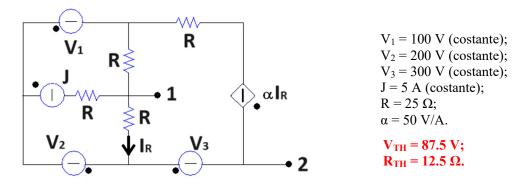
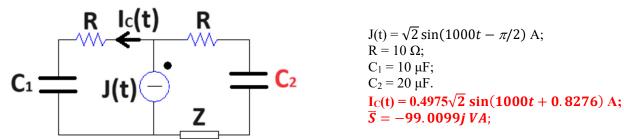
Prova scritta di Elettrotecnica

Corso di Laurea in Ingegneria Informatica

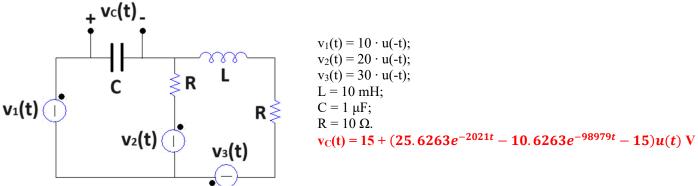
1) Determinare il circuito equivalente di Thevenin fra i punti 1 e 2 del circuito in figura.



2) Sapendo che il generatore di corrente eroga una potenza complessa pari a 30 + j40 VA, determinare l'andamento temporale della corrente I_c(t) indicata in figura e la potenza complessa impegnata sul condensatore C₂, indicato in rosso in figura. (Non è necessario conoscere dettagli sull'impedenza Z).



3) Determinare l'andamento temporale della tensione $\mathbf{v_c(t)}$ per $-\infty < t < +\infty$, dato l'andamento della tensione erogata dal generatore $\mathbf{v(t)}$, indicato a destra, e ipotizzando che il circuito si trovi a regime per tempi negativi.



4) Determinare la rappresentazione a parametri \mathbf{h} della rete a due porte indicata in figura, ipotizzando che il circuito si trovi a regime periodico sinusoidale con pulsazione $\mathbf{\omega}$.

