

Barrare **una sola risposta** per ogni domandaIl punteggio finale è $-1 \times (\text{n. di risposte errate} + \text{n. domande lasciate in bianco})$

Usare lo spazio bianco sul retro del foglio per appunti, se serve

La realizzazione in forma minima SP e quella in forma minima PS della stessa legge combinatoria z

- ☐ Hanno lo stesso costo a porte e a diodi
- ☐ Hanno lo stesso costo a porte
- ☐ Presentano alee in corrispondenza delle stesse transizioni di ingresso
- ☐ Nessuna delle precedenti

In un sommatore, il circuito di lookahead accelera la produzione del risultato

- ☐ Soltanto se si sommano naturali
- ☐ Soltanto se si sommano rappresentazioni di interi
- ☐ Soltanto se si sommano rappresentazioni di interi positivi
- ☐ Nessuna delle precedenti

La rappresentazione del numero intero -4 su due cifre in base 10 in complemento alla radice, codificate BCD, è:

- ☐ 1111 0110
- ☐ 1001 0110
- ☐ 1111 1001
- ☐ Nessuna delle precedenti

$$|-36|_7 =$$

- ☐ -1
- ☐ $|13|_7$
- ☐ 7
- ☐ Nessuna delle precedenti

In una rete sequenziale asincrona, la presenza di alee essenziali dipende

- ☐ dalla codifica scelta per gli stati interni
- ☐ dal modello di sintesi della rete combinatoria che genera il nuovo stato interno (ad esempio, SP o PS)
- ☐ dall'inizializzazione al reset
- ☐ Nessuna delle precedenti

Se la rete combinatoria che produce il nuovo stato di una rete sequenziale sincronizzata è soggetta ad alee, l'evoluzione della rete non è prevedibile

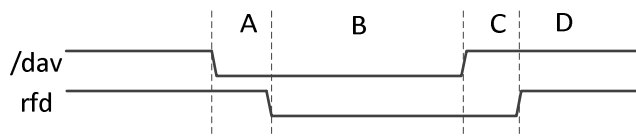
- ☐ Vero
- ☐ Falso

```
reg [3:0] WAIT;
[...]
```

```
S0: begin WAIT<=10; [...] end
S1: begin WAIT<=WAIT-1; [...] end
S2: begin WAIT<=WAIT-1; [...] end
S3: begin WAIT<=8; [...] end
S4: begin [...] end
```

Nel frammento di descrizione soprastante sono riportati tutti gli stati interni di una RSS e, per ciascuno, le sole microoperazioni riguardanti il registro WAIT. In una sintesi PO/PC, il numero di variabili di comando necessarie per il registro WAIT sarà.

- ☐ 1
- ☐ 2
- ☐ 3
- ☐ Non è possibile dirlo



In un handshake come quello riportato sopra, il produttore può modificare il proprio dato

- ☐ Solo nell'intervallo A
- ☐ Negli intervalli B, C, D
- ☐ Solo negli intervalli C, D
- ☐ Nessuna delle precedenti

Quando il processore accetta una richiesta di interruzione, il registro dei flag F viene:

- ☐ Salvato nella pila da una istruzione PUSH inserita nel sottoprogramma di servizio
- ☐ Salvato automaticamente dall'hardware del processore in accordo alle specifiche previste nella descrizione Verilog dell'hardware stesso
- ☐ Lasciato inalterato senza essere salvato
- ☐ Nessuna delle precedenti

La generazione di una interruzione per "codice operativo non valido" viene provocata:

- ☐ Durante la fase di esecuzione
- ☐ Durante la fase di chiamata
- ☐ Durante l'esecuzione di un apposito microsottoprogramma di lettura in memoria
- ☐ Nessuna delle precedenti



Cognome e nome: _____

Matricola: _____

Consegna: ☐ Sì ☐ No

Barrare **una sola risposta** per domandaIl punteggio finale è $-1 \times (\text{n. di risposte errate} + \text{n. domande lasciate in bianco})$

Usare lo spazio bianco sul retro del foglio per appunti, se serve

La realizzazione in forma minima SP e quella in forma minima PS della stessa legge combinatoria z

- ☐ Hanno lo stesso costo a porte e a diodi
- ☐ Hanno lo stesso costo a porte
- ☐ Presentano alee in corrispondenza delle stesse transizioni di ingresso
- ☐ Nessuna delle precedenti

In un sommatore, il circuito di lookahead accelera la produzione del risultato

- ☐ Soltanto se si sommano naturali
- ☐ Soltanto se si sommano rappresentazioni di interi
- ☐ Soltanto se si sommano rappresentazioni di interi positivi
- ☐ Nessuna delle precedenti

La rappresentazione del numero intero -4 su due cifre in base 10 in complemento alla radice, codificate BCD, è:

- ☐ 1111 0110
- ☐ 1001 0110
- ☐ 1111 1001
- ☐ Nessuna delle precedenti

$$|-36|_7 =$$

- ☐ -1
- ☐ $|13|_7$
- ☐ 7
- ☐ Nessuna delle precedenti

In una rete sequenziale asincrona, la presenza di alee essenziali dipende

- ☐ dalla codifica scelta per gli stati interni
- ☐ dal modello di sintesi della rete combinatoria che genera il nuovo stato interno (ad esempio, SP o PS)
- ☐ dall'inizializzazione al reset
- ☐ Nessuna delle precedenti

Se la rete combinatoria che produce il nuovo stato di una rete sequenziale sincronizzata è soggetta ad alee, l'evoluzione della rete non è prevedibile

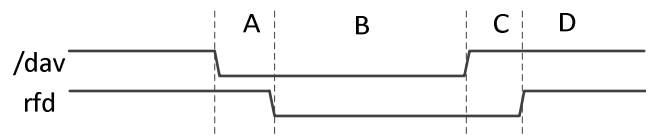
- ☐ Vero
- ☐ Falso

```
reg [3:0] WAIT;
[...]
```

```
S0: begin WAIT<=10; [...] end
S1: begin WAIT<=WAIT-1; [...] end
S2: begin WAIT<=WAIT-1; [...] end
S3: begin WAIT<=8; [...] end
S4: begin [...] end
```

Nel frammento di descrizione soprastante sono riportati tutti gli stati interni di una RSS e, per ciascuno, le sole microoperazioni riguardanti il registro WAIT. In una sintesi PO/PC, il numero di variabili di comando necessarie per il registro WAIT sarà.

- ☐ 1
- ☐ 2
- ☐ 3
- ☐ Non è possibile dirlo



In un handshake come quello riportato sopra, il produttore può modificare il proprio dato

- ☐ Solo nell'intervallo A
- ☐ Negli intervalli B, C, D
- ☐ Solo negli intervalli C, D
- ☐ Nessuna delle precedenti

Quando il processore accetta una richiesta di interruzione, il registro dei flag F viene:

- ☐ Salvato nella pila da una istruzione PUSH inserita nel sottoprogramma di servizio
- ☐ Salvato automaticamente dall'hardware del processore in accordo alle specifiche previste nella descrizione Verilog dell'hardware stesso
- ☐ Lasciato inalterato senza essere salvato
- ☐ Nessuna delle precedenti

La generazione di una interruzione per "codice operativo non valido" viene provocata:

- ☐ Durante la fase di esecuzione
- ☐ Durante la fase di chiamata
- ☐ Durante l'esecuzione di un apposito microsottoprogramma di lettura in memoria
- ☐ Nessuna delle precedenti



Cognome e nome: _____

Matricola: _____

Consegna: ☐ Sì ☐ No

Barrare **una sola risposta** per domandaIl punteggio finale è $-1 \times (\text{n. di risposte errate} + \text{n. domande lasciate in bianco})$

Usare lo spazio bianco sul retro del foglio per appunti, se serve

La realizzazione in forma minima SP e quella in forma minima PS della stessa legge combinatoria z

- ☐ Hanno lo stesso costo a porte e a diodi
- ☐ Hanno lo stesso costo a porte
- ☐ Presentano alee in corrispondenza delle stesse transizioni di ingresso
- ☐ Nessuna delle precedenti

In un sommatore, il circuito di lookahead accelera la produzione del risultato

- ☐ Soltanto se si sommano naturali
- ☐ Soltanto se si sommano rappresentazioni di interi
- ☐ Soltanto se si sommano rappresentazioni di interi positivi
- ☐ Nessuna delle precedenti

La rappresentazione del numero intero -4 su due cifre in base 10 in complemento alla radice, codificate BCD, è:

- ☐ 1111 0110
- ☐ 1001 0110
- ☐ 1111 1001
- ☐ Nessuna delle precedenti

$$|-36|_7 =$$

- ☐ -1
- ☐ $|13|_7$
- ☐ 7
- ☐ Nessuna delle precedenti

In una rete sequenziale asincrona, la presenza di alee essenziali dipende

- ☐ dalla codifica scelta per gli stati interni
- ☐ dal modello di sintesi della rete combinatoria che genera il nuovo stato interno (ad esempio, SP o PS)
- ☐ dall'inizializzazione al reset
- ☐ Nessuna delle precedenti

Se la rete combinatoria che produce il nuovo stato di una rete sequenziale sincronizzata è soggetta ad alee, l'evoluzione della rete non è prevedibile

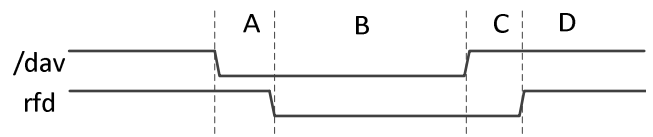
- ☐ Vero
- ☐ Falso

```
reg [3:0] WAIT;
[...]
```

```
S0: begin WAIT<=10; [...] end
S1: begin WAIT<=WAIT-1; [...] end
S2: begin WAIT<=WAIT-1; [...] end
S3: begin WAIT<=8; [...] end
S4: begin [...] end
```

Nel frammento di descrizione soprastante sono riportati tutti gli stati interni di una RSS e, per ciascuno, le sole microoperazioni riguardanti il registro WAIT. In una sintesi PO/PC, il numero di variabili di comando necessarie per il registro WAIT sarà.

- ☐ 1
- ☐ 2
- ☐ 3
- ☐ Non è possibile dirlo



In un handshake come quello riportato sopra, il produttore può modificare il proprio dato

- ☐ Solo nell'intervallo A
- ☐ Negli intervalli B, C, D
- ☐ Solo negli intervalli C, D
- ☐ Nessuna delle precedenti

Quando il processore accetta una richiesta di interruzione, il registro dei flag F viene:

- ☐ Salvato nella pila da una istruzione PUSH inserita nel sottoprogramma di servizio
- ☐ Salvato automaticamente dall'hardware del processore in accordo alle specifiche previste nella descrizione Verilog dell'hardware stesso
- ☐ Lasciato inalterato senza essere salvato
- ☐ Nessuna delle precedenti

La generazione di una interruzione per "codice operativo non valido" viene provocata:

- ☐ Durante la fase di esecuzione
- ☐ Durante la fase di chiamata
- ☐ Durante l'esecuzione di un apposito microsottoprogramma di lettura in memoria
- ☐ Nessuna delle precedenti



Cognome e nome: _____

Matricola: _____

Consegna: ☐ Sì ☐ No

Barrare **una sola risposta** per domandaIl punteggio finale è $-1 \times (\text{n. di risposte errate} + \text{n. domande lasciate in bianco})$

Usare lo spazio bianco sul retro del foglio per appunti, se serve

La realizzazione in forma minima SP e quella in forma minima PS della stessa legge combinatoria z

- ☐ Hanno lo stesso costo a porte e a diodi
- ☐ Hanno lo stesso costo a porte
- ☐ Presentano alee in corrispondenza delle stesse transizioni di ingresso
- ☐ Nessuna delle precedenti

In un sommatore, il circuito di lookahead accelera la produzione del risultato

- ☐ Soltanto se si sommano naturali
- ☐ Soltanto se si sommano rappresentazioni di interi
- ☐ Soltanto se si sommano rappresentazioni di interi positivi
- ☐ Nessuna delle precedenti

La rappresentazione del numero intero -4 su due cifre in base 10 in complemento alla radice, codificate BCD, è:

- ☐ 1111 0110
- ☐ 1001 0110
- ☐ 1111 1001
- ☐ Nessuna delle precedenti

$$|-36|_7 =$$

- ☐ -1
- ☐ $|13|_7$
- ☐ 7
- ☐ Nessuna delle precedenti

In una rete sequenziale asincrona, la presenza di alee essenziali dipende

- ☐ dalla codifica scelta per gli stati interni
- ☐ dal modello di sintesi della rete combinatoria che genera il nuovo stato interno (ad esempio, SP o PS)
- ☐ dall'inizializzazione al reset
- ☐ Nessuna delle precedenti

Se la rete combinatoria che produce il nuovo stato di una rete sequenziale sincronizzata è soggetta ad alee, l'evoluzione della rete non è prevedibile

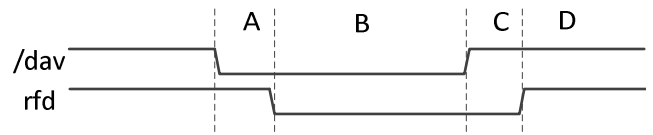
- ☐ Vero
- ☐ Falso

```
reg [3:0] WAIT;
[...]
```

```
S0: begin WAIT<=10; [...] end
S1: begin WAIT<=WAIT-1; [...] end
S2: begin WAIT<=WAIT-1; [...] end
S3: begin WAIT<=8; [...] end
S4: begin [...] end
```

Nel frammento di descrizione soprastante sono riportati tutti gli stati interni di una RSS e, per ciascuno, le sole microoperazioni riguardanti il registro WAIT. In una sintesi PO/PC, il numero di variabili di comando necessarie per il registro WAIT sarà.

- ☐ 1
- ☐ 2
- ☐ 3
- ☐ Non è possibile dirlo



In un handshake come quello riportato sopra, il produttore può modificare il proprio dato

- ☐ Solo nell'intervallo A
- ☐ Negli intervalli B, C, D
- ☐ Solo negli intervalli C, D
- ☐ Nessuna delle precedenti

Quando il processore accetta una richiesta di interruzione, il registro dei flag F viene:

- ☐ Salvato nella pila da una istruzione PUSH inserita nel sottoprogramma di servizio
- ☐ Salvato automaticamente dall'hardware del processore in accordo alle specifiche previste nella descrizione Verilog dell'hardware stesso
- ☐ Lasciato inalterato senza essere salvato
- ☐ Nessuna delle precedenti

La generazione di una interruzione per "codice operativo non valido" viene provocata:

- ☐ Durante la fase di esecuzione
- ☐ Durante la fase di chiamata
- ☐ Durante l'esecuzione di un apposito microsottoprogramma di lettura in memoria
- ☐ Nessuna delle precedenti



Cognome e nome: _____

Matricola: _____

Consegna: ☐ Sì ☐ No
