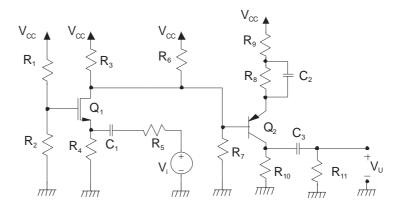
ELETTRONICA DIGITALE

Corso di Laurea in Ingegneria Informatica

Prova scritta del 07 giugno 2013

Esercizio A

$R_1 = 20 \; k\Omega$	$R_9 = 100 \Omega$
$R_2 = 10 \text{ k}\Omega$	$R_{10} = 3.2 \text{ k }\Omega$
$R_3 = 5 \text{ k}\Omega$	$R_{11} = 20 \text{ k } \Omega$
$R_5 = 50 \ \Omega$	$C_1 = 100 \text{ nF}$
$R_6 = 8 k \Omega$	$C_2 = 1 \mu F$
$R_7 = 20 \text{ k }\Omega$	$C_3 = 1 \text{ nF}$
$R_8 = 3.2 \text{ k }\Omega$	V _{CC} = 18 V



 Q_1 è un transistore MOS a canale n resistivo, con la corrente di drain in saturazione data da $I_{DS}=k(V_{GS}-V_T)^2$ con k=0.5 mA/V 2 e $V_T=1V$. Q_2 è un transistore BJT BC179A resistivo con $h_{re}=h_{oe}=0$; per gli altri parametri forniti dal costruttore si utilizzino i valori tipici o, in loro assenza, i valori massimi. Con riferimento all'amplificatore in figura:

- 1) Calcolare il valore delle resistenze R_4 in modo che, in condizioni di riposo, la tensione sull'emettitore di Q_2 sia V_E =11.4 V; si ipotizzi di trascurare la corrente di base di Q_2 rispetto alla corrente che scorre nella resistenza R_7 . Determinare, inoltre il punto di riposo dei due transistori e verificare la saturazione di Q_1 . (R: R_4 = 1677.82 Ω)
- 2) Determinare il guadagno V_U/V_i alle frequenze per le quali C_1 , C_2 e C_3 possono essere considerati dei corto circuiti. (R: $V_U/V_i = -103.51$)
- 3) (Solo per 12 CFU) Determinare la funzione di trasferimento V_U/V_i e tracciarne il diagramma di Bode quotato asintotico del modulo. (R: $f_{z1} = 0$ Hz; $f_{p1} = 3553.13$ Hz; $f_{z2} = 49.74$ Hz; $f_{p2} = 1369.84$ Hz; $f_{z3} = 0$ Hz; $f_{p3} = 6860.13$ Hz)

Esercizio B

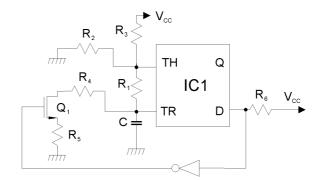
Progettare una porta logica in tecnologia CMOS, utilizzando la tecnica della pull-up network e della pull-down network, che implementi la funzione logica:

$$Y = \left(\overline{A+C}\right) \cdot \left(\overline{BD} + B(A+CD)\right) + \left(\overline{B+C}\right) \cdot \left(A+D\right)$$

con in totale, non più di 8 transistori e disegnarne lo schema completo. Dimensionare inoltre il rapporto (W/L) di tutti i 8 transistori, assumendo, per l'inverter di base, W/L pari a 2 per il MOS a canale n e pari a 5 per quello a canale p. Si specifichino i dettagli della procedura di dimensionamento dei transistori.

Esercizio C

$R_1 = 500 \Omega$	$R_5 = 100 \Omega$
$R_2 = 4 \text{ k}\Omega$	$R_6 = 1 \text{ k}\Omega$
$R_3 = 1 \text{ k}\Omega$	C = 1 μF
$R_4 = 300 \Omega$	$V_{CC} = 5 \text{ V}$



Il circuito IC_1 è un NE555 alimentato a $V_{CC} = 5V$, Q_1 ha una $R_{on} = 0$ e V_T =1V e l'inverter è ideale. Determinare la frequenza del segnale di uscita del multivibratore in figura. (R: f = 766.98 Hz)

R1
$$= \frac{1}{2}$$
 $= \frac{1}{2}$ $=$

$$I_E = \frac{V_{cc} - V_E}{R_8 + R_9} = \frac{18 - 11.4}{3300} = 2 \text{ mA}$$

$$I_{R7} = \frac{V_B}{R_7} = \frac{10.7}{20 \times 10^3} = 0.535 \text{ mA}$$

$$V_{GS} = V_T + \sqrt{\frac{I_D}{K}} = 1 + 1.917 = 2.917 V$$

$$R_4 = \frac{V_S}{I_0} = \frac{3.083}{1.8375 \times 10^{-3}} = \frac{1677.82}{1677.82}$$

Retelies VCC= 18V

$$R_7 = 20K2$$

$$C_3 = InF$$

$$K=0.5 \frac{m4}{V^2}$$

BC 199 A

Vos= 7.617/> (Vos-V+)=1.8(7)

mallongo Garago ACB hpe = 260 Vu= - her is RIOLIRIE gm = 1.912 x10-34 16=- 9m Jgs R311R611R2 = sugstag R311R611R4 (R311R611R2) + [hie + Rg(hPe+1)] = gm J3 (R311R611R2) + [hie + Rg(hPe+1)] Jg = \$ Ug = 7 Us = R4 (gm ugs + li) = - R4gm Us + R4li = R4 li 1+gm R4 $J_{i} = \left[R_{S} + \left(R_{4} \parallel \frac{1}{R_{m}} \right) \right] \hat{c}_{i}$ 8.47452×10-2 39+.93 2.232×10-3 = - 103,51465 (40.3 dB) (C1 (f21 = \$ fes = 1 = 3553, 129 Hz
21161 [R5+R4111] (2) fez = 1 = 49.7359 HZ fp2 = 1 211 (2 [R8#[R3+ (R3/1R6/1R7)+hie]] (nPe++) 1369.845 HZ 116.1846 [3] fes = \$ 6860.126 HZ fps = 1 2TC3 [R10 R11]

$$\overline{AC}(\overline{BD} + \overline{B}(A+CD)) + (\overline{B+C})(A+D) =$$

$$\overline{AC}(\overline{B} + \overline{D} + \overline{AB} + \overline{BCD}) + \overline{BC}(A+D) =$$

$$= \overline{ABC} + \overline{ACD} + \overline{BCA} + \overline{BCD} =$$

$$= \overline{BC} + \overline{ACD} + \overline{BCD} =$$

$$= \overline{BC} + \overline{ACD} = \overline{C}(\overline{B} + \overline{AD})$$

$$\frac{1}{2} \left(\frac{1}{2} + \frac{1}{2} \right) \left(\frac{1}{2} + \frac{1}{2} \right) \left(\frac{1}{2} \right)$$

PDN:
$$V_6 - U_9$$
 spone $U_6 - U_7$

$$= J\left(\frac{W}{L}\right)_6 = \left(\frac{W}{L}\right)_7 = \left(\frac{W}{L}\right)_8 = 2n$$

$$U_5 U_5 de 3ol$$

$$\left(\frac{W}{L}\right)_5 = n$$

