ELETTRONICA DIGITALE

Corso di Laurea in Ingegneria Informatica

Prova scritta del 16 aprile 2015

Esercizio A

$R_2 = 176 \text{ k}\Omega$ $R_3 = 250 \Omega$ $R_4 = 4 \text{ k}\Omega$ $R_5 = 1 \text{ k}\Omega$ $R_6 = 50 \Omega$ $R_7 = 550 \Omega$ $R_8 = 24 \text{ k}\Omega$ $R_9 = 10 \text{ k}\Omega$	$R_{10} = 10 \text{ k}\Omega$ $R_{11} = 4 \text{ k}\Omega$ $R_{12} = 30 \text{ k}\Omega$ $C_1 = 15 \text{ nF}$ $C_2 = 220 \text{ nF}$ $C_3 = 1 \mu\text{F}$ $C_4 = 680 \text{ pF}$ $V_{CC} = 18 \text{ V}$	V_{cc} R_{2} R_{5} R_{6} R_{7} R_{1} R_{1} R_{12} R_{11} R_{12} R_{12} R_{13} R_{14} R_{15} R_{10} R_{15} R_{10} R_{15}	
---	--	---	--

 Q_1 è un transistore BJT BC109B resistivo con $h_{re} = h_{oe} = 0$; Q_2 è un transistore MOS a canale p resistivo, con la corrente di drain in saturazione data da $I_D = k(V_{GS} - V_T)^2$ con k = 0.5 mA/V² e $V_T = -1$ V. Con riferimento al circuito in figura:

- 1) Calcolare il valore della resistenza R_1 in modo che, in condizioni di riposo, la tensione sul drain di Q_2 sia 8 V. Determinare, inoltre, il punto di riposo dei due transistori e verificare la saturazione di Q_2 . (R: $R_1 = 213440 \,\Omega$)
- 2) Determinare V_U/V_i alle frequenze per le quali C_1 , C_2 , C_3 C_4 possono essere considerati dei corto circuiti. ($R: V_U/V_i = -1.73$)
- 3) (<u>Solo per 12 CFU</u>) Determinare la funzione di trasferimento V_U/V_i e tracciarne il diagramma di Bode quotato asintotico del modulo. (R: $f_{z1} = 2652.58$ Hz; $f_{p1} = 20746.39$ Hz; $f_{z2} = 1315.33$ Hz; $f_{p2} = 1785.15$ Hz; $f_{z4} = 0$ Hz; $f_{p4} = 6883.86$ Hz)

Esercizio B

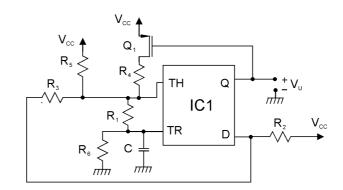
Progettare una porta logica in tecnologia CMOS, utilizzando la tecnica della pull-up network e della pull-down network, che implementi la funzione logica:

$$Y = (\overline{A + C})(\overline{B}D + \overline{D}E) + \overline{C}(\overline{B} + A\overline{D}E) + A\overline{E}$$

Determinare il numero dei transistori necessari e disegnarne lo schema completo. Dimensionare inoltre il rapporto (W/L) di tutti i transistori, assumendo, per l'inverter di base, W/L pari a 2 per il MOS a canale n e pari a 5 per quello a canale p. Si specifichino i dettagli della procedura di dimensionamento dei transistori.

Esercizio C

$R_1 = 400 \Omega$	$R_5 = 2 \text{ k}\Omega$
$R_2 = 1 \text{ k}\Omega$	$R_6 = 5 \text{ k}\Omega$
$R_3 = 1 \text{ k}\Omega$	C = 100 nF
$R_4 = 30 \text{ k}\Omega$	$V_{CC} = 6 V$



Il circuito IC_1 è un NE555 alimentato a $\mathbf{V}_{CC} = \mathbf{6V}$, Q_1 ha una $R_{on} = 0$ e $V_T = -1V$. Determinare la frequenza del segnale di uscita del multivibratore in figura. (R: f = 4751.87 Hz)

$$\begin{cases} R_{2} \\ R_{2} \\ R_{3} \\ R_{4} \end{cases} \qquad \begin{cases} R_{4} \\ R_{5} \\ R_{6} \\ R_{7} \\ R_{6} \end{cases} \qquad \begin{cases} R_{2} \\ R_{7} \\ R_{1} \\ R_{2} \\ R_{3} \\ R_{4} \end{cases} \qquad \begin{cases} R_{10} \\ R_{10} \\ R_{10} \\ R_{20} \\ R_{10} \end{cases}$$

$$I_0 = \frac{V_0}{R_{11}} = \frac{8}{4 \times 10^3} = 2 \text{ mA}$$

$$T_{D} = K(V_{GS} - V_{T})^{2} = V_{K} = -2V$$

$$= > V_{65} = -2 + V_{T} = -3V$$

$$I_8 = \frac{V_5}{R_8} = \frac{12}{24 \times 10^3} = 0.5 \text{ m/s}$$

$$I_{7} = I_{8} + I_{5} = 2.5 \text{ mA}$$

$$U_{2}$$
: $\begin{cases} V_{0S} = -4V \\ V_{0S} = -3V \end{cases}$
 $T_{0} = 2mA$
 $g_{m} = 2K|V_{0S} - V_{T}| = 3$

 $= 2 \times 10^{-3} \frac{4}{V}$

$$Q_{1} \begin{cases} V_{CE} = 5V \\ T_{C} = 2mA \end{cases}$$

$$T_{B} = 6.836 \mu A$$

$$MFE = 230$$

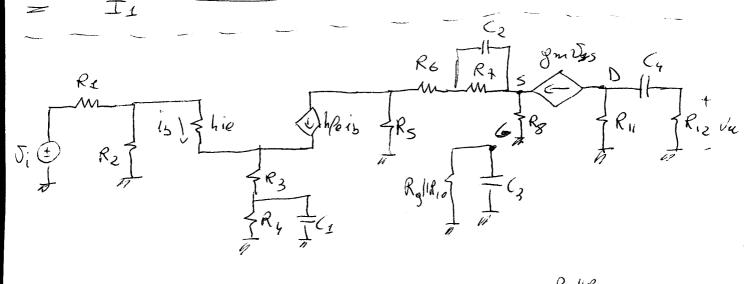
$$h_{Pe} = 300$$

$$h_{ie} = 4800 R$$

$$L_2 = \frac{V_{CC} - V_B}{R_2} = 50 \mu A$$

$$T_1 = T_2 - T_8 = 43.1 \mu A$$

$$R_1 = \frac{V_B}{T_1} = \frac{213440 \Omega}{T_1}$$



$$U_q = \emptyset$$

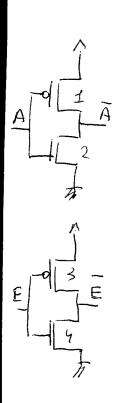
$$\mathcal{J}_{S} = \left(-h \operatorname{Pe} i_{S}\right) \frac{R_{S}}{R_{S} + R_{6} + R_{8} \operatorname{II} \frac{1}{g_{m}}} \left(R_{8} \operatorname{II} \frac{1}{g_{m}}\right)$$

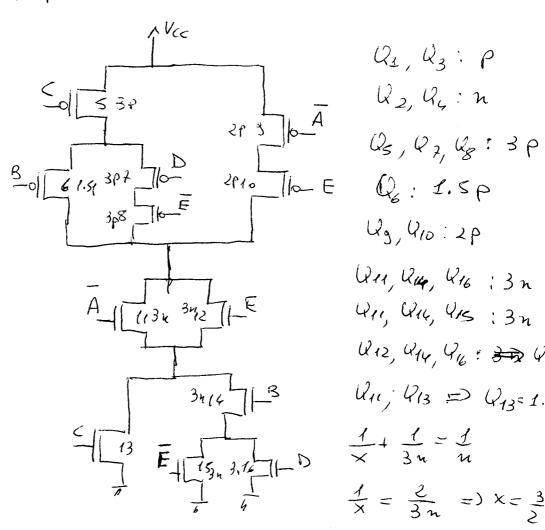
(1) Vi Rz is thie to

=
$$\overline{A}\overline{c}(\overline{B}D+\overline{D}E)+\overline{C}B+\overline{A}\overline{c}\overline{D}E+\overline{A}\overline{E}$$

=
$$\overline{ABCD} + \overline{ACDE} + \overline{CB} + \overline{ACDE} + \overline{AE} =$$
×

$$= \overline{C}(\overline{S} + \overline{D}E) + A\overline{E} =) 16 ROSFET$$

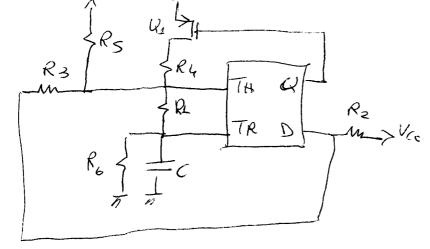




$$Q_{1}, Q_{3}: P$$
 $Q_{2}, Q_{4}: n$
 $Q_{5}, Q_{7}, Q_{8}: 3P$
 $Q_{6}: 1.5P$
 $Q_{3}, Q_{10}: 2P$

$$\frac{1}{x} + \frac{1}{3n} = \frac{1}{n}$$

$$\frac{1}{x} = \frac{2}{3n} =) x = \frac{3}{3}n = 15n$$



$$= 3$$

$$V_{\ell} = V_{\ell \ell} \frac{R_{6}}{R_{6} + R_{1} + R_{5} II(R_{2} + R_{3})}$$

$$V_{\ell} = 4.6875$$

$$V_{TH} = \frac{2}{3}V_{CC} = 4V$$

$$V_6 = 0V$$

$$V_6 = V_{CC} = 6V$$

$$V_{65} = -V_{CC} \times V_7 \implies U_Z \cap V_{CC}$$

$$V_{S} = V_{CC} = 60$$

$$\begin{cases}
R_{S} & V_{CC} \\
R_{S} & V_{CO} = 20 \\
R_{S} & V_{CO} = 20
\end{cases}$$

$$R_{S} = V_{CC} = 60$$

$$V_{S} = V_{CC} = 60$$

$$V_{CO} = 20$$

$$V_{CO} = 20$$

$$R_{S} = V_{CC} = 60$$

$$V_{\ell} = V_{cc} \frac{R_{3}II (R_{1}+R_{6})}{(R_{4}IIR_{5})+[R_{3}II(R_{1}+R_{6})]} \frac{R_{6}}{R_{1}+R_{6}} = 1.724 V$$