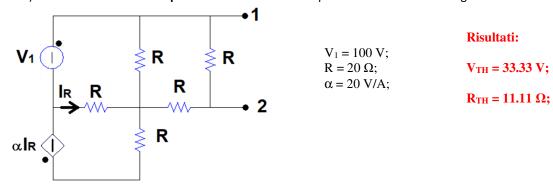
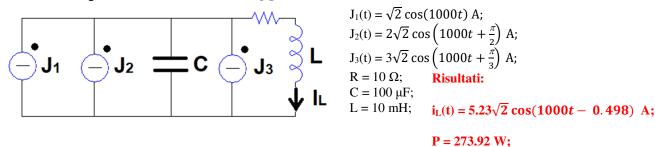
## Prova scritta di Elettrotecnica

## Corso di Laurea in Ingegneria Informatica

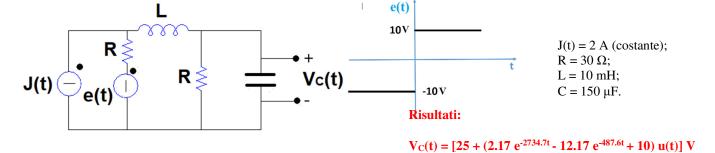
1) Determinare il circuito equivalente di Thevenin fra i punti 1 e 2 del circuito in figura.



2) Determinare l'andamento temporale della corrente  $i_L(t)$  nell'induttore e la **potenza** dissipata sul resistore del circuito in figura.



3) Determinare l'andamento temporale della tensione Vc(t) ai capi del condensatore per  $-\infty < t < +\infty$ , considerando l'andamento della tensione e(t) come in figura. Il circuito è ipotizzato a regime per tempi negativi



4) Determinare la rappresentazione a parametri  ${\bf Z}$  della rete a due porte indicata in figura. Si ipotizzi che il circuito si trovi a regime periodico sinusoidale con pulsazione  $\omega$ .

