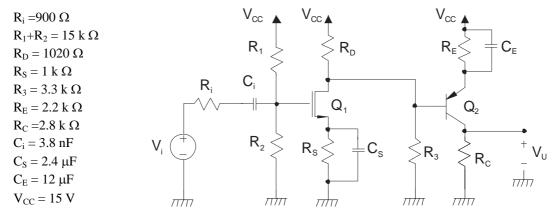
ELETTRONICA DIGITALE

Corso di Laurea in Ingegneria Informatica

Prova scritta del 05 giugno 2012

Esercizio A



 Q_1 è un transistore MOS a canale n resistivo, con la corrente di drain in saturazione data da $I_{DS}=k(V_{GS}-V_T)^2$ con k=0.5 mA/V 2 e $V_T=1V$. Q_2 è un transistore BJT BC179A resistivo con $h_{re}=h_{oe}=0$; per gli altri parametri forniti dal costruttore si utilizzino i valori tipici o, in loro assenza, i valori massimi. Con riferimento all'amplificatore in figura:

- 1) Calcolare il valore delle resistenze R_1 e R_2 in modo che, in condizioni di riposo, V_U =5.6 V; si ipotizzi di trascurare la corrente di base di Q_2 rispetto alla corrente che scorre nella resistenza R_3 . Determinare, inoltre il punto di riposo dei due transistori e verificare la saturazione di Q_1 . (R: R_1 =10 k Ω ; R_2 =5 k Ω ;)
- 2) Determinare il guadagno V_U/V_i alle frequenze per le quali Ci, C_S e C_E possono essere considerati dei corto circuiti. (R: $V_U/V_i = 256.75$)
- 3) (<u>Solo per 12 CFU</u>) Determinare la funzione di trasferimento V_U/V_i e tracciarne il diagramma di Bode quotato asintotico del modulo. (R: f_{zi} = 0 Hz; f_{pi} = 9893.59 Hz; f_{zs} = 66.32 Hz; f_{ps} = 198.94 Hz; f_{ze} = 6.03 Hz; f_{pe} = 1000.99 Hz)

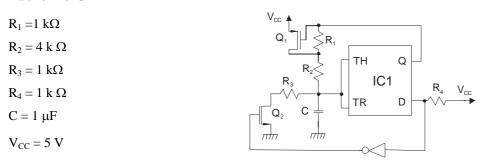
Esercizio B

Progettare una porta logica in tecnologia CMOS, utilizzando la tecnica della pull-up network e della pull-down network, che implementi la funzione logica:

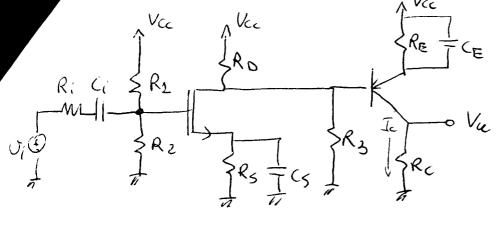
$$Y = (\overline{A+B}) \cdot (\overline{C} + B + D) + \overline{A} \cdot (\overline{B}C + BD + \overline{C})$$

con in totale, non più di 10 transistori e disegnarne lo schema completo. Dimensionare inoltre il rapporto (W/L) di tutti i 10 transistori, assumendo, per l'inverter di base, W/L pari a 2 per il MOS a canale n e pari a 5 per quello a canale p. Si specifichino i dettagli della procedura di dimensionamento dei transistori.

Esercizio C



Il circuito IC_1 è un NE555 alimentato a $V_{CC}=5V$, Q_1 e Q_2 hanno una $R_{on}=0$ e $|V_T|=1V$ e l'inverter è ideale. Determinare la frequenza del segnale di uscita del multivibratore in figura. (R: f=223.8 Hz)



$$\overline{I}_{D} = 2 m A = K \left(\underline{V_{65} - V_{7}} \right)^{2} = 3 \left(V_{05} - V_{7} \right) = \sqrt{\frac{I_{D}}{K}} = 2V$$

Ic= 2mA

VCE = -SV

$$V_6 = 15 \frac{R_2}{R_1 + R_2} = 5 = 0$$
 $R_2 = 5 K 2$ $R_2 = 10 K 2$

$$R_{E} = 2.2 \text{K}$$
 $R_{C} = 2.8 \text{K}$
 $V_{CC} = 45$
 $R_{3} = 3.3 \text{K}$

$$K = 0.5 \frac{MA}{V^2}$$

$$Ri = 300 \Omega$$

$$To = 2mA$$

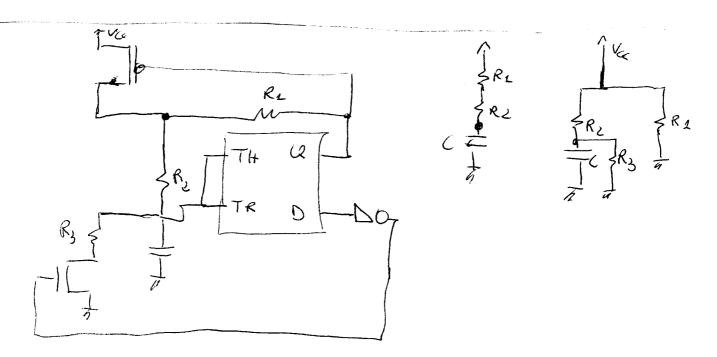
$$Vos = 7.3 V$$

$$Vos = 3 V$$

=)
$$Av_{cg} = h fe gm Rc \frac{R_{3} || RD|}{(R_{3} || R_{0}) + hie} \frac{R_{1} || R_{2}}{R_{1} + R_{2} || R_{2}} = 200 + 256, 75$$

$$(0.224) \qquad (0.787)$$

$$Y = (\overline{A} + B) \cdot (\overline{C} + \overline{B} + \overline{B} + \overline{B} + \overline{B}) + \overline{A} (\overline{B} + BD + \overline{C})$$



RICA (
$$U_{1}=1$$
) $V_{1}=5V$ $\frac{1}{3}V_{1}=\frac{1}{5}$

RE

Very PRICE $\frac{1}{3}V_{1}=\frac{1}{5}$
 $\frac{1}{3}V_{1}=\frac{1}{5}V_{1}=\frac{1}{5}$
 $\frac{1}{3}V_{1}=\frac{1}{5}V_{1}=\frac{1}{$

e-12 = 2 15 = 2 = 1 = 1 = 1 = 1 = 1 ms

$$A+B)\left(\overline{C}+B+D\right)+\overline{A}\left(\overline{B}C+BD\right)+\overline{C}=$$

$$=\overline{A}\overline{B}C+\overline{A}\overline{B}B+\overline{A}\overline{B}D+\overline{A}\overline{B}C+\overline{A}\overline{B}D+\overline{A}\overline{C}=$$

$$=\overline{A}\overline{B}\left(\overline{C}+C\right)+\overline{A}D\left(\overline{B}+B\right)+\overline{A}\overline{C}=$$

$$=\overline{A}\overline{B}+\overline{A}D+\overline{A}\overline{C}=\overline{A}\left(\overline{B}+D+\overline{C}\right)$$

$$A+\overline{A}\overline{C}=\overline{A}\overline{C}$$

$$B+\overline{A}\overline{C}=\overline{A}\overline{C}$$

$$B+\overline{C}=\overline{C}$$

$$B+\overline{C}=\overline$$