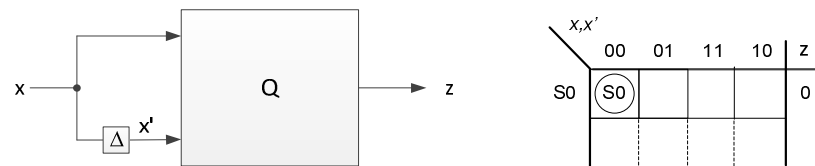


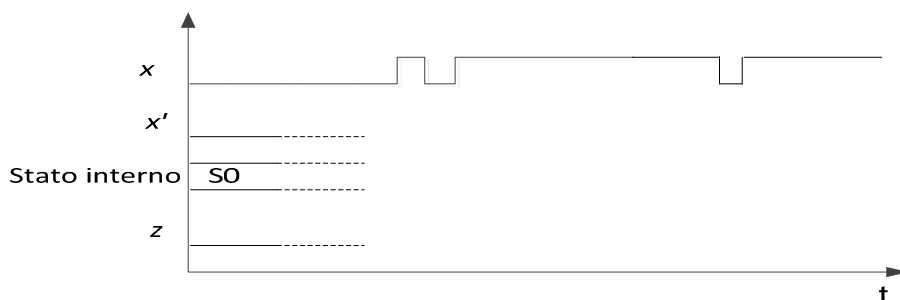
Esercizio 1

Si consideri una variabile logica x soggetta ad alee (sia statiche, su entrambi i livelli, che dinamiche, crescenti e decrescenti). Si sa con certezza che entro un tempo T_{alee} i fenomeni transitori su x si sono estinti e che x resta a regime per tempi molto maggiori di T_{alee} .

Con riferimento alla seguente figura, descrivere e sintetizzare la rete sequenziale asincrona Q in modo che produca un'uscita z che inseguia x ma sia priva di qualunque tipo di alea.

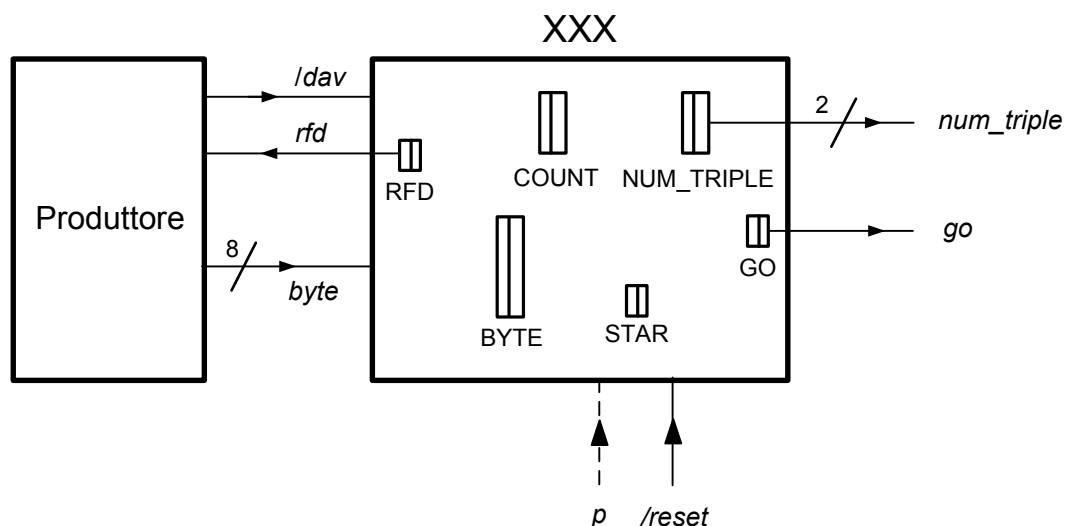


Dimensionare il ritardo Δ e simulare l'evoluzione di Q completando il seguente diagramma temporale:



Esercizio 2

Descrivere e Sintetizzare l'Unità XXX che: 1) Preleva un byte dal Produttore e lo elabora calcolando quante triple di bit 110 sono contenute in esso; 2) Emette il risultato del conteggio tramite la variabile di uscita num_triple ; 2) Pone ad 1 la variabile di uscita go per un periodo del clock, e torna al punto 1



Usare per i fili e per i registri i nomi riportati in Figura