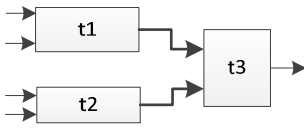


Barrare **una sola risposta** per ogni domandaIl punteggio finale è $-1 \times (\text{n. di risposte errate} + \text{n. domande lasciate in bianco})$

Usare lo spazio bianco sul retro del foglio per appunti, se serve



Siano t_1, t_2, t_3 i tempi di accesso delle sottoreti della figura soprastante. Il tempo di accesso della rete complessiva è:

- ☐ $t_1+t_2+t_3$
- ☐ $\max(t_1, t_2, t_3)$
- ☐ **$\max(t_1, t_2)+t_3$**
- ☐ Nessuna delle precedenti

Un implicante di una legge combinatoria non può avere più variabili di ingresso di un mintermine della stessa legge

- ☐ **Vero**
- ☐ Falso
- ☐ Non decidibile

Il tempo di risposta di una somma cresce con il numero di cifre degli addendi in modo:

- ☐ **lineare**
- ☐ quadratico
- ☐ esponenziale
- ☐ Nessuna delle precedenti

Il numero di cifre necessario per rappresentare numeri naturali fino ad N (compreso) in base β è:

- ☐ β^N
- ☐ N^β
- ☐ $\lceil \log_\beta (N+1) \rceil$
- ☐ $\lceil \log_N (\beta+1) \rceil$

Una rete che ritorna 1 se un numero naturale in base 2 su n cifre è divisibile per 2^k , $k \leq n$, e zero altrimenti, è:

- ☐ Una porta NOR con n ingressi
- ☐ **Una porta NOR con k ingressi**
- ☐ Una porta NAND con k ingressi
- ☐ Nessuna delle precedenti

Nella tabella di flusso di una RSA, la *riga* dello stato S_x è priva di anelli di stabilità. Se ne conclude che:

- ☐ La rete è instabile
- ☐ La rete è soggetta a corse critiche
- ☐ **Se S_x è uno stato raggiungibile, la rete non è normale**
- ☐ Nessuna delle precedenti

```
reg [3:0] WAIT;
[...]
```

```
S0: begin WAIT<=10; [...] end
S1: begin WAIT<=WAIT-1; [...] end
S2: begin WAIT<=WAIT-1; [...] end
S3: begin [...] end
S4: begin [...] end
```

Nel frammento di descrizione soprastante sono riportati tutti gli stati interni di una RSS e, per ciascuno, le sole microoperazioni riguardanti il registro WAIT. In una sintesi PO/PC, il numero di variabili di comando necessarie per il registro WAIT sarà.

- ☐ 1
- ☐ **2**
- ☐ 3
- ☐ Non è possibile dirlo

Un contatore espandibile è una rete:

- ☐ Di Moore
- ☐ **Di Mealy**
- ☐ Di Mealy ritardato
- ☐ Nessuna delle precedenti

Alla fine della fase di chiamata (o fetch, o prelievo) il registro IP contiene di norma l'indirizzo:

- ☐ Dell'istruzione la cui fase di esecuzione sta per iniziare
- ☐ **Della prossima istruzione da eseguire, ammesso che il flusso del programma prosegua in sequenza**
- ☐ Dell'ultima istruzione eseguita per intero
- ☐ Nessuna delle precedenti

Per disabilitare una interfaccia ad inviare richieste di interruzione si deve:

- ☐ Inviarle un segnale elettrico tramite una opportuna variabile di collegamento con il Controllore
- ☐ Azzerare un apposito bit di un apposito registro dell'Interfaccia tramite una istruzione MOV
- ☐ **Azzerare un apposito bit di un apposito registro dell'Interfaccia tramite una istruzione OUT**
- ☐ Usare l'istruzione CLI
- ☐ Nessuna delle precedenti