

Test Reti logiche - Quinto appello 2020

- Nel pezzo di codice che segue, si salta all’etichetta "dopo" se:

CMP %AX, %BX
JA dopo

1. CF = 0
2. CF = 0 e ZF = 0
3. nessuna delle altre risposte e' corretta
4. OF = 0 e SF = 0

- Dopo l'istruzione che segue, il contenuto del byte di memoria puntato da ESP e'

PUSH %AX

1. Nessuna delle altre risposte e' corretta
2. Lo stesso di AL
3. Lo stesso di AH

-

$$|A - B|_\beta = |A|_\beta + |\beta - B|_\beta$$

1. Non e' possibile dirlo
2. Falso
3. Vero

- In un modulo divisore per numeri interi:

1. (no_div=0) se e solo se (no_idiv=0)
2. (no_idiv=1)
3. (no_div=1) implica (no_idiv=1)
4. nessuna delle altre risposte e' corretta

- Nella struttura di un modulo di RAM statica il demultiplexer ha un numero di uscite pari al:

1. numero di fili di indirizzo
2. numero di locazioni di memoria
3. nessuna delle altre risposte e' corretta
4. numero di fili di dati

- Ho appena sintetizzato una parte controllo basata sui microindirizzi. Ho cambiato idea, e voglio farla basata sulle microistruzioni. Devo cambiare:

1. soltanto il registro STAR
2. sia il registro STAR che la ROM
3. nessuna delle altre risposte e' corretta
4. soltanto la ROM

- Un'interfaccia di ingresso ad interruzione di programma rimette a zero il piedino di interruzione quando:

1. nessuna delle altre risposte e' corretta
2. il processore esegue l'istruzione CLI
3. il processore accede in lettura ad un opportuno registro dell'interfaccia
4. il controllore accetta l'interruzione

- Nel processore studiato a lezione, al termine della fase di fetch di un'istruzione "MOV operando_in_memoria, registro_8bit", l'operando sorgente si trova

1. nel registro SOURCE
2. in memoria, puntato dal registro A23_A0
3. nel registro AL
4. nessuna delle altre risposte e' corretta

- In una rete sequenziale sincronizzata lo stato di uscita al clock i -simo, $Z[i]$, dipende dallo stato di ingresso $X[i]$. Tale rete e' quindi

1. nessuna delle altre risposte e' corretta
2. di Mealy
3. di Moore
4. di Mealy ritardato

- Nella mappa sottostante, $x_3^*x_2^*/x_1$ e'

| $X_1X_0 \backslash X_3X_2$ | 00 | 01 | 11 | 10 |
|----------------------------|----|----|----|----|
| 00 | 1 | 0 | 1 | - |
| 01 | 0 | 0 | 1 | 1 |
| 11 | 1 | - | 0 | - |
| 10 | - | 0 | 0 | 1 |

1. un mintermine
2. un implicante principale
3. un implicante
4. nessuna delle altre risposte e' corretta