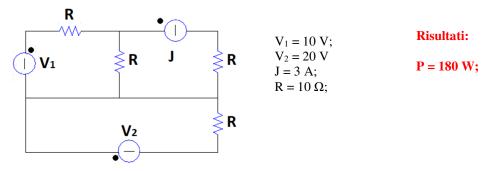
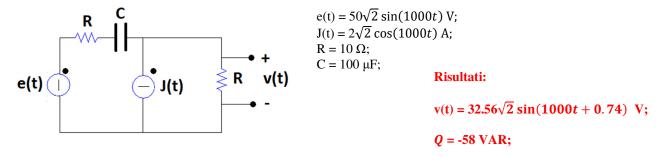
Prova scritta di Elettrotecnica

Corso di Laurea in Ingegneria Informatica

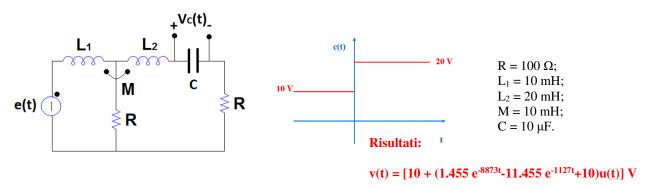
1) Determinare la **potenza** (totalmente) erogata dai generatori del circuito.



2) Determinare l'andamento temporale della tensione **v(t)** e la **potenza reattiva Q** impegnata nel condensatore del circuito in figura.



3) Determinare l'andamento temporale della tensione Vc(t) ai capi del condensatore per $-\infty < t < +\infty$, considerando l'andamento della tensione e(t) come in figura.



 4) Determinare la rappresentazione a parametri T della rete a due porte indicata in figura. Si ipotizzi che il circuito si trovi a regime periodico sinusoidale con pulsazione ω.

