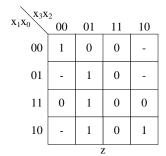
C'è **una sola risposta** corretta per ogni domanda Usare lo spazio bianco sul retro del foglio per appunti, se serve

- 1) Si supponga di avere numeri in base β in complemento alla radice (CR) su n cifre ed in modulo e segno (MS), con modulo su n cifre. Quali conversioni sono sempre possibili?
 - a) Sia CR→MS che MS→CR
 - b) Solo CR→MS
 - c) Solo MS→CR
 - d) Nessuna delle precedenti

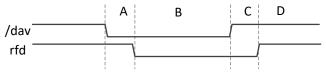


- 2) La sintesi PS a costo minimo della mappa sopra disegnata ha un costo *a diodi* pari a
 - a) 7
 - b) 10
 - c) 13
 - d) Nessuna delle precedenti
- 3) Dopo quale dei seguenti blocchi di codice AH può cambiare valore?
 - a) ADC \$1, %AL
 - b) ADD \$1, %AX

SUB \$1, %AX

- c) XOR \$0xFF00, %AX NOT %AH
- d) Nessuna delle precedenti
- 4) Date $A \in B$, rappresentazioni in complemento alla radice dei numeri interi $a \in b$,
 - a) A < B implica che a < b
 - b) A < B implies the |a| < |b|
 - c) A > B implica che a < b
 - d) Nessuna delle precedenti
- 5) La lista degli implicanti principali essenziali di una legge combinatoria:
 - a) È sempre una lista di copertura non ridondante
 - b) È sempre una lista di copertura, che però può essere ridondante
 - c) Non necessariamente è una lista di copertura
 - d) Nessuna delle precedenti

- 6) Detto *t* l'istante in cui si ha il fronte di salita del clock, l'uscita di una rete sequenziale sincronizzata di Mealy ritardato va a regime all'istante:
 - a) $t + T_{in2out}$
 - b) $t + T_{propagation}$
 - c) $t + T_{hold}$
 - d) Nessuna delle precedenti
- 7) Un modulo di EPROM di 16k×8bit viene montata su uno spazio di indirizzamento di 16M×8bit. Si vuole che la EPROM implementi gli indirizzi a partire da 'H00C000. Il segnale /s da dare alla EPROM dovrà essere prodotto da una maschera che ha in ingresso:
 - a) $a_{16}a_{14}$
 - b) a23_a14
 - c) $a_{23}a_{12}$
 - d) nessuna delle precedenti



- 8) In un handshake come quello riportato sopra, il produttore può modificare il proprio dato
 - a) Solo nell'intervallo A
 - b) Negli intervalli B, C, D
 - c) Solo negli intervalli C, D
 - d) Nessuna delle precedenti
- 9) La rappresentazione del numero intero -4 su due cifre in base 10 in complemento alla radice, codificate BCD, è:
 - a) 1111 0110
 - b) 1001 0110
 - c) 1111 1001
 - d) Nessuna delle precedenti
- 10) Quale circuito interno ad un Convertitore A/D lo rende atto a convertire tensioni unipolari o tensioni bipolari?
 - a) il Circuito sequenziale sincronizzato SAR
 - b) il Convertitore D/A
 - c) il Comparatore tra tensione entrante e tensione approssimata
 - d) Nessuna delle precedenti

Domande di Reti Logiche – compito del 25/06/2024	
Cognome e nome:	
Matricola:	
Link al form Google per le risposte (i due link sono equivalenti):	
https://forms.gle/i4MBUGEP3qrmg3W39	
https://tinyurl.com/mw6rbz9h	