

Byte Enabler

- A cosa serve e come funziona

Primitive

- A cosa servono
- Perché si passa per forza da Assembly?
- Corpo generico di una primitiva (CODICE)

TLB

- A cosa serve il bit D
- Miss TLB: caso peggiore
- Controlli sui bit di accesso

Handler e Driver

- Come funzionano
- Corpo generico di un handler (CODICE)
- Corpo generico di un driver (CODICE)
- Dove e come si salta dopo carica_stato

Interruzioni

- Precedenza su più interruzioni contemporanee
- Differenza tra interrupt su fronte e su livello

DMA

- Accorgimenti sul buffer
- Come fa il processo esterno col buffer

Paginazione

- Cos'è la "zona finestra" (?)
- Vantaggi della paginazione
- Vantaggi e svantaggi di pagine più piccole o più grandi di 4Kib

Protezione

- Perché e come si fa il cambio di pila
- Perché e come si fa il cambio di livello

Avvio processo

- Quali strutture vengono create
- Cambio di processo

Cache

- Come funziona e come è fatta la cache
- Scomposizione della cache (Memorie interne e fili)
- Bus Mastering e Cache
- ->Sincronizzazione
- ->Lettura e Scrittura di cacheline durante il DMA

*****OPINIONI PERSONALI*****

- *Forse manca qualcosa o l'ho espressa male; Ho comunque provato ad essere il più generico e generale possibile per includere tutti gli argomenti e cose chieste che ho dimenticato di scrivere*

- *Si consiglia di studiare tutto anche le parti che non sembrano essere richieste*

- *La maggior parte degli argomenti di cui sopra si studia anche solo tramite le dispense, per altre cose è necessario riguardare le registrazioni*
