

Test Reti logiche - Sesto appello 2020

- Data la memoria riempita come in figura, l'istruzione

MOV 0x3F65B432, %EAX

mette in EAX il valore:

	b7	b0
0x3F65B432	0x1C	
0x3F65B433	0x39	
0x3F65B434	0xA2	
0x3F65B435	0xC6	

- 0x1C39A2C6
 - 0xC1932A6C
 - nessuna delle altre risposte e' corretta
 - 0xC6A2391C
 - 0x3F65B432
- Per cambiare valore ai quattro bit piu' significativi del registro AL scrivo

- nessuna delle altre risposte e' corretta
- OR \$0xF0, %AL
- AND \$0xF0, %AL
- XOR \$0xF0, %AL

- Dati due naturali A e B, si dice che "A e' l'inverso di B modulo beta" se vale l'uguaglianza scritta nell'immagine di sotto. In base a questa definizione, l'inverso di 5 modulo 7 e' pari a:

$$|A \cdot B|_{\beta} = 1$$

- 7
 - nessuna delle altre risposte e' corretta
 - 3
 - 1
- Quando un'interfaccia gestibile ad interruzione di programma richiede un'interruzione, l'indirizzo del sottoprogramma da mandare in esecuzione per gestire la richiesta si trova
 - in un registro dell'interfaccia stessa
 - nessuna delle altre risposte e' corretta
 - in un registro del processore
 - in un registro del controllore di interruzione
 - Tutte le reti sequenziali sincronizzate sono non trasparenti
 - Non e' possibile stabilirlo
 - Falso
 - Vero

- Nella mappa sottostante, il numero di implicant principali semplicemente eliminabili e'

X ₃ X ₂		00	01	11	10
X ₁ X ₀	00	1	0	1	-
	01	0	0	1	1
	11	1	-	0	-
	10	-	0	0	1

- 2
 - nessuna delle altre risposte e' corretta
 - 4
 - 3
- Siano X e Z il *bit piu' significativo* dell'ingresso e dell'uscita di un circuito di calcolo dell'opposto per numeri interi in complemento alla radice su N bit. Posso concludere che si e' verificato overflow quando:
 - nessuna delle altre risposte e' corretta
 - $X = Z = 1$
 - $X = Z = 0$
 - $X <> Z$
 - Devo descrivere un circuito che sintetizzero' come parte operativa-parte controllo. Nella descrizione intendo usare il registro MJR, come visto a lezione, per poter gestire "microsottoprogrammi". E' possibile annidare i microsottoprogrammi su piu' livelli, come si fa con i sottoprogrammi software?
 - Si'
 - Non e' possibile stabilirlo
 - No
 - In un'interfaccia parallela di uscita senza handshake, il comando di scrittura e' dato
 - dal fronte di discesa del filo /iow
 - dal fronte di salita del filo /mw
 - nessuna delle altre risposte e' corretta
 - dal fronte di salita del filo /iow
 - Nel processore studiato a lezione, al reset iniziale non e' necessario assegnare un valore ai seguenti registri:
 - SOURCE, A23-A0, MJR
 - MR-, MW-, IOR-, IOW-, DIR
 - nessuna delle altre risposte e' corretta
 - F, IP