Microprocesseurs (MIC) Introduction

Support de cours

- Un syllabus électronique sur poESI;
- Une prise en main de GDB sur poESI;
- Une description des instructions les plus importantes sur poESI.
- Les slides sont une structure du cours et pas un contenu. Il est donc indispensable de compléter les slides avec les explications fournies au cours.

Laboratoires

- 12 semaines découpées en 10 TD;
- Chaque TD prend 2 heures;
- Pas d'évaluation après chaque TD mais 3 interrogations réparties durant le second semestre (voir modalités d'évaluation sur poESI).

Objectifs du Cours

- Comprendre le fonctionnement du microprocesseur x86;
- Comprendre le fonctionnement de base d'un système d'exploitation;
- Comprendre l'évolution des processeurs.

Contenu du cours

- Fonctionnement d'un microprocesseur;
- Langage d'assemblage;
- Les modes du x86;
- Cartographie de la RAM d'un PC;
- Démarrage d'un ordinateur;
- Jeu d'instruction du x86;
- Coprocesseur mathématique;
- Évolution des microprocesseurs.