MIC: exercices sur les instructions

Rappels

Encodage des registres			
AL, AX, EAX	000	AH, SP, ESP	100
CL, CX, ECX	001	CH, BP, EBP	101
DL, DX, EDX	010	DH, SI, ESI	110
BL, BX, EBX	011	BH, DI, EDI	111

Instruction	Encodage
INC r32	0x40 + registre
MOV r32, imm32	0xB8 + registre imm32
ADD EAX, imm32	0x05 imm32
ADD r32/m32,r32	0x01 ModR/M

Exercices

Donner l'encodage des instructions suivantes :

- 1. INC EDX
- 2. INC DX
- 3. MOV EBX, 18
- 4. ADD EAX, 25
- 5. ADD ECX, EDX
- 6. ADD [EBX], ECX
- 7. ADD [EBX+12], ECX
- $8. \ \mathrm{ADD[ECX+1024]}, \, \mathrm{EDX}$
- 9. ADD [1024], ECX
- 10. ADD [ECX*4+EDX], EAX