LD1						
AMLv_1.3.4	·······					
ML1p_1						
FST1m_1	······					
HWv_1						
AMLv_1.2.3	····· • • • · · · · •					
HWm_1	· · · · · · · · · · · · · · · · · · ·					
FST2v_1.4	·····					
FST2v_1.3	······					
FST1v_1	······					
AMLv_1.2.4	· · · · · · · · · · · · · · · · · · ·					
FST2m_1.4	· · · · · · · · · · · · · · · · · · ·					
AMLm_3.1.2	· · · · · · · · · · · · · · · · · · ·					
FST3v_1.3.4						
FST2m_1.3	· · · · · · · · · · · · · · · · · · ·					
F3m_2.1.3	· · · · · · · · · · · · · · · · · · ·					
AMLv_3.1.4	· · · · · · · · · · · · · · · · · · ·					
FST3m_1.3.4	· · · · · · · · · · · · · · · · · · ·					
F3m_1.2.4	· · · · · · · · · · · · · · · · · · ·					
F3m_4.1.3	· · · · · · · · · · · · · · · · · · ·					
AMLm_4.1.2	· · · · · · O · · · · · · · ·					
ML2p_1.2	•					
F3v_1.3.4	· · · · · · · · · · · · · · · · · · ·					
F3v_1.2.4						
AMLm_3.1.4						
AMLm_1.3.4	• • • • • • • • • • • • • • • • • • • •					
F3v_1.2.3						
AMLv_3.1.2						
AMLm_1.2.3	·····•					
F3m_2.1.4	·····•					
			Τ	1	1	
	0	500	1000	1500	2000	2500

