



# CORRECTION TD Nº3: Les Diodes à semi-conducteur

## Eléments Électronique-AP2

2016-2017

#### **Excercice 1:**

À partir de la *loi d'action de masse*  $(n_i^2 = n p)$ :

$$n=p=n_i = (N_C N_V)^{1/2} \exp\left(-\frac{E_G}{2kT}\right)$$
 (1)

Avec:

$$N_{\rm C} = 3.10^{19} \left(\frac{T}{300}\right)^{\frac{3}{2}} {\rm atomes/cm^{-3}} \qquad N_{\rm V} = 10^{19} \left(\frac{T}{300}\right)^{\frac{3}{2}} {\rm atomes/cm^{-3}}$$

- 1.  $E_G = 1.1 \text{ eV}$  et à T=300 K on trouve  $N_C = 3.10^{19}$  et  $N_V = 10^{19}$  alors que  $n_i = 1,0167.10^{10} \text{ cm}^{-3}$
- 2. Pour déterminer la concentration des impureté introduites il chercher le volume, $V_{Sb}$  occupé par  $5.10^{12}$  atomes d'antimoine (Sb)

La masse de 
$$5.10^{12}$$
de Sb =  $\frac{5.10^{12}}{N_A}$ .Masse atomique Soit =  $2,3322\,10^{-10}$  g

Le volume de Sb rechércher = masse de 5.10<sup>12</sup> de Sb/ masse volumique de Sb(g.cm<sup>-3</sup>)

Soit 
$$\approx 1.001 \, 10^{-10} \, \text{cm}^3$$

la concentration du dopant est  $N_D = \frac{1}{1.10^{-10}} = 1.10^{10} \text{cm}^{-3}$ 

L'antimoine (Sb) appartient à la 5<sup>ième</sup> colonne de tableau période; donc il s'agit d'un donneur. Ainsi le semi-conducteur obtenu est de type N.

3. Pour établir les expressions générales donnant les concentrations n et p supposons le silicium a subit un dopage de type N suivie d'un dopage de type N. Les concentrations des dopants respectives sont  $N_D$  et  $N_A$ .

Après ces deux opérations, les populations en électrons et trous libres sont liés par la loi d'action de masse:

$$n.p = n_i^2 \tag{2}$$

Outre la neutralité électrique du cristal conduit à la relation:

$$q(p+N_D) = q(n+N_A) \tag{3}$$

Les équations 2 et 3 permet d'obtenir l'équation de deuxième degré n en :

$$n^2 - (N_D - N_A)n - n_i^2 = 0 (4)$$

La résolution de 4 et le rejet de la solution négative permet:

$$n = \frac{(N_D - N_A) + \sqrt{(N_D - N_A)^2 + 4n_i^2}}{2} \tag{5}$$

De mêmê: 
$$p = \frac{-(N_D - N_A) + \sqrt{(N_D - N_A)^2 + 4n_i^2}}{2}$$
 soit: 
$$n = 1,6180\,10^{10}\,\text{cm}^{-3} \quad p = 6,1803\,10^9\,\text{cm}^{-3}$$

4. Il faut chercher T tel-que:

$$\begin{split} n_i > 10\,N_D &\Rightarrow n_i^2 > 100\,N_D^2 \\ \left(N_C N_V\right) exp\left(-\frac{E_G}{kT}\right) > 100\,N_D^2 \\ soit \quad 3\,(10^{19})^2 \left(\frac{T}{300}\right)^3 exp\left(-\frac{E_G}{kT}\right) > 100\,N_D^2 \\ T\,exp\left(-\frac{E_G}{3kT}\right) > 9,65\,10^{-4} \end{split}$$

Pour T=333,3 K T  $\exp\left(-\frac{E_G}{3kT}\right) = 9,6262\,10^{-4}$  et pour T=333,4 K  $\exp\left(-\frac{E_G}{3kT}\right) = 9,6660\,10^{-4}$   $\Rightarrow$  il faut chauffer le barreau à T>333,4 K.

#### **Excercice 2:**

Étude de la conductivité d'un semi-conducteur extrinsèque

1. L'Arsenic (As) appartient la 5<sup>ième</sup> colonne de tableau période; donc il s'agit d'un donneur. Ainsi le semi-conducteur obtenu est de type N.

Un raisonnement pareil que celui de l'exercice 1 permet de trouver:

$$\begin{split} n_0 &\approx N_D = \frac{1}{\text{volume de Ge}} = \frac{N_A \rho}{n_G M_A} = 4,411 \, 10^{16} \, \text{cm}^{-3} \\ n_0 &= \frac{n_i^2}{n_0} = 1,417 \, 10^{10} \, \text{cm}^{-3} \end{split}$$

2. La conductivité du cristal avec dopage est de:

$$\sigma = e(n\mu_n + p\mu_p) = 1,610^{-19}.(4,41110^{16}.3900 + 1,41710^{10}.1900)$$
$$= 27,525\Omega^{-1} \text{ cm}^{-1} \Rightarrow \rho = \frac{1}{\sigma} = 0,0363 \Omega \text{ cm}$$

La conductivité du cristal sans dopage est de:

$$\sigma = e(n_i \mu_n + n_i \mu_p) = 1,610^{-19}.2,510^{13}.(3900 + 1900)$$
$$= 0,0232\Omega^{-1} \text{ cm}^{-1} \Rightarrow \rho = \frac{1}{\sigma} = 43,1034\Omega \text{ cm}$$

La résistivité du semi-conducteur a complètement changer par l'introduction du dopant.

3. Le courant I est donné par:

$$I = \frac{V}{R} = \frac{VS}{\rho I} = \frac{0.5.1,210^{-2}}{0.0363.1,3} = 0.1271 A$$

Quant à la densité du courant:

$$J = \frac{I}{S} = \frac{0.1271}{1,210^{-2}} = 9,5 \,Acm^{-2}$$

### **Excercice 3:**

On suppose que la diode est idéale (1<sup>ière</sup> approximation) voir figure 1:

1. Recherche de condition de blocage de la diode:  $\frac{1}{la\ diode\ bloqu\'ee} \Rightarrow V_D < 0\ et\ I_D = 0$ 

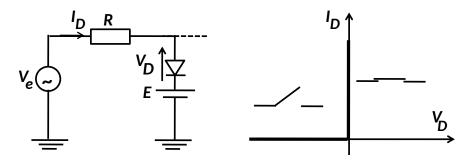


Figure 1: Tension et courant de la diode supposée idéale

$$\label{eq:Ve} La~loi~des~maille:~~V_e=RI_D+V_D+E$$
 
$$La~diode~\acute{e}tant~bloqu\acute{e}e~ID=0 \Rightarrow V_e=V_D+E~~et~V_D=V_e-E$$
 
$$L'autre~condition~de~blocage~VD<0 \Rightarrow V_e < E$$

Donc sous la condition  $V_e < E$  la diode est bloquée et le montage est équivalent à la figure 2 -a). Alors:

$$V_s = V_e$$

Recherche de condition de conduction de la diode:

La diode est passante  $\Rightarrow V_D = 0$  et  $I_D \ge 0$ 

Toujour la loi des maille: 
$$V_e=RI_D+V_D+E$$
   
La diode étant passante  $VD$ =0  $\Rightarrow$   $V_e=RI_D+E$  et  $I_D=\frac{V_e-E}{R}$ 

L'autre condition de conduction ID  $\geq$  0  $\Rightarrow$   $V_e \geq$  E

Donc sous la condition  $V_e \ge E$  la diode est passante et le montage est équivalent à la figure 2 -b). Alors:

$$V_s = E$$

D'après l'étude précédente on peut distinguer les cas suivants:

- $E_M$  < E la diode est toujours bloquée; la tension  $V_s = f(t)$  et la caractéristique de transfert sont présentées sur la figure 3 a).
- $E_M \ge E$  la tension  $V_s = f(t)$  et la caractéristique de transfert sont présentées sur la figure 3 b).

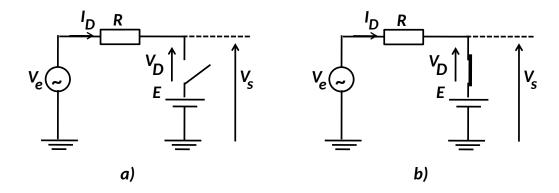


Figure 2: Montage équivalent pour la diode bloquée a) et la diode passante b)

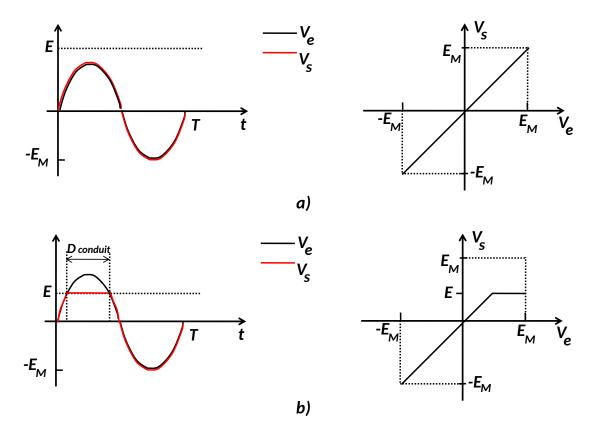


Figure 3: La tension de sortie et la caractéristique de transfert a)  $E_M < E$  et b)  $E_M \geq E$ 

 $\begin{array}{l} \text{2. \'Etude sous l'hypoth\`ese de diode (2$^{i\`eme}$ approximation):} \\ \frac{\text{Recherche de condition de blocage de la diode:}}{\text{la diode bloqu\'ee} \Rightarrow V_D < V_{seuil} \ \text{et } I_D = 0 \\ \end{array}$ 

$$\label{eq:Ve} La~loi~des~maille: \quad V_e = RI_D + V_D + E$$
 
$$La~diode~\'etant~bloqu\'ee~ID=0 \Rightarrow V_e = V_D + E \quad et~V_D = V_e - E$$
 
$$L'autre~condition~de~blocage~VD < V_{seuil} \Rightarrow V_e < E + V_{seuil}$$

Donc sous la condition  $V_{\text{e}} < E + V_{\text{seuil}}$  la diode est bloquée et elle est équivalent à un inter-

rupteur ouvert en série avec le générateur de tension V<sub>seuil</sub> -voir figure 4 a)-alors:

$$V_s = V_e$$

Recherche de condition de conduction de la diode:

la diode conduit  $\Rightarrow V_D = V_{seuil} \ et \ I_D \geq 0$ 

La loi des maille: 
$$V_e = RI_D + V_D + E$$

$$\label{eq:local_local_local_local} La \ diode \ \text{\'etant passante VD=Vseuil} \\ \Rightarrow V_e = RI_D + V_{seuil} + E \quad \text{et } I_D = \frac{V_e - (E + V_{seuil})}{R}$$

L'autre condition de conduction ID $\geq$ 0  $\Rightarrow$   $V_e \geq E + V_{seuil}$ 

Donc sous la condition  $V_e \ge E + V_{seuil}$  la diode est passante et elle est équivalent à un interrupteur fermé en série avec le générateur de tension  $V_{seuil}$  -voir figure 4- b) alors:

$$V_s = E + V_{seuil}$$

D'après l'étude précédente on peut distinguer les cas suivants:

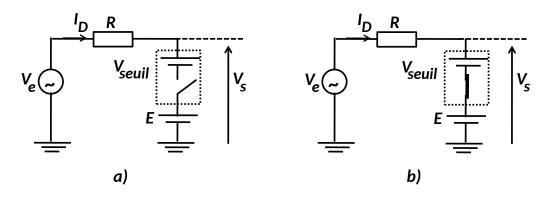


Figure 4: Montage équivalent (2<sup>ième</sup> approximation) D bloquée a) et D passante b)

- $E_M < E + V_{seuil}$  la diode est toujours bloquée; la tension  $V_s = f(t)$  et la caractéristique de transfert sont présentées sur la figure 5 a).
- $E_M \ge E + V_{seuil}$  la tension  $V_s = f(t)$  et la caractéristique de transfert sont présentées sur la figure 5 b).
- 3. Étude sous l'hypothèse de diode (3<sup>ième</sup> approximation):

Recherche de condition de blocage de la diode:

la diode bloquée  $\Rightarrow V_D < V_{seuil}$  et  $I_D = 0$ 

$$\label{eq:Ve} La~loi~des~maille:~~V_e=RI_D+V_D+E$$
 
$$La~diode~\'etant~bloqu\'ee~ID=0 \Rightarrow V_e=V_D+E~~et~V_D=V_e-E$$
 
$$L'autre~condition~de~blocage~VD< V_{seuil} \Rightarrow V_e < E+V_{seuil}$$

Donc sous la condition  $V_e < E + V_{seuil}$  la diode est bloquée et le montage devient:-voir figure 6 a)-alors:

$$V_s = V_e$$

Recherche de condition de conduction de la diode:

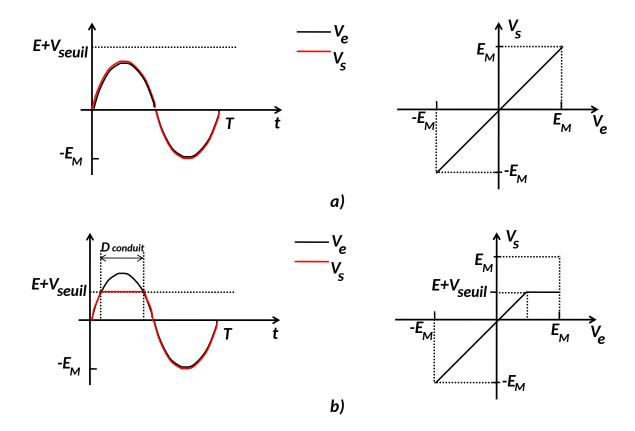


Figure 5: La tension de sortie et la caractéristique de transfert a)  $E_M < E + V_{seuil}$  et b)  $E_M \geq E + V_{seuil}$ 

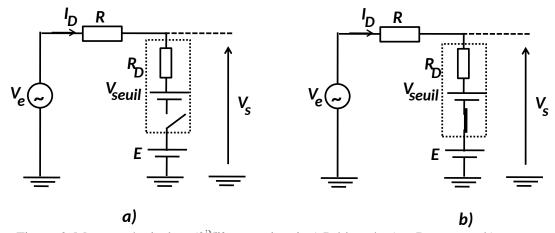


Figure 6: Montage équivalent (3<sup>ième</sup> approximation) D bloquée a) et D passante b)

la diode conduit  $\Rightarrow V_D \geq V_{seuil}$  et  $I_D \geq 0$ 

$$\label{eq:Ve} La~loi~des~maille:~~V_e=RI_D+V_D+E$$
 
$$La~diode~\'etant~passante~VD\geq Vseuil \Rightarrow V_e\geq RI_D+V_{seuil}+E~~et~I_D\leq \frac{V_e-(E+V_{seuil})}{R}$$
 
$$L'autre~condition~de~conduction~ID\geq 0 \Rightarrow V_e\geq E+V_{seuil}$$

Donc sous la condition  $V_e \geq E + V_{seuil}$  la diode est passante et le montage devient -voir figure

6-b) alors:

$$\begin{split} V_s &= E + V_{seuil} + R_D.I_D\\ Avec: \quad I_D &= \frac{V_e - (E + V_{seuil})}{R + R_D}\\ Soit: \quad V_s &= \frac{R_D V_e}{R + R_D} + \frac{R(E + V_{seuil})}{R + R_D} \end{split}$$

La tension  $V_s$  est sinusoïdale atténuée relativement à  $V_s$  plus une composante continue. D'après l'étude précédente on peut distinguer les cas suivants:

- $E_M < E + V_{seuil}$  la diode est toujours bloquée; la tension  $V_s = f(t)$  et la caractéristique de transfert sont présentées sur la figure 7 a).
- $E_M \ge E + V_{seuil}$  la tension  $V_s = f(t)$  et la caractéristique de transfert sont présentées sur la figure 7 b).

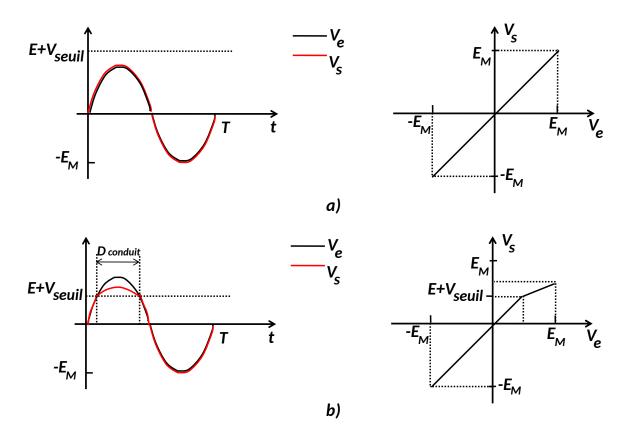


Figure 7: La tension de sortie et la caractéristique de transfert a)  $E_M < E + V_{seuil}$  et b)  $E_M \ge E + V_{seuil}$ 

### **Excercice 4:**

La diode est insée dans le circuit de la figure 8 a)

1. Avant de trouver la droite de charge, on transforme le montage par son équivalent celui de la figure 8 b). Ce dernier est obtenu on cherchant le générateur de Thévenin vue par la diode.

$$\begin{split} R_{th} &= R_1//R_2 = \frac{R_1.R_2}{R_1 + R_2} = 80\Omega \\ E_{th} &= U_{AB} = \frac{E_1.R_2}{R + R_2} = 2.4 \, V \end{split}$$

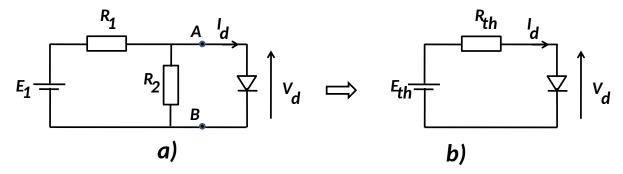


Figure 8: Le montage de Thévenin équivalent vue par la diode

La loi des mailles:

$$\begin{split} E_{th} = R_{th}.I_d + V_d \Rightarrow I_d = \frac{E_{th} - V_d}{R_{th}} \\ I_d = 0,03 - 0,0125.V_d \end{split}$$

La droite de charge est de pente  $-1/R_{th}$  passant par les points:

$$\begin{split} A &= (I_d = \frac{E_{th}}{R_{th}}, \ V_d = 0V) = (30 mA, \ 0A) \\ B &= (I_d = 0A, \ V_d = E_{th}) = (0A, \ 2.4V) \quad \text{se trouve à l'exterieur du graphe} \end{split}$$

L'intersection de la droite de charge (D) et la caractéristique de la diode - voir figure 9- permet de trouver le point de fonctionnement  $P(I_{d0} = 20 \, mA, \ V_{d0} = 0, 8V)$ .

Il est possible de trouver le point de fonctionnement P par calcul car l'approximation d'ordre

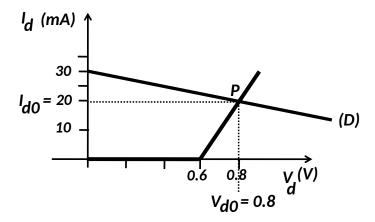


Figure 9: Détermination graphique du point de fonctionnement

trois permet d'écrire la caractéristique suivante:

$$\begin{split} I_d = a.V_d + b \quad a = \frac{\Delta I_d}{\Delta V_d} = 0, \\ 1\Omega^{-1} \quad b = -a.0, \\ 6 = -0, \\ 0.5 \\ I_d(A) = 0, \\ 1.V_d(V) - 0, \\ 0.5 \\ 0.1.V_d(V) - 0, \\ 0.5$$

L'égalité entre l'équation de la caractéristique et celle de la droite de charge au point de fonctionnement permet:

$$0.03 - 0.0125.V_{d0} = 0.1.V_{d0} - 0.06 \Rightarrow V_{d0} = \frac{0.03 + 0.06}{0.1 + 0.0125} = 0.8V \text{ et } I_{d0} = 20\text{mA}$$

Le régime dynamique est imposé par le générateur sinusoïdale  $E_{1m}\sin(2\pi ft)$ . Pour obtenir l'équation de variation de la droite de charge il suffit de remplacer, dans l'expression de  $E_{th}$ ,  $E_1$  par  $e_1$ :

$$\begin{split} i_d &= \frac{e_{th-v_d}}{R_{th}} \quad avec \ R_{th} = \frac{R_1 R_2}{R_1 + R_2} \quad et \ e_{th} = \frac{R_2.e_1}{R_1 + R_2} \\ e_{th} &= \frac{R_2.(E_1 + E_{1m} \sin(2\pi f t))}{R_1 + R_2} = 2, 4 + 0, 4 \sin(2\pi f t) \\ i_d &= \frac{(2, 4 + 0, 4 \sin(2\pi f t) - v_d)}{80} = (0, 03 + 0, 005 \sin(100\pi t)) - 0, 0125 v_d \end{split}$$

On remarque que toutes les droites de charges se déplacent d'une manière parallèle, puisque elles possèdent la même pente (-0,0125) . Comme  $-1 \le \sin(100\pi t) \le 1$ , on aura donc deux droites de charges limites  $D_{min}$  et  $D_{max}$ :

$$\left\{ \begin{array}{ll} \text{Pour } \sin(100\pi t) = -1 & D_{min} \ i_d = \frac{2-v_d}{80} = 0,025-0,0125v_d \\ \text{Pour } \sin(100\pi t) = 1 & D_{max} \ i_d = \frac{2.8-v_d}{80} = 0,035-0,0125v_d \end{array} \right.$$

L'équation de variation de la droite de charge est donnée par:

$$i_d = \frac{(2,4+0,4\sin(2\pi ft) - v_d)}{80} = (0,03+0,005\sin(100\pi t)) - 0,0125v_d$$

Si on s'intéresse au variation de I<sub>d</sub> autour du point de repos -voir figure 10- :

$$\begin{split} I_d &= I_{d0} + i_d \\ I_d &= 0.02 + 0.005 \sin(100\pi t) \end{split}$$

De même pour V<sub>d</sub> autour du point de repos -voir figure 10- :

$$\begin{aligned} V_d &= V_{d0} + v_d \\ V_d &= 0, 8 + 0, 05 \sin(100\pi t) \end{aligned}$$

2. Lors de la recherche de l'expression de la caractéristique de la diode on avait trouvé

$$\label{eq:Lacaractéristique} \text{La caractéristique}: \left\{ \begin{array}{ll} 0 & \text{si } V_d < 0, 6 \\ 0, 1. V_d(V) - 0, 06 & \text{sinon} \end{array} \right.$$

Donc la diode est équivalente à celui de la figure 11: avec  $V_{seuil}=0.6V$  et  $R_d=\frac{1}{0,1}=10\Omega$ . Par application du thórème de Thýenin entre A et B -voir figure 12 on transforme le montage initial à celui b). Avec:

$$\begin{split} R_{th} &= R_5 + R_4 / / R_3 \approx 100 \, \Omega \\ e_{th} &= \frac{R_4.V_e}{R_4 + R_5} = 13,64 \sin(100 \omega r) \end{split}$$

On considère que la diode est passante (i.e  $V_d \ge V_{seuil}$  -voir figure 11- ) le circuit devient équivalent à celui de la figure 13.

Calcul de i<sub>D</sub>:

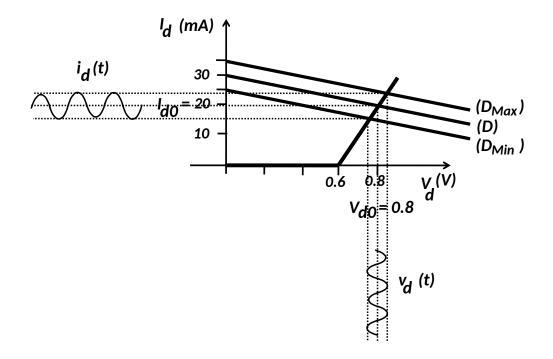


Figure 10: Variation de la droite de charge, i<sub>d</sub> et v<sub>d</sub>

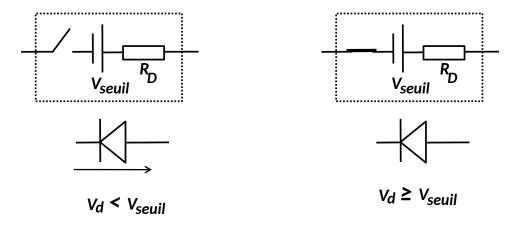


Figure 11: Schéma équivalent de la diode

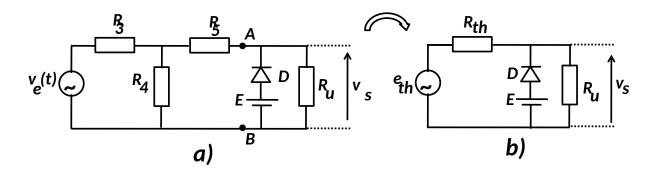


Figure 12: Le montage de Thýenin alimentant la diode et R<sub>U</sub>

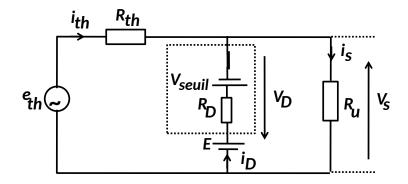


Figure 13: Le schéma équivalent lorsque la diode est passante

$$\begin{split} \text{on a:} & \quad V_S = (E - V_{seuil}) - R_D.i_D \Rightarrow i_D = \frac{(E - V_{seuil}) - V_S}{R_D} \\ \text{Millman:} & \quad V_S = \frac{\frac{e_{th}}{R_{th}} + \frac{(E - V_{seuil})}{R_D}}{\frac{1}{R_{th}} + \frac{1}{R_D} + \frac{1}{R_u}} \Rightarrow i_D = \frac{(E - V_{seuil}).\left(\frac{1}{R_{th}} + \frac{1}{R_u}\right) - \frac{e_{th}}{R_{th}}}{1 + R_D.\left(\frac{1}{R_{th}} + \frac{1}{R_u}\right)} \\ i_D = \frac{(E - V_{seuil}).\left(\frac{1}{R_{th}} + \frac{1}{R_u}\right) - \frac{V_e.R_4}{R_{th}.(R_3 + R_4)}}{1 + R_D.\left(\frac{1}{R_{th}} + \frac{1}{R_u}\right)} \end{split}$$

Calcul de V<sub>D</sub>:

$$\begin{split} V_D &= R_D i_D + V_{seuil} \\ V_D &= R_D \frac{(E - V_{seuil}).\left(\frac{1}{R_{th}} + \frac{1}{R_u}\right) - \frac{V_e.R_4}{R_{th}.(R_3 + R_4)}}{1 + R_D.\left(\frac{1}{R_{th}} + \frac{1}{R_u}\right)} + V_{seuil} \end{split}$$

 $i_D = 0$  si la diode est bloquante c'est-à-dire:

$$\begin{split} V_D < V_{seuil} \Rightarrow V_D - V_{seuil} &= R_D.i_D < 0 \\ Soit: \quad (E - V_{seuil}). \left(\frac{1}{R_{th}} + \frac{1}{R_u}\right) - \frac{V_e.R_4}{R_{th}.(R_3 + R_4)} < 0 \\ en \text{ fin: } \quad V_e > (E - V_{seuil}). \left(1 + \frac{R_{th}}{R_u}\right). \left(1 + \frac{R_3}{R_4}\right) \end{split}$$

La diode étant bloquée ( $i_D=0$ ), le circuit de la figure 13 se réduit à une seul maille : générateur de Thévenin en série avec  $R_u$ . Donc:

Diviseur de tension: 
$$V_S = \frac{R_u}{R_u + R_{th}} e_{th} = \frac{R_u}{R_u + R_{th}} \cdot \frac{R_4}{R_3 + R_4} \cdot V_e = 0,045 V_e$$

### **Excercice 5:**

La diode Zener sert principalement à stabiliser la tension, après redressement et filtrage. Elle assure cette fonction en polarisation inverse -voir figure 14 a)-.

- 1. Avant de calculer  $R_1$ , il faut connaître l'état de la diode Zener pour  $V_e=40\,V$ . La diode Zener en polarisation inverse peut prendre deux états:
  - Polarisation inverse bloquante (I.B) -(1):  $v_z > -V_z = -45 V$
  - Polarisation inverse conductrice (I.C) -2:  $v_z \le -V_z = -45 V$

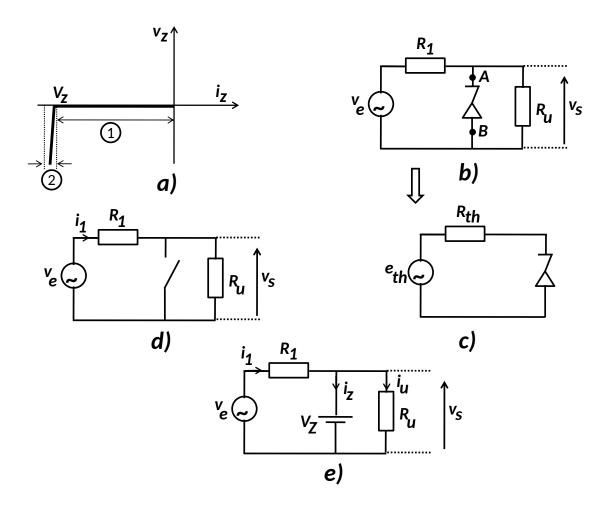


Figure 14: Figures de l'exercice 5

Pour connaître l'état prise par la diode Zener pour  $V_e = 40 V$ , il faut chercher le générateur de Thévenin vue par la diode voir figure 14 b) et c)-:

$$\begin{split} R_{Th} &= R_1//R_u = \frac{R_1.R_u}{R_1+R_u} \\ e_{Th} &= U_{AB} = \frac{R_u.V_e}{R_u+R_1} \end{split} \label{eq:Rth}$$

La tension au borne de la diode Zener:

$$\begin{split} v_z &= e_{Th} - R_{Th}.i_z \\ \text{La diode est en \'etat (I.B) si: } v_z > -V_Z \quad \text{or } i_z = 0 \\ \text{Donc} \quad v_z &= e_{Th} - R_{Th} > -V_Z \\ \text{Soit} \quad V_e > -V_Z. \left(1 + \frac{R_1}{R_u}\right) \\ V_e > -45. \left(1 + \frac{R_1}{R_u}\right) \end{split}$$

Pour  $V_e = 40 V$ , quelque soit la valeur de  $R_1$  et  $R_u$ , la diode sera dans l'état (I.B)(I). Alors le circuit devient équivalent à celui de la figure 14 d). Donc:

$$i_1 = \frac{V_e}{R_1 + R_u} \Rightarrow R_1 = \frac{V_e}{i_1} - R_u = 200\,\Omega$$

2. D'après l'étude précédente le seuil de régulation est lorsque:

$$V_{e} = -V_{Z}.\left(1 + \frac{R_{1}}{R_{u}}\right) = -50V$$

3. Pour  $-50 \mathit{V} \leq V_e \leq -40 \mathit{V}$  la diode est état (I.B) -(1) et :

$$V_{S} = \frac{R_{u}}{R_{u} + R_{1}}.V_{e} = 0,9V_{e}$$

 $\begin{array}{l} \text{La diode prend l'\'etat (I.C) - (2)} \Rightarrow -60 \, V \leq v_z < -45 \, V \Rightarrow -60 \, \left(1 + \frac{R_I}{R_u}\right) \leq v_e < -45 \, \left(1 + \frac{R_I}{R_u}\right) V. \\ \text{Donc pour } -66, 6 \, V \leq V_e < -50 \, V \text{ la tension } V_S \text{ est régulée - Voir figure 14 e):} \end{array}$ 

$$V_S = V_Z = 45V$$

4. L'intensité du courant dans la diode i<sub>z</sub> est:

$$\begin{aligned} i_z &= i_1 - i_u = \frac{V_e - V_S}{R_1} - \frac{V_S}{R_u} = \frac{V_e}{R_1} - V_Z \cdot \left(\frac{1}{R_1} + \frac{1}{R_u}\right) \\ i_z &= 0,05A \end{aligned}$$