Лабораторная работа №4

Закон	для "И" (конъюнкция)	для "ИЛИ" (дизьюнкция)		
Двойного отрицания	Ā=A			
Исключенного третьего	A*Ā=0	$A+\overline{A}=1$		
Операции с константами	A*1=A, A*0=0	A+1=1, A+0=A		
Повторения	A*A=A	A+A=A		
Переместительный	A*B=B*A	A+B=B+A		
(коммутативный)				
Сочетательный (ассоциативный)	A*(B*C)=(A*B)*C	A+(B+C)=(A+B)+C		
Распределительный	A+B*C=(A+B)*(A+C)	A*(B+C)=A*B+A*C		
(дистрибутивный)				
Поглощения	A+A*B=A	A*(A+B)=A		
Законы де Моргана (общей	$\overline{A * B} = \overline{A} + \overline{B}$	$\overline{A + B} = \overline{A} * \overline{B}$		
инверсии)				

- 1. Записать таблицы истинности для логических функций, заданных следующими выражениями:
 - a. F = not (A and B)
 - b. F = (not A or not B) and A
 - c. F = not (A or B) xor (not A and not B)
- 2. Упростить функции
 - a. F = A or not(A and B) or not(not A or B)
 - b. F = not C or (A and C) or not(A or C or not B)
- 3. Выразить операцию хог через базовые логические операции

Логический вентиль	ГОСТ 2.743-91	US ANSI 91-1984	
HE	A	A—out	
И	A- & -Y	A — out	
или	A—1 B———————————————————————————————————	Aout	
Исключающее ИЛИ (XOR) сложение по модулю 2	A = 1 B = Y	Aout	

- 4. Изобразить схему абстрактных устройств, реализующих логическую функцию
 - a. F = not (A or B) or not (A or not B)
 - b. F = (A or not B) or not(A or B) or (not A or C)
- 5. Записать таблицу истинности для схемы абстрактных устройств:

