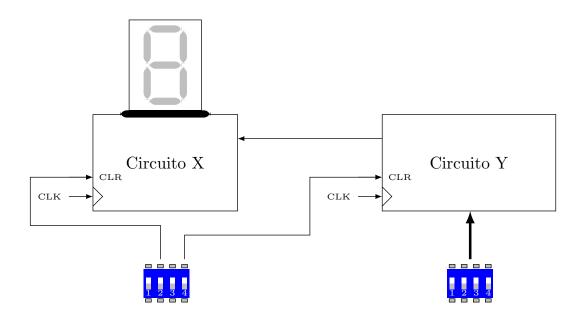


Universidade Federal do Rio Grande do Norte Centro de Tecnologia - CT

Departamento de Engenharia Elétrica - DEE

Disciplina: ELE2715 - Circuitos Digitais Período: 2018.2 Aluno: Data: 17/09/2018

1 - Implemente dois circuitos lógicos (X e Y) para exibir em um display de 7 segmentos os valores definidos em uma chave de 4 Bits. Os dados da chave devem ser transmitidos do circuito Y para o circuito X de forma serial, ou seja, 1 bit por vez. Uma outra chave deverá ser adicionada para zerar a saída dos registradores do circuito X ou Y. O circuito pode fazer uso de CIs do tipo 7400, 7432, 7408, 7404, 7448, 7474 e 7476.



Sugestões

- A entrada de clock será gerada a partir do gerador de funções do laboratório na função de onda quadrada com frequência de 1Hz, amplitude de pico a pico de 5V e offset 2,5V.
- Todos os leds do display e as entradas das chaves devem utilizar resistores de no mínimo 560Ω ;

Observações

- Todos os alunos devem implementar o circuito em pront-o-board;
- A implementação deverá ser feita de forma estruturada;
- O aluno deverá apresentar o circuito funcionando corretamente no dia 24/09/2018;