
Disciplina: ELE2715 - Circuitos Digitais	Período: 2018.1
Aluno:	Data: 19/02/2018

Material de suporte - Exemplo de como implementar uma porta lógica.

```
ENTITY Aula IS
    port (A,B: IN BIT;
          y: OUT BIT);
END Aula;

ARCHITECTURE ckt OF Aula IS

    BEGIN
        y <= A AND B;
END circuito;
```

Disciplina: ELE2715 - Circuitos Digitais
Aluno:

Período: 2018.1
Data: 19/02/2018

Material de suporte - Exemplo de circuito com duas portas lógicas encadeadas.

```
ENTITY Aula IS
    port (A,B,C: IN BIT;
          y: OUT BIT);
END Aula;

ARCHITECTURE ckt OF Aula IS
    SIGNAL m: BIT;
    BEGIN
        m <= A AND B;
        y <= m OR C;
    END circuito;
```