数字信号处理

Digital Signal Processing

第7章多抽样率数字信号处理

第7章 多抽样率数字信号处理

- 7.1 概述
- 7.2 以整数因子D抽取
- 7.3 以整数因子I内插
- 7.4 以有理因子I/D转换抽样频率
- 7.5 多抽样率系统的高效实现
- 7.6* 数字滤波器组
- 7.7* 多抽样率数字信号处理中的应用

- ◆前面所讨论的信号处理的各种方法都把采样频率F_s视为固定值,即 在一个数字系统中只有一个采样频率
- ----单抽样率数字信号处理系统
- ◆实际系统中,经常要求能对采样率进行转换,即要求一个数字系统能工作在多采样率状态。这样的系统称为多采样率信号处理系统。例如:数字电视系统中我们需要同时对语音、视频、图像采用不同频率进行处理,数字通信中的码率变换(通信带宽)等──多抽样率数字信号处理系统
- ◆建立在采样率转换基础上的"多抽样率数字信号处理系统"已成为数字信号处理学科的主要内容之一,在语音信号处理、图像处理、通信系统等领域有着广泛的应用。

在信号处理的很多应用中,需要用到变换数字信号采样频率的问题。原因:

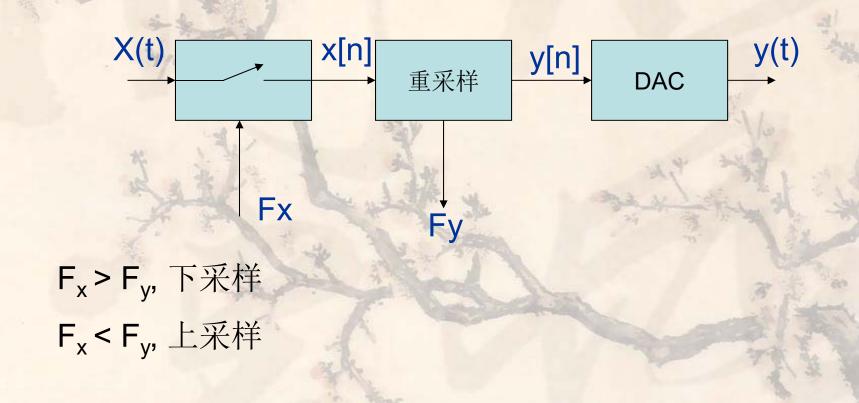
A:应用中需要混合不同标准的信号。

例不同音频信号的采样率:

CD播放器	数字音频磁带	数字广播
44.1KHZ	48KHZ	32KHZ

B: 新技术的需要。 例信号的采样频率相对带宽很大情形。

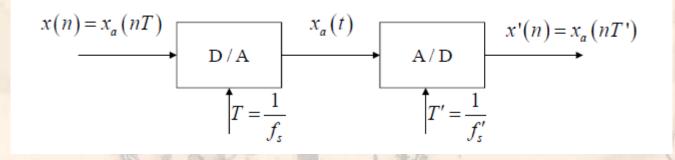
信号处理过程可视为在两个数字序列时间的线性处理:需要重采样的输入序列 x[n]和y[n],他们的采样速率分别为Fx和Fy,如下图所示:



- 实现抽样率转换的方法:
 - ■模拟域方法
 - ■数字域方法

优点: 可以实现抽样率的任意转换

缺点:信号重构误差、量化噪声



例:抽样率升高2倍

$$T'=\frac{T}{2}$$

$$x'(n) = \begin{cases} x(\frac{n}{2}), & even \\ x(\frac{n-1}{2}), & odd \end{cases}$$

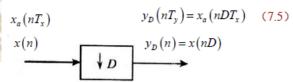
- ■数字域方法
- 内插(Interpolation): 采样率由低到高,也称为上采样 (Up-Sampling)—是增加数据的过程。
- 抽取 (Decimation) : 采样率由高到低,也称为下采样 (Down-Sampling)—是去掉过多数据的过程。

■ 抽取、内插及其二者相结合的使用便可实现信号取样率的 转换。

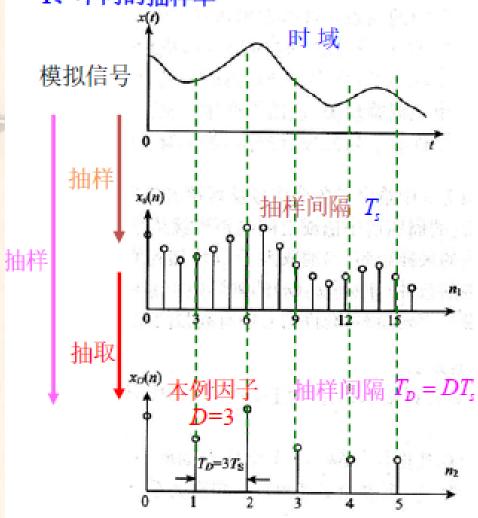
采样率转换通常分为: 抽取和内插

采样率转换类型:

- (1) 整数因子抽取 (7.2)
- (2) 整数因子内插 (7.3)
- (3) 有理数因子采样率转换 (7.4)
- (4) 多抽样率的高效实现(7.5)



1、不同的抽样率

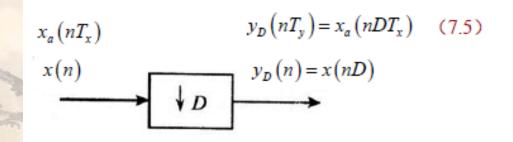


频域 **Λ**(Ω) $-\Omega_h Q_{\Omega_h}$ $X_{s}(e^{j\Omega T_{s}})$ $-\Omega_{\rm h}{}^0\Omega_{\rm h}$ $X_D(e^{j\Omega T_D})$ $-\Omega_D - \Omega_D^0 \Omega_D \Omega_D \Omega_D \Omega_S$ $\Omega_D = \Omega_s/D$

D 大可能造成频域混叠!

(频率轴成比例地缩放)

2. 抽样率变换



抽样间隔 T_x

抽样频率 $\frac{1}{T_{\chi}}$

数字角频率

$$w_x = \Omega T_x$$
$$= 2\pi f T_x$$

$$T_{v} = DT_{x}$$

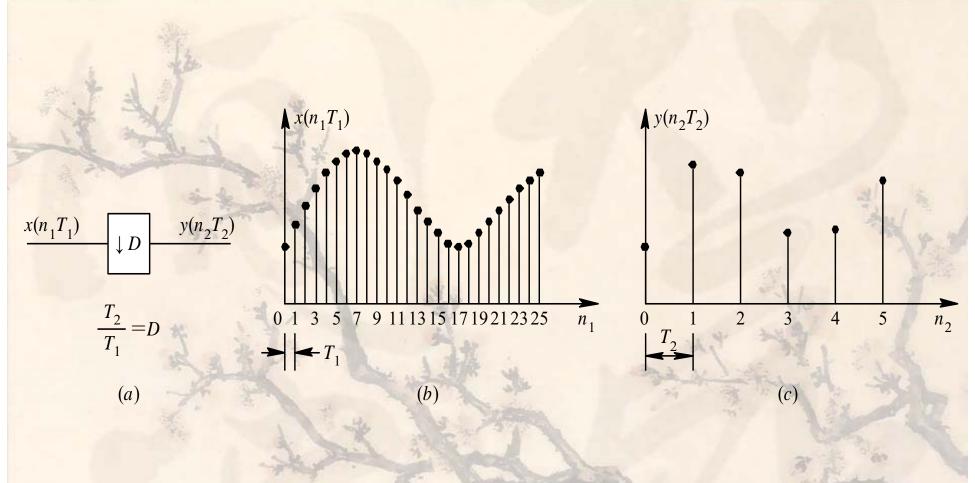
$$\frac{1}{T_{v}} = \frac{1}{DT_{x}}$$

$$w_{y} = \Omega T_{y}$$
$$= \Omega D T_{x}$$
$$= D w_{x}$$

抽样间隔增加到D倍

抽样率下降到1/D

频率轴成比例地缩放



数字信号的抽取

* 2. 抽样前后频谱关系

$$X_{s}(e^{jw}) = X_{s}(e^{j\Omega T_{s}}) = \frac{1}{T_{s}} \sum_{n=-\infty}^{\infty} X(\Omega - n\Omega_{s}) = \frac{1}{T_{s}} \sum_{n=-\infty}^{\infty} X(\frac{w - 2\pi n}{T_{s}})$$

$$\stackrel{\text{\downarrow}}{=} \Omega_{s} = \frac{2\pi}{T_{s}}, \qquad w = \Omega T_{s}$$

$$\begin{split} X_D(e^{jw}) &= X_D(e^{j\Omega T_D}) = \frac{1}{T_D} \sum_{n=-\infty}^{\infty} X(\Omega - n\Omega_D) = \frac{1}{DT_s} \sum_{n=-\infty}^{\infty} X(\Omega - \frac{1}{D}n\Omega_s) \\ &= \frac{1}{DT_s} \sum_{n=-\infty}^{\infty} X(\frac{w - 2\pi n}{DT_s}) \\ & \sharp + \Omega_D = \frac{2\pi}{T_D} = \frac{2\pi}{DT_s} = \frac{\Omega_s}{D}, \quad w = \Omega T_D = \Omega DT_s \end{split}$$

* 3.抽取过程和数学表达

每D个抽样,保留第1个,丢弃后D-1个。

等效为两步:

$$x'(n) = \begin{cases} x(n), n = 0, \pm D, \pm 2D, \cdots \\ 0, otherwise \end{cases}$$

 $=x(n)\sum_{n=0}^{\infty}\delta(n-mD)$ (first step) 抽样间隔仍为 T_{x}

$$y_D(n) = x'(Dn) = x(Dn)$$
 (second step)

稀疏的序列(去除零点) 抽样间隔为 $T_y = DT_x$

保留第1个,后D-1个置零。

每D个抽样,

$$y_D(0) = x(0)$$

$$y_D(1) = x(3)$$

$$y_D(2) = x(6)$$

❖ 4、抽取前后的频谱

抽取前 x(n)的频谱 $X(e^{jw_x})$ 抽取后 $y_{D}(n)$ 的频谱

 $Y_{D}(e^{jw_{y}}) = \sum_{m=-\infty}^{\infty} y_{D}(m)e^{-jw_{y}m} = \sum_{m=-\infty}^{\infty} x'(Dm)e^{-jw_{y}m}$

$$\tilde{\mathbf{x}}(n) = \frac{1}{N} \sum_{k=0}^{N-1} \tilde{\mathbf{X}}(k) \mathbf{W}_N^{-nk}$$

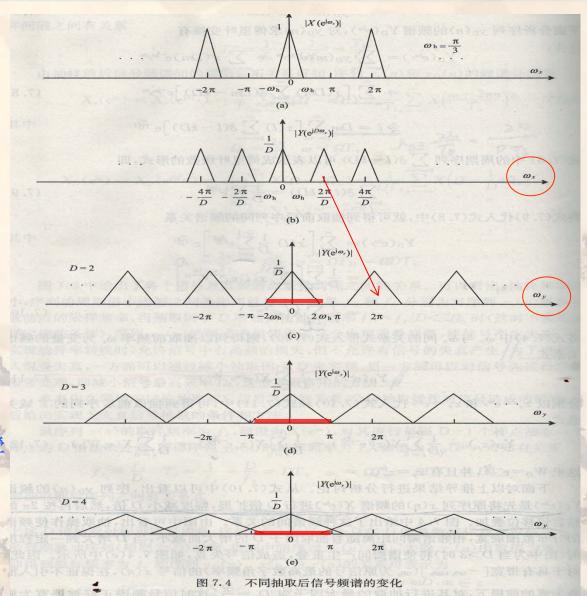
抽取前后复频谱间关系

$$Y_{D}(z_{y}) = \frac{1}{D} \sum_{i=0}^{D-1} X(z_{x}e^{-j\frac{2\pi i}{D}})$$
$$= \frac{1}{D} \sum_{i=0}^{D-1} X(z_{x}W_{D}^{i})$$

5、抽取的频率响应

$$Y_D(e^{jw_y}) = \frac{1}{D} \sum_{i=0}^{D-1} X(e^{j(w_x - \frac{2\pi i}{D})})$$

频率轴 w_x重复D次周期为 2π/D幅度减小到1/D



- ❖ 抽样率转换时,允许信号中有高频的损失,不允许有信号的 失真(混叠)产生。
- ❖ 为了减小混叠失真,采取的方法:

 - pprox 通过对信号先进行滤波限带处理,即减小信号的最高频率 给定抽样率 \mathbf{D} ,保证不产生混叠的原信号带宽为 $[-\frac{\pi}{D},\frac{\pi}{D}]$

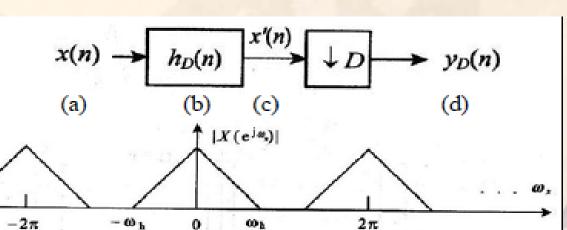
滤波限带处理 $w_y = Dw_x$

给定信号带宽 [-の, ぬ]

保证不引入混叠的

最大抽取因子 $D_{\text{max}} = \lfloor \pi/\omega_{\text{h}} \rfloor$ 。

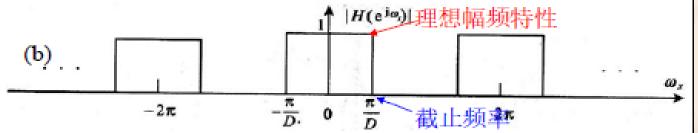
(a) .

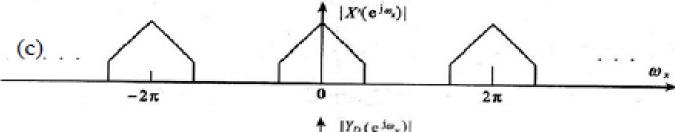


给定抽取因子D,

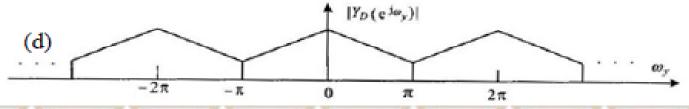
为抽取后不产生混叠, (b)... 原信号带宽须限制在 ———

$$\left[\frac{-\pi}{D}, \frac{\pi}{D}\right]$$
 β .

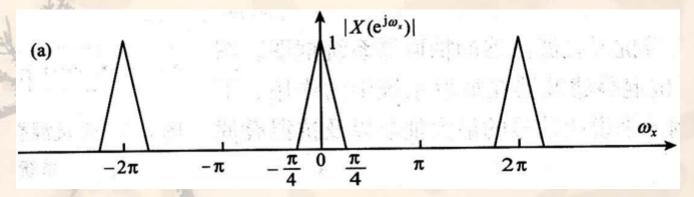




为避免产生混叠, 抽取前应先做 抗混叠滤波。



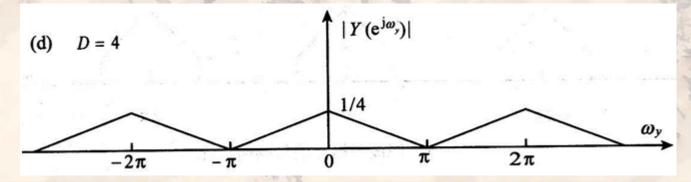
例7.1 信号x(n) 的频谱如图。



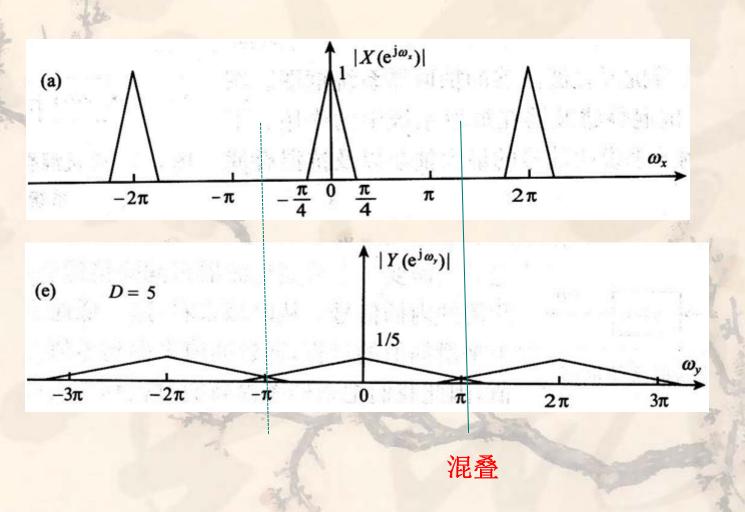
(1) 求信号的最大抽取因子及抽取后信号的频谱

最大抽取因子
$$D_{\text{max}} = \left[\frac{\pi}{w_h}\right] = 4$$

用最大因子抽取后信号的频谱 D=4



(2) 若对x(n) 进行D=5 的抽取。求抽取后信号y(n)的频谱。

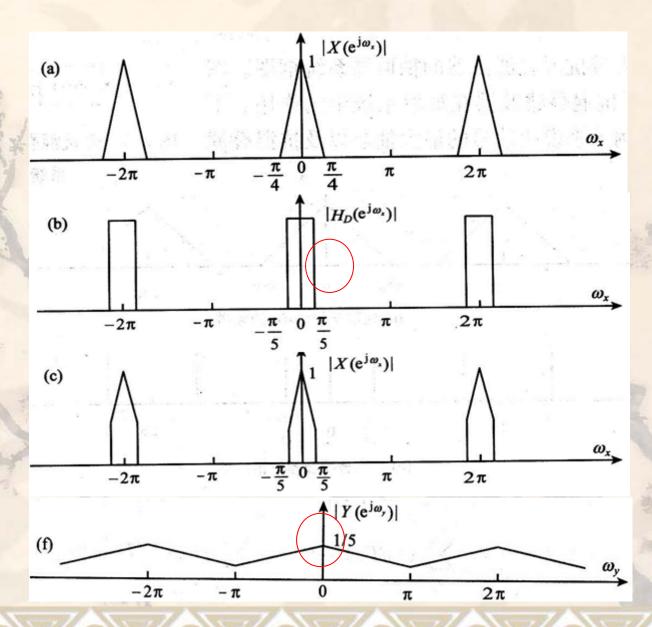


要进行**D=5**的抽取。

为使信号**y(n)** 无混叠, 求抗混叠滤波器的 截止频率。

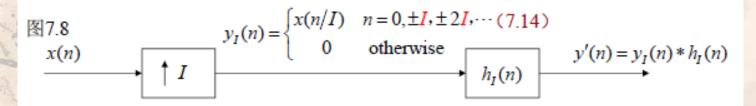
先抗混叠滤波

再抽取



提高抽样频率 (上采样,升采样)

/倍内插:每个样点后插入I-1个零值点,再通过低通滤波来平滑



-2π -π <u>-ω</u> ω π

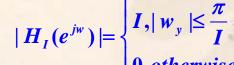
抽样间隔 T_x

$$T_{v} = T_{x} / I$$

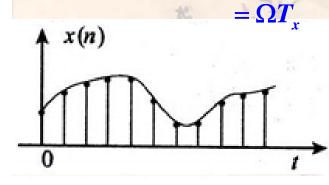
理想频响

弥补能量损失

数字角频率
$$w_x = 2\pi f T_x$$
 $w_y = 2\pi f T_y$
$$= \Omega T_x = w_x / I$$

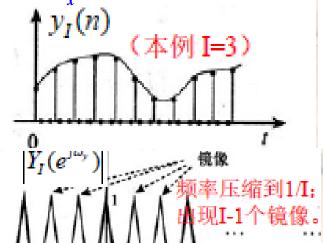


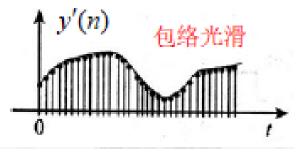
0, otherwise

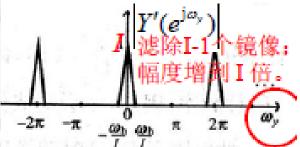


|X(e^{lat}.)|

 2π



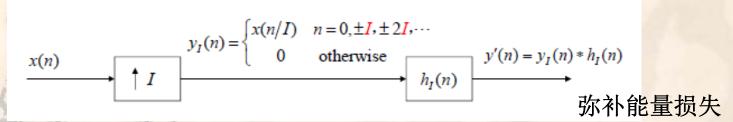




❖说明:

- △ 内插过程中原信号相邻样本点间插入的是零值点,而非真正的抽样点
- △ 得到一个抽样率提高了 | 倍的信号,同时存在镜像失真;
- ∞ 为了消除镜像失真,需要加入一个低通滤波器

注: 镜像失真与抽样产生的混叠失真不同, 镜像不会造成信号的信息损失。



内插前后复频谱的关系

$$Y_{I}(z) = \sum_{n=-\infty}^{\infty} y_{I}(n)z^{-n} = \sum_{\substack{n=-\infty\\n=mI}}^{\infty} x(n/I)z^{-n}$$
$$= \sum_{m=-\infty}^{\infty} x(m)z^{-mI} = \sum_{m=-\infty}^{\infty} x(m)(z^{I})^{-m}$$
$$= X(z^{I})$$

内插前后 频谱的关系 $Y_I(e^{jw_y}) = X(e^{jw_yI})$ 低通滤波器

$$|H_I(e^{jw})| = \begin{cases} I & w_y \leq \frac{\pi}{I} \\ 0, otherwise \end{cases}$$

内插且滤波后

频谱的关系

$$Y'(e^{jw_y}) = Y_I(e^{jw_y})H_I(e^{jw_y})$$
$$= X(e^{jw_yI})H_I(e^{jw_y})$$

频带压缩了I倍,周期变为 2π/I (不同于周期延拓,不会混叠)

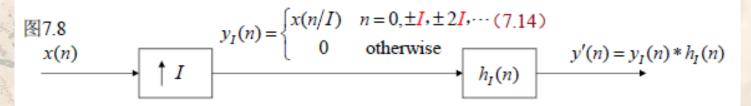
原主值区间上,现在有I个谱瓣(镜像)

频域: 只保留一个谱瓣

时域:包络平滑

提高抽样频率 (上采样,升采样)

/倍内插:每个样点后插入I-1个零值点,再通过低通滤波来平滑



抽样间隔 T_x

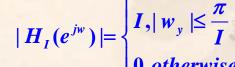
x(n)

$$T_{v} = T_{x} / I$$

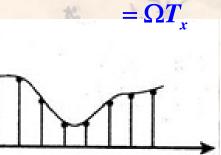
理想频响

弥补能量损失

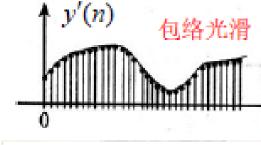
数字角频率
$$w_x = 2\pi f T_x$$
 $w_y = 2\pi f T_y$
$$= \Omega T_x = w_x / I$$

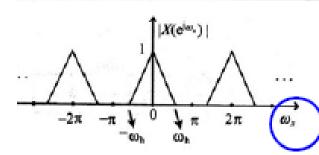


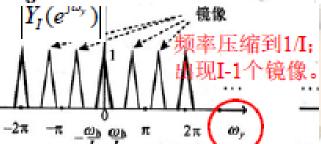
0, otherwise

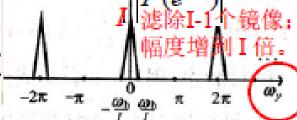












❖ 低通滤波器的作用:

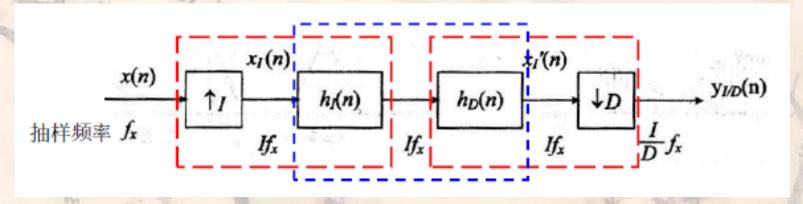
- ∞ 通过对滤波器频带的设置,实现对镜像谱的滤除;

7.4 以有理数因子 I/D转换抽样频率

将抽样率变为IID倍 I和D为互质的整数

先内插,再抽取。(why?)

抽取降低了采样频率,是原信号样值点减少,可能会造成信息的丢失,产生混叠。



两个低通滤波器级联,工作频率相同

合成一个低通滤波器 h(n)

应逼近的理想频率响应

$$|H(e^{jw})| = \begin{cases} I, |w| \leq \min(\frac{\pi}{I}, \frac{\pi}{D}) \\ 0, otherwise \end{cases}$$

保证消除内插器中的镜像谱,又保证抽取器中不存在混叠失真。

7.4 以有理数因子 I/D转换抽样频率

输入输出的频域关系

两个低通滤波器级联,工作频率相同

合成一个低通滤波器 *h(n)* 应逼近的理想频率响应

$$|H(e^{jw})| = \begin{cases} I, |w| \leq \min(\frac{\pi}{I}, \frac{\pi}{D}) \\ 0, otherwise \end{cases}$$

保证消除内插器中的镜像谱, 又保证抽取器中不存在混叠失真。

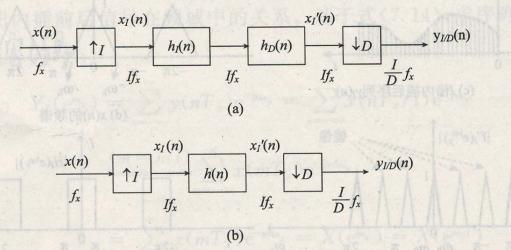


图 7.10 有利因子 I/D 频率转换系统

 $\frac{I}{D}>1$,转换后的抽样频率大于原抽样频率,不会造成信号信息的丢失

ID<1,转换后的抽样频率小于原抽样频率,原信号中部分高频信息丢失,这是由抗混叠滤波造成

- * 例7.2 设信号x(n)的抽样频率为 $f_x = 12kHZ$,分别按如下两种情况对其进行抽样率转换: (1)抽样频率转换为 $f_y = 26kHZ$;
 - (2) 抽样频率转换为 $f_y = 10 \text{kHZ}$

解 (1) 由于
$$\frac{f_y}{f_x} = \frac{26}{12} = \frac{13}{6} = \frac{I}{D} > 1$$
,无信息损失 $\min(\frac{\pi}{I}, \frac{\pi}{D}) = \frac{\pi}{I} = \frac{\pi}{13}$

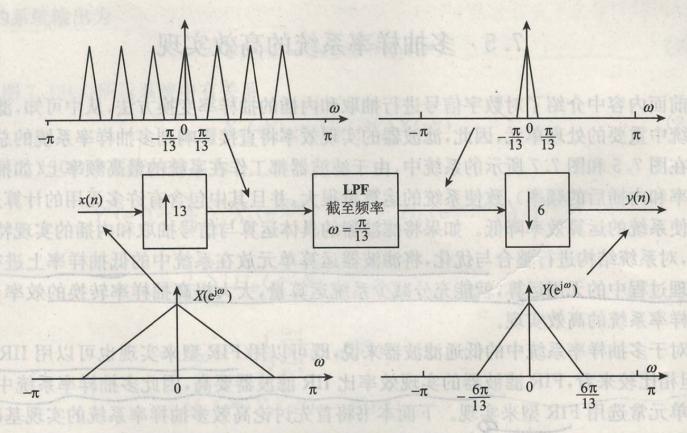
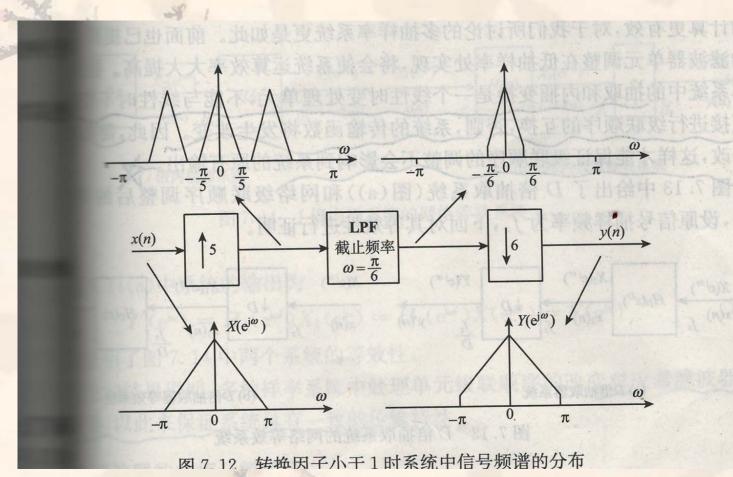


图 7.11 转换因子大于 1 时系统中信号的频谱分布

(2) 由于

$$\frac{f_y}{f_x} = \frac{10}{12} = \frac{5}{6} = \frac{I}{D} < 1$$
, 信息损失

$$\min(\frac{\pi}{I}, \frac{\pi}{D}) = \frac{\pi}{D} = \frac{\pi}{6}$$



7.5 多抽样率系统的高效实现

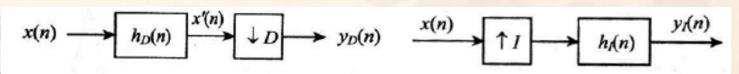


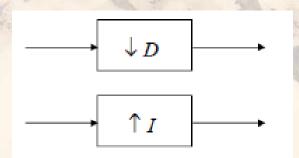
图 7.5 带抗混叠滤波器的抽取器系统框图

图 7.8 I 倍内插系统框图

运算量大(含无用计算),因为滤波器放在高抽样率的一侧 想要高效,滤波器应放在低抽样率的一侧(系统结构整合和优化)

想要避免相位失真,滤波器应当用FIR型

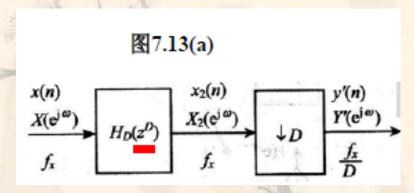
抽取和内插都是线性、移变的,可以与放大器、加法器交换级联次序,



滤波器非线性 不能与延迟器交换级联次序。 怎样才能交换级联次序?

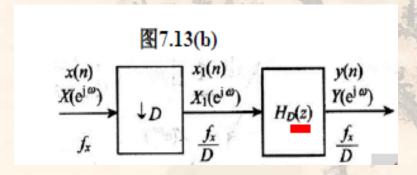
7.5 多抽样率系统的高效实现

7.5.1 网络级联的恒等变换: 抽取



数字角频率
$$w = \Omega T_x$$

= $2\pi f / f_x$

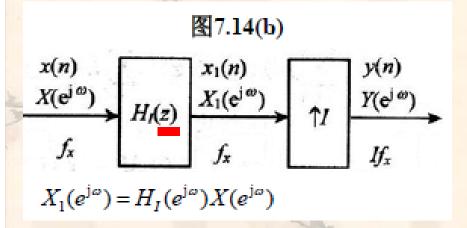


$$\begin{split} X_{2}(e^{jw}) &= H_{D}(e^{jwD})X(e^{jw}) \\ Y'(e^{jw}) &= \frac{1}{D} \sum_{i=0}^{D-1} X_{2}(e^{j\frac{w-2\pi i}{D}}) \\ &= \frac{1}{D} \sum_{i=0}^{D-1} H_{D}(e^{j(w-2\pi i)})X(e^{j\frac{w-2\pi i}{D}}) \\ &= \frac{1}{D} \sum_{i=0}^{D-1} H_{D}(e^{jw})X(e^{j\frac{w-2\pi i}{D}}) \\ &= H_{D}(e^{jw}) \frac{1}{D} \sum_{i=0}^{D-1} X(e^{j\frac{w-2\pi i}{D}}) \\ Y(e^{jw}) &= H_{D}(e^{jw}) \frac{1}{D} \sum_{i=0}^{D-1} X(e^{j\frac{w-2\pi i}{D}}) \\ &= Y'(e^{jw}) \end{split}$$

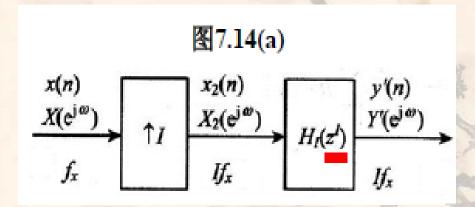
注: 不是简单的互换次序,滤波器 $H_D(z^D)$ 和 $H_D(z)$ 之间的关系: 频率轴成倍缩放。

7.5.1 网络级联的恒等变换

7.5.1 网络级联的恒等变换: 内插



$$Y(e^{jw}) = X_1(e^{jwI})$$
$$= H_I(e^{jwI})X(e^{jwI})$$



$$X_2(e^{jw})=X(e^{jwI})$$

$$Y'(e^{jw}) = H_I(e^{jwI})X_2(e^{jwI})$$

= $H_I(e^{jwI})X(e^{jwI})$

$$Y(e^{jw}) = Y'(e^{jw})$$

两个系统等效。

不是简单的互换次序,滤波器 $H_I(z^I)$ 和 $H_I(z)$ 之间的关系: 频率轴成倍缩放

7.5.2 FIR 滤波器的多相分解表示

借助上述 网络恒等变换,将系统中的滤波器单元与抽样率单元进行级联顺 序的交换, 从而获得更高效的系统实现

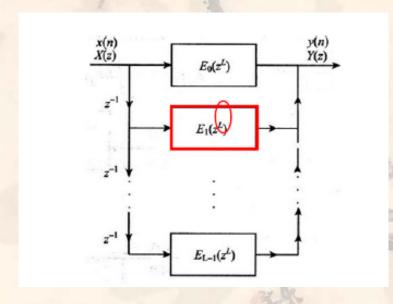
按信号不同 相位分组

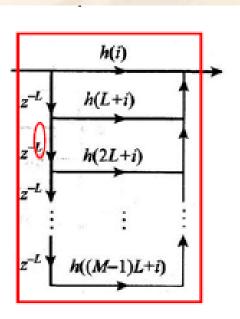
7.5.2 FIR 滤波器的多相分解表示

$$H(z) = \sum_{n=0}^{N-1} h(n)z^{-n} = \sum_{n=0}^{L-1} E_i(z^L)z^{-i}$$

$$E_i(z^L) = \sum_{j=0}^{M-1} h(jL+i)(z^L)^{-j}, \quad i = 0,1,2\cdots,L-1$$
 直接型 多相型

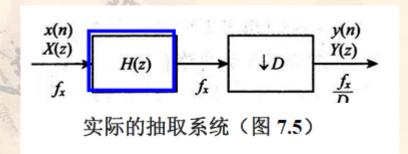
$$H(e^{jw}) = \sum_{n=0}^{N-1} h(n)e^{-jwn} = \sum_{n=0}^{L-1} E_i(e^{jwL})e^{-jwi}$$





7.5.3 多抽样率系统的高效FIR多相实现

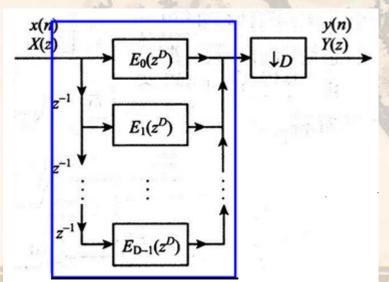
1. D 倍抽取器系统的高效FIR 多相实现

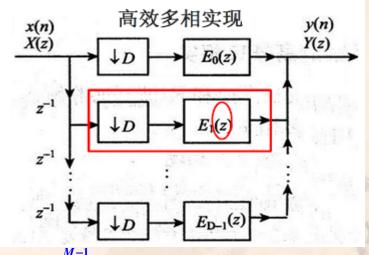


$$E_i(z^D) = \sum_{j=0}^{M-1} h(jD+i)(z^L)^{-j}, \quad i = 0,1,2\cdots,D-1$$



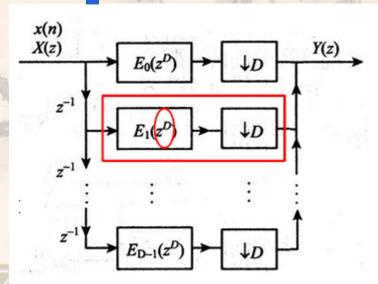
多相型





$$E_i(z) = \sum_{j=0}^{M-1} h(jD+i)(z)^{-j}, i = 0,1,2\dots,D-1$$

)将乘法放在低抽样率的一侧



例7.3: 对抽样频率为fs的信号x(n)进行4倍抽取,设滤波器冲击响应h(n)的长度为12,用高效FIR多相结构实现此抽取系统。

解: D=4, N=12, M=N/D=3. 滤波器以4个3阶并联子网络实现

$$E_0(z) = h(0) + h(4)z^{-1} + h(8)z^{-2}$$

$$E_1(z) = h(1) + h(5)z^{-1} + h(9)z^{-2}$$

$$E_2(z) = h(2) + h(6)z^{-1} + h(10)z^{-2}$$

$$E_3(z) = h(3) + h(7)z^{-1} + h(11)z^{-2}$$

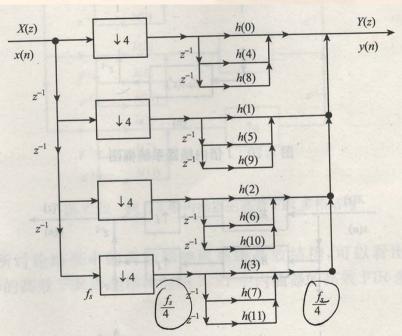
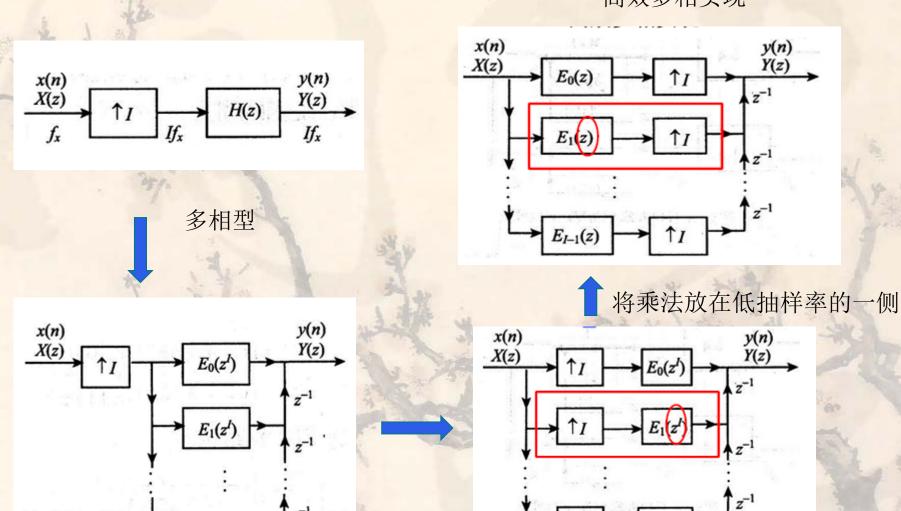


图 7.19 例 7.3 中抽取器的高效 FIR 多相结构

7.5.3 多抽样率系统的高效FIR多相实现

2. I 倍内插器系统的高效FIR 多相实现





例7.4: 对抽样频率为fs的信号x(n)进行4倍内插处理,设滤波器冲击响应h(n)的长度为12,用高效FIR多相结构实现此内插系统。

解: I=4, N=12, M=N/I=3. 滤波器以4个3阶并联子网络实现

$$E_0(z) = h(0) + h(4)z^{-1} + h(8)z^{-2}$$

$$E_1(z) = h(1) + h(5)z^{-1} + h(9)z^{-2}$$

$$E_2(z) = h(2) + h(6)z^{-1} + h(10)z^{-2}$$

$$E_3(z) = h(3) + h(7)z^{-1} + h(11)z^{-2}$$

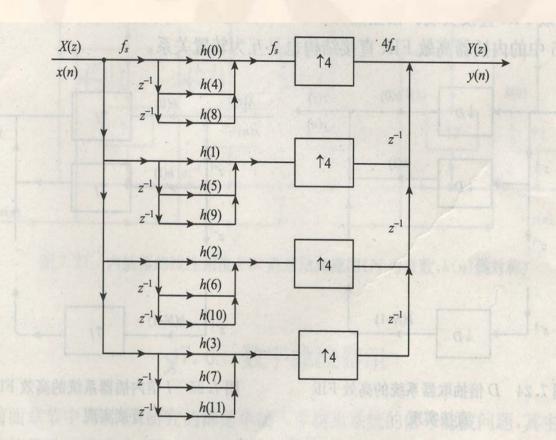


图 7.22 例 7.4 中内插器的高效 FIR 多相结构

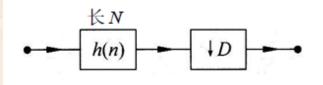
7.5.4 多抽样率系统的高效FIR直接实现

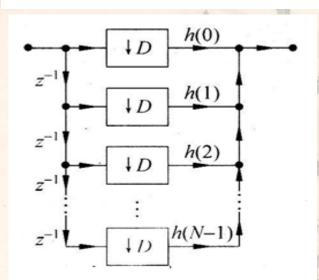
1. 抽取系统的高效FIR 直接结构

$$M=1, L=N,$$

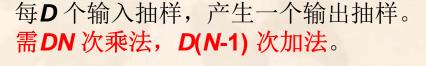
$$E_{i}(z^{L}) = \sum_{\substack{j=0\\L-1}}^{M-1} h(jL+i)(z^{L})^{-j} = h(i), \quad i = 0, 1, 2 \cdots, L-1$$

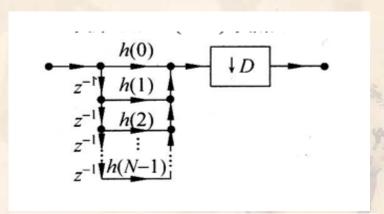
$$H(z) = \sum_{\substack{j=0\\L-1}}^{M-1} E_{i}(z^{L})z^{-i} = \sum_{\substack{i=0\\L-1}}^{M-1} h(i)z^{-i}$$

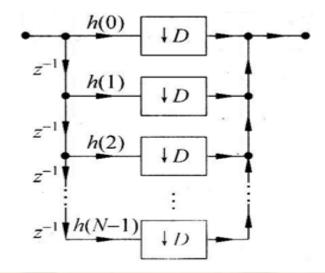




每**D**个输入抽样, **m N** 次乘法, **(N-1)** 次加法。







直接型

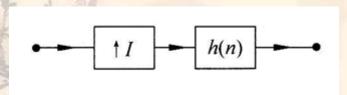
 $E_i(z^N)$



将乘法放在低抽样率的一侧

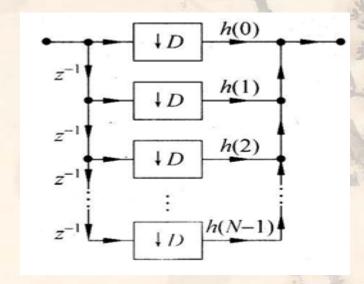
7.5.4 多抽样率系统的高效FIR直接实现

2. 内插系统的高效FIR 直接结构



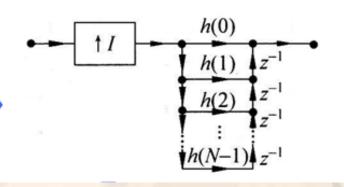


对照:抽样系统的FIR结构

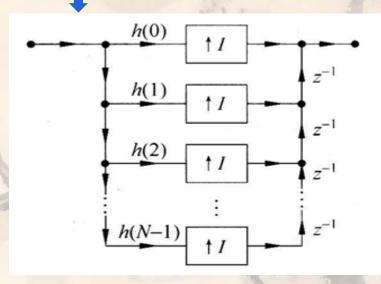




互为转置 (若**D** = **I**) 每一个输入抽样, 需IN 次乘法...



将乘法放在低抽样率的一侧



每一个输入抽样,需N次乘法...

7.5.4 多抽样率系统的高效FIR直接实现

3. 抽取的FIR

线性相位结构

h(n) 偶对称 **N** 为奇数

$$\begin{cases}
\tau = \frac{N-1}{2} \\
h(n) = h(N-1-n)
\end{cases}$$

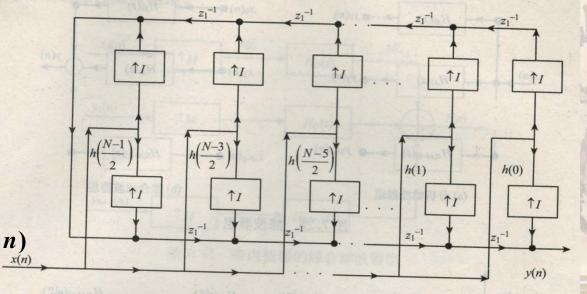
 $h(0) \qquad \downarrow D \qquad \downarrow D$

先抽取 后乘

h(n) 偶对称

N为奇数

$$\begin{cases}
\tau = \frac{N-1}{2} \\
h(n) = h(N-1-n)
\end{cases}$$



先乘 后内插

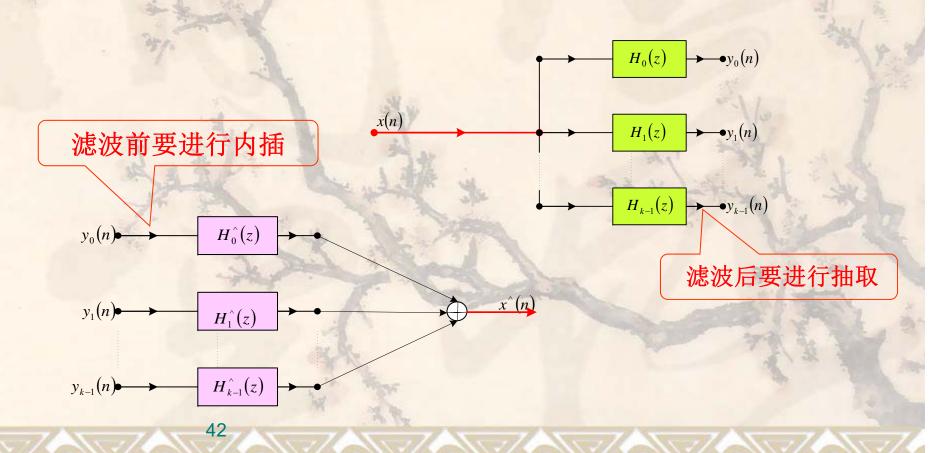
图 7.27 内插器的线性相位 FIR 高效结构流图(N 为奇数,h(n)偶对称)

7.6 多率数字滤波器组

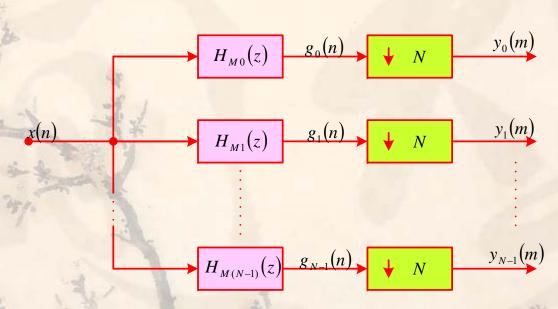
数字滤波器组: 具有共同输入或者共同输出的一组数字滤波器

分析滤波器组: 具有共同输入的一组数字滤波器 (常用于谱分析)

综合滤波器组:具有共同输出的一组数字滤波器(常用于信号合成)



7.6.1 多率数字滤波器组:分析滤波器组



- 0 通道滤波器 H_{M0}(z) 通带在 -π/N 到 π/N 之间,是低通滤波器.
- 其他通道均为带通滤波器,且它们的频率响应与第0通道滤波器的频率响应之间的关系为:

$$H_{Mk}(e^{j\omega})=H_{M0}[e^{j(\omega-rac{2\pi}{N}k)}]$$
 冲激响应之间的关系为: $h_{Mk}(n)=e^{jrac{2\pi}{N}kn}h_{M0}(n)$ k=1,2,...,N-

7.6.1 多率数字滤波器组:分析滤波器组

0 通道滤波器的系统函数 $H_{M0}(z)$ 与其它 N-1 个通道滤波器的系统函数之间的关系:

$$H_{Mk}(z) = H_{M0}(zW_N^k)$$
 其中: $W_N = e^{-j\frac{2\pi}{N}}$ **k=0,1,2,...,N-1** 如果 $H_{M0}(z)$ 用多相结构实现,即: $H_{M0}(z) = \sum_{i=0}^{N-1} z^{-i}Q_i(z^N)$

则:
$$H_{Mk}(z) = \sum_{i=0}^{N-1} z^{-i} W_N^{-ki} Q_i (z^N W_N^{kN})$$

$$= \sum_{i=0}^{N-1} z^{-i} W_N^{-ki} Q_i(z^N) = \sum_{i=0}^{N-1} [z^{-i} Q_i(z^N)] W_N^{-ki}$$

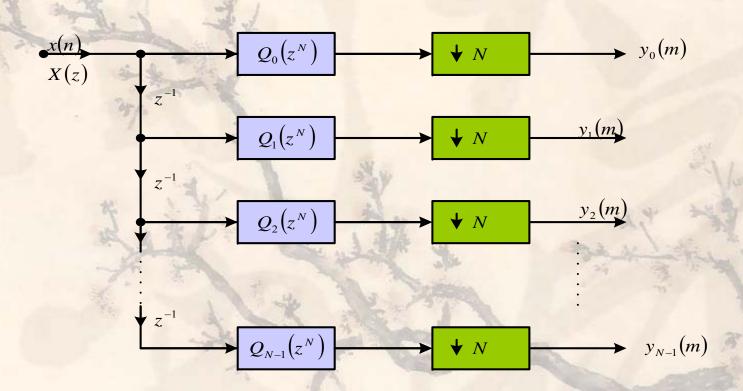
IDFT

由于H_{Mk}(z)=G_k(z)/X(z),故:

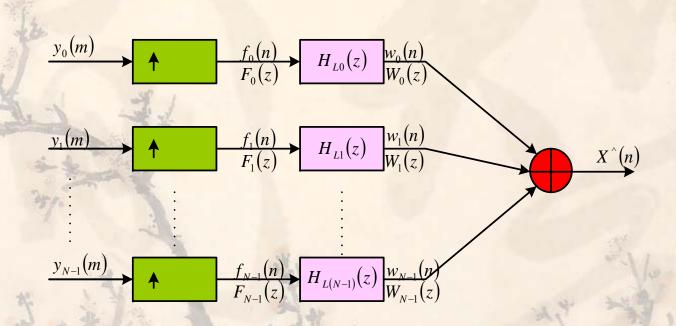
$$G_{k}(z) = \sum_{i=0}^{N-1} [X(z)z^{-i}Q_{i}(z^{N})]W_{N}^{-ki}$$
k=0,1,2,...,N-1

7.6.1 多率数字滤波器组:分析滤波器组

均匀离散傅立叶变换分析滤波器组(可以采用 IFFT 快速算法)



7.6.2 多率数字滤波器组:综合滤波器组



- N 个子带信号分别输入 N 个通道,每个通道都进行因子为 N 的插零处理,使各路信号 $f_k(n)$,(k=0,1,...,N-1) 的频谱,在 $-\pi$ 到 π 的一个周期内含有原信号 $y_k(m)$,(k=0,1,...,N-1) 的一个变窄了的频谱及其 N-1个镜象频谱。
- 窄带滤波器 $H_{Lk}(z)$ 通带的中心频率为 $2\pi k/N$, k=0,1,...,N-1,通带带宽都是 $2\pi/N$ 。

7.6.2 多率数字滤波器组:综合滤波器组

分析:滤波器H_{L0}(z)的通带在-π/N到π/N之间,是一个低通滤波器,而其它的N-1 个通道的滤波器都是带通滤波器,它们的频率响应与0通道滤波器的频率响应之间的关系为:

$$H_{Lk}(e^{j\omega}) = H_{L0}[e^{j(\omega - \frac{2\pi}{N}k)}]$$
 k=1,2,...,N-1

冲激响应之间的关系为:

$$h_{Lk}(n) = e^{j\frac{2\pi}{N}kn}h_{L0}(n)$$
 k=1,2,...,N-1

通道滤波器的系统函数之间的关系:

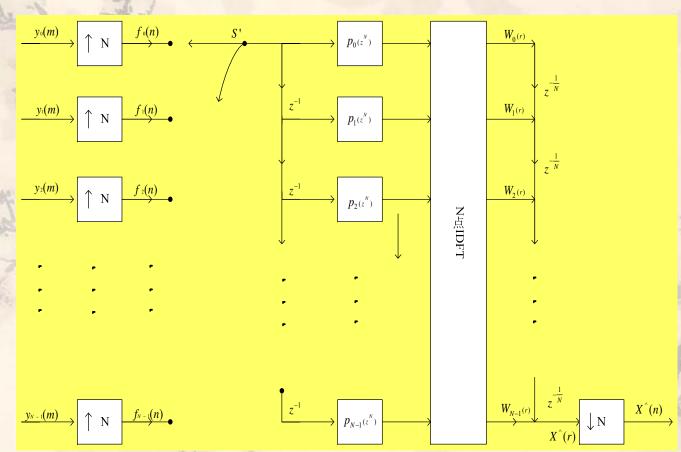
$$H_{Lk}(z) = H_{L0}(zW_N^k)$$
 其中 $W_N = e^{-j\frac{2\pi}{N}}$ k=0,1,2,...,N-1

$$\mathbf{W_k(z)=F_k(z)H_{Lk}(z)}$$
,故有:
$$W_k\left(z\right)=\sum_{i=0}^{N-1}\big[F_k\left(z\right)z^{-i}P_i\left(z^N\right)\big]W_N^{-ki}$$
k=0,1,2,...,N-1

7.6.2 多率数字滤波器组:综合滤波器组

均匀离散傅立叶变换综合滤波器组:

信号 $f_k(n)$ 的抽样间隔为 T_x ,转换开关S转动的时间间隔是 $T=T_x/N$



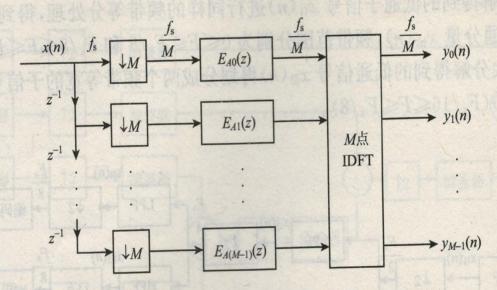


图 7.32 均匀 DFT 分析滤波器组的高效 FIR 多相结构

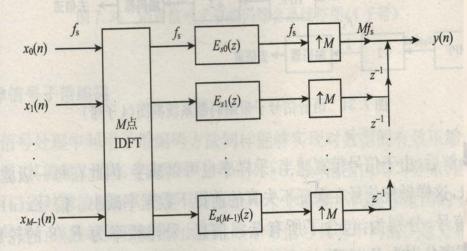


图 7.33 均匀 DFT 综合滤波器组的高效 FIR 多相结构

本章小结

- ❖ 掌握整数倍因子抽取实现以及频谱变换关系
- ❖ 掌握整数倍因子内插实现以及频谱变换关系
- ❖ 掌握有理因子转换抽样频率
- ❖ 多抽样率系统的高效实现