

arch

- + sdr_reg_0
- + diq_pos0_reg
- + diq_pos1_reg
- + diq_pos2_reg
- + diq_pos3_reg
- + diq_pos0_cap_en
- + diq_pos1_cap_en
- + diq_pos2_cap_en
- + diq_pos3_cap_en
- + sdr_diq_valid
- + sdr_fifo_data
- + sdr_fifo_data_valid

- + sdr_reg_proc()
- + diq_pos0_reg_proc()
- + diq_pos1_reg_proc()
- + diq_pos2_reg_proc()
- + diq_pos3_reg_proc()
- + sdr_fifo_data_valid_proc()