```
tb behave
+ clk0 period
+ clk1 period
+ inst0 mode
+ inst0 trxiqpulse
+ inst0 ddr en
+ inst0 mimo en
+ inst0 ch en
+ inst0 fidm
+ inst0 txant cvc before en
+ inst0 txant cyc after en
and 22 more...
+ clock0()
+ clock()
+ res()
+ inst0en()
+ PROCESS 501()
```