```
pllcfg arch
+ inst regA
+ inst_regA_en
+ din regA
+ din regA en
+ dout regA
+ dout_regA_sen
+ dout regA len
+ inst regB
+ inst regB en
+ din regB
and 10 more...
+ inst reg procA()
+ inst_reg_procB()
+ din reg procA()
+ din reg_procB()
```

+ dout_reg_procA()
+ dout_reg_procB()

+ ram()